

Компютерна інженерія_бакалавр(2-3курс)_2021

Базовий рівень

1. Багаторівневі машини:
 - а. складаються з двох чи більше рівнів;
 - б. складаються тільки з шести рівнів;
 - в. складаються із рівнів, кожен з яких являє собою мікропроцесорну систему відповідної складності;
 - г. складаються із двох чи більше процесорів, об'єднаних в єдину систему.
2. Віртуальною машиною називається така машина, яка:
 - а. виникає тільки для вирішення спеціальних нетипових задач;
 - б. використовує віртуальну мову програмування;
 - в. використовується для теоретичного дослідження процесу обробки даних;
 - г. в якості вхідних даних використовує програму на машинній мові іншої віртуальної машини нижчого рівня.
3. Трансляція програми на машинній мові $M(i)$ віртуальної машини i -го рівня полягає:
 - а. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i+1)$ та негайному виконанні отриманого набору команд;
 - б. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i-1)$ та негайному виконанні отриманого набору команд;
 - в. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i-1)$ та виконанні отриманої нової програми після закінчення всіх замінів;
 - г. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i+1)$ та виконанні отриманої нової програми після закінчення всіх замінів.
4. Інтерпретація програми на машинній мові $M(i)$ віртуальної машини i -го рівня полягає:
 - а. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i-1)$ та виконанні отриманої нової програми після закінчення всіх замінів;
 - б. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i+1)$ та негайному виконанні отриманого набору команд;
 - в. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i+1)$ та виконанні отриманої нової програми після закінчення всіх замінів;
 - г. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i-1)$ та негайному виконанні отриманого набору команд.
5. Цифровий логічний рівень складається з
 - а. транзисторів, діодів, опорів тощо, які об'єднані в електричні схеми;
 - б. логічних елементів, які реалізують функції алгебри логіки;
 - в. елементарних комірок пам'яті, які утворюють основну пам'ять машини.
 - г. вентилів, які можуть пропускати або не пропускати логічні сигнали до комірок пам'яті.
6. Сучасні багаторівневі машини містять такі рівні:
 - а. рівень фізичних пристроїв;
 - б. цифровий логічний рівень;
 - в. рівень системного адміністрування;
 - г. рівень архітектури прикладних програм.
7. Мікропрограмою називається

- а. послідовність (алгоритм) виконання складних команд мікропроцесором;
 - б. прикладна програма, компільована в машинну мову мікропроцесора;
 - в. виконання команди мікропроцесора за допомогою апаратного забезпечення на цифровому логічному рівні;
 - г. трансляція команд мікропроцесора за допомогою програмного інтерпретатора.
8. Архітектурою комп'ютера називається
- а. сукупність структурних зв'язків між його основними блоками
 - б. набір типів даних, операцій та характеристик кожного окремо взятого рівня (віртуальної машини);
 - в. набір протоколів комп'ютерних шин, які об'єднують основні складові частини комп'ютера;
 - г. спосіб розміщення та компонування основних частин та блоків комп'ютера з урахуванням енергоспоживання та їх швидкодії.
9. Вкажіть, якому поколінню машин відповідає спосіб технічної реалізації:
- а. нульове покоління - електронні лампи та реле;
 - б. друге покоління - надвеликі інтегральні схеми;
 - в. третє покоління - інтегральні схеми;
 - г. п'яте покоління - біокомп'ютери.
10. Закон Мура полягає в тому, що
- а. розміри транзисторів зменшуються вдвічі кожних 15 місяців;
 - б. розмір оперативної пам'яті зростає вдвічі кожних 18 місяців;
 - в. кількість транзисторів в одній мікросхемі подвоюється кожних 18 місяців;
 - г. швидкодія комп'ютерів зростає вдвічі кожних 18 місяців.
11. До складу комп'ютера фон Неймана входять такі блоки:
- а. арифметико-логічний пристрій;
 - б. клавіатура;
 - в. системний блок;
 - г. монітор.
12. До принципів архітектури фон Неймана відносяться такі:
- а. шина даних і шина адреси повинні мати однакову розрядність.
 - б. використання двійкової системи числення для подання даних в комп'ютері;
 - в. може використовуватися двійкова або інша система числення для подання даних
 - г. наявність кеш-пам'яті кількох рівнів.
13. Центральним процесором називається:
- а. велика інтегральна мікросхема, яка містить всі основні вузли комп'ютера, включаючи пам'ять;
 - б. пристрій для виконання програм, які містяться в основній пам'яті комп'ютера;
 - в. пристрій для виконання арифметичних та логічних команд;
 - г. пристрій для організації та синхронізації роботи всіх основних вузлів комп'ютера.
14. До тракту даних центрального процесора входить
- а. лічильник команд;
 - б. регістри загального призначення;
 - в. вказівника стеку;
 - г. регістра команд.
15. Вкажіть характерні ознаки комп'ютерів CISC, якими вони відрізняються від комп'ютерів RISC.

- а. наявність кеш-пам'яті кількох рівнів;
 - б. до пам'яті повинні звертатися тільки команди завантаження та зберігання;
 - в. декодування команди та запуск мікропрограми її виконання;
 - г. шина даних і шина адреси повинні мати однакову розрядність.
16. Вкажіть характерні ознаки комп'ютерів RISC, якими вони відрізняються від комп'ютерів CISC.
- а. всі команди повинні виконуватися безпосередньо апаратним забезпеченням, а не мікрокомандами;
 - б. використання прямого доступу до пам'яті;
 - в. наявність конвеєрної обробки команд;
 - г. наявність великої кількості вбудованих периферійних пристроїв.
17. Суперскалярна архітектура передбачає:
- а. використання більше двох конвеєрів обробки команд;
 - б. використання одного конвеєра обробки команд з паралельними функціональними блоками обробки команд;
 - в. використання двох та більше мікропроцесорів, які паралельно опрацьовують команди;
 - г. використання більше двох рівнів кеш-пам'яті.
18. Бітом називається:
- а. набір із восьми байтів;
 - б. елементарна комірка пам'яті;
 - в. двійковий розряд регістра, який може набувати значення 1 або 0;
 - г. машинне слово мікропроцесора.
19. Байтом називається:
- а. мінімальна одиниця інформації, що передається або зберігається;
 - б. сукупність 8-ми бітів, необхідних для кодування символічної інформації;
 - в. сукупність 16-ти бітів, необхідних для кодування в форматі Unicod;
 - г. розмір елементарної комірки пам'яті.
20. Машинним словом мікропроцесора називається:
- а. кількість байтів, яка відповідає розрядності лічильника команд;
 - б. кількість бітів, які одночасно опрацьовуються мікропроцесором;
 - в. кількість біт, які відповідають розрядності регістрів мікропроцесора;
 - г. кількість байтів, які одночасно передаються по шині даних.
21. Файлом називається
- а. сукупність байтів, які зберігаються на жорсткому диску чи в пам'яті;
 - б. елементарна одиниця інформації, з якою може працювати операційна система;
 - в. поіменована область пам'яті;
 - г. поіменована сукупність байтів, що передається або зберігається.
22. Коміркою пам'яті називається
- а. сукупність 8-ми бітів, необхідних для кодування символічної інформації;
 - б. мінімальна кількість пам'яті, яка має унікальну адресу;
 - в. мінімальна кількість біт, які відповідають розрядності регістрів мікропроцесора;
 - г. кількість біт пам'яті, яка відповідає розрядності мікропроцесора.
23. Принцип локальності полягає в тому, що:
- а. при послідовних зверненнях до пам'яті використовується тільки невелика її область;
 - б. дані, які використовує програма, знаходяться в окремій, виділеній області пам'яті;

- в. необхідні команди та дані знаходяться в кеш-пам'яті
 - г. для команд використовується одна кеш-пам'ять, а для даних-інша.
24. Системою числення – це:
- а. спосіб запису чисел;
 - б. сукупність засобів позначення чисел відповідно до їх величини;
 - в. сукупність засобів зображення чисел з допомогою цифрових знаків;
 - г. запис чисел за допомогою цифр.
25. Вкажіть, яка з систем числення є позиційною
- а. двійкова;
 - б. римська;
 - в. двійково-десятькова;
 - г. унарна.
26. Вкажіть порядок нумерації розрядів числа:
- а. зліва направо починаючи з нульового;
 - б. справа наліво починаючи з нульового;
 - в. зліва направо починаючи з першого;
 - г. справа наліво починаючи з першого.
27. Що називають вагою розряду?
- а. коефіцієнт, на який слід помножити цифру для того, щоб отримати її числове значення;
 - б. значення цифри, що відповідає номеру розряду;
 - в. номер розряду;
 - г. величина основи системи числення.
28. Для подання числа в інверсному коді необхідно:
- а. інвертувати всі розряди числа, записаного в прямому коді;
 - б. інвертувати всі крім старшого розряди числа, записаного в прямому коді;
 - в. якщо старший розряд числа рівний 1, то всі інші розряди слід інвертувати, якщо цей розряд 0 - число залишити без зміни;
 - г. до числа слід додати одиницю молодшого розряду.
29. В інверсному коді, що містить фіксовану кількість розрядів,:
- а. існує єдине подання нуля;
 - б. кількість від'ємних і додатних чисел однакова;
 - в. від'ємних чисел на одне менше, ніж додатних;
 - г. додатних чисел на одне менше, ніж від'ємних.
30. Циклічне перенесення застосовують тоді, коли:
- а. додають числа в прямому коді;
 - б. додають числа в інверсному коді;
 - в. віднімають числа в інверсному коді;
 - г. додають числа в доповняльному коді.
31. Циклічне перенесення у випадку додавання двох чисел полягає у:
- а. перенесенні всіх розрядів на одну позицію вліво;
 - б. перенесенні всіх розрядів на одну позицію вправо;
 - в. в тому, що перенесення зі старшого в наступний неіснуючий розряд додається до наймолодшого розряду числа;

- г. в тому, що перенесення зі старшого в наступний неіснуючий розряд додається до нульового розряду числа.
32. У доповняльному коді числа з фіксованою кількістю розрядів:
- а. існує два способи подання нуля: +0 та -0;
 - б. кількість від'ємних і додатних чисел однакова;
 - в. додатних чисел на одне менше, ніж від'ємних;
 - г. від'ємних чисел на одне менше, ніж додатних.
33. Що називають переповненням розрядної сітки?
- а. ситуацію, коли всі розряди двійково-десятькового числа встановлюються в максимальне значення;
 - б. у результаті додавання чи віднімання двох чисел отримано максимальне число даного формату;
 - в. у результаті ділення числа отримано нескінченний дріб;
 - г. у результаті додавання чи віднімання двох чисел отримано число, яке не може бути подане за допомогою виділеної кількості розрядів.
34. Переповнення розрядної сітки буде у тому випадку, якщо:
- а. знак суми двох від'ємних чисел в інверсному коді відрізняється від одного із доданків;
 - б. знак суми двох чисел в інверсному коді відрізняється від одного із доданків;
 - в. знак суми двох додатних чисел в інверсному коді встановлено в нуль;
 - г. знакові розряди в модифікованому коді встановлено в нульове значення.
35. Вкажіть найоптимальнішу систему числення
- а. двійкова;
 - б. трійкова;
 - в. вісімкова;
 - г. шістнадцяткова.
36. Двійково-десятькову систему числення (BCD) використовується для:
- а. для кодування символної інформації;
 - б. для проведення обчислень в багаторозрядних швидкісних системах;
 - в. введення та виведення числової інформації;
 - г. для зберігання числових таблиць та файлів даних.
37. Шістнадцяткову систему числення застосовують тільки для:
- а. для кодування символної інформації;
 - б. для скороченого запису двійкових чисел;
 - в. для зберігання числових таблиць та файлів даних;
 - г. для скорочення запису десяткових чисел.
38. Вентилі цифрового логічного рівня:
- а. здійснюють кодування символної інформації;
 - б. забезпечують реалізацію арифметичних операцій;
 - в. виконують найпростіші логічні операції;
 - г. керують роботою фізичних обчислювальних пристроїв.
39. Дешифратори:
- а. здійснюють переведення чисел із десяткової в двійкову систему числення.
 - б. здійснюють переведення чисел із десяткової в унарну систему числення;

- в. здійснюють переведення чисел із двійкової в десяткову систему числення;
- г. здійснюють переведення чисел із десяткової в інверсну унарну систему числення.

40. Дешифратори використовуються:

- а. для побудови комірок пам'яті;
- б. для побудови мультиплексорів та демультимплексорів;
- в. для побудови АЛП;
- г. для побудови регістрів.

41. Мультиплексори використовуються для:

- а. для побудови АЛП;
- б. для побудови дешифраторів;
- в. для побудови регістрів;
- г. для побудови електронних багатопозиційних перемикачів.

42. Компаратори здійснюють

- а. здійснюють переведення чисел із однієї системи числення в іншу;
- б. вибірку чисел із пам'яті;
- в. порівняння чисел між собою;
- г. перевірку чисел на парність.

43. АЛП виконує:

- а. тільки додавання та віднімання чисел;
- б. тільки додавання та множення чисел;
- в. тільки логічні дії над числами;
- г. арифметичні та логічні дії над числами.

44. Напівсуматори здійснюють:

- а. додавання однорозрядних двійкових чисел;
- б. додавання багаторозрядних двійкових чисел;
- в. логічну операцію АБО;
- г. віднімання багаторозрядних чисел.

45. Повні суматори використовуються для:

- а. побудови багаторозрядних суматорів;
- б. побудови елементарних комірок пам'яті;
- в. додавання двох однорозрядних двійкових чисел;
- г. реалізації операції віднімання в інверсному коді.

46. Тригери використовуються для:

- а. побудови АЛП;
- б. додавання двох однорозрядних двійкових чисел;
- в. запам'ятовування інформації величиною 1 біт;
- г. запам'ятовування інформації величиною 1 байт.

47. Регістри використовуються для:

- а. запам'ятовування послідовності вхідних бітів інформації;
- б. організації елементарних комірок пам'яті;
- в. зберігання проміжної технічної інформації;
- г. декодування вхідної інформації в двійкову форму числення;

48. До основної пам'яті комп'ютера не входить:

- а. постійна пам'ять на мікросхемах ROM;
 - б. постійна пам'ять на жорстких дисках (вінчестерах);
 - в. постійна пам'ять на мікросхемах PROM;
 - г. оперативна пам'ять на мікросхемах SRAM.
49. Після вимкнення комп'ютера інформація зберігається в мікросхемах:
- а. SRAM;
 - б. DRAM;
 - в. SDRAM;
 - г. ROM.
50. Постійна пам'яті комп'ютера може бути перепрограмована тільки тоді, коли вона побудована на мікросхемах;
- а. ROM;
 - б. PROM;
 - в. EPROM;
 - г. DRAM.
51. Шиною називається:
- а. сукупність провідників (джгут), які зв'язують один пристрій з іншим;
 - б. сукупність провідників, які використовуються для передавання інформації;
 - в. провідник з великою площею перетину, який використовується для подання напруги живлення на материнську плату;
 - г. сукупність провідників, які об'єднані за функціональною ознакою.
52. Шириною шини називається:
- а. геометричні розміри сукупності провідників;
 - б. геометрична ширина шлейфу (плоского кабелю);
 - в. кількість провідників шини;
 - г. кількість провідників шини, які використовуються для передавання даних.
53. Драйвер шини - це:
- а. мікросхема, за допомогою якої здійснюється під'єднання до шини довільного пристрою;
 - б. пристрій, який керує роботою шини;
 - в. програма, яка керує пристроями, що під'єднані до шини;
 - г. спеціальний генератор, який синхронізує роботу шини.
54. Пристрої під'єднуються до шини за допомогою:
- а. логічних елементів І;
 - б. логічних елементів АБО;
 - в. буферних елементів з трьома станами;
 - г. логічних елементів Виключне АБО.
55. Перекосом шини називається:
- а. невідповідність рівня сигналів на деяких провідниках шини стандартним рівням логічного нуля та одиниці;
 - б. різна часова затримка сигналів, що приводить до їх несинхронного передавання;
 - в. рознесення в часі передавання адрес та даних;
 - г. надмірне навантаження на шину, що є причиною спотворення сигналу.
56. Синхронні шини використовуються, якщо:

- а. необхідно забезпечити передавання даних з найвищою швидкістю;
 - б. час звернення до пам'яті є чітко фіксованою величиною, не меншою, ніж вимагається стандартом;
 - в. необхідно під'єднати до комп'ютера зовнішні периферійні пристрої;
 - г. необхідно зменшити перекоп шини.
57. Асинхронні шини використовуються, якщо:
- а. необхідно під'єднати як швидкодіючі, так і повільні пристрої;
 - б. необхідно зменшити перекоп шини;
 - в. відсутній генератор синхронізації;
 - г. необхідно зменшити кількість керуючих провідників шини.
58. Які типи шин використовуються в сучасних персональних комп'ютерах Pentium:
- а. ISA;
 - б. EISA;
 - в. PCI;
 - г. PCI Express;
59. Шина PCI Express являє собою:
- а. шину, що забезпечує передавання 64-розрядних даних з найвищою швидкістю;
 - б. сукупність шин пристроїв введення-виведення;
 - в. шину, яка забезпечує передавання даних у вигляді пакетів, а не побайтно;
 - г. шину, яка дозволяє одночасно передавати дані в процесор від багатьох пристроїв введення-виведення.
60. До принципів роботи шини USB не відносяться такі:
- а. всі пристрої під'єднуються до шини за допомогою однотипного кабеля;
 - б. пристрої можна під'єднувати і від'єднувати без вимкнення комп'ютера;
 - в. можна під'єднувати до 127 пристроїв;
 - г. всі дані по шині передаються за допомогою послідовного інтерфейсу окремими байтами.
61. Вкажіть блоки які, не входять до складу мікропроцесора KP580BM80:
- а. АЛП;
 - б. оперативна пам'ять;
 - в. регістри загального призначення;
 - г. буферні регістри.
62. Вкажіть хибні твердження. Лічильник команд мікропроцесора KP580BM80:
- а. встановлюється в нульове значення після вмикання чи натискання кнопки Reset;
 - б. завжди отримує тільки додатній приріст на 1 після виконання чергової команди;
 - в. є програмно недоступним програмісту;
 - г. містить адресу команди, яка буде виконуватися наступною.
63. Які команди мікропроцесора KP580BM80 не виконуються блоком АЛП:
- а. арифметичні;
 - б. логічні;
 - в. циклічного зсуву;
 - г. пересилання даних.
64. Результат арифметичних та логічних операцій мікропроцесора KP580BM80 завжди буде знаходитися в:

- а. АЛП;
 - б. акумуляторі;
 - в. буферному регістрі акумулятора;
 - г. регістрі загального призначення, що містить один із операндів.
65. Регістр стану мікропроцесора KP580VM80 містить:
- а. прапорці стану;
 - б. спеціальні регістри, в яких акумулюється результат обчислення;
 - в. ряд незалежних тригерів, кожен з яких встановлюється у відповідності з виконаною командою;
 - г. спеціальний регістр, який фіксує останню виконану команду мікропроцесора.
66. Регістр стану мікропроцесора KP580VM80 не реєструє такі ознаки арифметичних та логічних дій:
- а. нульовий результат;
 - б. знак результату;
 - в. сигнал перенесення зі старшого розряду;
 - г. сигнал переповнення розрядної сітки.
67. Прапорець додаткового перенесення мікропроцесора KP580VM80 використовується для:
- а. встановлення факту переповнення розрядної сітки акумулятора;
 - б. для корекції числа у випадку ненульового перенесення;
 - в. для перевірки на коректність результату додавання двох чисел,
 - г. для корекції суми чисел в двійково-десятковому коді.
68. Програмно недоступними для програміста є такі регістри мікропроцесора KP580VM80:
- а. регістр стану;
 - б. 8-ми розрядні регістри загального призначення;
 - в. регістрова пара HL;
 - г. акумулятор.
69. Стеком називається область оперативної пам'яті:
- а. організованої за принципом LIFO;
 - б. організованої за принципом FIFO;
 - в. організованої за принципом FIFA;
 - г. яка розміщується в комірках пам'яті з максимальною адресою.
70. Мікропроцесор KP580VM80 відноситься до класу:
- а. CISC, оскільки він використовує різні види адресації;
 - б. RISC, оскільки він містить порівняно невелику кількість ортогональних команд;
 - в. CISC, оскільки його команди виконуються за різну кількість циклів;
 - г. RISC, оскільки він містить достатню кількість регістрів загального призначення.
71. Машинним циклом називається:
- а. цикл шини, впродовж якого здійснюється виконання команди мікропроцесора;
 - б. тривалість одного періоду тактового генератора;
 - в. тривалість виконання команд збереження чи завантаження;
 - г. час, необхідний для виконання одного звернення до пам'яті чи пристрою введення-виведення.
72. Вказівник стеку мікропроцесора KP580VM80:

- а. використовується для запам'ятовування адреси комірки пам'яті, в яку попередньою командою було записано число;
 - б. автоматично отримує приріст адреси вершини стеку, на стільки одиниць, скільки байтів було записано в стек;
 - в. автоматично отримує приріст адреси вершини стеку, на стільки одиниць, скільки байтів було зчитано зі стеку;
 - г. завжди вказує на дно стеку.
73. Які команди мікропроцесора KP580BM80 не впливають на прапорці регістру стану:
- а. арифметичні команди;
 - б. логічні команди;
 - в. команди пересилання;
 - г. команди інкременту-декременту регістрів загального призначення
74. Мікропроцесор KP580BM80 не використовує такі види адресації:
- а. пряму;
 - б. непряму;
 - в. неявну регістрову;
 - г. відносну.
75. Команди мікропроцесора KP580BM80 які використовують безпосередню адресацію:
- а. завжди двобайтні, а другий байт безпосередньо містить 8 біт даних;
 - б. завжди трибайтні, а другий та третій байт безпосередньо містить 16 біт адреси;
 - в. двобайтні або трибайтні, а другий (та третій) байт безпосередньо містить 8 (16) біт даних;
 - г. завжди однобайтні, а дані містяться в регістрах, які неявним чином задані в коді команди.
76. Пряма адресація в мікропроцесорі KP580BM80:
- а. використовується для задання констант, які записані в основній пам'яті;
 - б. завжди використовує регістрову пару HL для задання адреси комірки пам'яті, де містяться дані.
 - в. використовується трибайтними командами, які виконуються за 4 цикли;
 - г. використовується для створення масивів даних в основній пам'яті.
77. Неявна адресація в мікропроцесорі KP580BM80:
- а. використовується тільки для команд пересилання 8-бітних даних;
 - б. передбачає задання регістра-джерела та регістра-приймача за допомогою виділених розрядів коду команди;
 - в. завжди передбачає виконання команд на протязі одного циклу;
 - г. завжди передбачає задання регістра-джерела та регістра-приймача.
78. Непряма адресація в мікропроцесорі KP580BM80:
- а. завжди використовує регістрову пару HL для задання адреси комірки пам'яті, де містяться дані;
 - б. крім регістрової пари HL для задання адреси комірки пам'яті, де містяться дані, може використовувати також інші регістрові пари BC та DE;
 - в. завжди передбачає виконання команд на протязі трьох циклів;
 - г. використовується для задання констант, які записані в основній пам'яті.
79. Для створення масивів однотипних даних використовується:
- а. стек;
 - б. пряма адресація;

- в. безпосередня адресація;
- г. непряма адресація.

80. Серед арифметичних команд мікропроцесора KP580BM80 відсутні

- а. команди 8-ми розрядного додавання;
- б. команди 8-ми розрядного віднімання;
- в. команди 16-ти розрядного додавання;
- г. команди 16-ти розрядного віднімання.

81. Додавання операндів в мікропроцесорі KP580BM80 здійснюється над числами, які вважаються поданими:

- а. як беззнакові двійкові числа;
- б. в прямому кодї;
- в. в інверсному кодї;
- г. в доповняльному кодї.

82. Віднімання операндів в мікропроцесорі KP580BM80 здійснюється над числами, які вважаються поданими:

- а. як беззнакові двійкові числа;
- б. в прямому кодї;
- в. в інверсному кодї;
- г. в доповняльному кодї.

83. Команди додавання з врахуванням попереднього перенесення використовуються для:

- а. обчислення суми ряду операндів;
- б. множення багаторозрядних чисел;
- в. додавання багаторозрядних чисел;
- г. переведення двійкових чисел в двійково-десяткові.

84. Для додавання в двійково-десятковому кодї:

- а. достатньо подати операнди в двійково-десятковому кодї;
- б. попередньо перевести операнди в двійковий формат, а результат додавання перевести в двійково-десятковий код;
- в. додати операнди в двійково-десятковому кодї, як двійкові числа, а результат відкоректувати за допомогою спеціальної підпрограми;
- г. додати операнди в двійково-десятковому кодї, як двійкові числа, а до результату застосувати команди двійково-десяткової корекції.

85. Команди інкременту-декременту використовуються для:

- а. організації стеку і роботи з ним;
- б. керування роботою лічильника команд;
- в. організації масивів за допомогою команд непрямої адресації;
- г. для вибору векторів переривань.

86. Порозрядним маскуванням називається:

- а. виділення окремих бітів числа з метою їх наступного використання чи аналізу;
- б. використання логічних команд для обнулення акумулятора;
- в. встановлення всіх бітів регістру загального призначення в нульове значення;
- г. встановлення всіх бітів регістру загального призначення в одиничне значення.

87. Порозрядне маскування здійснюється за допомогою таких команд:

- а. Тільки команди порозрядного I;
 - б. Тільки команди порозрядного АБО;
 - в. Команд порозрядного I чи АБО;
 - г. Тільки команди порозрядного Виключне АБО.
88. Команда порозрядного Виключне АБО використовується для:
- а. порозрядного додавання двох чисел;
 - б. обнулення акумулятора;
 - в. перевірки на співпадіння двох чисел;
 - г. для виконання дій та в).
89. Виконання логічних команд
- а. не впливає на прапорці регістру стану;
 - б. впливає тільки на прапорці нуля та знаку;
 - в. впливає тільки на прапорці нуля, знаку та перенесення;
 - г. не впливає на прапорці перенесення та додаткового перенесення.
90. Розряди числа нумерують:
- а. справа наліво, починаючи з нульового
 - б. зліва направо, починаючи з нульового
 - в. зліва направо, починаючи з першого
 - г. справа наліво, починаючи з першого
91. До класу яких матеріалів за типом провідності належать кремній і германій при кімнатній температурі?
- а. напівпровідник
 - б. провідник
 - в. діелектрик
 - г. надпровідник
92. Який тип зв'язку між атомами спостерігається у більшості напівпровідникових матеріалів?
- а. ковалентний
 - б. іонний
 - в. ван-дер-ваальсівський
 - г. електронний
93. Як називаються негативно заряджені носії заряду у напівпровідниках?
- а. електрони
 - б. дірки
 - в. позитрони
 - г. іони
94. Як називаються позитивно заряджені носії заряду у напівпровідниках?
- а. дірки
 - б. електрони
 - в. позитрони
 - г. магнони
95. Як називається процес народження електрон-діркових пар у напівпровідниках?
- а. генерація
 - б. рекуперація

- в. регенерація
 - г. рекомбінація
96. Як називається процес відновлення електрон-діркових пар у напівпровідниках?
- а. рекомбінація
 - б. генерація
 - в. рекуперація
 - г. регенерація
97. Як називається провідність чистих напівпровідникових матеріалів?
- а. власною
 - б. електронною
 - в. домішковою
 - г. дірковою
98. Як називається процес введення домішки у напівпровідниковий матеріал?
- а. легування
 - б. епітаксія
 - в. окислення
 - г. літографія
99. Домішку з якої групи таблиці Менделєєва потрібно додати в кремній (германій), щоб отримати n-тип провідності?
- а. V
 - б. IV
 - в. III
 - г. VIII
100. Домішку з якої групи таблиці Менделєєва потрібно додати в кремній (германій), щоб отримати p-тип провідності?
- а. III
 - б. IV
 - в. V
 - г. VII
101. Як називаються домішки, які формують p-тип провідності напівпровідникового матеріалу?
- а. акцепторні
 - б. донорні
 - в. негативні
 - г. позитивні
102. Як називаються домішки, які формують n-тип провідності напівпровідникового матеріалу?
- а. донорні
 - б. акцепторні
 - в. негативні
 - г. позитивні
103. Для чого використовується процес впровадження домішок в напівпровідниковий матеріал?
- а. зменшення питомого опору
 - б. стабілізації структури напівпровідника
 - в. анігіляції дефектів
 - г. збільшення питомого опору

104. Що є основою функціонування більшості напівпровідникових приладів?

- а. р–п-перехід
- б. подвійний електричний шар
- в. бар'єрний шар
- г. шар Гельмгольца

105. Яка особливість роботи електронно-діркового переходу при прикладанні до нього прямого зміщення?

- а. перехід відкритий, його опір малий
- б. перехід закритий, його опір малий
- в. перехід відкритий, його опір великий
- г. перехід закритий, його опір великий

106. Яка особливість роботи електронно-діркового переходу при прикладанні до нього зворотного зміщення?

- а. перехід закритий, його опір великий
- б. перехід закритий, його опір малий
- в. перехід відкритий, його опір малий
- г. перехід відкритий, його опір великий

107. Якими носіями заряду переноситься струм при прямому зміщенні електронно-діркового переходу?

- а. основними
- б. неосновними
- в. електронами
- г. дірками

108. Якими носіями заряду переноситься струм при зворотному зміщенні електронно-діркового переходу?

- а. неосновними
- б. електронами
- в. основними
- г. дірками

109. Який тип пробою виникає в електронно-дірковому переході при використанні слабо-легованих напівпровідників?

- а. лавинний
- б. тепловий
- в. на основі ефекту Зенера
- г. зворотний

110. Який тип пробою виникає в електронно-дірковому переході при використанні сильно-легованих напівпровідників?

- а. на основі ефекту Зенера
- б. зворотний
- в. тепловий
- г. лавинний

111. Який тип пробою виникає в електронно-дірковому переході при поганому тепловідведенні від нього?

- а. тепловий
- б. на основі ефекту Зенера
- в. лавинний
- г. зворотний

112. Електрична ємність електронно-діркового переходу визначається рівністю:

- а. $C = \frac{\varepsilon \varepsilon_0 S}{d}$
- б. $C = \frac{\varepsilon \varepsilon_0 d}{S}$
- в. $C = \varepsilon \varepsilon_0 S d$
- г. $C = \frac{S d}{\varepsilon \varepsilon_0}$

113. Залежність струму, який протікає через електронно-дірковий перехід, від прикладеної напруги називається ... характеристикою.

- а. вольт-амперною
- б. фазо-частотною
- в. амплітудно-частотною
- г. вольт-фарадною

114. Залежність ємності електронно-діркового переходу від зворотної напруги на ньому називається ... характеристикою.

- а. вольт-фарадною
- б. вольт-амперною
- в. амплітудно-частотною
- г. фазо-частотною

115. Як називається резистор, в якому використовується залежність його опору від деформації?

- а. тензорезистор
- б. терморезистор
- в. варистор
- г. фоторезистор

116. Як називається резистор, в якому використовується залежність його опору від напруги?

- а. варистор
- б. фоторезистор
- в. лінійний резистор
- г. терморезистор

117. Як називається резистор, в якому використовується залежність його опору від температури?

- а. терморезистор
- б. тензорезистор
- в. фоторезистор
- г. варистор

118. Як називається резистор, в якому використовується залежність його опору від освітлення?

- а. фоторезистор
- б. варистор
- в. лінійний резистор
- г. світлорезистор

119. Як називається резистор, в якому використовується залежність його опору від магнітного поля?

- а. магніторезистор
 - б. лінійний резистор
 - в. терморезистор
 - г. варистор
120. Як називається терморезистор, у якого з підвищенням температури опір зменшується?
- а. термістор
 - б. позистор
 - в. пористор
 - г. тиристор
121. Як називається терморезистор, у якого з підвищенням температури опір збільшується?
- а. позистор
 - б. термістор
 - в. динистор
 - г. тиристор
122. Температурний коефіцієнт опору терморезистора визначається за формулою:
- а. $\alpha = \frac{1}{R_T} \frac{dR_T}{dT} \cdot 100$
 - б. $\alpha = R_T \frac{dR_T}{dT} \cdot 100$
 - в. $\alpha = \frac{1}{R_T} \frac{dT}{dR_T} \cdot 100$
 - г. $\alpha = R_T \frac{dT}{dR_T} \cdot 100$
123. Температурний коефіцієнт опору термістора:
- а. $\alpha < 0$
 - б. $\alpha = 0$
 - в. $\alpha > 0$
 - г. $\alpha \neq f(T)$
124. Температурний коефіцієнт опору позистора:
- а. $\alpha > 0$
 - б. $\alpha < 0$
 - в. $\alpha = 0$
 - г. $\alpha \neq f(T)$
125. Коефіцієнт нелінійності варистора визначається за формулою:
- а. $\lambda = \frac{R_{st}}{R_d} = \frac{U/I}{dU/dI}$
 - б. $\lambda = \frac{R_d}{R_{st}} = \frac{U/I}{dU/dI}$
 - в. $\lambda = \frac{R_{st}}{R_d} = \frac{dU/dI}{U/I}$
 - г. $\lambda = \frac{R_{st}}{R_d} = \frac{dU/I}{dI/U}$
126. Коефіцієнт тензочутливості тензорезистора визначається за формулою:
- а. $K = \frac{\Delta R/R}{\Delta l/l}$
 - б. $K = \frac{\Delta R/\Delta l}{R/l}$
 - в. $K = \frac{\Delta l/l}{\Delta R/R}$
 - г. $K = \frac{\Delta R/l}{\Delta l/R}$
127. При збільшенні фотопотоку опір фоторезистора:

- а. зменшується
 - б. збільшується
 - в. не змінюється
 - г. опір не залежить від фотопотоку
128. За конструкцією напівпровідникові діоди поділяються на:
- а. площинні, точкові, мікросплавні
 - б. сферичні, точкові, макросплавні
 - в. площинні, дифузійні, мікроспайні
 - г. конічні, імплантаційні, мікрозварні
129. Стабілітроном називається напівпровідниковий діод, призначений для...:
- а. стабілізації рівня постійної напруги
 - б. регулювання струму в колі
 - в. регулювання ємності
 - г. реєстрації світлового випромінювання
130. Стабілітрон вмикається у коло ... ввімкненням.
- а. зворотним
 - б. послідовним
 - в. прямим
 - г. паралельним
131. Температурний коефіцієнт стабілізації стабілітрона визначається за формулою:
- а. $\alpha_{st} = \frac{\Delta U_{st}}{U_{st} \Delta t} \cdot 100$
 - б. $\alpha_{st} = \frac{\Delta I_{st}}{I_{st} \Delta t} \cdot 100$
 - в. $\alpha_{st} = \frac{\Delta U_{st}}{\Delta U_{st} \Delta t} \cdot 100$
 - г. $\alpha_{st} = \frac{\Delta t}{U_{st} \Delta U_{st}} \cdot 100$
132. Стабілітрони, призначені для стабілізації малих напруг, називаються:
- а. стабісторами
 - б. стабілізаторами
 - в. стабіраторами
 - г. стандартизаторами
133. Варикапом називається напівпровідниковий діод, в якого в якості основного параметра використовується бар'єрна ..., величина якої змінюється при зміні зворотної напруги.
- а. ємність
 - б. індуктивність
 - в. електропровідність
 - г. полярність
134. Основний параметр варикапа визначається за формулою:
- а. $C = \frac{\epsilon \epsilon_0 S}{d}$
 - б. $G = \frac{\mu \mu_0 \sigma}{\rho}$
 - в. $L = 2 \pi d S$
 - г. $P = \epsilon \epsilon_0 M$
135. Основною характеристикою варикапа є:
- а. вольт-фарадна
 - б. вольт-амперна

- в. вольт-індуктивна
- г. ампер-фарадна

136. Коефіцієнт перекриття за ємністю варикапа визначається рівністю:

- а. $k_C = \frac{C_{\max}}{C_{\min}}$
- б. $k_C = \frac{C_{\min}}{C_{\max}}$
- в. $k_C = C_{\max} - C_{\min}$
- г. $k_C = \frac{C_{\max} - C_{\min}}{C_{\min}}$

137. На вольт-амперній характеристиці тунельного діода при прямій напрузі існує ділянка з:

- а. від'ємною диференціальною електричною провідністю
- б. додатною диференціальною електричною провідністю
- в. нескінченною диференціальною електричною провідністю
- г. нульовою диференціальною електричною провідністю

138. Обернений діод – це діод на основі напівпровідника з критичною концентрацією домішок, в якому електрична провідність при зворотній напрузі внаслідок тунельного ефекту ..., ніж при прямій напрузі.

- а. значно більша
- б. значно менша
- в. приблизно однакова
- г. незалежна

139. Фотодіодом називається напівпровідниковий діод, призначений для перетворення:

- а. світлової енергії в електричну
- б. теплової енергії в електричну
- в. електричної енергії в світлову
- г. світлової енергії в теплову

140. Фотодіод в електричну схему вмикається ... увімкненням:

- а. зворотним
- б. прямим
- в. реверсивним
- г. узгодженим

141. Спектральна характеристика фотодіода – це залежність:

- а. фотоструму від довжини хвилі
- б. довжини хвилі від фотоструму
- в. довжини хвилі від величини світлового потоку
- г. фотоструму від величини світлового потоку

142. Інтегральна чутливість фотодіода визначається рівністю:

- а. $S = \frac{I_{\Phi}}{\Phi}$
- б. $S = \frac{dI_{\Phi}}{d\Phi}$
- в. $S = \frac{\Phi}{I_{\Phi}}$
- г. $S = \frac{d\Phi}{dI_{\Phi}}$

143. Світлодіодом називається напівпровідниковий діод, в якому відбувається безпосереднє перетворення:

- а. електричної енергії в світлову
- б. світлової енергії в електричну

- в. теплової енергії в електричну
 - г. світлової енергії в теплову
144. Світлодіод в електричну схему вмикається ... увімкненням.
- а. прямим
 - б. зворотним
 - в. узгодженим
 - г. реверсивним
145. Яскравісна характеристика світлодіода – це залежність:
- а. потужності випромінювання від прямого струму
 - б. потужності випромінювання довжини хвилі
 - в. фотоструму від потужності випромінювання
 - г. довжини хвилі від потужності випромінювання
146. Спектральна характеристика світлодіода – це залежність:
- а. потужності випромінювання від довжини хвилі
 - б. довжини хвилі від потужності випромінювання
 - в. потужності випромінювання від фотоструму
 - г. потужності випромінювання від прямого струму
147. Біполярним називається транзистор, в якому струм визначається рухом:
- а. електронів і дірок
 - б. електронів
 - в. дірок
 - г. електронів і позитронів
148. За типом провідності областей біполярні транзистори поділяються на транзистори з ... провідністю:
- а. прямою і оборотною
 - б. паралельною і послідовною
 - в. синхронною та асинхронною
 - г. вбудованою та індукованою
149. За принципом дії транзистори поділяються на:
- а. біполярні і польові
 - б. біполярні і планарні
 - в. уніполярні і планарні
 - г. польові та уніполярні
150. Області біполярного транзистора називаються:
- а. емітер, база, колектор
 - б. емітер, база, затвор
 - в. витік, стік, затвор
 - г. колектор, затвор, емітер
151. Активний режим роботи – це режим, при якому емітерний перехід ..., а колекторний
- а. відкритий, закритий
 - б. відкритий, відкритий
 - в. закритий, закритий
 - г. закритий, відкритий

152. Режим відсічки – це режим, при якому емітерний перехід ..., а колекторний

- а. закритий, закритий
- б. відкритий, закритий
- в. закритий, відкритий
- г. відкритий, відкритий

153. Режим насичення – це режим, при якому емітерний перехід ..., а колекторний

- а. відкритий, відкритий
- б. закритий, закритий
- в. відкритий, закритий
- г. закритий, відкритий

154. Інверсний режим роботи – це режим, при якому емітерний перехід ..., а колекторний

- а. закритий, відкритий
- б. відкритий, відкритий
- в. закритий, закритий
- г. відкритий, закритий

155. Основним режимом роботи біполярного транзистора є:

- а. активний
- б. інверсний
- в. насичення
- г. відсічки

156. Ефективність емітера біполярного n-p-n-транзистора оцінюють коефіцієнтом інжекції, який рівний:

- а. $\gamma = \frac{I_{en}}{I_e}$
- б. $\gamma = \frac{I_{ep}}{I_e}$
- в. $\gamma = \frac{I_e}{I_{en}}$
- г. $\gamma = \frac{I_k}{I_e}$

157. Інкжекцією зарядів називається перенесення носіїв з області, де вони були ..., в область, де вони стають

- а. основними, неосновними
- б. базовими, емітерними
- в. неосновними, основними
- г. базовими, колекторними

158. Ступінь рекомбінації носіїв заряду у базі біполярного n-p-n-транзистора оцінюється коефіцієнтом переходу носіїв заряду, який рівний:

- а. $\delta = \frac{I_{kn}}{I_{en}}$
- б. $\delta = \frac{I_{kp}}{I_{ep}}$
- в. $\delta = \frac{I_{en}}{I_{kn}}$
- г. $\delta = \frac{I_{kn}}{I_{bn}}$

159. Екстракцією зарядів називається перенесення носіїв з області, де вони були ..., в область, де вони стають

- а. неосновними, основними
- б. основними, неосновними

- в. емітерними, колекторними
- г. базовими, емітерними

160. Основне співвідношення струмів в транзисторі має вигляд:

- а. $I_e = I_k + I_b$
- б. $I_e = I_k - I_b$
- в. $I_b = I_k + I_e$
- г. $I_k = I_e + I_b$

161. Коефіцієнт підсилення біполярного транзистора за струмом у схемі із загальною базою:

- а. $\alpha < 1$
- б. $\alpha = 0$
- в. $\alpha = 1$
- г. $\alpha > 1$

162. Коефіцієнт підсилення біполярного транзистора за струмом у схемі із загальним емітером рівний:

- а. $\beta = \frac{I_k}{I_b}$
- б. $\alpha = \frac{I_k}{I_b}$
- в. $\beta = \frac{I_k}{I_e}$
- г. $\beta = \frac{I_b}{I_k}$

163. Найбільшого застосування набула схема увімкнення біполярного транзистора із:

- а. загальним емітером
- б. загальним колектором
- в. загальною базою
- г. загальним витокком

164. Коефіцієнт підсилення за напругою біполярного транзистора визначається за формулою:

- а. $K_U = K_I \frac{R_{load}}{R_{in}}$
- б. $K_U = \frac{R_{load}}{K_I R_{in}}$
- в. $K_U = K_I R_{in} R_{load}$
- г. $K_U = K_I \frac{R_{in}}{R_{load}}$

165. Коефіцієнт підсилення за потужністю біполярного транзистора визначається за формулою:

- а. $K_P = K_U K_I$
- б. $K_P = \frac{K_I}{K_U}$
- в. $K_P = K_I + K_U$
- г. $K_P = \frac{K_U}{K_I}$

166. Статичним режимом роботи транзистора називається такий режим, при якому зміна вхідного струму чи напруги ... вихідної напруги.

- а. не викликає зміни
- б. викликає зміни
- в. рівна зміні
- г. пропорційна змінам

167. Вхідна характеристика для схеми із загальною базою має вигляд:

- а. $I_e = f(U_{be})$ при $U_{bk} = const$
- б. $I_e = f(U_{bk})$ при $U_{be} = const$

- в. $I_e = f(U_{be})$ при $U_{ek} = const$
- г. $I_k = f(U_{be})$ при $U_{bk} = const$

168. Вихідна характеристика для схеми із загальною базою має вигляд:

- а. $I_k = f(U_{bk})$ при $I_e = const$
- б. $I_k = f(U_{be})$ при $I_e = const$
- в. $I_k = f(U_{be})$ при $I_k = const$
- г. $I_k = f(U_{bk})$ при $I_b = const$

169. Зменшення товщини бази за рахунок розширення колекторного переходу при збільшенні зворотної напруги на ньому називається ефектом:

- а. Ерлі
- б. Морлі
- в. Морзе
- г. Генрі

170. Вхідна характеристика для схеми із загальним емітером має вигляд:

- а. $I_b = f(U_{be})$ при $U_{ek} = const$
- б. $I_b = f(U_{ek})$ при $U_{eb} = const$
- в. $I_k = f(U_{eb})$ при $U_{ek} = const$
- г. $I_e = f(U_{bk})$ при $U_{ek} = const$

171. Вихідна характеристика для схеми із загальним емітером має вигляд:

- а. $I_k = f(U_{ek})$ при $I_b = const$
- б. $I_k = f(U_{eb})$ при $I_e = const$
- в. $I_b = f(U_{ek})$ при $I_e = const$
- г. $I_e = f(U_{bk})$ при $I_b = const$

172. Динамічним режимом роботи транзистора називається такий режим, при якому у вихідному колі стоїть ..., за рахунок якого зміна вхідного струму чи напруги ... викликати зміну вихідної напруги.

- а. резистор навантаження, буде
- б. конденсатор, не буде
- в. резистор навантаження, не буде
- г. конденсатор, буде

173. Рівняння динамічного режиму роботи транзистора має вигляд:

- а. $U_{ke} = E_k - I_k \cdot R_k$
- б. $U_{ke} = E_k + I_k \cdot R_k$
- в. $U_{ke} = \frac{E_k}{I_k \cdot R_k} - 1$
- г. $E_k = U_{ke} - I_k \cdot R_k$

174. Для режиму відсічки рівняння динамічного режиму роботи транзистора має вигляд:

- а. $U_{ke} \rightarrow E_k$
- б. $U_{ke} = E_k - I_k \cdot R_k$
- в. $U_{ke} = I_k \cdot R_k$
- г. $U_{ke} \rightarrow 0$

175. Для режиму насичення рівняння динамічного режиму роботи транзистора має вигляд:

- а. $U_{ke} \rightarrow 0$
- б. $U_{ke} \rightarrow E_k$
- в. $U_{ke} = E_k - I_k \cdot R_k$
- г. $U_{ke} = I_k \cdot R_k$

176. Активним чотирьополюсником називається чотирьополюсник, який здатний підсилювати:

- а. потужність
- б. ємність
- в. опір
- г. індуктивність

177. У системі у-параметрів транзистора у вигляді незалежних змінних беруть..., а у вигляді залежних змінних

- а. U_1 та U_2 , I_1 та I_2
- б. I_1 та I_2 , U_1 та U_2
- в. I_1 та U_1 , I_2 та U_2
- г. I_1 та U_2 , I_2 та U_1

178. У системі z-параметрів транзистора у вигляді незалежних змінних беруть..., а у вигляді залежних змінних

- а. I_1 та I_2 , U_1 та U_2
- б. U_1 та U_2 , I_1 та I_2
- в. I_1 та U_1 , I_2 та U_2
- г. I_1 та U_2 , I_2 та U_1

179. У системі h-параметрів транзистора у вигляді незалежних змінних беруть..., а у вигляді залежних змінних

- а. I_1 та U_2 , I_2 та U_1
- б. I_1 та I_2 , U_1 та U_2
- в. U_1 та U_2 , I_1 та I_2
- г. I_1 та U_1 , I_2 та U_2

180. Параметр h_{12} має фізичний зміст:

- а. коефіцієнта зворотного зв'язку за напругою
- б. коефіцієнта підсилення за струмом
- в. вхідного опору
- г. вихідної провідності

181. Параметр h_{21} має фізичний зміст:

- а. коефіцієнта підсилення за струмом
- б. коефіцієнта зворотного зв'язку за напругою
- в. вихідної провідності
- г. вхідного опору

182. Параметр h_{11} має фізичний зміст:

- а. вхідного опору
- б. коефіцієнта зворотного зв'язку за напругою
- в. коефіцієнта підсилення за струмом
- г. вихідної провідності

183. Параметр h_{22} має фізичний зміст:

- а. вихідної провідності
 - б. вхідного опору
 - в. коефіцієнта підсилення за струмом
 - г. коефіцієнта зворотного зв'язку за напругою
184. Польовим називається транзистор, в якому струм визначається рухом:
- а. основних носіїв заряду
 - б. неосновних носіїв заряду
 - в. електронів і дірок
 - г. електронів і позитронів
185. Області польового транзистора називаються:
- а. витік, стік, затвор
 - б. колектор, затвор, емітер
 - в. емітер, база, затвор
 - г. емітер, база, колектор
186. Струм у польовому транзисторі створюється під дією поздовжнього електричного поля, прикладеного між:
- а. витокком і стоком
 - б. витокком і затвором
 - в. стоком і затвором
 - г. затвором і землею
187. Керування струмом у польовому транзисторі здійснюється поперечним електричним полем, яке створюється напругою, прикладеною між:
- а. витокком і затвором
 - б. стоком і затвором
 - в. затвором і землею
 - г. витокком і стоком
188. При відсутності напруги на керуючому електроді польового транзистора з керуючим р-n-переходом струм стоку:
- а. $I_d = I_{\max}$
 - б. $I_d = 0$
 - в. $I_d \neq f(U)$
 - г. $I_d \neq I_{\max}$
189. Система числення
- а. сукупність цифр
 - б. сукупність правил
 - в. сукупність цифр і правил для записування чисел
 - г. сукупність цифр і правил для записування чисел та арифметичних операцій
190. Логічна змінна
- а. може набувати довільних значень
 - б. може набувати лише істинних або хибних значень
 - в. може набувати числових або логічних значень
 - г. може набувати числових значень
191. Логічна функція

- а. набуває тільки значення 0 або 1 на наборах логічних змінних
 - б. набуває довільних значень
 - в. набуває тільки числових значень
 - г. набуває тільки символічних значень
192. Суперпозиція функцій одержується
- а. шляхом підстановки чисел замість аргументів
 - б. шляхом підстановки логічних змінних замість аргументів
 - в. шляхом підстановки функцій замість аргументів
 - г. шляхом об'єднання функцій булевими операціями
193. Булева функція n визначена на наборах аргументів
- а. n^2
 - б. 2^n
 - в. 2^{2^n}
 - г. n^n
194. Кількість n -арних булевих функцій
- а. n^2
 - б. 2^n
 - в. 2^{2^n}
 - г. n^n
195. Кількість бінарних булевих функцій
- а. 2
 - б. 4
 - в. 8
 - г. 16
196. Кількість тернарних булевих функцій
- а. 32
 - б. 64
 - в. 128
 - г. 256
197. Таблицею істинності називається
- а. математична таблиця, яка використовується для обчислення значень булевих функцій
 - б. сукупність наборів аргументів, на яких функція набуває значення "істина"
 - в. математична таблиця, яка використовується для обчислення значень функцій
 - г. упорядкована у вигляді таблиці послідовність значень функції
198. Логічний базис
- а. набір логічних операцій
 - б. набір логічних елементів
 - в. набір логічних операцій, що дозволяє аналітично описати будь-яку логічну функцію
 - г. набір логічних операцій, що дозволяє аналітично описати будь-яку функцію
199. Логічний базис мінімальний, якщо
- а. містить три логічні операції
 - б. містить дві логічні операції
 - в. видалення з набору хоча б однієї операції перетворює його у функціонально неповний
 - г. видалення з набору двох операцій перетворює його у функціонально неповний

200. Логічні функції нуля аргументів називаються
- елементарними
 - логічними константами
 - абсолютним логічним нулем
 - таких функцій не існує
201. Позитивною логікою називається такий спосіб кодування логічних констант, коли
- нулю відповідає низький рівень сигналу, одиниці - високий
 - нулю відповідає високий рівень сигналу, одиниці - низький
 - нулю відповідає від'ємний рівень сигналу, одиниці - додатний
 - нулю відповідає рівень шини заземлення, одиниці - напруга джерела живлення
202. Елементарна логічна функція
- має один аргумент
 - реалізуються окремим логічним елементом
 - має тривіальні значення
 - не можна бути записана за допомогою інших функцій
203. Буфер (повторювач) використовується для
- узгоджує вхідний та вихідний сигнал схеми
 - збільшує кількість входів логічного елемента
 - підсилює вхідний сигнал
 - реалізує тотожне повторення сигналу
204. Логічною схемою називається
- схема логічного елемента
 - реалізації перемикальної функції
 - функціонально закінчений логічний блок
 - алгоритм побудови функції
205. Базис
- деякий, заздалегідь визначений набір функцій
 - сукупність не більше 4-х елементарних функцій
 - сукупність елементарних функцій, за допомогою яких можна подати іншу довільну функцію
 - набір елементарних логічних елементів, за допомогою яких можна побудувати довільну логічну схему
206. Перемикальна змінна
- змінна, яка використовується у перемикальній функції
 - змінна із одним значенням (станом)
 - змінна із двома значеннями (станами)
 - змінна із скінченим числом значень (станів)
207. Який закон задає співвідношення $xу=ух$
- комутативний
 - асоціативний
 - дистрибутивний
 - поглинання
208. Який закон задає співвідношення $(ху)z=(ху)z$

- а. комутативний
 - б. асоціативний
 - в. дистрибутивний
 - г. поглинання
209. Який закон задає співвідношення $xv(yz)=(xvy)(xvz)$
- а. комутативний
 - б. асоціативний
 - в. дистрибутивний
 - г. поглинання
210. Які властивості має функція штрих Шеффера
- а. комутативність
 - б. дистрибутивність відносно диз'юнкції
 - в. ідемпотентність
 - г. асоціативність
211. Які властивості має операція Пірса
- а. асоціативність
 - б. дистрибутивність відносно диз'юнкції
 - в. ідемпотентність
 - г. комутативність
212. Який закон задає співвідношення $xvxu=x$
- а. комутативний
 - б. асоціативний
 - в. дистрибутивний
 - г. поглинання
213. Властивість комутативності дозволяє
- а. об'єднувати входи логічних елементів
 - б. міняти місцями входи логічних елементів
 - в. будувати багатовходові логічні елементи за допомогою логічних елементів на меншу кількість входів
 - г. замінювати логічні елементи інверсними до них логічними елементами
214. Властивість ідемпотентності дозволяє
- а. об'єднувати входи логічних елементів
 - б. міняти місцями входи логічних елементів
 - в. будувати багатовходові логічні елементи за допомогою логічних елементів на меншу кількість входів
 - г. замінювати логічні елементи інверсними до них логічними елементами
215. Який закон задає співвідношення $(xy)'=x'vy'$
- а. комутативний
 - б. асоціативний
 - в. закон де Моргана
 - г. поглинання
216. Який закон задає співвідношення $A \vee BB' = A$
- а. законом тавтології
 - б. законом де Моргана

- в. законом поглинання
- г. законом склеювання

217. Який закон задає співвідношення $AB \vee AB' = A$

- а. законом тотожності
- б. законом де Моргана
- в. законом поглинання
- г. законом склеювання

218. Який закон задає співвідношення $A(A \vee B') = A$

- а. законом тотожності
- б. законом де Моргана
- в. законом поглинання
- г. законом склеювання

219. Порядок виконання логічних операцій

- а. інверсія, кон'юнкція, імплікація, диз'юнкція, еквівалентність
- б. інверсія, кон'юнкція, диз'юнкція, імплікація, еквівалентність
- в. диз'юнкція, інверсія, кон'юнкція, еквівалентність, імплікація
- г. кон'юнкція, інверсія, диз'юнкція, імплікація, еквівалентність

220. Диз'юнктивна нормальна форма (ДНФ)

- а. диз'юнкція елементарних диз'юнкцій
- б. диз'юнкція елементарних кон'юнкцій
- в. кон'юнкція елементарних диз'юнкцій
- г. кон'юнкція елементарних кон'юнкцій

221. Кон'юнктивна нормальна форма (КНФ)

- а. диз'юнкція елементарних диз'юнкцій
- б. диз'юнкція елементарних кон'юнкцій
- в. кон'юнкція елементарних диз'юнкцій
- г. кон'юнкція елементарних кон'юнкцій

222. Досконала диз'юнктивна нормальна форма

- а. диз'юнкція тих конститuent одиниці, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
- б. диз'юнкція тих конститuent одиниці, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція
- в. диз'юнкція тих конститuent нуля, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
- г. диз'юнкція тих конститuent нуля, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція

223. Досконала кон'юнктивна нормальна форма

- а. кон'юнкція тих конститuent одиниці, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
- б. кон'юнкція тих конститuent одиниці, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція
- в. кон'юнкція тих конститuent нуля, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
- г. кон'юнкція тих конститuent нуля, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція

224. Терм

- а. група логічних змінних в прямій або інверсній формі, які поєднані однією функцією і кожна змінна або її інверсія може бути присутня тільки один раз
- б. група логічних змінних в прямій або інверсній формі, які поєднані однією функцією
- в. функція, яка набуває одиничного значення тільки для єдиного вхідного набору аргументів
- г. функція, яка набуває нульового значення тільки для єдиного вхідного набору аргументів

225. Булева функція двох змінних змінних $(A \vee B)'$

- а. кон'юнкція
- б. штрих Шеффера
- в. диз'юнкція
- г. стрілка Пірса

226. Булева функція двох змінних змінних $(AB)'$

- а. кон'юнкція
- б. штрих Шеффера
- в. диз'юнкція
- г. стрілка Пірса

227. Булева функція двох змінних "Сума за модулем два"

- а. $A \vee B$
- б. $(A \vee B)AB$
- в. $A'B \vee AB'$
- г. $(A' \vee B)(A \vee B')$

228. Мінтерм

- а. це функція двох змінних, яка дорівнює нулю тільки на одному наборі
- б. це функція n змінних, яка дорівнює одиниці тільки на одному наборі
- в. це функція n змінних, яка дорівнює нулю тільки на одному наборі
- г. це функція n змінних, яка дорівнює нулю на всіх наборах

229. Макстерм

- а. це функція двох змінних, яка дорівнює нулю тільки на одному наборі
- б. це функція n змінних, яка дорівнює одиниці тільки на одному наборі
- в. це функція n змінних, яка дорівнює нулю тільки на одному наборі
- г. це функція n змінних, яка дорівнює нулю на всіх наборах

230. Комутативний закон

- а. $AB = A(B)$
- б. $A \vee B = B \vee A$
- в. $AB = A \vee B$
- г. $A \vee B = AB'$

231. Асоціативний закон

- а. $ABC = CBA$
- б. $A(B \vee C) = (AB) \vee C$
- в. $ABC = (AB)C$
- г. $A \vee BC = AB \vee C$

232. Дистрибутивний закон

- а. $ABC=BAC$
- б. $A \vee B \vee C = AB \vee C$
- в. $A \vee AC = A$
- г. $A(B \vee C) = AB \vee AC$

233. Комбінаційною схемою називається така схема, вихідні сигнали якої

- а. залежать від сигналів в попередньому такті
- б. залежать виключно від вхідних сигналів і не залежать від їхніх значень в попередній момент часу
- в. визначаються вхідними сигналами та їхніми значеннями в попередній момент часу
- г. поєднують (комбінують) сигнали різних типів кодувань

234. Головною умовою комбінаційної схеми є

- а. наявність елементів пам'яті - тригерів
- б. сукупність (поєднання) логічних елементів різних типів
- в. однаковий час проходження кожного сигналу від входу до виходу
- г. відсутність зворотних зв'язків

235. Коефіцієнт об'єднання за входом визначає

- а. максимально можливу кількість входів логічного елемента
- б. максимальну кількість логічних елементів, виходи яких об'єднуються на одному вході даного елемента;
- в. кількість входів логічного елемента
- г. максимально можливу кількість входів логічного елемента, які можна з'єднати між собою

236. Коефіцієнт розгалуження за виходом визначає

- а. максимально можливу кількість виходів логічного елемента
- б. максимально можливу кількість виходів комбінаційної схеми
- в. кількість виходів логічного елемента, які можна об'єднати між собою
- г. максимальну кількість типових входів логічних елементів, які можуть бути під'єднані до виходу базового логічного елемента

237. Час затримки логічного елемента

- а. тривалість такту синхронізації
- б. середній час перемикання схеми з "0" до "1" та навпаки
- в. проміжок часу між появою сигналу на входах логічного елемента та його виході
- г. час, упродовж якого сигнал на виході знаходиться в області невизначеності логічного рівня

238. Складність (за Квайном) комбінаційної схеми визначає

- а. максимально можливу кількість логічних елементів, необхідних для реалізації логічної функції
- б. мінімально можливу кількість логічних елементів, необхідних для реалізації логічної функції;
- в. кількість логічних елементів, необхідних для реалізації конкретної форми подання логічної функції
- г. сумарну кількість входів логічних елементів необхідних для реалізації конкретної форми подання логічної функції.

239. Яку логічну функцію реалізує інвертуючий елемент на КМОН-транзисторах?

- а. інверсії вхідного сигналу
- б. додавання;

- в. підсилення вхідного сигналу
- г. множення.

240. Яка оптимальна кількість і яких типів транзисторів необхідно для створення КМОН-інвертора?

- а. 1- n-канальний і 1 р- канальний
- б. 2 n- канальних
- в. 2 р- канальних
- г. 2 n-канальних і 2 р –канальних

241. Як зміниться затримка сигналу на виході 3-поєднано з'єднаних інверторів відносно сигналу на вході першого інвертора?

- а. збільшиться з інверсією вхідного сигналу
- б. не зміниться
- в. зменшиться
- г. не зміниться без інверсії вхідного сигналу

242. Яка основна перевага КМОН ІС?

- а. мала споживана потужність
- б. висока швидкодія
- в. висока завадостійкість
- г. висока ступінь інтеграції

243. Що показує амплітудно-передавальна характеристика логічного елемента?

- а. як передається амплітуда сигналу з входу елемента на вихід
- б. швидкодію елемента
- в. завадостійкість елемента
- г. залежність зміни амплітуди на виході від зміни напруги живлення

244. Як впливає збільшення ємності навантаження інвертора на тривалість заднього фронту вихідного імпульса?

- а. тривалість фронту збільшується
- б. тривалість фронту зменшується
- в. тривалість фронту не змінюється
- г. не впливає

245. Якою є порогова напруга n- канального транзистора в КМОН-інверторі?

- а. позитивною
- б. рівною напрузі живлення
- в. рівною напрузі на загальній шині
- г. негативною

246. Якою є порогова напруга р- канального транзистора в КМОН-інверторі?

- а. негативною
- б. рівною напрузі живлення
- в. рівною напрузі на загальній шині
- г. позитивною

247. Скільки електродів задіюється в n- канальному МОН-транзисторі?

- а. 4
- б. 2

- в. 3
- г. 1

248. Скільки електродів задіюється в р- канальному МОН-транзисторі?

- а. 4
- б. 2
- в. 3
- г. 1

249. Задано логічний елемент 2АБО-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 2 МОН р- канальних; 2 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

250. Задано логічний елемент 3АБО-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

251. Задано логічний елемент 2І-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 2 МОН р- канальних; 2 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

252. Задано логічний елемент 3І-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

253. Задано логічний елемент 2АБО на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

254. Задано логічний елемент 3АБО на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 4 МОН р- канальних; 4 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

255. Задано логічний елемент 2I на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

256. Задано логічний елемент 3I на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 4 МОН р- канальних; 4 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

257. Задано логічний елемент 4АБО-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 5 МОН р- канальних; 5 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 8 МОН р- канальних; 8 МОН- п-канальних

258. Задано логічний елемент 4АБО на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 5 МОН р- канальних; 5 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 8 МОН р- канальних; 8 МОН- п-канальних

259. Задано логічний елемент 4I на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 5 МОН р- канальних; 5 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 8 МОН р- канальних; 8 МОН- п-канальних

260. Задано логічний елемент 2АБО-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. ключові паралельно, навантажувальні послідовно
- б. ключові паралельно, навантажувальні паралельно
- в. ключові послідовно, навантажувальні - послідовно
- г. навантажувальні паралельно, ключові послідовно

261. Задано логічний елемент 3АБО-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. ключові паралельно, навантажувальні послідовно
- б. ключові паралельно, навантажувальні паралельно
- в. ключові послідовно, навантажувальні - послідовно
- г. навантажувальні паралельно, ключові послідовно

262. Задано логічний елемент 2I-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. ключові послідовно, навантажувальні паралельно
- б. ключові паралельно, навантажувальні паралельно
- в. ключові послідовно, навантажувальні - послідовно
- г. навантажувальні послідовно, ключові послідовно

263. Задано логічний елемент 3І-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. ключові послідовно, навантажувальні паралельно
- б. ключові паралельно, навантажувальні паралельно
- в. ключові послідовно, навантажувальні - послідовно
- г. навантажувальні послідовно, ключові послідовно

264. Задано логічний елемент 2АБО-І-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. 2 ключові паралельно з 1-ключовим послідовно, 2 навантажувальні послідовно з одним навантажувальним паралельно
- б. ключові паралельно, навантажувальні паралельно
- в. ключові послідовно, навантажувальні - послідовно
- г. навантажувальні паралельно, ключові послідовно

265. Задано логічний елемент 3АБО-І-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. 3 ключові паралельно з 1-ключовим послідовно, 3 навантажувальні послідовно з одним навантажувальним паралельно
- б. ключові паралельно, навантажувальні паралельно
- в. ключові послідовно, навантажувальні - послідовно
- г. навантажувальні паралельно, ключові послідовно

266. Задано логічний елемент 2І-АБО-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. 2 ключові послідовно з одним ключовим паралельно, 2 навантажувальні паралельно з одним навантажувальним послідовно
- б. ключові паралельно, навантажувальні паралельно
- в. 2 ключові послідовно і 2 навантажувальні - послідовно
- г. навантажувальні послідовно, ключові послідовно

267. Задано логічний елемент 3І-АБО-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. 3 ключові послідовно з одним ключовим паралельно, 3 навантажувальні паралельно з одним навантажувальним послідовно
- б. ключові паралельно, навантажувальні паралельно
- в. 3 ключові послідовно і 3 навантажувальні - послідовно
- г. навантажувальні послідовно, ключові послідовно

268. Задано n-канальний МОН-транзистор. На затвор подано позитивну напругу, більшу від порогової напруги транзистора, а між стоком і витокм прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?

- а. довжина провідного каналу зменшується при збільшенні напруги між стоком і витокм
- б. не впливає
- в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витокм
- г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витокм

269. Задано n-канальний МОН-транзистор. На затвор подано позитивну напругу, меншу від порогової напруги транзистора, а між стоком і витком прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?
- а. провідний канал у транзисторі не утворюється при збільшенні напруги між стоком і витком
 - б. не впливає
 - в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витком
 - г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витком
270. Задано р-канальний МОН-транзистор. На затвор подано негативну напругу, більшу від порогової напруги транзистора, а між стоком і витком прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?
- а. довжина провідного каналу зменшується при збільшенні напруги між стоком і витком
 - б. не впливає
 - в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витком
 - г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витком
271. Задано р-канальний МОН-транзистор. На затвор подано негативну напругу, меншу від порогової напруги транзистора, а між стоком і витком прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?
- а. провідний канал у транзисторі не утворюється при збільшенні напруги між стоком і витком
 - б. не впливає
 - в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витком
 - г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витком
272. Як визначають тривалість імпульсів?
- а. на рівні 50% його амплітуди
 - б. як тривалість вершини імпульсу
 - в. на рівні 90% його амплітуди
 - г. на рівні 10% його амплітуди
273. Як визначають тривалість переднього фронту імпульсу?
- а. як тривалість на рівнях 10% і 90% його амплітуди
 - б. як тривалість на рівнях 10% і 100% його амплітуди
 - в. як тривалість на рівнях 0% і 90% його амплітуди
 - г. як тривалість на рівнях 0% і 100% його амплітуди
274. Як визначають тривалість заднього фронту (спаду) імпульсу?
- а. як тривалість на рівнях 10% і 90% його амплітуди
 - б. як тривалість на рівнях 10% і 100% його амплітуди
 - в. як тривалість на рівнях 0% і 90% його амплітуди
 - г. як тривалість на рівнях 0% і 100% його амплітуди
275. Задано один біполярний транзистор р-п-р типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему ключа?
- а. можна
 - б. недостатньо елементів
 - в. потрібен ще один транзистор
 - г. не можливо

276. Задано один біполярний транзистор n-p-n типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему ключа?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

277. Задано два біполярних транзистори p-n-p типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему логічного елемента 2АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

278. Задано два біполярних транзистори n-p-n типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему логічного елемента 2АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

279. Задано два біполярних транзистори p-n-p типу провідності та один резистор 5кОм. Чи можна з цих елементів зібрати схему логічного елемента 2І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. потрібен ще один резистор і транзистор

280. Задано два біполярних транзистори n-p-n типу провідності та один резистор 5кОм. Чи можна з цих елементів зібрати схему логічного елемента 2І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. потрібен ще один резистор і транзистор

281. Задано один біполярний транзистор p-n-p типу провідності та два резистори 5кОм. Чи можна з цих елементів зібрати елементарний парафазний підсилювач?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

282. Задано один біполярний транзистор n-p-n типу провідності та два резистори 5 кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач імпульсних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

283. Задано один біполярний транзистор n-p-n типу провідності та два резистори 5 кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач імпульсних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

284. Задано один біполярний транзистор р-п-р типу провідності та три резистори 5кОм. Чи можна з цих елементів зібрати елементарний парафазний підсилювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

285. Задано один біполярний транзистор п-р-п типу провідності та три резистори 5 кОм. Чи можна з цих елементів зібрати елементарний парафазний підсилювач?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

286. Задано один біполярний транзистор р-п-р типу провідності та три резистори 5кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

287. Задано один біполярний транзистор п-р-п типу провідності та три резистори 5 кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

288. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться затримка вихідного сигналу відносно вхідного?

- а. збільшиться
- б. не зміниться
- в. зменшиться
- г. зросте амплітуда сигналу

289. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході четвертого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

290. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході третього інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

291. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході другого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

292. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході першого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

293. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході четвертого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

294. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході третього інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

295. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході другого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

296. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході першого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

297. Які елементи, як правило, використовують для побудови схем затримки сигналів?
- а. інтегруючі кола
 - б. резистори
 - в. конденсатори
 - г. диференціюючі кола
298. Які елементи, як правило, використовують для побудови схем виділення фронтів імпульсів сигналів?
- а. диференціюючі кола
 - б. резистори
 - в. конденсатори
 - г. інтегруючі кола
299. Як задається зворотній зв'язок в кільцевих генераторах на послідовно-з'єднаних інверторах?
- а. з виходу останнього на вхід першого
 - б. з виходу другого на вхід першого
 - в. не задається
 - г. з виходу передостаннього на вхід другого
300. Скільки елементарних інверторів містить статична комірка пам'яті?
- а. два
 - б. один
 - в. три
 - г. чотири
301. Скільки біт інформації зберігає елементарна статична комірка пам'яті із 2-х інверторів?
- а. один біт
 - б. два біти
 - в. три біти
 - г. один байт
302. Як називаються виходи в тригері?
- а. прямий і інверсний
 - б. прямі
 - в. інверсні
 - г. синхронізуючі
303. Що описують таблиці істинності логічного елемента?
- а. логічні функції, які виконує елемент
 - б. логічні сигнали, які подаються на вхід
 - в. логічні сигнали, які є на виході
 - г. синхронізуючі сигнали на логічному елементі
304. Задано логічний елемент 2АБО-НЕ. На його входи подано 2 сигнали різної тривалості, які частково співпадають в часі. Яким буде сигнал на виході елемента?
- а. рівним накладеній сумі обох сигналів
 - б. рівним тривалості меншого сигналу
 - в. рівним тривалості більшого сигналу
 - г. рівним різниці тривалості сигналів
305. Задано логічний елемент 2АБО-НЕ. На його входи подано 2 сигнали різної тривалості, які не співпадають в часі. Яким буде сигнал на виході елемента?

- а. на виході буде інверсний перший або другий сигнали
 - б. рівним тривалості меншого сигналу
 - в. рівним тривалості більшого сигналу
 - г. рівним різниці тривалості сигналів
306. Задано логічний елемент 2I-HE. На його входи подано 2 сигнали різної тривалості, які частково співпадають в часі. Яким буде сигнал на виході елемента?
- а. рівним накладеній різниці обох сигналів
 - б. рівним тривалості меншого сигналу
 - в. рівним тривалості більшого сигналу
 - г. рівним накладеній сумі тривалостей сигналів
307. Яку інформацію можна отримати з умовного графічного позначення логічного елемента?
- а. виконувану функцію
 - б. тип транзисторів, на яких побудований елемент
 - в. тип логіки
 - г. тип технології виготовлення
308. D-тригер, це такий тип тригера, який містить
- а. проямий та інверсний виходи, один інформаційний і синхронізуючий входи
 - б. один синхронізуючий вхід і вихід
 - в. один синхронізуючий вхід
 - г. один інформаційний вихід
309. Задано дешифратор сигналів із 2 в 4 на елементах 2I-HE, реалізованих на КМОН-транзисторах. Яке число вихідних сигналів буде на виході такого дешифратора?
- а. чотири
 - б. два
 - в. вісім
 - г. один
310. Задано синхронний JK-тригер на елементах I-HE. Які оптимальні елементи необхідні для його схемної реалізації?
- а. два елементи 3I-HE і два елементи 2I-HE
 - б. чотири інвертори
 - в. два елементи два I-HE і два інвертори
 - г. чотири елементи 2I-HE
311. Задано асинхронний JK-тригер на елементах I-HE. Які оптимальні елементи необхідні для його схемної реалізації?
- а. чотири елементи 2I-HE
 - б. чотири інвертори
 - в. два елементи два I-HE і два інвертори
 - г. чотири інвертори і 2 елементи 3I-HE
312. На один вхід логічного елемента необхідно подати 3 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?
- а. діодами
 - б. резисторами
 - в. конденсаторами
 - г. індуктивними елементами

313. На один вхід логічного елемента необхідно подати 2 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?

- а. діодами
- б. резисторами
- в. конденсаторами
- г. індуктивними елементами

314. На один вхід логічного елемента необхідно подати 4 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?

- а. діодами
- б. резисторами
- в. конденсаторами
- г. індуктивними елементами

315. На один вхід логічного елемента необхідно подати 4 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?

- а. діодами
- б. резисторами
- в. конденсаторами
- г. індуктивними елементами

316. Яке призначення елементів захисту на входах інтегральних схем?

- а. захист від статичної електрики і перевищення рівнів амплітуди вхідних сигналів
- б. захист від перевищення напруги живлення
- в. захист від підключення до напруги живлення
- г. захист тільки від статичної електрики

317. Схема електрична двонаправленого ключа на МОН-транзисторах, оптимально складається?

- а. одного р- і одного n-канального МОН-транзисторів
- б. двох р-канальних МОН-транзисторів
- в. двох n-канальних МОН-транзисторів
- г. двох р- і двох n-канальних МОН-транзисторів

318. Як змінюється споживана потужність цифрових логічних елементів при збільшенні частоти обробки інформації?

- а. збільшується
- б. не змінюється
- в. зменшується
- г. залежить тільки від напруги живлення

319. Як змінюється споживана потужність цифрових логічних елементів при зменшенні частоти обробки інформації?

- а. зменшується
- б. не змінюється
- в. збільшується
- г. залежить тільки від збільшення температури експлуатації

320. Задано інвертор на КМОН-транзисторах. Як визначити струм короткого замикання через навантажувальний р-канальний МОН- транзистор?

- а. на вхід подати лог.0 і закортити ключовий транзистор
- б. на вхід інвертора подати лог.1

- в. на вхід подати лог.0
- г. на вхід подати лог.1 і закоротити ключовий транзистор

321. Задано інвертор на КМОН-транзисторах. Як визначити струм короткого замикання через ключовий n-канальний МОН- транзистор?

- а. на вхід подати лог.1 і закоротити навантажувальний транзистор
- б. на вхід інвертора подати лог.1
- в. на вхід подати лог.0
- г. на вхід подати лог.0

322. Яку напругу подають на кишень n-типу провідності в топології КМОН ІС з підкладкою р-типу провідності?

- а. позитивну від напруги живлення
- б. напругу вхідного сигналу
- в. не подають нічого
- г. від загальної шини

323. Яку напругу подають на кишень р-типу провідності в топології КМОН ІС з підкладкою n-типу провідності?

- а. негативну від земляної шини
- б. напругу вхідного сигналу
- в. не подають нічого
- г. від шини живлення

324. Чи можуть бути КМОН ІС з кишнями двох типів провідності на підкладці р-типу провідності?

- а. можуть бути
- б. якщо на кишені подати нульовий потенціал
- в. якщо на кишені не подавати зміщень
- г. якщо на кишені подати напругу від шини живлення

325. Чи можуть бути КМОН ІС з кишнями двох типів провідності на підкладці n-типу провідності?

- а. можуть бути
- б. якщо на кишені подати нульовий потенціал
- в. якщо на кишені не подавати зміщень
- г. якщо на кишені подати напругу від шини живлення

326. Як впливає товщина окислу під затвором р-канального МОН-транзистора на його порогову напругу?

- а. порогова напруга збільшується зі збільшенням товщини окислу
- б. не впливає
- в. порогова напруга зменшується зі збільшенням товщини окислу
- г. порогова напруга постійний параметр транзистора

327. Як впливає товщина окислу під затвором n-канального МОН-транзистора на його порогову напругу?

- а. порогова напруга збільшується зі збільшенням товщини окислу
- б. не впливає
- в. порогова напруга зменшується зі збільшенням товщини окислу
- г. порогова напруга постійний параметр транзистора

328. Як впливає збільшення ширини провідного каналу n-канального МОН-транзистора при заданій довжині на його внутрішній опір?

- а. опір каналу зменшується
- б. не впливає
- в. опір каналу збільшується
- г. опір каналу залежить тільки від його довжини каналу

329. Як впливає збільшення ширини провідного каналу р-канального МОН-транзистора при заданій довжині на його внутрішній опір?

- а. опір провідного каналу зменшується
- б. не впливає
- в. опір каналу збільшується
- г. опір каналу залежить тільки від довжини каналу

330. Як впливає збільшення довжини провідного каналу р-канального МОН-транзистора при заданій ширині на його внутрішній опір?

- а. опір провідного каналу збільшується
- б. не впливає
- в. опір каналу зменшується
- г. опір провідного каналу залежить тільки від його ширини

331. Як впливає збільшення довжини провідного каналу n-канального МОН-транзистора при заданій ширині на його внутрішній опір?

- а. опір провідного каналу збільшується
- б. не впливає
- в. опір зменшується
- г. опір провідного каналу залежить тільки від його ширини

332. Як впливає пропорційне збільшення співвідношення ширини каналу до його довжини на частотні характеристики р - канального МОН-транзистора?

- а. частотні характеристики погіршуються
- б. не впливає
- в. частотні характеристики покращуються
- г. частота залежить тільки від ширини каналу

333. Як впливає пропорційне збільшення співвідношення ширини каналу до його довжини на частотні характеристики n - канального МОН-транзистора?

- а. частотні характеристики погіршуються
- б. не впливає
- в. частотні характеристики покращуються
- г. частота залежить тільки від ширини каналу

334. Як впливає пропорційне зменшення співвідношення ширини каналу до його довжини на частотні характеристики n - канального МОН-транзистора?

- а. частотні характеристики покращуються
- б. не впливає
- в. частотні характеристики погіршуються
- г. частота залежить тільки від довжини каналу

335. Як впливає пропорційне зменшення співвідношення ширини каналу до його довжини на частотні характеристики р-канального МОН-транзистора при заданій ширині на його внутрішній опір?

- а. частотні характеристики покращуються
- б. не впливає

- в. частотні характеристики погіршуються
- г. частота залежить тільки від довжини каналу

336. Задано один n-канальний МОН-транзистор та два резистори 5кОм. Чи можна з цих елементів зібрати елементарний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

337. Задано один р-канальний МОН-транзистор та два резистори 5кОм. Чи можна з цих елементів зібрати елементарний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

338. Вбудований базовий тип даних мови програмування Сі:

- а. complex
- б. string
- в. double
- г. class

339. Кваліфікатор типу даних мови програмування Сі:

- а. const
- б. register
- в. static
- г. extern

340. Специфікатор зберігання даних мови програмування Сі:

- а. internal
- б. double
- в. static
- г. global

341. Глобальна статична змінна мови програмування Сі видима:

- а. в межах функції
- б. в межах основної функції
- в. в межах поточного файлу
- г. в інших файлах

342. Арифметична операція мови програмування Сі:

- а. %%
- б. *
- в. **
- г. \$

343. Логічна операція мови програмування Сі:

- а. \$\$
- б. &&
- в. <<
- г. %%

344. Операція з найвищим пріоритетом у мові програмування Cі:

- а. *
- б. <=
- в. &
- г. ++

345. Операція взяття адреси у мові програмування Cі:

- а. *
- б. \$
- в. &
- г. #

346. Вираз істинний у мові програмування Cі, якщо він:

- а. менший нуля
- б. дорівнює нулю
- в. більший нуля
- г. не дорівнює нулю

347. Умовна інструкція мови програмування Cі:

- а. if a>5: a=0;
- б. if (a>5) a=0;
- в. if a>5 {a = 0; }
- г. a=0 if a>5;

348. Цикл for мови програмування Cі:

- а. do (x=0,i=0;5,1) x++;
- б. do (x=0;i=0,5,1;x++) { }
- в. for(x=0;5;x++) { }
- г. for(x=0,i=0;i<5;i++) x++;

349. Цикл while мови програмування Cі:

- а. while(x=0,i=0;i<5;i++) x++;
- б. x=0,i=0;while(++i<5) x++;
- в. x=0;i=0;while[i<5] i++,x++;
- г. x=i=0;while(++i<5) ++x;

350. Інструкція break мови програмування Cі:

- а. завершує виконання функції
- б. зупиняє цикл
- в. перериває цикл
- г. пропускає поточну ітерацію

351. Інструкція continue мови програмування Cі:

- а. завершує виконання функції
- б. зупиняє цикл
- в. перериває цикл
- г. пропускає поточну ітерацію

352. Оголошення двовимірного масиву у мові програмування Cі:

- а. int a[5,5];
- б. int a(0:5);

- в. `int a[5][5];`
 - г. `int a{5,5};`
353. Оголошення символьного рядка в мові програмування Cі:
- а. `string &c[5];`
 - б. `char c[5];`
 - в. `string c(5);`
 - г. `str c(5);`
354. Оголошення вказівника типу `int` у мові програмування Cі:
- а. `int i;`
 - б. `int *i;`
 - в. `int &i;`
 - г. `int @i;`
355. Вказівник у мові програмування Cі це:
- а. змінна
 - б. адреса пам'яті
 - в. елемент структури
 - г. синонім змінної
356. Операція для роботи з вказівником у мові програмування Cі:
- а. `%`
 - б. `*`
 - в. `<<`
 - г. `~`
357. Непрямий вказівник `**p` у мові програмування Cі вказує на:
- а. змінну
 - б. функцію
 - в. інший вказівник
 - г. константу
358. Що задає вираз `int (*p)()` у мові програмування Cі:
- а. вказівник типу `int`
 - б. вказівник на змінну типу `int`
 - в. функція з параметром вказівник
 - г. вказівник на функцію, яка повертає тип `int`
359. Що задає вираз `int *p[5]` у мові програмування Cі:
- а. вказівник на вектор типу `int` з п'яти елементів
 - б. п'ять вказівників типу `int`
 - в. вказівник типу `int` ініціалізований значенням 5
 - г. вказівник на змінну типу `int` ініціалізовану значенням 5
360. Що задає вираз `int (*p) [5]` у мові програмування Cі:
- а. адреса вектора типу `int` з п'яти елементів
 - б. п'ять вказівників типу `int`
 - в. вказівник типу `int` ініціалізований значенням 5
 - г. вказівник на вектор з п'яти елементів типу `int`
361. Аргументи функції `main(argc, char *argv[]) {...}` у мові програмування Cі:

- а. argc - перший параметр, argv - решта параметрів командного рядка
- б. argc - кількість аргументів, argv - параметри командного рядка
- в. argc - кількість аргументів, argv - вказівник на масив символічних вказівників
- г. argc - кількість аргументів, argv - вказівник на безрозмірний масив

362. У мові програмування Сі функція

```
char *fun(char *s) {  
s++;  
return(s);  
}
```

повертає:

- а. змінну s
- б. вказівник на змінну типу char
- в. вказівник на перший символ символічного рядка s
- г. вказівник на другий символ символічного рядка s

363. У мові програмування Сі при передачі аргументів у функцію за значенням:

- а. формальному параметру присвоюється фактичний аргумент
- б. формальному параметру присвоюється копія аргумента
- в. формальному аргументу присвоюється фактичний параметр
- г. формальному аргументу присвоюється копія параметра

364. У мові програмування Сі при передачі аргументів у функцію за посиланням:

- а. формальному параметру присвоюється фактичний аргумент
- б. формальному параметру присвоюється копія аргумента
- в. формальному параметру присвоюється адреса фактичного аргумента
- г. формальному аргументу присвоюється копія параметра

365. Який виклик функції забезпечить зміну значень елементів структури у мові програмування Сі:

```
struct test {  
int i;  
char s[10];  
} t;
```

- а. fun(t,i,t,s);
- б. fun(t);
- в. fun(&t);
- г. fun(*t);

366. Що таке об'єднання у мові програмування Сі:

- а. сукупність змінних
- б. сукупність змінних і функцій
- в. область пам'яті, де розміщуються дані різних типів з перекриттям
- г. логічна операція

367. Який тип даних оголошує вираз у мові програмування Сі:

```
struct test {  
int i:1;  
signed j:1;  
unsigned k:1;  
} t;
```

- а. структура
- б. перечислення

- в. бітове поле
- г. відображення

368. Яка функція вводить дані за специфікацією формату у мові програмування Сі:

- а. `getc()`
- б. `scanf()`
- в. `fread()`
- г. `cin`

369. Яка функція виводить дані за специфікацією формату у мові програмування Сі:

- а. `putc()`
- б. `fwrite()`
- в. `printf()`
- г. `cout`

370. Правильна інструкція введення даних за специфікацією формату у мові програмування Сі:

```
int i;  
float f;  
char s[5];  
char c;  
char *p;
```

- а. `scanf("%d%f%c%s%a",i,f,c,s,p);`
- б. `scanf("%i%f%c%s%a",i,f,c,s[5],p);`
- в. `scanf("%d%f%c%s%p",&i,&f,&c,s,&p);`
- г. `scanf("%d%f%c%s%p",&i,&f,c,s,&p);`

371. Яке значення матиме змінна `x` у мові програмування С++:

```
int x=10;  
void main() {  
int x=20;  
cout << ::x++ << endl;  
}
```

- а. 10
- б. 20
- в. 11
- г. 21

372. Які значення будуть виведені в результаті виконання програми С++:

```
void main() {  
int x,y;  
x=y=5;  
cout<<-x<<','<<y++<<','<<y<<endl;  
}
```

- а. 5,5,5
- б. 5,6,5
- в. 5,5,6
- г. 4,5,6

373. Яке значення матиме змінна `a` в результаті виконання фрагменту програми С++:

```
int a=5;  
int &b=a; b++;
```



```
int &c=a; c+=2;
cout << a << endl;
```

- а. 5
- б. 8
- в. 6
- г. 7

374. Що таке клас у мові програмування C++:

- а. структура
- б. структура, членами якої є функції
- в. вбудований тип даних, який оголошується ключовим словом class
- г. тип даних користувача, який зв'язує код і дані між собою

375. Дружня функція у мові програмування C++ дає доступ:

- а. до інших функцій
- б. до інших дружніх функцій
- в. до відкритих членів, визначених у іншому класі
- г. до закритих членів, визначених у іншому класі

376. Що таке посилання у мові програмування C++:

- а. змінна
- б. вказівник на функцію
- в. явний вказівник
- г. неявний вказівник

377. Яка інструкція оголошує масив об'єктів класу A у мові програмування C++:

- а. A a(3,4);
- б. A a[5];
- в. A *p = new A(3,4);
- г. A &r = * new A(5);

378. Мікропроцесор Intel IA-32 має регістрів загального призначення:

- а. 4
- б. 8
- в. 16
- г. 32

379. Мікропроцесор Intel IA-32 має регістр з плаваючою крапкою:

- а. eax
- б. esp
- в. mmx
- г. xmm

380. У асемблері використовується як лічильник регістр:

- а. esp
- б. ecx
- в. esi
- г. edi

381. У асемблері адресу сегмента коду задає регістр:

- а. ds
- б. cs
- в. ss
- г. es

382. У асемблері адресу сегмента стеку задає регістр:

- а. cs
- б. ds
- в. ss
- г. fs

383. У асемблері регістр вказівник команд:

- а. eax
- б. ebx
- в. eip
- г. esi

384. У асемблері прапор af регістра flags:

- а. прапор нуля
- б. прапор переповнення
- в. прапор перенесення позики з молодшої тетради при роботі з BCD-числами
- г. прапор пріоритету

385. У асемблері прапор df регістра flags:

- а. прапор перенесення
- б. прапор напрямку
- в. прапор паритету
- г. прапор пріоритету

386. У асемблері прапор cf регістра flags:

- а. прапор пріоритету
- б. прапор перенесення
- в. прапор перенесення-позики з молодшої тетради при роботі з BCD-числами
- г. прапор нуля

387. У асемблері прапор zf регістра flags:

- а. прапор перенесення
- б. прапор напрямку
- в. прапор нуля
- г. прапор пріоритету

388. У асемблері прапор sf регістра flags:

- а. прапор знаку
- б. прапор напрямку
- в. прапор нуля
- г. прапор пріоритету

389. У асемблері прапор of регістра flags:

- а. прапор знаку
- б. прапор переповнення
- в. прапор нуля
- г. прапор пріоритету

390. Тип даних асемблера байт (byte) має бітів:
- а. 4
 - б. 8
 - в. 16
 - г. 32
391. Тип даних асемблера слово (word) має бітів:
- а. 4
 - б. 8
 - в. 16
 - г. 32
392. Тип даних асемблера подвійне слово (dword) має бітів:
- а. 8
 - б. 16
 - в. 32
 - г. 64
393. Тип даних асемблера четверне слово (qword) має бітів:
- а. 8
 - б. 16
 - в. 32
 - г. 64
394. У асемблері розмір пам'яті параграф (paragraph) має байтів:
- а. 16
 - б. 32
 - в. 64
 - г. 128
395. У асемблері розмір пам'яті сторінка (page) має байтів:
- а. 64
 - б. 128
 - в. 256
 - г. 512
396. У асемблері розмір пам'яті сегмент (segment) має кілобайтів:
- а. 64
 - б. 128
 - в. 256
 - г. 512
397. Двійкове число в асемблері:
- а. 11110110b
 - б. 12345678o
 - в. 01234567d
 - г. 1A2B3C4Dh
398. Вісімкове число в асемблері:
- а. 11110110b
 - б. 12345678o

- в. 01234567d
- г. 1A2B3C4Dh

399. Порядок розміщення байтів числа 8421 (8 - самий старший байт, 1 - самий молодший байт) в оперативній пам'яті мікропроцесора IA-32:

- а. 8421
- б. 1248
- в. 4812
- г. 2184

400. Псевдоінструкція асемблера:

- а. `mov ax,10`
- б. `mas dd 1,2,3`
- в. `loop label`
- г. `inc ecx`

401. Що виконує команда асемблера `mov eax,[label]`:

- а. копіює значення регістра `label` в регістр `eax`
- б. копіює значення адреси `label` в регістр `eax`
- в. копіює значення за адресою `label` в регістр `eax`
- г. індексує регістр `eax` значенням `label`

402. Команда асемблера копіювання даних з джерела в отримувач:

- а. `inc eax`
- б. `mov eax,edx`
- в. `add eax,edx`
- г. `lea eax,[ebx+32]`

403. Компілювання програми асемблера NASM в ОС Linux:

- а. `gc 1.asm -o 1`
- б. `g++ 1.asm -o 1`
- в. `nasm 1.asm -o 1`
- г. `bash 1.asm -o 1`

404. Непряма адресація в асемблері:

- а. `mov eax,12`
- б. `mov eax,ebx`
- в. `mov eax,[ebx]`
- г. `mov eax,label`

405. Команда асемблера "доповнення значення до 1":

- а. `dec reg16`
- б. `div reg16`
- в. `not reg16`
- г. `neg reg16`

406. Команда асемблера "доповнення значення до 2":

- а. `dec reg16`
- б. `div reg16`
- в. `not reg16`
- г. `neg reg16`

407. Що виконує команда асемблера `cmp eax,ebx`:
- а. копіює дані з регістра `eax` в регістр `ebx`
 - б. додає значення двох регістрів
 - в. порівнює значення двох регістрів
 - г. множить значення двох регістрів
408. Що виконує команда асемблера `jc label`:
- а. безумовний перехід на позначку `label`
 - б. умовний перехід на позначку `label` за значенням прапора переповнення
 - в. умовний перехід на позначку `label` за значенням прапора нуля
 - г. умовний перехід на позначку `label` за значенням прапора перенесення
409. Що виконує команда асемблера `jl label`:
- а. умовний перехід на позначку `label` за умовою $a = b$
 - б. умовний перехід на позначку `label` за умовою $a < b$
 - в. умовний перехід на позначку `label` за умовою $a > b$
 - г. безумовний перехід на позначку `label`
410. Який регістр як лічильник циклу використовує команда асемблера `loop`:
- а. `eax`
 - б. `ebx`
 - в. `ecx`
 - г. `edx`
411. Команда асемблера арифметичний зсув:
- а. `adc`
 - б. `shr`
 - в. `ror`
 - г. `sar`
412. Скопіювати значення з регістра у стек можна командою асемблера:
- а. `div eax`
 - б. `push eax`
 - в. `mul eax`
 - г. `pop eax`
413. Для повернення з підпрограми асемблера використовується команда:
- а. `jmp`
 - б. `jcc`
 - в. `ret`
 - г. `lea`
414. Стек розміщується в оперативній пам'яті:
- а. у нижній частині
 - б. у верхній частині
 - в. посередині
 - г. довільно
415. Команда Linux `ls`:

- а. виводить перелік користувачів поточного сеансу
 - б. виводить перелік каталогів і файлів
 - в. виводить список процесів
 - г. створює м'який зв'язок
416. Команда Linux `cp`:
- а. порівнює файли
 - б. виводить перелік каталогів і файлів
 - в. копіює файли
 - г. очищує екран
417. Команда Linux `cat`:
- а. виводить вміст файлу
 - б. виводить атрибути файлу
 - в. копіює файл
 - г. очищує файл
418. Команда Linux `pwd`:
- а. виводить поточний шлях
 - б. виводить інформацію про процеси
 - в. виводить атрибути файлу
 - г. запитує пароль
419. Команда Linux `mv`:
- а. вилучає файл
 - б. перейменовує файл
 - в. створює файл
 - г. виводить атрибути файлу
420. Команда Linux `rm`:
- а. вилучає файл
 - б. перейменовує файл
 - в. створює файл
 - г. виводить атрибути файлу
421. Команда Linux `ps`:
- а. виводить файл на друк
 - б. виводить інформацію про процеси
 - в. виводить атрибути файлу
 - г. створює пароль
422. Команда Linux `chmod`:
- а. міняє біти доступу до файлу
 - б. виводить атрибути файлу
 - в. міняє назву файлу
 - г. міняє дату і час
423. Команда Linux `file`:
- а. міняє біти доступу до файлу
 - б. виводить тип файлу
 - в. створює файл
 - г. міняє дату і час створення файлу

424. Команда Linux nl:
- а. очищує файл
 - б. виводить файл з нумерованими рядками
 - в. створює файл
 - г. міняє дату і час створення файлу
425. Команда Linux ping:
- а. тестує мережеву карту
 - б. перевіряє мережеве з'єднання
 - в. присвоює IP адресу
 - г. міняє мережевий протокол
426. Команда Linux touch:
- а. створює мережеве з'єднання
 - б. створює новий каталог
 - в. створює новий файл
 - г. створює новий пристрій
427. Що таке операційна система:
- а. апаратні засоби комп'ютера
 - б. прикладна програма
 - в. системне програмне забезпечення
 - г. програмне забезпечення для зв'язку між прикладними програмами і апаратними засобами комп'ютера
428. Файл це:
- а. послідовність бітів
 - б. послідовність байтів
 - в. іменованний набір даних
 - г. індексований набір даних
429. Файлова система це:
- а. набір файлів
 - б. підсистема ОС, яка підтримує організований набір файлів
 - в. набір файлів і каталогів
 - г. набір файлів, каталогів і інформаційних вузлів
430. Каталог це:
- а. таблиця файлів в основній пам'яті
 - б. спеціальний файл, який містить інформацію про набір файлів
 - в. розділ жорсткого диску
 - г. елемент інформаційного вузла
431. Кожний каталог містить спеціальний елемент ".", який посилається на:
- а. кореневий каталог
 - б. поточний каталог
 - в. каталог рівнем нище
 - г. каталог рівнем вище
432. Кожний каталог містить спеціальний елемент "..", який посилається на:

- а. кореневий каталог
 - б. поточний каталог
 - в. каталог рівнем нище
 - г. каталог рівнем вище
433. Жорсткий зв'язок (hard link) у POSIX:
- а. зв'язує два файли в один
 - б. задає декілька імен для одного файлу
 - в. створює канал між файлами
 - г. закріплює файл за каталогом
434. Жорсткий зв'язок (hard link) у POSIX створюється системним викликом:
- а. createlink()
 - б. link()
 - в. newlink()
 - г. hardlink()
435. Символічний зв'язок (soft link) у POSIX:
- а. зв'язує два файли в один
 - б. задає декілька імен для одного файлу
 - в. задає декілька дескрипторів для одного файлу
 - г. це спеціальний файл, який містить ім'я іншого файлу або каталогу
436. Символічний зв'язок (soft link) у POSIX створюється системним викликом:
- а. symlink()
 - б. link()
 - в. newlink()
 - г. softlink()
437. Файл з правом доступу 741 в ОС Linux має позначення:
- а. rwx r- -x
 - б. -x r- rwx
 - в. xwg -r x-
 - г. x- -r xwg
438. Системне програмне забезпечення призначене для
- а. вирішення конкретних задач фахової діяльності користувача
 - б. розроблення трансляторів мов програмування
 - в. міжшаровий інтерфейс між апаратурою і застосунками користувача
 - г. розроблення системи керування базами даних
439. Функція операційної системи
- а. запуск задачі на виконання та повернення результату
 - б. керування обчислювальним процесом та розподіл ресурсів між процесами
 - в. керування виконанням задачі та розподіл ресурсів між потоками
 - г. керування компіляцією програм
440. Інтерфейс API гарантує сумісність програмного забезпечення на рівні
- а. сирцевого коду
 - б. об'єктного коду
 - в. виконувального коду
 - г. операційної системи

441. Інтерфейс AVI гарантує сумісність програмного забезпечення на рівні
- а. сирцевого коду
 - б. об'єктного коду
 - в. виконуваного коду
 - г. операційної системи
442. Класична модель життєвого циклу розроблення ПЗ
- а. послідовна
 - б. паралельна
 - в. каскадна
 - г. спіральна
443. Процес
- а. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання однієї програми
 - б. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання всіх програм
 - в. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання одного потоку
 - г. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання всіх потоків
444. Потік
- а. набір інструкцій, які виконуються у незахищеному адресному просторі процесу
 - б. набір інструкцій, які виконуються у захищеному адресному просторі процесу
 - в. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання одного потоку
 - г. абстракція ОС, яка не використовує ресурси процесу для виконання одного потоку
445. Авторське право на програмне забезпечення
- а. це домовленості щодо захисту інтелектуальної власності
 - б. стаття кримінального кодексу
 - в. надпис Copyright
 - г. реквізити автора інтелектуальної власності
446. До ресурсів ОС відноситься
- а. кількість процесорів, каналів введення/виведення, периферійних пристроїв
 - б. процеси, потоки
 - в. процесорний час, пам'ять, канали введення/виведення, периферійні пристрої
 - г. швидкодія процесорів, каналів введення/виведення, периферійних пристроїв
447. В однопроцесорних системах ресурсом є
- а. процесор
 - б. процесорний час
 - в. пам'ять
 - г. канали введення/виведення
448. У багатопроцесорних системах ресурсом є
- а. процесор
 - б. процесорний час
 - в. пам'ять
 - г. канали введення/виведення
449. Довготермінове планування визначає
- а. коли завантажити ОС
 - б. яку програму потрібно завантажити у пам'ять

- в. який процес запустити
 - г. переходи потоків між станами готовність-очікування
450. Середньотермінове планування визначає
- а. коли завантажити ОС
 - б. яку програму потрібно завантажити у пам'ять
 - в. який потік перервати і який потік з черги готових запустити на виконання
 - г. переходи потоків між станами готовність-очікування
451. Короткотермінове планування визначає
- а. коли завантажити ОС
 - б. яку програму потрібно завантажити у пам'ять
 - в. який потік перервати і який потік з черги готових запустити на виконання
 - г. переходи потоків між станами готовність-очікування
452. Функціональне програмування ґрунтується на
- а. концепції виклику процедур
 - б. суперпозиції функцій
 - в. використанні трьох структурних елементів
 - г. концепції інкапсуляції, успадкування та поліморфізму
453. О'єктно-орієнтоване програмування ґрунтується на
- а. концепції виклику процедур
 - б. суперпозиції функцій
 - в. використанні трьох структурних елементів
 - г. концепціях інкапсуляції, успадкування та поліморфізму
454. Системи керування версіями призначені для
- а. компіляції програм
 - б. розроблення баз даних
 - в. розроблення веб-сторінок
 - г. зберігання і маніпулювання різними версіями документів
455. Віртуальна пам'ять
- а. відображає адреси пам'яті процесу на фізичну пам'ять
 - б. розширяє стек
 - в. розширяє область динамічної пам'яті
 - г. зберігає статичні змінні
456. Адреси в командах мікропроцесора
- а. фізичні
 - б. логічні
 - в. віртуальні
 - г. абсолютні
457. Для захисту пам'яті процесів використовується
- а. реєстр прапорів
 - б. індексний реєстр
 - в. сегментний реєстр
 - г. базовий і межовий реєстри
458. Сторінка пам'яті це

- а. сегмент логічної пам'яті
 - б. блок пам'яті змінної довжини
 - в. блок пам'яті фіксованої довжини
 - г. сегмент асоціативної пам'яті
459. Асоціативна пам'ять має
- а. послідовну організацію
 - б. буфер
 - в. кеш адрес фреймів пам'яті, що відповідає підмножині сторінок
 - г. стек
460. Файлова система
- а. частина ОС, що забезпечує роботу з даними на диску
 - б. фізична структура даних на диску
 - в. логічна структура даних у пам'яті
 - г. структурований набір даних на диску
461. У Microsoft Windows MBR (головний завантажувальний запис) містить основних розділів
- а. 4
 - б. 8
 - в. 16
 - г. 32
462. Жорсткий зв'язок
- а. зв'язує декілька файлів в один
 - б. зв'язує основний і розширений розділ диску
 - в. встановлює зв'язок між іменем файлу і самим файлом
 - г. зв'язує файл з каталогом
463. Символьний зв'язок
- а. зв'язує декілька файлів в один
 - б. зв'язує основний і розширений розділ диску
 - в. спеціальний файл, що вказує на ім'я файлу
 - г. зв'язує файл з каталогом
464. Основний завантажувальний запис (MBR)
- а. таблиця розділів диску
 - б. початковий сектор на диску
 - в. перший фізичний сектор на жорсткому диску
 - г. програма, яка завантажує ОС
465. Сучасний метод завантаження ОС на заміну BIOS-MBR
- а. Grab
 - б. Loader
 - в. UEFI-GPT
 - г. Fork-Exec
466. Linux команди для отримання системної інформації
- а. ls, cd, rm, touch
 - б. arch, uname, date, lsub
 - в. cd, pwd, mkdir, mv
 - г. ps, nice, kill, pgrep

467. Linux команди для роботи з каталогами
- ls, cd, rm, touch
 - arch, uname, date, lsub
 - cd, pwd, mkdir, mv
 - ps, nice, kill, pgrep
468. Linux команди про використання ресурсів і пристроїв
- ls, cd, rm, touch
 - arch, uname, date, uptime
 - cd, pwd, mkdir, mv
 - lsdev, df, du, nmap
469. Linux команди для створення користувачів і груп, підтримка паролів
- chmod, chown, chgrp, passwd
 - netstat, ping, host, route
 - cd, pwd, mkdir, mv
 - lsdev, df, du, nmap
470. Право доступу до Linux файлу 741
- rwX r- -X
 - X r- rwX
 - XwG -r X-
 - X- -r XwG
471. Linux каталог /bin містить
- утиліти
 - завантажувач ОС
 - файли для роботи з ресурсами і пристроями
 - каталоги і файли користувача
472. Linux каталог /dev містить
- системні утиліти
 - завантажувач ОС
 - файли для роботи з системними ресурсами і пристроями
 - каталоги і файли користувача
473. Linux каталог /lib містить
- бібліотеки стандартних функцій
 - завантажувач ОС
 - файли для роботи з ресурсами і пристроями
 - каталоги і файли користувача
474. Linux каталог /root містить
- бібліотеки стандартних функцій
 - віртуальні файли з інформацією про процеси
 - домашній каталог адміністратора системи
 - каталоги і файли користувача
475. Linux каталог /tmp містить
- тимчасові каталоги і файли
 - віртуальні файли з інформацією про процеси

- в. каталоги і файли адміністратора системи
- г. системні утиліти

476. Команда переходу у каталог рівнем вище

- а. cd
- б. cd ..
- в. cd ../../
- г. cd -

477. Команда створення файлу

- а. cp file1 file2
- б. touch file
- в. rm file
- г. mv file1 file2

478. Команда перевірки доступності IP адреси

- а. ptables
- б. ping 192.168.2.1
- в. iptables -d 192.168.0.1
- г. ps

479. Команда отримання списку усіх відкритих портів

- а. netstat -an | grep LISTEN
- б. tcpdump tcp port 80
- в. wlist scan
- г. ethtool eth0

480. Змінні Bash зберігаються як

- а. цілі
- б. стрічки
- в. безтипові
- г. об'єкти

481. Команда виведення значення змінної у Bash

- а. echo var
- б. echo \$(var)
- в. echo \$var
- г. echo \${var}

482. Оголошення цілої змінної в Bash

- а. int var
- б. declare -i var
- в. declare +i var
- г. declare int var

483. Синонім команди test у Bash

- а. [[...]]
- б. (...)
- в. [...]
- г. ((...))

484. Інструкція циклів у Bash

- a. for var in list
do
commands
done
- б. for var in list:
commands
- в. for (i=1;i<=M;i++)
commands
- г. for var in list
(
commands
)

485. Результат виконання інструкцій Bash

```
declare SUM=0  
SUM=SUM+5  
printf '%s\n' $SUM
```

- a. 5
- б. 0
- в. SUM+5
- г. 0+5

486. Присвоєння змінній var результату виконання функції name() у Bash

- a. var = name()
- б. var = `name`
- в. var = @name()
- г. var = \$name()

487. Передача трьох параметрів a, b, c у функцію name() у Bash

- a. name(a, b, c)
- б. name(\$a, \$b, \$c)
- в. name a, b, c
- г. name(\$(a, b, c))

488. Число параметрів, які передаються у функцію Bash визначає змінна

- a. \$1
- б. \$#
- в. #\$
- г. \$(@)

489. Пристрій утилізації любых даних які направлені на його вхід в Linux

- a. /dev/stdin
- б. /dev/null
- в. /dev/zero
- г. /dev/tty

490. Термінал або консоль в якій виконується програма в Linux

- a. /dev/stdin
- б. /dev/null
- в. /dev/zero
- г. /dev/tty

491. Оболонка Bash дозволяє відкрити файлових дескрипторів
- а. 0
 - б. 1
 - в. 9
 - г. 99
492. Тимчасове перенаправлення файлового дескриптора в Bash
- а. `exec 1> file`
 - б. `&1> file`
 - в. `exec >1 file`
 - г. `echo "Привіт" >&1`
493. Постійне перенаправлення файлового дескриптора в Bash
- а. `exec 1> file`
 - б. `&1> file`
 - в. `exec >1 file`
 - г. `echo "Привіт" >&1`
494. Сигнал Linux для безумовного завершення процесу
- а. SIGHUP
 - б. SIGINT
 - в. SIGQUIT
 - г. SIGKILL
495. Сигнал Linux для продовження зупиненого процесу
- а. SIGTERM
 - б. SIGSTOP
 - в. SIGTSTP
 - г. SIGCONT
496. Послати у Linux сигнал TERM виконуваному процесу
- а. kill
 - б. echo
 - в. ping
 - г. dmesg
497. У сценарії Bash сигнал можна захопити командою
- а. `tcpdump`
 - б. `trap`
 - в. `tar`
 - г. `touch`
498. Запуск сценарію `test` у фоновому режимі в Bash
- а. `./test @`
 - б. `./test #`
 - в. `./test $`
 - г. `./test &`
499. Команда запуску на виконання сценарію Bash у заданий час
- а. `arch`
 - б. `at`

- в. jobs
- г. ip

500. Команда створення віконних віджетів у сценарії Bash

- а. date
- б. dialog
- в. du
- г. dd

501. Ідентифікатори у мові Python

- а. змінні
- б. адреси змінних
- в. об'єкти
- г. посилання на об'єкти

502. Оператор зрізу у стрічках Python

- а. s[початок:кінець:крок]
- б. s[початок:крок:кінець]
- в. s[початок]:[кінець]:[крок]
- г. s[початок]:[крок]:[кінець]

503. Виведення стрічки s="Привіт" з кінця зрізом у Python

- а. print(s[-1 : :])
- б. printf("%s",s[:-1 :])
- в. print(s[: :-1])
- г. echo s[::]

504. Заміна стрічки s='abc' на 'aBc' у Python

- а. s[1]='B'
- б. s[1].upper()
- в. s[0]+'B'+s[2]
- г. s[1].swapcase

505. Створення порожнього кортежу у Python

- а. (), tuple()
- б. (), list()
- в. [], tuple()
- г. [], list

506. Створення порожнього списку у Python

- а. (), tuple()
- б. (), list()
- в. [], tuple()
- г. [], list

507. Створення порожньої множини у Python

- а. (), tuple()
- б. [], list()
- в. set()
- г. {}, set()

508. Створення порожнього словника у Python

- а. (), tuple()
- б. [], list()
- в. set()
- г. {}, dict()

509. Доступ до елемента словника D у Python

- а. D[key]
- б. D.key
- в. D.key()
- г. D(key)

510. Інструкція циклу у Python

- а. for var in list
do
commands
done
- б. for var in list:
commands
- в. for var in list
commands
- г. for (i=1;i<=N;i++)
commands

511. Програмне збудження винятків у Python

- а. raise
- б. throw
- в. break
- г. terminate

512. Що означають символи ** перед аргументом функції def fun(**L): pass у Python

- а. оператор розпакування словника L
- б. після символу ** не може бути інших позиційних параметрів
- в. параметр ігнорується
- г. параметр вказівник

513. Результат виклику функції у Python

```
def fun(*args):  
    assert all(args), "err"  
    return args  
fun(0,1)
```

- а. 0
- б. 1
- в. 0,1
- г. err

514. Імпортування модуля os у Python

- а. #include
- б. #include
- в. load os
- г. import os

515. Пакет у Python

- а. містить стандартні модулі
 - б. абстрактний клас
 - в. простий каталог, який містить модулі і файл `__init__.py`
 - г. функція користувач
516. Python відрізняє виконуваний модуль від імпортованого за допомогою спеціальної змінної
- а. `if name == module:`
 - б. `if __name__ == \"__main__\":`
 - в. `if __name == \"__module__\":`
 - г. `if name__ == \"__main__\":`
517. Клас Python створюється за допомогою інструкції
- а. `def`
 - б. `class`
 - в. `cls`
 - г. `self`
518. Статичний метод класу Python
- а. звичайна функція
 - б. звичайна функція включена в простір імен класу
 - в. `static fun():`
 - г. функція екземпляру
519. Метод класу Python
- а. звичайна функція включена в простір імен класу і позначена декоратором `@staticmethod`
 - б. `static fun():`
 - в. `fun(self)`
 - г. метод позначений `@classmethod`
520. Приватний атрибут `b` класу Python
- а. `self.b`
 - б. `self._b`
 - в. `self.__b`
 - г. `self.__b__`
521. У Python екземпляри класів містять посилання на свої класи у спеціальному атрибуті
- а. `__slots__`
 - б. `__class__`
 - в. `__dictl__`
 - г. `__privat__`
522. Функція генератор Python містить вираз
- а. `assert`
 - б. `raise`
 - в. `yield`
 - г. `try`
523. Декоратор функції у Python
- а. рекурсивна функція
 - б. локальна функція, яка викликає і модифікує оригінальну функцію
 - в. глобальна функція, яка викликає локальну функцію
 - г. метод класу

524. Менеджер контексту в Python

- а. перемикає контекст між процесами
- б. виконує деякі операції до і після виконання блоку програми
- в. виконує функції деструктора
- г. обробляє винятки

525. У Python одним із елементів функціонального програмування є спрощення

- а. `(x**2 for x in [1, -2, 3, -4])`
- б. `map(lambda x: x**2, [1, -2, 3, -4])`
- в. `filter(lambda x: x > 0, [1, -2, 3, -4])`
- г. `reduce(lambda x,y: x*y, [1, -2, 3, -4])`

526. Результат виклику елемента функціонального програмування відображення у Python `map(lambda x: x**2, [1,-2, 3,-4])`

- а. `[4,144]`
- б. `[1, 4, 9, 16]`
- в. `[36,16]`
- г. `[576]`

527. Результат виклику елемента функціонального програмування фільтрування у Python `filter(lambda x: x>0, [1,-2, 3,-4])`

- а. `[-4, -2, 1, 3]`
- б. `[-2, -4]`
- в. `[1, 3]`
- г. `[-2, -4, 1, 3]`

528. Дочірній процес у Python створюється

- а. при виклику підпрограми
- б. за допомогою функції `child()`
- в. за допомогою функції `os.fork()`
- г. за допомогою функції `os.exec()`

529. Канал у Python створюється функцією

- а. `os.walk()`
- б. `os.exec()`
- в. `os.fork()`
- г. `os.pipe()`

530. Анонімні канали використовуються для для обміну даними

- а. процесів
- б. батьківського і дочірнього процесу
- в. потоків
- г. батьківського і дочірнього процесу та потоків

531. Сокет

- а. апаратний пристрій
- б. програма
- в. об'єкт
- г. це мережева структура даних, що реалізує поняття кінцевої точки зв'язку

532. Сокети, що підтримують роботу в мережі

- а. AF_UNIX
 - б. AF_NETLINK
 - в. AF_TIPC
 - г. AF_INET
533. Сокети із встановленням з'єднання
- а. TCP/UDP
 - б. UDP/TCP
 - в. TCP/IP
 - г. UDP/IP
534. Сокети без встановлення з'єднання
- а. TCP/UDP
 - б. UDP/TCP
 - в. TCP/IP
 - г. UDP/IP
535. Сокет у Python створюється функцією
- а. socket.socket()
 - б. function.partial()
 - в. pickle.load()
 - г. subprocess.Popen()
536. Метод, який встановлює адресу (імя хоста і номер порта) сокета
- а. bind()
 - б. listen()
 - в. accept()
 - г. connect()
537. Метод сокета, який приймає клієнтський запит на встановлення з'єднання
- а. bind()
 - б. listen()
 - в. accept()
 - г. connect()

Основний рівень

1. Багаторівневі машини:
 - а. складаються з двох чи більше рівнів;
 - б. складаються тільки з шести рівнів;
 - в. складаються із рівнів, кожен з яких являє собою мікропроцесорну систему відповідної складності;
 - г. складаються із двох чи більше процесорів, об'єднаних в єдину систему.
2. Віртуальною машиною називається така машина, яка:
 - а. виникає тільки для вирішення спеціальних нетипових задач;
 - б. використовує віртуальну мову програмування;
 - в. використовується для теоретичного дослідження процесу обробки даних;
 - г. в якості вхідних даних використовує програму на машинній мові іншої віртуальної машини нижчого рівня.
3. Трансляція програми на машинній мові M(i) віртуальної машини i-го рівня полягає:

- а. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i+1)$ та негайному виконанні отриманого набору команд;
 - б. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i-1)$ та негайному виконанні отриманого набору команд;
 - в. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i-1)$ та виконанні отриманої нової програми після закінчення всіх замінів;
 - г. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i+1)$ та виконанні отриманої нової програми після закінчення всіх замінів.
4. Інтерпретація програми на машинній мові $M(i)$ віртуальної машини i -го рівня полягає:
- а. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i-1)$ та виконанні отриманої нової програми після закінчення всіх замінів;
 - б. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i+1)$ та негайному виконанні отриманого набору команд;
 - в. в заміні всіх команд мови $M(i)$ відповідними наборами команд мови $M(i+1)$ та виконанні отриманої нової програми після закінчення всіх замінів;
 - г. в заміні кожної команди мови $M(i)$ відповідним набором команд мови $M(i-1)$ та негайному виконанні отриманого набору команд.
5. Цифровий логічний рівень складається з
- а. транзисторів, діодів, опорів тощо, які об'єднані в електричні схеми;
 - б. логічних елементів, які реалізують функції алгебри логіки;
 - в. елементарних комірок пам'яті, які утворюють основну пам'ять машини.
 - г. вентилів, які можуть пропускати або не пропускати логічні сигнали до комірок пам'яті.
6. Сучасні багаторівневі машини містять такі рівні:
- а. рівень фізичних пристроїв;
 - б. цифровий логічний рівень;
 - в. рівень системного адміністрування;
 - г. рівень архітектури прикладних програм.
7. Мікропрограмою називається
- а. послідовність (алгоритм) виконання складних команд мікропроцесором;
 - б. прикладна програма, компільована в машинну мову мікропроцесора;
 - в. виконання команди мікропроцесора за допомогою апаратного забезпечення на цифровому логічному рівні;
 - г. трансляція команд мікропроцесора за допомогою програмного інтерпретатора.
8. Архітектурою комп'ютера називається
- а. сукупність структурних зв'язків між його основними блоками
 - б. набір типів даних, операцій та характеристик кожного окремо взятого рівня (віртуальної машини);
 - в. набір протоколів комп'ютерних шин, які об'єднують основні складові частини комп'ютера;
 - г. спосіб розміщення та компонування основних частин та блоків комп'ютера з урахуванням енергоспоживання та їх швидкодії.
9. Вкажіть, якому поколінню машин відповідає спосіб технічної реалізації:
- а. нульове покоління - електронні лампи та реле;
 - б. друге покоління - надвеликі інтегральні схеми;
 - в. третє покоління - інтегральні схеми;
 - г. п'яте покоління - біокомп'ютери.

10. Закон Мура полягає в тому, що
 - а. розміри транзисторів зменшуються вдвічі кожних 15 місяців;
 - б. розмір оперативної пам'яті зростає вдвічі кожних 18 місяців;
 - в. кількість транзисторів в одній мікросхемі подвоюється кожних 18 місяців;
 - г. швидкодія комп'ютерів зростає вдвічі кожних 18 місяців.
11. До складу комп'ютера фон Неймана входять такі блоки:
 - а. арифметико-логічний пристрій;
 - б. клавіатура;
 - в. системний блок;
 - г. монітор.
12. До принципів архітектури фон Неймана відносяться такі:
 - а. шина даних і шина адреси повинні мати однакову розрядність.
 - б. використання двійкової системи числення для подання даних в комп'ютері;
 - в. може використовуватися двійкова або інша система числення для подання даних
 - г. наявність кеш-пам'яті кількох рівнів.
13. Центральним процесором називається:
 - а. велика інтегральна мікросхема, яка містить всі основні вузли комп'ютера, включаючи пам'ять;
 - б. пристрій для виконання програм, які містяться в основній пам'яті комп'ютера;
 - в. пристрій для виконання арифметичних та логічних команд;
 - г. пристрій для організації та синхронізації роботи всіх основних вузлів комп'ютера.
14. До тракту даних центрального процесора входить
 - а. лічильник команд;
 - б. реєстри загального призначення;
 - в. вказівника стеку;
 - г. реєстра команд.
15. Вкажіть характерні ознаки комп'ютерів CISC, якими вони відрізняються від комп'ютерів RISC.
 - а. наявність кеш-пам'яті кількох рівнів;
 - б. до пам'яті повинні звертатися тільки команди завантаження та зберігання;
 - в. декодування команди та запуск мікропрограми її виконання;
 - г. шина даних і шина адреси повинні мати однакову розрядність.
16. Вкажіть характерні ознаки комп'ютерів RISC, якими вони відрізняються від комп'ютерів CISC.
 - а. всі команди повинні виконуватися безпосередньо апаратним забезпеченням, а не мікрокомандами;
 - б. використання прямого доступу до пам'яті;
 - в. наявність конвеєрної обробки команд;
 - г. наявність великої кількості вбудованих периферійних пристроїв.
17. Суперскалярна архітектура передбачає:
 - а. використання більше двох конвеєрів обробки команд;
 - б. використання одного конвеєра обробки команд з паралельними функціональними блоками обробки команд;
 - в. використання двох та більше мікропроцесорів, які паралельно опрацьовують команди;
 - г. використання більше двох рівнів кеш-пам'яті.
18. Бітом називається:

- а. набір із восьми байтів;
 - б. елементарна комірка пам'яті;
 - в. двійковий розряд регістра, який може набувати значення 1 або 0;
 - г. машинне слово мікропроцесора.
19. Байтом називається:
- а. мінімальна одиниця інформації, що передається або зберігається;
 - б. сукупність 8-ми бітів, необхідних для кодування символічної інформації;
 - в. сукупність 16-ти бітів, необхідних для кодування в форматі Unicode;
 - г. розмір елементарної комірки пам'яті.
20. Машинним словом мікропроцесора називається:
- а. кількість байтів, яка відповідає розрядності лічильника команд;
 - б. кількість бітів, які одночасно опрацьовуються мікропроцесором;
 - в. кількість біт, які відповідають розрядності регістрів мікропроцесора;
 - г. кількість байтів, які одночасно передаються по шині даних.
21. Файлом називається
- а. сукупність байтів, які зберігаються на жорсткому диску чи в пам'яті;
 - б. елементарна одиниця інформації, з якою може працювати операційна система;
 - в. поіменована область пам'яті;
 - г. поіменована сукупність байтів, що передається або зберігається.
22. Коміркою пам'яті називається
- а. сукупність 8-ми бітів, необхідних для кодування символічної інформації;
 - б. мінімальна кількість пам'яті, яка має унікальну адресу;
 - в. мінімальна кількість біт, які відповідають розрядності регістрів мікропроцесора;
 - г. кількість біт пам'яті, яка відповідає розрядності мікропроцесора.
23. Принцип локальності полягає в тому, що:
- а. при послідовних зверненнях до пам'яті використовується тільки невелика її область;
 - б. дані, які використовує програма, знаходяться в окремій, виділеній області пам'яті;
 - в. необхідні команди та дані знаходяться в кеш-пам'яті
 - г. для команд використовується одна кеш-пам'ять, а для даних-інша.
24. Системою числення – це:
- а. спосіб запису чисел;
 - б. сукупність засобів позначення чисел відповідно до їх величини;
 - в. сукупність засобів зображення чисел з допомогою цифрових знаків;
 - г. запис чисел за допомогою цифр.
25. Вкажіть, яка з систем числення є позиційною
- а. двійкова;
 - б. римська;
 - в. двійково-десятькова;
 - г. унарна.
26. Вкажіть порядок нумерації розрядів числа:
- а. зліва направо починаючи з нульового;
 - б. справа наліво починаючи з нульового;
 - в. зліва направо починаючи з першого;
 - г. справа наліво починаючи з першого.

27. Що називають вагою розряду?
- коефіцієнт, на який слід помножити цифру для того, щоб отримати її числове значення;
 - значення цифри, що відповідає номеру розряду;
 - номер розряду;
 - величина основи системи числення.
28. Вкажіть неіснуючий або неправильний запис:
- 334,56q;
 - 333,56d;
 - 333,56b;
 - 333,56bcd.
29. В якому виразі допущено помилку обчислень?
- $111,01b + 11,11b = 1011,00b$
 - $111,01q + 11,11q = 122,12q$
 - $10100,10q + 101,01q = 11001,11q$
 - $355,24q + 73,3q = 450,54q$
30. Яке бінарне число відповідає 456d:
- 100100111b;
 - 111001001b;
 - 100111000b;
 - 101000101b.
31. Подайте 23,703125d у бінарному вигляді:
- 10111,101101b;
 - 10111,0101101;
 - 10111,01101;
 - 11101,101101;
32. Переведіть 1EВ6,С6h у двійкову систему і вкажіть правильну відповідь:
- 111111011000110,10100110b;
 - 1111010110110,1100011b;
 - 111111010110110,11000110b;
 - 1010001001000111,01000011b;
33. Яке число кодує 1000101,01bпр?:
- 69,25;
 - 58,5;
 - 5,25;
 - 123,75;
34. Запишіть у десятковому вигляді число 10100,01boб:
- 40,25;
 - 11,5;
 - 11,5;
 - 40,25.
35. Переведіть у десяткову систему числення 10111,11bdop і вкажіть правильну відповідь:
- 8,25;
 - 9,00;

- в. -8,25;
- г. -23,75.

36. Чому рівна сума $10011,01\text{впр} + 10011,11\text{впр}$?

- а. $10111,00\text{впр}$;
- б. $10011,00\text{впр}$;
- в. $11100,11\text{впр}$;
- г. $11101,00\text{впр}$.

37. Додайте $10100,00\text{воб} + 11001,11\text{воб}$ і вкажіть правильну відповідь:

- а. $11101,11\text{воб}$;
- б. $01101,11\text{воб}$;
- в. $01110,00\text{воб}$;
- г. $10001,11\text{воб}$.

38. Який результат додавання $11101,01\text{вдоп} + 10001,11\text{вдоп}$?

- а. $101111,00\text{вдоп}$;
- б. $01111,00\text{вдоп}$;
- в. $01111,01\text{вдоп}$;
- г. $10000,11\text{вдоп}$.

39. Для подання числа в інверсному коді необхідно:

- а. інвертувати всі розряди числа, записаного в прямому коді;
- б. інвертувати всі крім старшого розряди числа, записаного в прямому коді;
- в. якщо старший розряд числа рівний 1, то всі інші розряди слід інвертувати, якщо цей розряд 0 - число залишити без зміни;
- г. до числа слід додати одиницю молодшого розряду.

40. В інверсному коді, що містить фіксовану кількість розрядів,:

- а. існує єдине подання нуля;
- б. кількість від'ємних і додатних чисел однакова;
- в. від'ємних чисел на одне менше, ніж додатних;
- г. додатних чисел на одне менше, ніж від'ємних.

41. Циклічне перенесення застосовують тоді, коли:

- а. додають числа в прямому коді;
- б. додають числа в інверсному коді;
- в. віднімають числа в інверсному коді;
- г. додають числа в доповняльному коді.

42. Циклічне перенесення у випадку додавання двох чисел полягає у:

- а. перенесенні всіх розрядів на одну позицію вліво;
- б. перенесенні всіх розрядів на одну позицію вправо;
- в. в тому, що перенесення зі старшого в наступний неіснуючий розряд додається до наймолодшого розряду числа;
- г. в тому, що перенесення зі старшого в наступний неіснуючий розряд додається до нульового розряду числа.

43. У доповняльному коді числа з фіксованою кількістю розрядів:

- а. існує два способи подання нуля: +0 та -0;
- б. кількість від'ємних і додатних чисел однакова;

- в. додатних чисел на одне менше, ніж від'ємних;
 - г. від'ємних чисел на одне менше, ніж додатних.
44. Що називають переповненням розрядної сітки?
- а. ситуацію, коли всі розряди двійково-десятькового числа встановлюються в максимальне значення;
 - б. у результаті додавання чи віднімання двох чисел отримано максимальне число даного формату;
 - в. у результаті ділення числа отримано нескінченний дріб;
 - г. у результаті додавання чи віднімання двох чисел отримано число, яке не може бути подане за допомогою виділеної кількості розрядів.
45. Переповнення розрядної сітки буде у тому випадку, якщо:
- а. знак суми двох від'ємних чисел в інверсному коді відрізняється від одного із доданків;
 - б. знак суми двох чисел в інверсному коді відрізняється від одного із доданків;
 - в. знак суми двох додатних чисел в інверсному коді встановлено в нуль;
 - г. знакові розряди в модифікованому коді встановлено в нульове значення.
46. Вкажіть найоптимальнішу систему числення
- а. двійкова;
 - б. трійкова;
 - в. вісімкова;
 - г. шістнадцяткова.
47. Двійково-десятькову систему числення (BCD) використовується для:
- а. для кодування символної інформації;
 - б. для проведення обчислень в багаторозрядних швидкісних системах;
 - в. введення та виведення числової інформації;
 - г. для зберігання числових таблиць та файлів даних.
48. Шістнадцяткову систему числення застосовують тільки для:
- а. для кодування символної інформації;
 - б. для скороченого запису двійкових чисел;
 - в. для зберігання числових таблиць та файлів даних;
 - г. для скорочення запису десяткових чисел.
49. Вентилі цифрового логічного рівня:
- а. здійснюють кодування символної інформації;
 - б. забезпечують реалізацію арифметичних операцій;
 - в. виконують найпростіші логічні операції;
 - г. керують роботою фізичних обчислювальних пристроїв.
50. Дешифратори:
- а. здійснюють переведення чисел із десяткової в двійкову систему числення.
 - б. здійснюють переведення чисел із десяткової в унарну систему числення;
 - в. здійснюють переведення чисел із двійкової в десяткову систему числення;
 - г. здійснюють переведення чисел із десяткової в інверсну унарну систему числення.
51. Дешифратори використовуються:
- а. для побудови комірок пам'яті;
 - б. для побудови мультиплексорів та демультимплексорів;

- в. для побудови АЛП;
 - г. для побудови регістрів.
52. Мультиплексори використовуються для:
- а. для побудови АЛП;
 - б. для побудови дешифраторів;
 - в. для побудови регістрів;
 - г. для побудови електронних багатопозиційних перемикачів.
53. Компаратори здійснюють
- а. здійснюють переведення чисел із однієї системи числення в іншу;
 - б. вибірку чисел із пам'яті;
 - в. порівняння чисел між собою;
 - г. перевірку чисел на парність.
54. АЛП виконує:
- а. тільки додавання та віднімання чисел;
 - б. тільки додавання та множення чисел;
 - в. тільки логічні дії над числами;
 - г. арифметичні та логічні дії над числами.
55. Напівсуматори здійснюють:
- а. додавання однорозрядних двійкових чисел;
 - б. додавання багаторозрядних двійкових чисел;
 - в. логічну операцію АБО;
 - г. віднімання багаторозрядних чисел.
56. Повні суматори використовуються для:
- а. побудови багаторозрядних суматорів;
 - б. побудови елементарних комірок пам'яті;
 - в. додавання двох однорозрядних двійкових чисел;
 - г. реалізації операції віднімання в інверсному коді.
57. Тригери використовуються для:
- а. побудови АЛП;
 - б. додавання двох однорозрядних двійкових чисел;
 - в. запам'ятовування інформації величиною 1 біт;
 - г. запам'ятовування інформації величиною 1 байт.
58. Регістри використовуються для:
- а. запам'ятовування послідовності вхідних бітів інформації;
 - б. організації елементарних комірок пам'яті;
 - в. зберігання проміжної технічної інформації;
 - г. декодування вхідної інформації в двійкову форму числення;
59. До основної пам'яті комп'ютера не входить:
- а. постійна пам'ять на мікросхемах ROM;
 - б. постійна пам'ять на жорстких дисках (вінчестерах);
 - в. постійна пам'ять на мікросхемах PROM;
 - г. оперативна пам'ять на мікросхемах SRAM.
60. Після вимкнення комп'ютера інформація зберігається в мікросхемах:

- a. SRAM;
- б. DRAM;
- в. SDRAM;
- г. ROM.

61. Постійна пам'яті комп'ютера може бути перепрограмована тільки тоді, коли вона побудована на мікросхемах;

- a. ROM;
- б. PROM;
- в. EPROM;
- г. DRAM.

62. Шиною називається:

- a. сукупність провідників (джгут), які зв'язують один пристрій з іншим;
- б. сукупність провідників, які використовуються для передавання інформації;
- в. провідник з великою площею перетину, який використовується для подання напруги живлення на материнську плату;
- г. сукупність провідників, які об'єднані за функціональною ознакою.

63. Шириною шини називається:

- a. геометричні розміри сукупності провідників;
- б. геометрична ширина шлейфу (плоского кабелю);
- в. кількість провідників шини;
- г. кількість провідників шини, які використовуються для передавання даних.

64. Драйвер шини - це:

- a. мікросхема, за допомогою якої здійснюється під'єднання до шини довільного пристрою;
- б. пристрій, який керує роботою шини;
- в. програма, яка керує пристроями, що під'єднані до шини;
- г. спеціальний генератор, який синхронізує роботу шини.

65. Пристрої під'єднуються до шини за допомогою:

- a. логічних елементів І;
- б. логічних елементів АБО;
- в. буферних елементів з трьома станами;
- г. логічних елементів Виключне АБО.

66. Перекосом шини називається:

- a. невідповідність рівня сигналів на деяких провідниках шини стандартним рівням логічного нуля та одиниці;
- б. різна часова затримка сигналів, що приводить до їх несинхронного передавання;
- в. рознесення в часі передавання адрес та даних;
- г. надмірне навантаження на шину, що є причиною спотворення сигналу.

67. Синхронні шини використовуються, якщо:

- a. необхідно забезпечити передавання даних з найвищою швидкістю;
- б. час звернення до пам'яті є чітко фіксованою величиною, не меншою, ніж вимагається стандартом;
- в. необхідно під'єднати до комп'ютера зовнішні периферійні пристрої;
- г. необхідно зменшити перекося шини.

68. Асинхронні шини використовуються, якщо:

- а. необхідно під'єднати як швидкодiючі, так i повiльнi пристрої;
 - б. необхідно зменшити перекоc шини;
 - в. вiдсутнiй генератор синхронiзацiї;
 - г. необхідно зменшити кiлькiсть керуючих провiдникiв шини.
69. Якi типи шин використовуються в сучасних персональних комп'ютерах Pentium:
- а. ISA;
 - б. EISA;
 - в. PCI;
 - г. PCI Express;
70. Шина PCI Express являє собою:
- а. шину, що забезпечує передавання 64-розрядних даних з найвищою швидкiстю;
 - б. сукупнiсть шин пристроїв введення-виведення;
 - в. шину, яка забезпечує передавання даних у виглядi пакетiв, а не побайтно;
 - г. шину, яка дозволяє одночасно передавати данi в процесор вiд багатьох пристроїв введення-виведення.
71. До принципiв роботи шини USB не вiдносяться такi:
- а. вcї пристрої пiд'єднуються до шини за допомогою однотипного кабелю;
 - б. пристрої можна пiд'єднувати i вiд'єднувати без вимкнення комп'ютера;
 - в. можна пiд'єднувати до 127 пристроїв;
 - г. вcї данi по шинi передаються за допомогою послiдовного iнтерфейсу окремими байтами.
72. Вкажiть блоки якi, не входять до складу мiкропроцесора KP580BM80:
- а. АЛП;
 - б. оперативна пам'ять;
 - в. реєстри загального призначення;
 - г. буфернi реєстри.
73. Вкажiть хибнi твердження. Лiчильник команд мiкропроцесора KP580BM80:
- а. встановлюється в нульове значення пiсля вмикання чи натискання кнопки Reset;
 - б. завжди отримує тiльки додатнiй прирiст на 1 пiсля виконання чергової команди;
 - в. є програмно недоступним програмiсту;
 - г. мiстить адресу команди, яка буде виконуватися наступною.
74. Якi команди мiкропроцесора KP580BM80 не виконуються блоком АЛП:
- а. арифметичнi;
 - б. логiчнi;
 - в. циклiчного зсуву;
 - г. пересилання даних.
75. Результат арифметичних та логiчних операцiй мiкропроцесора KP580BM80 завжди буде знаходитися в:
- а. АЛП;
 - б. акумуляторi;
 - в. буферному реєстрi акумулятора;
 - г. реєстрi загального призначення, що мiстить один iз операндiв.
76. Реєстр стану мiкропроцесора KP580BM80 мiстить:
- а. прапорцi стану;
 - б. спецiальнi реєстри, в яких акумулюється результат обчислення;

- в. ряд незалежних тригерів, кожен з яких встановлюється у відповідності з виконаною командою;
 - г. спеціальний регістр, який фіксує останню виконану команду мікропроцесора.
77. Регістр стану мікропроцесора KP580VM80 не реєструє такі ознаки арифметичних та логічних дій:
- а. нульовий результат;
 - б. знак результату;
 - в. сигнал перенесення зі старшого розряду;
 - г. сигнал переповнення розрядної сітки.
78. Прапорець додаткового перенесення мікропроцесора KP580VM80 використовується для:
- а. встановлення факту переповнення розрядної сітки акумулятора;
 - б. для корекції числа у випадку ненульового перенесення;
 - в. для перевірки на коректність результату додавання двох чисел,
 - г. для корекції суми чисел в двійково-десятковому коді.
79. Програмно недоступними для програміста є такі регістри мікропроцесора KP580VM80:
- а. регістр стану;
 - б. 8-ми розрядні регістри загального призначення;
 - в. регістрова пара HL;
 - г. акумулятор.
80. Стеком називається область оперативної пам'яті:
- а. організованої за принципом LIFO;
 - б. організованої за принципом FIFO;
 - в. організованої за принципом FIFO;
 - г. яка розміщується в комірках пам'яті з максимальною адресою.
81. Мікропроцесор KP580VM80 відноситься до класу:
- а. CISC, оскільки він використовує різні види адресації;
 - б. RISC, оскільки він містить порівняно невелику кількість ортогональних команд;
 - в. CISC, оскільки його команди виконуються за різну кількість циклів;
 - г. RISC, оскільки він містить достатню кількість регістрів загального призначення.
82. Машинним циклом називається:
- а. цикл шини, впродовж якого здійснюється виконання команди мікропроцесора;
 - б. тривалість одного періоду тактового генератора;
 - в. тривалість виконання команд збереження чи завантаження;
 - г. час, необхідний для виконання одного звернення до пам'яті чи пристрою введення-виведення.
83. Вказівник стеку мікропроцесора KP580VM80:
- а. використовується для запам'ятовування адреси комірки пам'яті, в яку попередньою командою було записано число;
 - б. автоматично отримує приріст адреси вершини стеку, на стільки одиниць, скільки байтів було записано в стек;
 - в. автоматично отримує приріст адреси вершини стеку, на стільки одиниць, скільки байтів було зчитано зі стеку;
 - г. завжди вказує на дно стеку.
84. Які команди мікропроцесора KP580VM80 не впливають на прапорці регістру стану:

- а. арифметичні команди;
 - б. логічні команди;
 - в. команди пересилання;
 - г. команди інкременту-декременту регістрів загального призначення
85. Мікропроцесор KP580VM80 не використовує такі види адресації:
- а. пряму;
 - б. непряму;
 - в. неявну регістрову;
 - г. відносну.
86. Команди мікропроцесора KP580VM80 які використовують безпосередню адресацію:
- а. завжди двобайтні, а другий байт безпосередньо містить 8 біт даних;
 - б. завжди трибайтні, а другий та третій байт безпосередньо містить 16 біт адреси;
 - в. двобайтні або трибайтні, а другий (та третій) байт безпосередньо містить 8 (16) біт даних;
 - г. завжди однобайтні, а дані містяться в регістрах, які неявним чином задані в коді команди.
87. Пряма адресація в мікропроцесорі KP580VM80:
- а. використовується для задання констант, які записані в основній пам'яті;
 - б. завжди використовує регістрову пару HL для задання адреси комірки пам'яті, де містяться дані.
 - в. використовується трибайтними командами, які виконуються за 4 цикли;
 - г. використовується для створення масивів даних в основній пам'яті.
88. Неявна адресація в мікропроцесорі KP580VM80:
- а. використовується тільки для команд пересилання 8-бітних даних;
 - б. передбачає задання регістра-джерела та регістра-приймача за допомогою виділених розрядів коду команди;
 - в. завжди передбачає виконання команд на протязі одного циклу;
 - г. завжди передбачає задання регістра-джерела та регістра-приймача.
89. Непряма адресація в мікропроцесорі KP580VM80:
- а. завжди використовує регістрову пару HL для задання адреси комірки пам'яті, де містяться дані;
 - б. крім регістрової пари HL для задання адреси комірки пам'яті, де містяться дані, може використовувати також інші регістрові пари BC та DE;
 - в. завжди передбачає виконання команд на протязі трьох циклів;
 - г. використовується для задання констант, які записані в основній пам'яті.
90. Для створення масивів однотипних даних використовується:
- а. стек;
 - б. пряма адресація;
 - в. безпосередня адресація;
 - г. непряма адресація.
91. Серед арифметичних команд мікропроцесора KP580VM80 відсутні
- а. команди 8-ми розрядного додавання;
 - б. команди 8-ми розрядного віднімання;
 - в. команди 16-ти розрядного додавання;
 - г. команди 16-ти розрядного віднімання.

92. Додавання операндів в мікропроцесорі KP580VM80 здійснюється над числами, які вважаються поданими:

- а. як беззнакові двійкові числа;
- б. в прямому кодї;
- в. в інверсному кодї;
- г. в доповняльному кодї.

93. Віднімання операндів в мікропроцесорі KP580VM80 здійснюється над числами, які вважаються поданими:

- а. як беззнакові двійкові числа;
- б. в прямому кодї;
- в. в інверсному кодї;
- г. в доповняльному кодї.

94. Команди додавання з врахуванням попереднього перенесення використовуються для:

- а. обчислення суми ряду операндів;
- б. множення багаторозрядних чисел;
- в. додавання багаторозрядних чисел;
- г. переведення двійкових чисел в двійково-десяткові.

95. Для додавання в двійково-десятковому кодї:

- а. достатньо подати операнди в двійково-десятковому кодї;
- б. попередньо перевести операнди в двійковий формат, а результат додавання перевести в двійково-десятковий код;
- в. додати операнди в двійково-десятковому кодї, як двійкові числа, а результат відкоректувати за допомогою спеціальної підпрограми;
- г. додати операнди в двійково-десятковому кодї, як двійкові числа, а до результату застосувати команди двійково-десяткової корекції.

96. Команди інкременту-декременту використовуються для:

- а. організації стеку і роботи з ним;
- б. керування роботою лічильника команд;
- в. організації масивів за допомогою команд непрямой адресації;
- г. для вибору векторів переривань.

97. Порозрядним маскуванням називається:

- а. виділення окремих бітів числа з метою їх наступного використання чи аналізу;
- б. використання логічних команд для обнулення акумулятора;
- в. встановлення всіх бітів регістру загального призначення в нульове значення;
- г. встановлення всіх бітів регістру загального призначення в одиничне значення.

98. Порозрядне маскування здійснюється за допомогою таких команд:

- а. Тільки команди порозрядного І;
- б. Тільки команди порозрядного АБО;
- в. Команд порозрядного І чи АБО;
- г. Тільки команди порозрядного Виключне АБО.

99. Команда порозрядного Виключне АБО використовується для:

- а. порозрядного додавання двох чисел;
- б. обнулення акумулятора;

- в. перевірки на співпадіння двох чисел;
 - г. для виконання дій та в).
100. Виконання логічних команд
- а. не впливає на прапорці регістру стану;
 - б. впливає тільки на прапорці нуля та знаку;
 - в. впливає тільки на прапорці нуля, знаку та перенесення;
 - г. не впливає на прапорці перенесення та додаткового перенесення.
101. Системою числення називають:
- а. спосіб подання чисел за допомогою умовних знаків
 - б. сукупність умовних позначень, за допомогою яких записують числа
 - в. сукупність засобів позначення чисел відповідно до їх величини
 - г. запис чисел за допомогою цифр
102. Алфавітом системи числення називають:
- а. сукупність всіх цифр, за допомогою яких записують числа
 - б. всі однорозрядні натуральні числа, які можна подати в цій системі
 - в. числа від 0 до q (q – основа системи числення)
 - г. числа від $-(q-1)$ до $+(q-1)$ (q – основа системи числення)
103. Яка з систем числення є позиційною?:
- а. трійкова
 - б. римська
 - в. двійково-десятькова
 - г. інверсна унарна
104. Розряди числа нумерують:
- а. справа наліво, починаючи з нульового
 - б. зліва направо, починаючи з нульового
 - в. зліва направо, починаючи з першого
 - г. справа наліво, починаючи з першого
105. Ваговим коефіцієнтом розряду називають:
- а. коефіцієнт, на який слід помножити цифру, щоб отримати її числове значення
 - б. значення цифри, яка відповідає номеру розряду
 - в. i^q , де i – номер позиції, q – основа системи числення
 - г. величина основи системи числення
106. Основним недоліком непозиційних систем числення є:
- а. труднощі здійснення арифметичних дій над такими числами
 - б. громіздкість запису числа
 - в. надлишковість системи числення
 - г. труднощі подання таких чисел у комп'ютері
107. У степеневих позиційних системах числення, де i – номер позиції, а q – основа системи числення:
- а. q може набувати довільних, у тому числі дробових чи ірраціональних значень
 - б. i може набувати довільних, у тому числі дробових чи ірраціональних значень
 - в. i може набувати тільки натуральних значень
 - г. q може набувати тільки цілих значень

108. Алфавіт унарної системи числення містить такі цифри:
- а. тільки "1"
 - б. "0" та "1"
 - в. "–" та "1"
 - г. "0", "1" та "u"
109. Унарну систему числення у комп'ютерах використовують для:
- а. кодування вихідних сигналів аналогово-цифрових перетворювачів
 - б. введення даних
 - в. кодування сигналів шифраторів та дешифраторів
 - г. підрахунку числа синхронізуючих імпульсів
110. Який із способів кодування цифр рівнями напруги використовують у сучасних комп'ютерах:
- а. варіанти а) та в)
 - б. низький рівень напруги – 0, високий – 1
 - в. високий рівень від'ємної напруги – 0, високий рівень додатної – 1
 - г. низький рівень напруги – 1, високий – 0
111. Вісімкову та шістнадцяткову системи числення використовують для:
- а. спрощення (скорочення) запису двійкового числа
 - б. опису роботи основної пам'яті комп'ютера
 - в. позначення адрес комірок пам'яті
 - г. спрощення виконання арифметичних дій над двійковими числами
112. Метод безпосереднього заміщення застосовують для переведення:
- а. з будь-якої системи числення у десяткову
 - б. з будь-якої системи числення у двійкову
 - в. тільки цілої частини числа
 - г. тільки дробової частини числа
113. Метод послідовного ділення на основу застосовують для переведення:
- а. тільки цілої частини числа
 - б. тільки дробової частини числа
 - в. числа у будь-якій системі числення у двійкову
 - г. числа у будь-якій системі числення у десяткову
114. Метод послідовного множення на основу застосовують для переведення:
- а. тільки дробової частини числа
 - б. тільки цілої частини числа
 - в. числа у будь-якій системі числення у двійкову
 - г. числа у будь-якій системі числення у десяткову
115. Вкажіть неправильний запис:
- а. 333,56b
 - б. 333,56q
 - в. 333,56d
 - г. 333,56bcd
116. Числу 456d відповідає:
- а. 111001000b
 - б. 100100111b

- в. 100111000b
- г. 101000101b

117. Числу 23,703125d відповідає:

- а. 10111,101101b
- б. 10111,101101d
- в. 10111,01101b
- г. 11101,101101b

118. Числу 133,1d відповідає:

- а. 10000101,0(0011)b
- б. 10000101,(01)b
- в. 10000101,(00011)b
- г. 10000101,1b

119. Числу 1EB6,C6h відповідає:

- а. 1111010110110,1100011b
- б. 111111011000110,10100110b
- в. 111111010110110,11000110b
- г. 1010001001000111,01000011b

120. Вкажіть, де в обчисленнях допущено помилку:

- а. $1011,01h + 11,01h = 1110,10h$
- б. $111,01d + 11,11d = 122,12d$
- в. $10100,10b + 101,01b = 11001,11b$
- г. $123,12q + 17,67q = 143,01q$

121. Числу 176,33q відповідає:

- а. 7E,6Ch
- б. 7E,63h
- в. FF,Fh
- г. 7E,Fh

122. Чому рівний добуток 1111b на 1011b?:

- а. 10100101b
- б. 1010101b
- в. 1100101b
- г. 11110101b

123. Скільки необхідно розрядів для зберігання у пам'яті комп'ютера числа зі знаком, що містить n цілих та m дробових розрядів:

- а. $n + m + 1$
- б. $n + m$
- в. $n + m + 2$
- г. $(n + m + 1)/8$

124. Одиницею кодують:

- а. "мінус" у інверсному коді
- б. "мінус" у зміщеному коді
- в. "плюс" у прямому коді
- г. "плюс" у доповняльному коді

125. Для позначення положення крапки та коми в прямому, інверсному, доповняльному та зміщеному кодах відводять:

- а. нуль двійкових розрядів
- б. один двійковий розряд
- в. два двійкові розряди
- г. три двійкові розряди

126. У прямому кодi можна виконувати такі арифметичні дії, розглядаючи знаковий розряд як числовий:

- а. додавання додатних чисел
- б. додавання
- в. віднімання
- г. віднімання від'ємних чисел

127. Прямий код використовують для:

- а. введення чисел в ЕОМ чи їх виведення
- б. здійснення операцій додавання (віднімання)
- в. здійснення операцій множення (ділення)
- г. перетворення кодів

128. Інверсний код використовують:

- а. для здійснення арифметичних операцій
- б. для введення чисел в ЕОМ чи їх виведення
- в. як частину складніших кодів
- г. для перетворення кодів

129. Доповняльний код використовують:

- а. для здійснення арифметичних операцій
- б. для введення чисел в ЕОМ чи їх виведення
- в. як частину складніших кодів
- г. для перетворення кодів

130. Зміщений код з від'ємним нулем використовують:

- а. як частину складніших кодів
- б. для введення чисел в ЕОМ чи їх виведення
- в. для здійснення арифметичних операцій
- г. для перетворення кодів

131. Циклічне перенесення під час додавання чисел, що містять n цілих та m дробових розрядів, полягає у:

- а. додаванні одиниці (нуля) перенесення в $n + 1$ розряд до наймолодшого розряду коду
- б. додаванні одиниці перенесення в $n + 1$ розряд до наймолодшого розряду коду
- в. додаванні одиниці перенесення в $n + 1$ розряд до нульового розряду коду
- г. додаванні одиниці (нуля) перенесення в $n + 1$ розряд до нульового розряду коду

132. Циклічне перенесення слід виконувати у разі додавання чисел в:

- а. інверсному кодi
- б. прямому кодi
- в. доповняльному кодi
- г. інверсному та зміщеному (з від'ємним нулем) кодах

133. Циклічне перенесення:

- а. збільшує час виконання операції додавання вдвічі
 - б. потребує більшої кількості розрядів
 - в. підвищує точність подання чисел
 - г. потребує додаткової схеми додавання (додаткового суматора)
134. Причиною циклічного перенесення є:
- а. наявність двох нулів
 - б. наявність більшої кількості додатних чисел ніж від'ємних
 - в. наявність більшої кількості від'ємних чисел ніж додатних
 - г. наявність одного нуля
135. Вкажіть невірне твердження:
- а. всі твердження невірні
 - б. прямий код до прямого коду є прямий код числа
 - в. інверсний код до інверсного коду є прямий код числа
 - г. доповняльний код до доповняльного коду є прямий код числа
136. Додавання чисел у доповняльному коді:
- а. не потребує жодної із зазначених вище дій
 - б. потребує інверсування знакового розряду суми
 - в. потребує циклічного перенесення
 - г. потребує циклічного перенесення з інверсуванням знакового розряду суми
137. Зміщений код з додатним нулем:
- а. відрізняється від доповняльного коду іншим кодуванням знаку
 - б. відрізняється від інверсного коду іншим кодуванням знаку
 - в. має від'ємний ваговий коефіцієнт знакового розряду
 - г. містить два нулі (-0 та +0)
138. Для отримання інверсного коду числа необхідно:
- а. якщо старший розряд числа рівний 1, то всі інші розряди прямого коду слід інвертувати, якщо цей розряд рівний 0 – число залишити без змін
 - б. інвертувати всі розряди числа, записаного в прямому коді
 - в. інвертувати всі крім старшого розряди числа, записаного в прямому коді
 - г. до числа слід додати одиницю молодшого розряду
139. В інверсному коді з фіксованою кількістю розрядів:
- а. кількість від'ємних і додатних чисел однакова
 - б. існує єдине подання нуля
 - в. від'ємних чисел на одне менше, ніж додатних
 - г. додатних чисел на одне менше, ніж від'ємних
140. Циклічне перенесення здійснюють у разі:
- а. додавання чисел у інверсному коді
 - б. додавання чисел у прямому коді
 - в. віднімання чисел у інверсному коді
 - г. додавання чисел у доповняльному коді
141. Циклічне перенесення під час додавання чисел, що містять n цілих та m дробових розрядів, полягає:
- а. у тому, що перенесення в $(n + 1)$ -ший розряд додають до наймолодшого розряду числа
 - б. у перенесенні всіх розрядів на одну позицію вліво

- в. у перенесенні всіх розрядів на одну позицію вправо
г. у тому, що перенесення в $(n + 1)$ -ший розряд додають до нульового розряду числа
142. У доповняльному коді з фіксованою кількістю розрядів:
- а. додатних чисел на одне менше, ніж від'ємних
 - б. існує два способи подання нуля: +0 та -0
 - в. кількість від'ємних і додатних чисел однакова
 - г. від'ємних чисел на одне менше, ніж додатних
143. Переповненням розрядної сітки виникає, коли:
- а. в результаті додавання чи віднімання двох чисел отримано число, яке не може бути подане за допомогою виділеної кількості розрядів
 - б. всі розряди двійково-десятькового числа встановлюються в максимальне значення
 - в. в результаті додавання чи віднімання двох чисел отримано максимальне число заданого формату
 - г. в результаті ділення числа отримано нескінченний дріб
144. Переповнення розрядної сітки має місце, якщо:
- а. знак суми двох від'ємних чисел в інверсному (доповняльному) коді відрізняється від знаку одного із доданків
 - б. знак суми двох чисел в інверсному (доповняльному) коді відрізняється від знаку одного із доданків
 - в. знак суми двох додатних чисел в інверсному (доповняльному) коді встановлено в нуль
 - г. знакові розряди в модифікованому коді встановлено у нульове значення
145. Переповнення розрядної сітки не виникає, якщо:
- а. додають числа з різними знаками
 - б. додають тільки додатні числа
 - в. додають тільки від'ємні числа
 - г. віднімають числа з різними знаками
146. Модифікований код:
- а. зменшує діапазон подання числа вдвічі
 - б. потребує більшої кількості розрядів для запису числа
 - в. відрізняється від доповняльного двома знаковими розрядами
 - г. існує тільки для прямого коду
147. Числу $1.000101,01$ впр відповідає:
- а. -5,25d
 - б. 69,25d
 - в. -58,5d
 - г. 123,75d
148. Числу $1.0100,01$ вінв відповідає:
- а. -11,5d
 - б. 40,25d
 - в. 11,5d
 - г. -40,25d
149. Числу $1.0111,11$ вдоп відповідає:
- а. -8,25d
 - б. 8,25d

- в. -9,00d
- г. -23,75d

150. Сума $0.0011,01\text{впр} + 0.0011,11\text{впр}$ становить:

- а. $0.0111,00\text{впр}$
- б. $0.0011,00\text{впр}$
- в. $0.1100,11\text{впр}$
- г. $0.1101,00\text{впр}$

151. Сума $1.10100,00\text{вінв} + 1.11001,11\text{вінв}$ становить:

- а. $0.1110,00\text{вінв}$
- б. $1.1101,11\text{вінв}$
- в. $0.1101,11\text{вінв}$
- г. $1.0001,11\text{вінв}$

152. Сума $1.1101,01\text{вдоп} + 1.0001,11\text{вдоп}$ становить:

- а. $0.01111,00\text{вдоп}$
- б. $1.1111,00\text{вдоп}$
- в. $1.01111,01\text{вдоп}$
- г. $1.00000,11\text{вдоп}$

153. Сума $1.0011110\text{взм} + 1.1000110\text{взм}$ становить

- а. 1.1100100взм
- б. 10.1100100взм
- в. 11.1100100взм
- г. 1.0011011взм

154. Сума $0.1100010\text{взм} + 0.0111010\text{взм}$ становить:

- а. 0.0011100взм
- б. 01.0011100взм
- в. 11.0011100взм
- г. 0.1100011взм

155. Сума $1.0011101\text{взм}(-0) + 1.0101100\text{взм}(-0)$ становить:

- а. $1.1001010\text{взм}(-0)$
- б. $0.1001001\text{взм}(-0)$
- в. $1.0110101\text{взм}(-0)$
- г. $0.0110101\text{взм}(-0)$

156. Сума $1.1001010\text{взм}(-0) + 0.0011011\text{взм}(-0)$ становить:

- а. $0.1100110\text{взм}(-0)$
- б. $1.1100110\text{взм}(-0)$
- в. $0.1100101\text{взм}(-0)$
- г. $0.1100100\text{взм}(-0)$

157. До класу яких матеріалів за типом провідності належать кремній і германій при кімнатній температурі?

- а. напівпровідник
- б. провідник
- в. діелектрик
- г. надпровідник

158. Який тип зв'язку між атомами спостерігається у більшості напівпровідникових матеріалів?
- а. ковалентний
 - б. іонний
 - в. ван-дер-ваальсівський
 - г. електронний
159. Як називаються негативно заряджені носії заряду у напівпровідниках?
- а. електрони
 - б. дірки
 - в. позитрони
 - г. іони
160. Як називаються позитивно заряджені носії заряду у напівпровідниках?
- а. дірки
 - б. електрони
 - в. позитрони
 - г. магнони
161. Як називається процес народження електрон-діркових пар у напівпровідниках?
- а. генерація
 - б. рекуперація
 - в. регенерація
 - г. рекомбінація
162. Як називається процес відновлення електрон-діркових пар у напівпровідниках?
- а. рекомбінація
 - б. генерація
 - в. рекуперація
 - г. регенерація
163. Як називається провідність чистих напівпровідникових матеріалів?
- а. власною
 - б. електронною
 - в. домішковою
 - г. дірковою
164. Як називається процес введення домішки у напівпровідниковий матеріал?
- а. легування
 - б. епітаксія
 - в. окислення
 - г. літографія
165. Домішку з якої групи таблиці Менделєєва потрібно додати в кремній (германій), щоб отримати n-тип провідності?
- а. V
 - б. IV
 - в. III
 - г. VIII
166. Домішку з якої групи таблиці Менделєєва потрібно додати в кремній (германій), щоб отримати p-тип провідності?

- а. III
- б. IV
- в. V
- г. VII

167. Як називаються домішки, які формують р-тип провідності напівпровідникового матеріалу?

- а. акцепторні
- б. донорні
- в. негативні
- г. позитивні

168. Як називаються домішки, які формують n-тип провідності напівпровідникового матеріалу?

- а. донорні
- б. акцепторні
- в. негативні
- г. позитивні

169. Для чого використовується процес впровадження домішок в напівпровідниковий матеріал?

- а. зменшення питомого опору
- б. стабілізації структури напівпровідника
- в. анігіляції дефектів
- г. збільшення питомого опору

170. Що є основою функціонування більшості напівпровідникових приладів?

- а. р–n-перехід
- б. подвійний електричний шар
- в. бар'єрний шар
- г. шар Гельмгольца

171. Яка особливість роботи електронно-діркового переходу при прикладанні до нього прямого зміщення?

- а. перехід відкритий, його опір малий
- б. перехід закритий, його опір малий
- в. перехід відкритий, його опір великий
- г. перехід закритий, його опір великий

172. Яка особливість роботи електронно-діркового переходу при прикладанні до нього зворотного зміщення?

- а. перехід закритий, його опір великий
- б. перехід закритий, його опір малий
- в. перехід відкритий, його опір малий
- г. перехід відкритий, його опір великий

173. Якими носіями заряду переноситься струм при прямому зміщенні електронно-діркового переходу?

- а. основними
- б. неосновними
- в. електронами
- г. дірками

174. Якими носіями заряду переноситься струм при зворотному зміщенні електронно-діркового переходу?

- а. неосновними
- б. електронами
- в. основними
- г. дірками

175. Який тип пробою виникає в електронно-дірковому переході при використанні слаболегованих напівпровідників?

- а. лавинний
- б. тепловий
- в. на основі ефекту Зенера
- г. зворотний

176. Який тип пробою виникає в електронно-дірковому переході при використанні сильнолегованих напівпровідників?

- а. на основі ефекту Зенера
- б. зворотний
- в. тепловий
- г. лавинний

177. Який тип пробою виникає в електронно-дірковому переході при поганому тепловідведенні від нього?

- а. тепловий
- б. на основі ефекту Зенера
- в. лавинний
- г. зворотний

178. Електрична ємність електронно-діркового переходу визначається рівністю:

- а. $C = \frac{\varepsilon \varepsilon_0 S}{d}$
- б. $C = \frac{\varepsilon \varepsilon_0 d}{S}$
- в. $C = \varepsilon \varepsilon_0 S d$
- г. $C = \frac{S d}{\varepsilon \varepsilon_0}$

179. Залежність струму, який протікає через електронно-дірковий перехід, від прикладеної напруги називається ... характеристикою.

- а. вольт-амперною
- б. фазо-частотною
- в. амплітудно-частотною
- г. вольт-фарадною

180. Залежність ємності електронно-діркового переходу від зворотної напруги на ньому називається ... характеристикою.

- а. вольт-фарадною
- б. вольт-амперною
- в. амплітудно-частотною
- г. фазо-частотною

181. Як називається резистор, в якому використовується залежність його опору від деформації?

- а. тензорезистор
- б. терморезистор
- в. варистор
- г. фоторезистор

182. Як називається резистор, в якому використовується залежність його опору від напруги?
- варистор
 - фоторезистор
 - лінійний резистор
 - терморезистор
183. Як називається резистор, в якому використовується залежність його опору від температури?
- терморезистор
 - тензорезистор
 - фоторезистор
 - варистор
184. Як називається резистор, в якому використовується залежність його опору від освітлення?
- фоторезистор
 - варистор
 - лінійний резистор
 - світлорезистор
185. Як називається резистор, в якому використовується залежність його опору від магнітного поля?
- магніторезистор
 - лінійний резистор
 - терморезистор
 - варистор
186. Як називається терморезистор, у якого з підвищенням температури опір зменшується?
- термістор
 - позистор
 - пористор
 - тиристор
187. Як називається терморезистор, у якого з підвищенням температури опір збільшується?
- позистор
 - термістор
 - динистор
 - тиристор
188. Температурний коефіцієнт опору терморезистора визначається за формулою:
- $\alpha = \frac{1}{R_T} \frac{dR_T}{dT} \cdot 100$
 - $\alpha = R_T \frac{dR_T}{dT} \cdot 100$
 - $\alpha = \frac{1}{R_T} \frac{dT}{dR_T} \cdot 100$
 - $\alpha = R_T \frac{dT}{dR_T} \cdot 100$
189. Температурний коефіцієнт опору термістора:
- $\alpha < 0$
 - $\alpha = 0$
 - $\alpha > 0$
 - $\alpha \neq f(T)$
190. Температурний коефіцієнт опору позистора:

- а. $\alpha > 0$
- б. $\alpha < 0$
- в. $\alpha = 0$
- г. $\alpha \neq f(T)$

191. Коефіцієнт нелінійності варистора визначається за формулою:

- а. $\lambda = \frac{R_{st}}{R_d} = \frac{U/I}{dU/dI}$
- б. $\lambda = \frac{R_d}{R_{st}} = \frac{U/I}{dU/dI}$
- в. $\lambda = \frac{R_{st}}{R_d} = \frac{dU/dI}{U/I}$
- г. $\lambda = \frac{R_{st}}{R_d} = \frac{dU/I}{dI/U}$

192. Коефіцієнт тензочутливості тензорезистора визначається за формулою:

- а. $K = \frac{\Delta R/R}{\Delta l/l}$
- б. $K = \frac{\Delta R/\Delta l}{R/l}$
- в. $K = \frac{\Delta l/l}{\Delta R/R}$
- г. $K = \frac{\Delta R/l}{\Delta l/R}$

193. При збільшенні фотопотоку опір фоторезистора:

- а. зменшується
- б. збільшується
- в. не змінюється
- г. опір не залежить від фотопотоку

194. За конструкцією напівпровідникові діоди поділяються на:

- а. площинні, точкові, мікросплавні
- б. сферичні, точкові, макросплавні
- в. площинні, дифузійні, мікроспайні
- г. конічні, імплантаційні, мікрозварні

195. Стабілітроном називається напівпровідниковий діод, призначений для...:

- а. стабілізації рівня постійної напруги
- б. регулювання струму в колі
- в. регулювання ємності
- г. реєстрації світлового випромінювання

196. Стабілітрон вмикається у коло ... ввімкненням.

- а. зворотним
- б. послідовним
- в. прямим
- г. паралельним

197. Температурний коефіцієнт стабілізації стабілітрона визначається за формулою:

- а. $\alpha_{st} = \frac{\Delta U_{st}}{U_{st} \Delta t} \cdot 100$
- б. $\alpha_{st} = \frac{\Delta I_{st}}{I_{st} \Delta t} \cdot 100$
- в. $\alpha_{st} = \frac{U_{st}}{\Delta U_{st} \Delta t} \cdot 100$
- г. $\alpha_{st} = \frac{\Delta t}{U_{st} \Delta U_{st}} \cdot 100$

198. Стабілітрони, призначені для стабілізації малих напруг, називаються:

- а. стабісторами
- б. стабілізаторами
- в. стабіраторами
- г. стандартизаторами

199. Варикапом називається напівпровідниковий діод, в якого в якості основного параметра використовується бар'єрна ..., величина якої змінюється при зміні зворотної напруги.

- а. ємність
- б. індуктивність
- в. електропровідність
- г. полярність

200. Основний параметр варикапа визначається за формулою:

- а. $C = \frac{\varepsilon \varepsilon_0 S}{d}$
- б. $G = \frac{\mu \mu_0 \sigma}{\rho}$
- в. $L = 2 \pi d S$
- г. $P = \varepsilon \varepsilon_0 M$

201. Основною характеристикою варикапа є:

- а. вольт-фарадна
- б. вольт-амперна
- в. вольт-індуктивна
- г. ампер-фарадна

202. Коефіцієнт перекриття за ємністю варикапа визначається рівністю:

- а. $k_C = \frac{C_{\max}}{C_{\min}}$
- б. $k_C = \frac{C_{\min}}{C_{\max}}$
- в. $k_C = C_{\max} - C_{\min}$
- г. $k_C = \frac{C_{\max} - C_{\min}}{C_{\min}}$

203. На вольт-амперній характеристиці тунельного діода при прямій напрузі існує ділянка з:

- а. від'ємною диференціальною електричною провідністю
- б. додатною диференціальною електричною провідністю
- в. нескінченною диференціальною електричною провідністю
- г. нульовою диференціальною електричною провідністю

204. Обернений діод – це діод на основі напівпровідника з критичною концентрацією домішок, в якому електрична провідність при зворотній напрузі внаслідок тунельного ефекту ..., ніж при прямій напрузі.

- а. значно більша
- б. значно менша
- в. приблизно однакова
- г. незалежна

205. Фотодіодом називається напівпровідниковий діод, призначений для перетворення:

- а. світлової енергії в електричну
- б. теплової енергії в електричну
- в. електричної енергії в світлову
- г. світлової енергії в теплову

206. Фотодіод в електричну схему вмикається ... увімкненням:

- а. зворотним
- б. прямим
- в. реверсивним
- г. узгодженим

207. Спектральна характеристика фотодіода – це залежність:

- а. фотоструму від довжини хвилі
- б. довжини хвилі від фотоструму
- в. довжини хвилі від величини світлового потоку
- г. фотоструму від величини світлового потоку

208. Інтегральна чутливість фотодіода визначається рівністю:

- а. $S = \frac{I_{\Phi}}{\Phi}$
- б. $S = \frac{dI_{\Phi}}{d\Phi}$
- в. $S = \frac{\Phi}{I_{\Phi}}$
- г. $S = \frac{d\Phi}{dI_{\Phi}}$

209. Світлодіодом називається напівпровідниковий діод, в якому відбувається безпосереднє перетворення:

- а. електричної енергії в світлову
- б. світлової енергії в електричну
- в. теплової енергії в електричну
- г. світлової енергії в теплову

210. Світлодіод в електричну схему вмикається ... увімкненням.

- а. прямим
- б. зворотним
- в. узгодженим
- г. реверсивним

211. Яскравісна характеристика світлодіода – це залежність:

- а. потужності випромінювання від прямого струму
- б. потужності випромінювання довжини хвилі
- в. фотоструму від потужності випромінювання
- г. довжини хвилі від потужності випромінювання

212. Спектральна характеристика світлодіода – це залежність:

- а. потужності випромінювання від довжини хвилі
- б. довжини хвилі від потужності випромінювання
- в. потужності випромінювання від фотоструму
- г. потужності випромінювання від прямого струму

213. Біполярним називається транзистор, в якому струм визначається рухом:

- а. електронів і дірок
- б. електронів
- в. дірок
- г. електронів і позитронів

214. За типом провідності областей біполярні транзистори поділяються на транзистори з ... провідністю:

- а. прямою і оборотною
 - б. паралельною і послідовною
 - в. синхронною та асинхронною
 - г. вбудованою та індукованою
215. За принципом дії транзистори поділяються на:
- а. біполярні і польові
 - б. біполярні і планарні
 - в. уніполярні і планарні
 - г. польові та уніполярні
216. Області біполярного транзистора називаються:
- а. емітер, база, колектор
 - б. емітер, база, затвор
 - в. витік, стік, затвор
 - г. колектор, затвор, емітер
217. Активний режим роботи – це режим, при якому емітерний перехід ..., а колекторний
- а. відкритий, закритий
 - б. відкритий, відкритий
 - в. закритий, закритий
 - г. закритий, відкритий
218. Режим відсічки – це режим, при якому емітерний перехід ..., а колекторний
- а. закритий, закритий
 - б. відкритий, закритий
 - в. закритий, відкритий
 - г. відкритий, відкритий
219. Режим насичення – це режим, при якому емітерний перехід ..., а колекторний
- а. відкритий, відкритий
 - б. закритий, закритий
 - в. відкритий, закритий
 - г. закритий, відкритий
220. Інверсний режим роботи – це режим, при якому емітерний перехід ..., а колекторний
- а. закритий, відкритий
 - б. відкритий, відкритий
 - в. закритий, закритий
 - г. відкритий, закритий
221. Основним режимом роботи біполярного транзистора є:
- а. активний
 - б. інверсний
 - в. насичення
 - г. відсічки
222. Ефективність емітера біполярного n-p-n-транзистора оцінюють коефіцієнтом інжекції, який рівний:

а. $\gamma = \frac{I_{en}}{I_e}$

б. $\gamma = \frac{I_{ep}}{I_e}$

$$\text{в. } \gamma = \frac{I_e}{I_{en}}$$

$$\text{г. } \gamma = \frac{I_k}{I_e}$$

223. Інжекцією зарядів називається перенесення носіїв з області, де вони були ..., в область, де вони стають

- а. основними, неосновними
- б. базовими, емітерними
- в. неосновними, основними
- г. базовими, колекторними

224. Ступінь рекомбінації носіїв заряду у базі біполярного п-р-п-транзистора оцінюється коефіцієнтом переходу носіїв заряду, який рівний:

$$\text{а. } \delta = \frac{I_{kn}}{I_{en}}$$

$$\text{б. } \delta = \frac{I_{kp}}{I_{ep}}$$

$$\text{в. } \delta = \frac{I_{en}}{I_{kn}}$$

$$\text{г. } \delta = \frac{I_{kn}}{I_{bn}}$$

225. Екстракцією зарядів називається перенесення носіїв з області, де вони були ..., в область, де вони стають

- а. неосновними, основними
- б. основними, неосновними
- в. емітерними, колекторними
- г. базовими, емітерними

226. Основне співвідношення струмів в транзисторі має вигляд:

$$\text{а. } I_e = I_k + I_b$$

$$\text{б. } I_e = I_k - I_b$$

$$\text{в. } I_b = I_k + I_e$$

$$\text{г. } I_k = I_e + I_b$$

227. Коефіцієнт підсилення біполярного транзистора за струмом у схемі із загальною базою:

$$\text{а. } \alpha < 1$$

$$\text{б. } \alpha = 0$$

$$\text{в. } \alpha = 1$$

$$\text{г. } \alpha > 1$$

228. Коефіцієнт підсилення біполярного транзистора за струмом у схемі із загальним емітером рівний:

$$\text{а. } \beta = \frac{I_k}{I_b}$$

$$\text{б. } \alpha = \frac{I_k}{I_b}$$

$$\text{в. } \beta = \frac{I_k}{I_e}$$

$$\text{г. } \beta = \frac{I_b}{I_k}$$

229. Найбільшого застосування набула схема увімкнення біполярного транзистора із:

- а. загальним емітером
- б. загальним колектором
- в. загальною базою
- г. загальним витоком

230. Коефіцієнт підсилення за напругою біполярного транзистора визначається за формулою:

- а. $K_U = K_I \frac{R_{load}}{R_{in}}$
- б. $K_U = \frac{R_{load}}{K_I R_{in}}$
- в. $K_U = K_I R_{in} R_{load}$
- г. $K_U = K_I \frac{R_{in}}{R_{load}}$

231. Коефіцієнт підсилення за потужністю біполярного транзистора визначається за формулою:

- а. $K_P = K_U K_I$
- б. $K_P = \frac{K_I}{K_U}$
- в. $K_P = K_I + K_U$
- г. $K_P = \frac{K_U}{K_I}$

232. Статичним режимом роботи транзистора називається такий режим, при якому зміна вхідного струму чи напруги ... вихідної напруги.

- а. не викликає зміни
- б. викликає зміни
- в. рівна зміні
- г. пропорційна змінам

233. Вхідна характеристика для схеми із загальною базою має вигляд:

- а. $I_e = f(U_{be})$ при $U_{bk} = const$
- б. $I_e = f(U_{bk})$ при $U_{be} = const$
- в. $I_e = f(U_{be})$ при $U_{ek} = const$
- г. $I_k = f(U_{be})$ при $U_{bk} = const$

234. Вихідна характеристика для схеми із загальною базою має вигляд:

- а. $I_k = f(U_{bk})$ при $I_e = const$
- б. $I_k = f(U_{be})$ при $I_e = const$
- в. $I_k = f(U_{be})$ при $I_k = const$
- г. $I_k = f(U_{bk})$ при $I_b = const$

235. Зменшення товщини бази за рахунок розширення колекторного переходу при збільшенні зворотної напруги на ньому називається ефектом:

- а. Ерлі
- б. Морлі
- в. Морзе
- г. Генрі

236. Вхідна характеристика для схеми із загальним емітером має вигляд:

- а. $I_b = f(U_{be})$ при $U_{ek} = const$
- б. $I_b = f(U_{ek})$ при $U_{eb} = const$
- в. $I_k = f(U_{eb})$ при $U_{ek} = const$
- г. $I_e = f(U_{bk})$ при $U_{ek} = const$

237. Вихідна характеристика для схеми із загальним емітером має вигляд:

- а. $I_k = f(U_{ek})$ при $I_b = const$
- б. $I_k = f(U_{eb})$ при $I_e = const$
- в. $I_b = f(U_{ek})$ при $I_e = const$
- г. $I_e = f(U_{bk})$ при $I_b = const$

238. Динамічним режимом роботи транзистора називається такий режим, при якому у вихідному колі стоїть ..., за рахунок якого зміна вхідного струму чи напруги ... викликає зміну вихідної напруги.

- а. резистор навантаження, буде
- б. конденсатор, не буде
- в. резистор навантаження, не буде
- г. конденсатор, буде

239. Рівняння динамічного режиму роботи транзистора має вигляд:

- а. $U_{ke} = E_k - I_k \cdot R_k$
- б. $U_{ke} = E_k + I_k \cdot R_k$
- в. $U_{ke} = \frac{E_k}{I_k \cdot R_k} - 1$
- г. $E_k = U_{ke} - I_k \cdot R_k$

240. Для режиму відсічки рівняння динамічного режиму роботи транзистора має вигляд:

- а. $U_{ke} \rightarrow E_k$
- б. $U_{ke} = E_k - I_k \cdot R_k$
- в. $U_{ke} = I_k \cdot R_k$
- г. $U_{ke} \rightarrow 0$

241. Для режиму насичення рівняння динамічного режиму роботи транзистора має вигляд:

- а. $U_{ke} \rightarrow 0$
- б. $U_{ke} \rightarrow E_k$
- в. $U_{ke} = E_k - I_k \cdot R_k$
- г. $U_{ke} = I_k \cdot R_k$

242. Активним чотириполюсником називається чотириполюсник, який здатний підсилювати:

- а. потужність
- б. ємність
- в. опір
- г. індуктивність

243. У системі у-параметрів транзистора у вигляді незалежних змінних беруть..., а у вигляді залежних змінних

- а. U_1 та U_2 , I_1 та I_2
- б. I_1 та I_2 , U_1 та U_2
- в. I_1 та U_1 , I_2 та U_2
- г. I_1 та U_2 , I_2 та U_1

244. У системі z-параметрів транзистора у вигляді незалежних змінних беруть..., а у вигляді залежних змінних

- а. I_1 та I_2 , U_1 та U_2
- б. U_1 та U_2 , I_1 та I_2
- в. I_1 та U_1 , I_2 та U_2
- г. I_1 та U_2 , I_2 та U_1

245. У системі h-параметрів транзистора у вигляді незалежних змінних беруть..., а у вигляді залежних змінних

- а. I_1 та U_2 , I_2 та U_1
- б. I_1 та I_2 , U_1 та U_2

в. U_1 та U_2 , I_1 та I_2

г. I_1 та U_1 , I_2 та U_2

246. Параметр h_{12} має фізичний зміст:

а. коефіцієнта зворотного зв'язку за напругою

б. коефіцієнта підсилення за струмом

в. вхідного опору

г. вихідної провідності

247. Параметр h_{21} має фізичний зміст:

а. коефіцієнта підсилення за струмом

б. коефіцієнта зворотного зв'язку за напругою

в. вихідної провідності

г. вхідного опору

248. Параметр h_{11} має фізичний зміст:

а. вхідного опору

б. коефіцієнта зворотного зв'язку за напругою

в. коефіцієнта підсилення за струмом

г. вихідної провідності

249. Параметр h_{22} має фізичний зміст:

а. вихідної провідності

б. вхідного опору

в. коефіцієнта підсилення за струмом

г. коефіцієнта зворотного зв'язку за напругою

250. Пільовим називається транзистор, в якому струм визначається рухом:

а. основних носіїв заряду

б. неосновних носіїв заряду

в. електронів і дірок

г. електронів і позитронів

251. Області польового транзистора називаються:

а. витік, стік, затвор

б. колектор, затвор, емітер

в. емітер, база, затвор

г. емітер, база, колектор

252. Струм у польовому транзисторі створюється під дією поздовжнього електричного поля, прикладеного між:

а. витоком і стоком

б. витоком і затвором

в. стоком і затвором

г. затвором і землею

253. Керування струмом у польовому транзисторі здійснюється поперечним електричним полем, яке створюється напругою, прикладеною між:

а. витоком і затвором

б. стоком і затвором

в. затвором і землею

г. витоком і стоком

254. При відсутності напруги на керуючому електроді польового транзистора з керуючим р-п-переходом струм стоку:

- а. $I_d = I_{\max}$
- б. $I_d = 0$
- в. $I_d \neq f(U)$
- г. $I_d \neq I_{\max}$

255. При збільшенні напруги на керуючому електроді польового транзистора з керуючим р-п-переходом струм стоку:

- а. зменшується
- б. збільшується
- в. не змінюється
- г. рівний нулю

256. Коефіцієнт підсилення за струмом підсилювача визначається рівністю:

- а. $K_I = \frac{I_{out}}{I_{in}}$
- б. $K_I = \frac{U_{out}}{U_{in}}$
- в. $K_I = \frac{I_{in}}{I_{out}}$
- г. $K_I = I_{out} \cdot I_{in}$

257. Коефіцієнт підсилення за напругою підсилювача визначається рівністю:

- а. $K_U = \frac{U_{out}}{U_{in}}$
- б. $K_U = \frac{U_{in}}{U_{out}}$
- в. $K_P = \frac{U_{out}}{U_{in}}$
- г. $K_U = \frac{U_{out}}{I_{in}}$

258. Коефіцієнт підсилення за потужністю підсилювача визначається рівністю:

- а. $K_P = \frac{P_{out}}{P_{in}}$
- б. $K_P = \frac{P_{in}}{P_{out}}$
- в. $K_I = \frac{P_{out}}{P_{in}}$
- г. $K_P = \frac{P_{out}}{R_{in}}$

259. Загальний коефіцієнт підсилення багатокаскадного підсилювача рівний:

- а. $K = K_1 \cdot K_2 \cdot K_3 \cdot \dots \cdot K_n$
- б. $K = K_1 + K_2 + K_3 + \dots + K_n$
- в. $K = \lg K_1 \cdot \lg K_2 \cdot \lg K_3 \cdot \dots \cdot \lg K_n$
- г. $K = \ln K_1 \cdot \ln K_2 \cdot \ln K_3 \cdot \dots \cdot \ln K_n$

260. Коефіцієнт підсилення за потужністю, виражений в децибелах, визначається рівністю:

- а. $K_P [dB] = 10 \lg K_P$
- б. $K_P [dB] = 20 \lg K_P$
- в. $K_U [dB] = 20 \ln K_P$
- г. $K_U [dB] = 10 \lg K_P$

261. Коефіцієнт підсилення за напругою, виражений в децибелах, визначається рівністю:

- а. $K_U [dB] = 20 \lg K_U$
- б. $K_U [dB] = 20 \ln K_U$
- в. $K_U [dB] = 10 \lg K_U$
- г. $K_I [dB] = 20 \lg K_U$

262. Загальний коефіцієнт підсилення багатокаскадного підсилювача, виражений в децибелах, визначається рівністю:

- а. $K [dB] = K_1 [dB] + K_2 [dB] + K_3 [dB] + \dots + K_n [dB]$
- б. $K [dB] = K_1 [dB] \cdot K_2 [dB] \cdot K_3 [dB] \cdot \dots \cdot K_n [dB]$
- в. $K [dB] = \lg K_1 [dB] + \lg K_2 [dB] + \lg K_3 [dB] + \dots + \lg K_n [dB]$
- г. $K [dB] = \ln K_1 [dB] + \ln K_2 [dB] + \ln K_3 [dB] + \dots + \ln K_n [dB]$

263. Коефіцієнт підсилення операційного підсилювача за диференціальною вхідною напругою визначається рівністю:

- а. $K_d = \frac{U_{out}}{U_d}$
- б. $K_d = \frac{U_d}{U_{out}}$
- в. $K_d = \frac{U_{in}}{U_d}$
- г. $K_c = \frac{U_{out}}{U_c}$

264. Входи операційного підсилювача отримали назву ... та ... входів.

- а. інвертуючого, неінвертуючого
- б. інвертуючого, неінжектуючого
- в. синхронного, асинхронного
- г. інжектуючого, неінжектуючого

265. Для ідеального операційного підсилювача коефіцієнт підсилення за диференціальною вхідною напругою відповідає рівності:

- а. $K_d \rightarrow \infty$
- б. $K_d \rightarrow 0$
- в. $K_d \rightarrow 1$
- г. $K_d \rightarrow \pi$

266. Для ідеального операційного підсилювача коефіцієнт підсилення за синфазною вхідною напругою відповідає рівності:

- а. $K_c \rightarrow 0$
- б. $K_c \rightarrow \infty$
- в. $K_c \rightarrow 1$
- г. $K_c \rightarrow \frac{\pi}{2}$

267. Для ідеального операційного підсилювача для вхідного опору виконується наступне співвідношення:

- а. $R_{in} \rightarrow \infty$
- б. $R_{in} \rightarrow 0$
- в. $R_{in} \rightarrow 1$
- г. $R_{in} \rightarrow R_{out}$

268. Для ідеального операційного підсилювача для вихідного опору виконується наступне співвідношення:

- а. $R_{out} \rightarrow 0$
- б. $R_{out} \rightarrow \infty$
- в. $R_{out} \rightarrow 1$
- г. $R_{out} \rightarrow R_{in}$

269. Для неінвертуючого операційного підсилювача коефіцієнт підсилення схеми рівний:

- а. $K_U = 1 + \frac{R_2}{R_1}$
- б. $K_U = 1 - \frac{R_2}{R_1}$
- в. $K_U = -\frac{R_2}{R_1}$
- г. $K_U = \frac{R_2 + R_1}{R_2 R_1}$

270. Для інвертуючого операційного підсилювача коефіцієнт підсилення схеми рівний:

- а. $K_U = -\frac{R_2}{R_1}$
- б. $K_U = 1 + \frac{R_2}{R_1}$
- в. $K_U = \frac{R_2}{R_1}$
- г. $K_U = -\frac{R_2 + 1}{R_1 - 1}$

271. Для ідеального операційного підсилювача виконується наступне співвідношення для смуги пропускання:

- а. $\Delta f \rightarrow \infty$
- б. $\Delta f \rightarrow 0$
- в. $\Delta f \rightarrow \pi$
- г. $\Delta f \rightarrow 10^5$

272. Значення диференціальної вхідної напруги, яку необхідно подати на входи операційного підсилювача, щоб напруга на його виході була рівна нулю, називається напругою:

- а. зміщення
- б. послаблення
- в. інжекції
- г. підсилення

273. Швидкість наростання вихідної напруги операційного підсилювача задається рівністю:

- а. $v_{U_{out}} = \frac{U_{out}}{t}$
- б. $v_{U_{out}} = \frac{U_{in}}{t}$
- в. $v_{U_{out}} = \frac{t}{U_{out}}$
- г. $v_{U_{out}} = U_{out} t$

274. Система числення

- а. сукупність цифр
- б. сукупність правил
- в. сукупність цифр і правил для записування чисел
- г. сукупність цифр і правил для записування чисел та арифметичних операцій

275. Логічна змінна

- а. може набувати довільних значень
- б. може набувати лише істинних або хибних значень
- в. може набувати числових або логічних значень
- г. може набувати числових значень

276. Логічна функція

- а. набуває тільки значення 0 або 1 на наборах логічних змінних
- б. набуває довільних значень
- в. набуває тільки числових значень
- г. набуває тільки символічних значень

277. Суперпозиція функцій одержується

- а. шляхом підстановки чисел замість аргументів
 - б. шляхом підстановки логічних змінних замість аргументів
 - в. шляхом підстановки функцій замість аргументів
 - г. шляхом об'єднання функцій булевими операціями
278. Булева функція n визначена на наборах аргументів
- а. n^2
 - б. 2^n
 - в. 2^{2^n}
 - г. n^n
279. Кількість n -арних булевих функцій
- а. n^2
 - б. 2^n
 - в. 2^{2^n}
 - г. n^n
280. Кількість бінарних булевих функцій
- а. 2
 - б. 4
 - в. 8
 - г. 16
281. Кількість тернарних булевих функцій
- а. 32
 - б. 64
 - в. 128
 - г. 256
282. Таблицею істинності називається
- а. математична таблиця, яка використовується для обчислення значень булевих функцій
 - б. сукупність наборів аргументів, на яких функція набуває значення "істина"
 - в. математична таблиця, яка використовується для обчислення значень функцій
 - г. упорядкована у вигляді таблиці послідовність значень функції
283. Логічний базис мінімальний, якщо
- а. містить три логічні операції
 - б. містить дві логічні операції
 - в. видалення з набору хоча б однієї операції перетворює його у функціонально неповний
 - г. видалення з набору двох операцій перетворює його у функціонально неповний
284. Логічні функції нуля аргументів називаються
- а. елементарними
 - б. логічними константами
 - в. абсолютним логічним нулем
 - г. таких функцій не існує
285. Мінімальний логічний базис (варіант 1)
- а. виключне АБО
 - б. АБО
 - в. І
 - г. І-НЕ

286. Мінімальний логічний базис (варіант 2)

- а. виключне АБО
- б. АБО
- в. АБО-НЕ
- г. І

287. Позитивною логікою називається такий спосіб кодування логічних констант, коли

- а. нулю відповідає низький рівень сигналу, одиниці - високий
- б. нулю відповідає високий рівень сигналу, одиниці - низький
- в. нулю відповідає від'ємний рівень сигналу, одиниці - додатний
- г. нулю відповідає рівень шини заземлення, одиниці - напруга джерела живлення

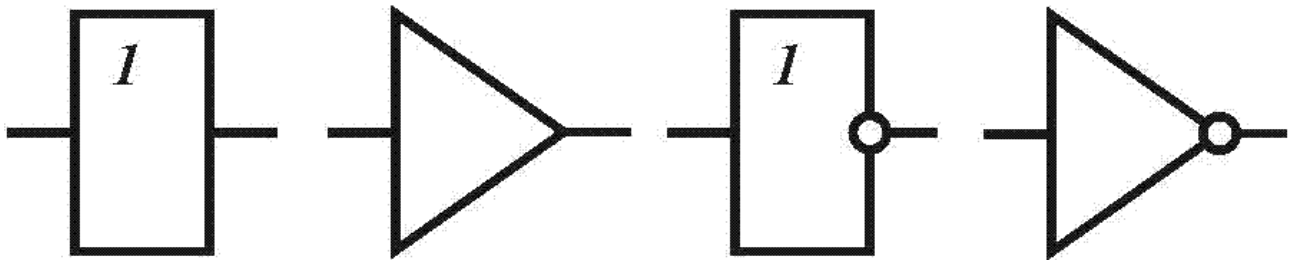
288. Елементарна логічна функція

- а. має один аргумент
- б. реалізуються окремим логічним елементом
- в. має тривіальні значення
- г. не можна бути записана за допомогою інших функцій

289. Буфер (повторювач) використовується для

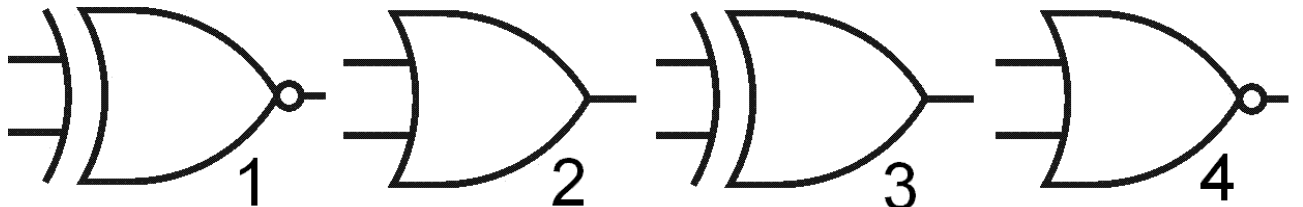
- а. узгоджує вхідний та вихідний сигнал схеми
- б. збільшує кількість входів логічного елемента
- в. підсилює вхідний сигнал
- г. реалізує тотожне повторення сигналу

290. Логічні елементи



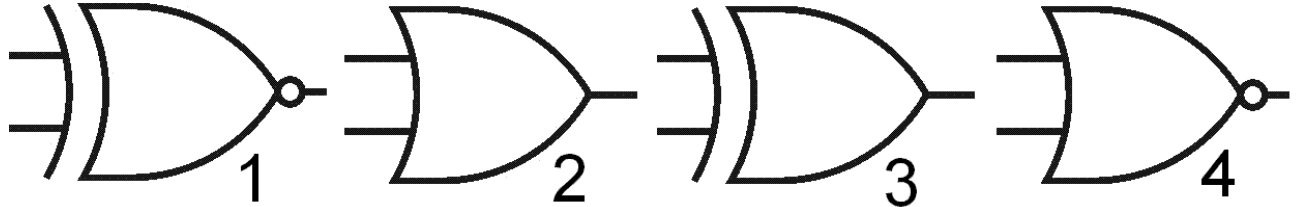
- а. буферні
- б. елементарні
- в. тривіальні
- г. одновходові

291. Логічний елемент виключальне АБО



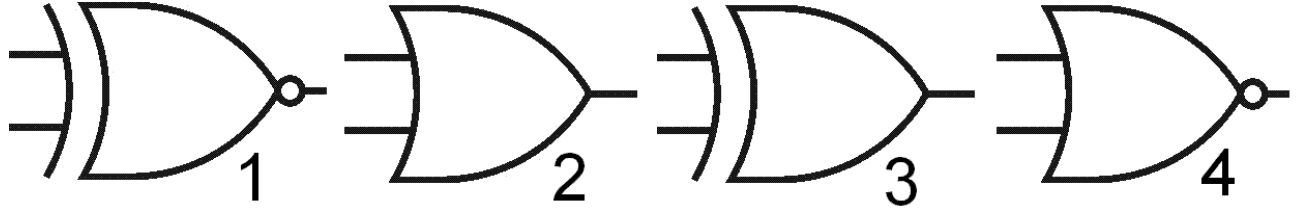
- а. 1
- б. 2
- в. 3
- г. 4

292. Логічний елемент виключальне АБО-НЕ



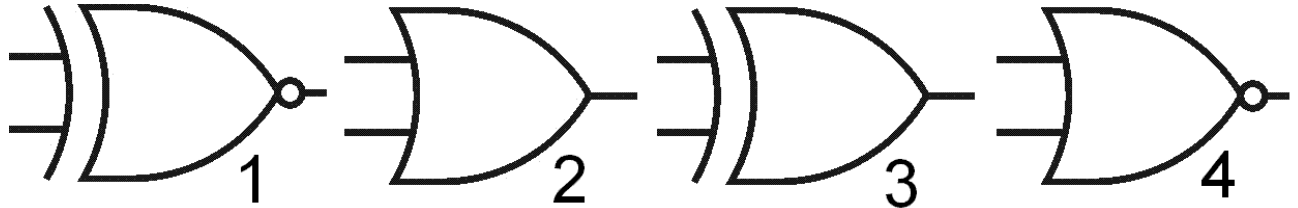
- а. 1
- б. 2
- в. 3
- г. 4

293. Логічний елемент АБО



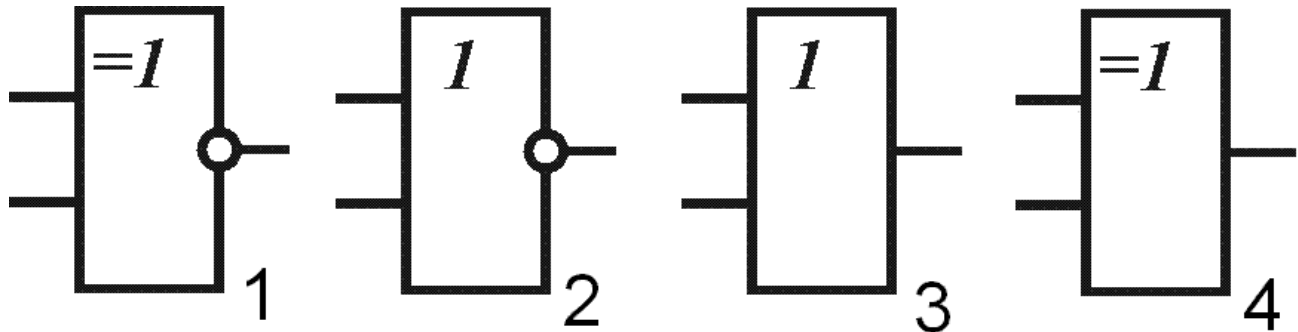
- а. 1
- б. 2
- в. 3
- г. 4

294. Логічний елемент АБО-НЕ



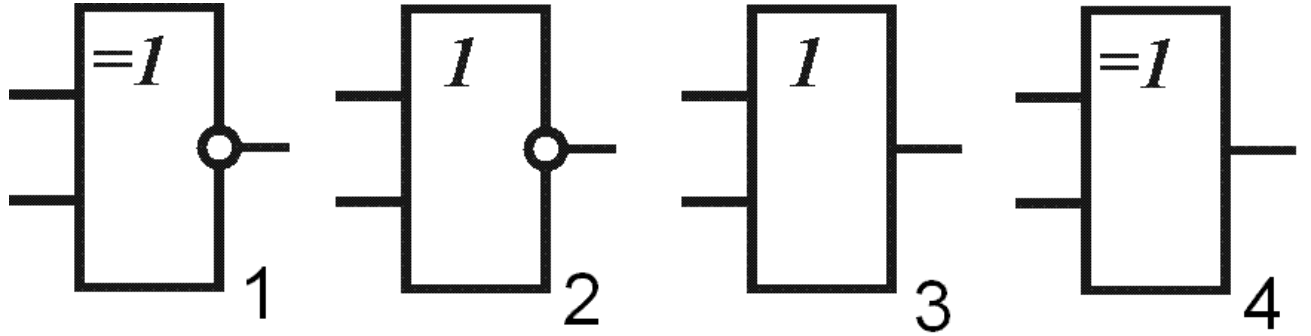
- а. 1
- б. 2
- в. 3
- г. 4

295. Логічний елемент виключальне АБО-НЕ



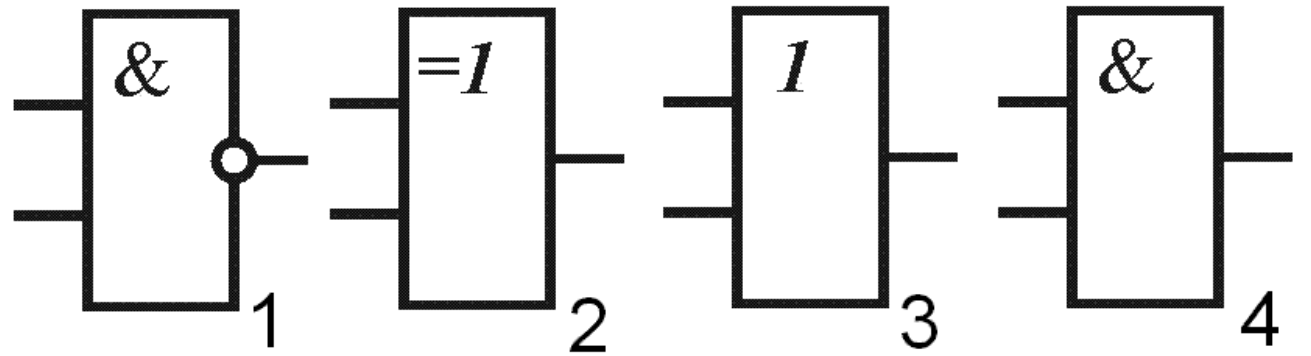
- а. 1
- б. 2
- в. 3
- г. 4

296. Логічний елемент виключальне АБО



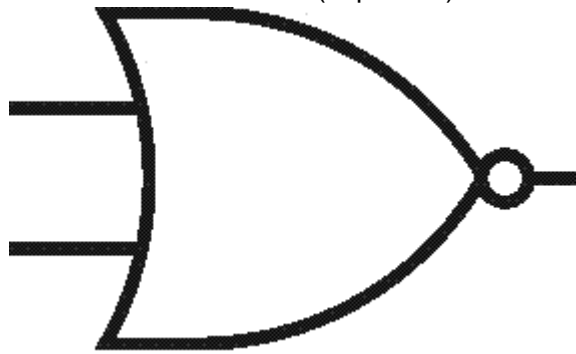
- а. 1
- б. 2
- в. 3
- г. 4

297. Логічний елемент І-НЕ



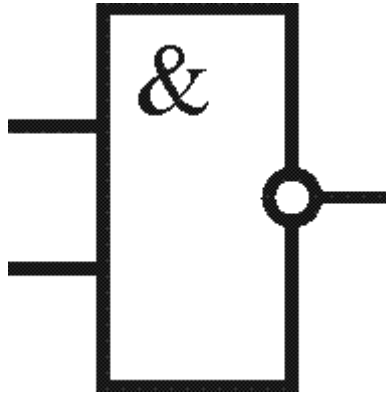
- а. 1
- б. 2
- в. 3
- г. 4

298. Логічний елемент (варіант 1)



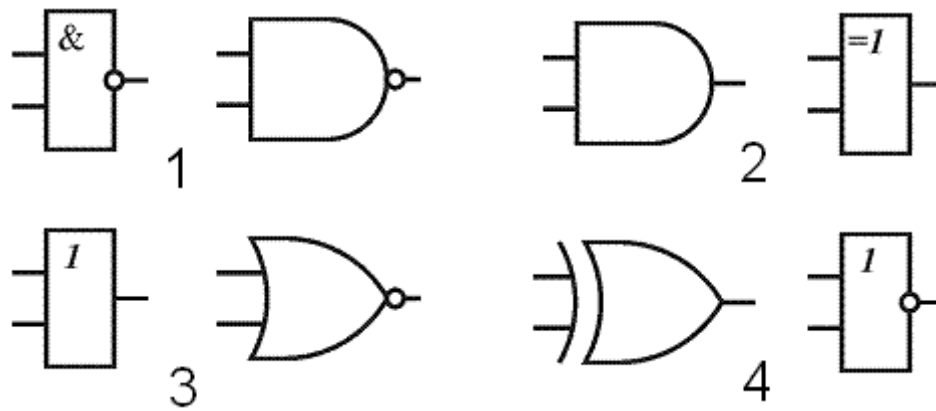
- а. АБО
- б. заперечення диз'юнкції
- в. диз'юнкції
- г. АБО-НЕ

299. Логічний елемент (варіант 2)



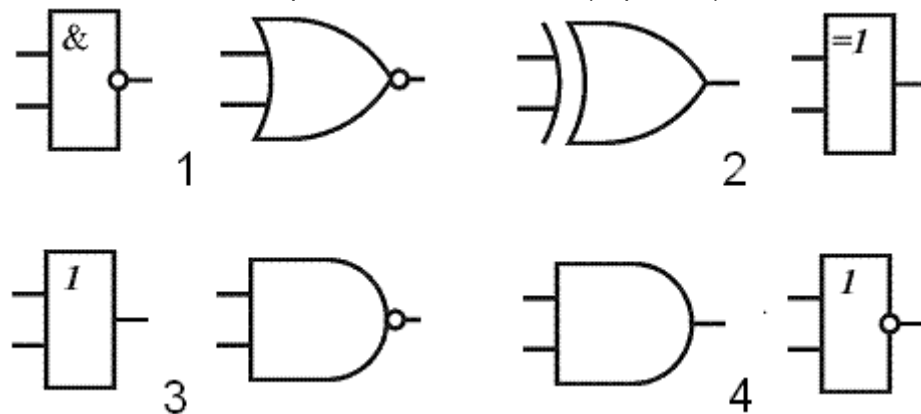
- а. АБО-НЕ
- б. І-НЕ
- в. І
- г. заперечення кон'юнкції

300. Еквівалентна пара логічних елементів (варіант 1)



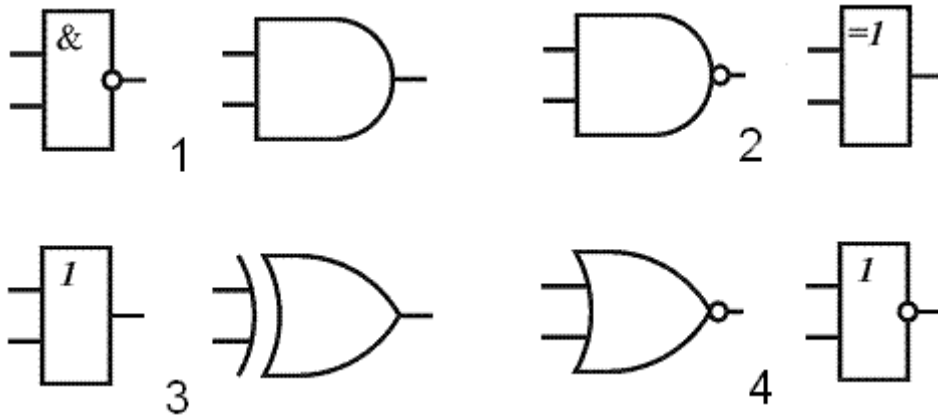
- а. 1
- б. 2
- в. 3
- г. 4

301. Еквівалентна пара логічних елементів (варіант 2)



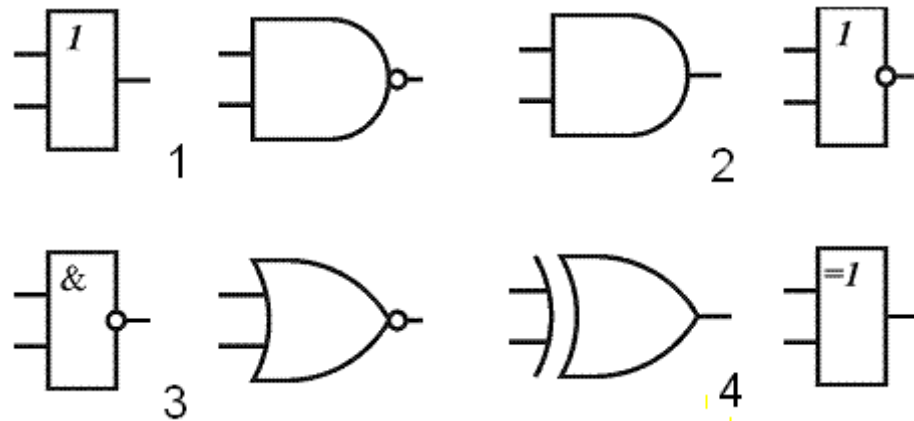
- а. 1
- б. 2
- в. 3
- г. 4

302. Еквівалентна пара логічних елементів (варіант 3)



- а. 1
- б. 2
- в. 3
- г. 4

303. Еквівалентна пара логічних елементів (варіант 4)



- а. 1
- б. 2
- в. 3
- г. 4

304. Логічною схемою називається

- а. схема логічного елемента
- б. реалізації перемикальної функції
- в. функціонально закінчений логічний блок
- г. алгоритм побудови функції

305. Базис

- а. деякий, заздалегідь визначений набір функцій
- б. сукупність не більше 4-х елементарних функцій
- в. сукупність елементарних функцій, за допомогою яких можна подати іншу довільну функцію
- г. набір елементарних логічних елементів, за допомогою яких можна побудувати довільну логічну схему

306. Перемикальна змінна

- а. змінна, яка використовується у перемикальній функції
- б. змінна із одним значенням (станом)

- в. змінна із двома значеннями (станами)
 - г. змінна із скінченим числом значень (станів)
307. Який закон задає співвідношення $xу=ух$
- а. комутативний
 - б. асоціативний
 - в. дистрибутивний
 - г. поглинання
308. Який закон задає співвідношення $(ху)z=(ху)z$
- а. комутативний
 - б. асоціативний
 - в. дистрибутивний
 - г. поглинання
309. Який закон задає співвідношення $xv(yz)=(xvy)(xvz)$
- а. комутативний
 - б. асоціативний
 - в. дистрибутивний
 - г. поглинання
310. Які властивості має функція штрих Шеффера
- а. комутативність
 - б. дистрибутивність відносно диз'юнкції
 - в. ідемпотентність
 - г. асоціативність
311. Які властивості має операція Пірса
- а. асоціативність
 - б. дистрибутивність відносно диз'юнкції
 - в. ідемпотентність
 - г. комутативність
312. Який закон задає співвідношення $xvxу=x$
- а. комутативний
 - б. асоціативний
 - в. дистрибутивний
 - г. поглинання
313. Властивість комутативності дозволяє
- а. об'єднувати входи логічних елементів
 - б. міняти місцями входи логічних елементів
 - в. будувати багатовходові логічні елементи за допомогою логічних елементів на меншу кількість входів
 - г. замінювати логічні елементи інверсними до них логічними елементами
314. Властивість ідемпотентності дозволяє
- а. об'єднувати входи логічних елементів
 - б. міняти місцями входи логічних елементів
 - в. будувати багатовходові логічні елементи за допомогою логічних елементів на меншу кількість входів
 - г. замінювати логічні елементи інверсними до них логічними елементами

315. Який закон задає співвідношення $(xy)' = x'vy'$
- комутативний
 - асоціативний
 - закон де Моргана
 - поглинання
316. Який закон задає співвідношення $A \vee BB' = A$
- законом тавтології
 - законом де Моргана
 - законом поглинання
 - законом склеювання
317. Який закон задає співвідношення $AB \vee AB' = A$
- законом тотожності
 - законом де Моргана
 - законом поглинання
 - законом склеювання
318. Який закон задає співвідношення $A(A \vee B') = A$
- законом тотожності
 - законом де Моргана
 - законом поглинання
 - законом склеювання
319. Порядок виконання логічних операцій
- інверсія, кон'юнкція, імплікація, диз'юнкція, еквівалентність
 - інверсія, кон'юнкція, диз'юнкція, імплікація, еквівалентність
 - диз'юнкція, інверсія, кон'юнкція, еквівалентність, імплікація
 - кон'юнкція, інверсія, диз'юнкція, імплікація, еквівалентність
320. Диз'юнктивна нормальна форма (ДНФ)
- диз'юнкція елементарних диз'юнкцій
 - диз'юнкція елементарних кон'юнкцій
 - кон'юнкція елементарних диз'юнкцій
 - кон'юнкція елементарних кон'юнкцій
321. Кон'юнктивна нормальна форма (КНФ)
- диз'юнкція елементарних диз'юнкцій
 - диз'юнкція елементарних кон'юнкцій
 - кон'юнкція елементарних диз'юнкцій
 - кон'юнкція елементарних кон'юнкцій
322. Досконала диз'юнктивна нормальна форма
- диз'юнкція тих конститuent одиниці, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
 - диз'юнкція тих конститuent одиниці, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція
 - диз'юнкція тих конститuent нуля, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
 - диз'юнкція тих конститuent нуля, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція

323. Досконала кон'юнктивна нормальна форма

- а. кон'юнкція тих конститuent одиниці, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
- б. кон'юнкція тих конститuent одиниці, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція
- в. кон'юнкція тих конститuent нуля, які перетворюються в нуль на тих самих наборах змінних, що й задана функція
- г. кон'юнкція тих конститuent нуля, які перетворюються в одиницю на тих самих наборах змінних, що й задана функція

324. Функція $f=(BC'D'EF)\vee(ABCD)\vee(DE'F)\vee(ABC)$ записана у вигляді

- а. ДНФ
- б. ДДНФ
- в. ДКНФ
- г. КНФ

325. Функція $(B\vee C'\vee D'\vee E\vee F)*(A\vee b\vee C\vee D)*(D\vee E'\vee F)*(A\vee B\vee C)$ записана у вигляді

- а. ДНФ
- б. ДДНФ
- в. ДКНФ
- г. КНФ

326. Терм

- а. група логічних змінних в прямій або інверсній формі, які поєднані однією функцією і кожна змінна або її інверсія може бути присутня тільки один раз
- б. група логічних змінних в прямій або інверсній формі, які поєднані однією функцією
- в. функція, яка набуває одиничного значення тільки для єдиного вхідного набору аргументів
- г. функція, яка набуває нульового значення тільки для єдиного вхідного набору аргументів

327. Ранг терма

- а. кількість одиничних змінних
- б. кількість нульових змінних
- в. кількість змінних
- г. кількість змінних і їх інверсій

328. Конституентою нуля називається

- а. будь-яка функція, яка на нульовому наборі набуває нульового значення
- б. нульова функція
- в. функція, яка набуває нульового значення тільки для єдиного вхідного набору аргументів
- г. функція, яка набуває нульового значення для більшості вхідних наборів аргументів

329. Конституентою одиниці називається

- а. будь-яка функція, яка на одиничному наборі набуває одиничного значення
- б. одинична функція
- в. функція, яка набуває одиничного значення для більшості вхідних наборів аргументів
- г. функція, яка набуває одиничного значення тільки для єдиного вхідного набору аргументів.

330. Логічний базис

- а. набір всіх логічних операцій
- б. набір логічних операцій, що дозволяє аналітично описати будь-яку логічну функцію

- в. три логічні операції
- г. одна логічна операція

331. Елементний базис

- а. набір всіх логічних елементів
- б. набір з трьох логічних елементів
- в. набір логічних елементів, який володіє функціональною повнотою
- г. один логічний елемент

332. Булева функція двох змінних змінних $(A \vee B)'$

- а. кон'юнкція
- б. штрих Шеффера
- в. диз'юнкція
- г. стрілка Пірса

333. Булева функція двох змінних змінних $(AB)'$

- а. кон'юнкція
- б. штрих Шеффера
- в. диз'юнкція
- г. стрілка Пірса

334. Булева функція двох змінних "Сума за модулем два"

- а. $A \vee B$
- б. $(A \vee B)AB$
- в. $A'B \vee AB'$
- г. $(A' \vee B)(A \vee B')$

335. Мінтерм

- а. це функція двох змінних, яка дорівнює нулю тільки на одному наборі
- б. це функція n змінних, яка дорівнює одиниці тільки на одному наборі
- в. це функція n змінних, яка дорівнює нулю тільки на одному наборі
- г. це функція n змінних, яка дорівнює нулю на всіх наборах

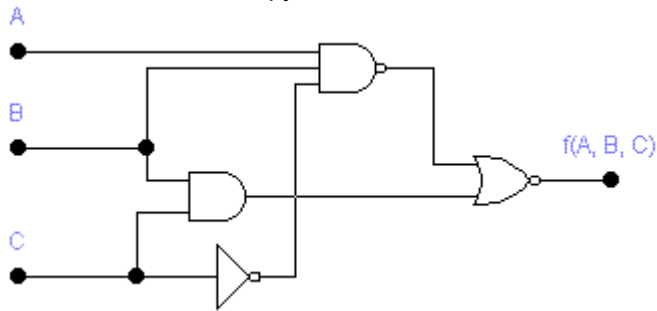
336. Макстерм

- а. це функція двох змінних, яка дорівнює нулю тільки на одному наборі
- б. це функція n змінних, яка дорівнює одиниці тільки на одному наборі
- в. це функція n змінних, яка дорівнює нулю тільки на одному наборі
- г. це функція n змінних, яка дорівнює нулю на всіх наборах

337. Формула Шенона для подання функції n змінних через функцію $(n-1)$ змінних

- а. $F(A, B, \dots, Z) = A'f(1, B, \dots, Z) \vee Af(0, B, \dots, Z)$
- б. $F(A, B, \dots, Z) = Af(B, \dots, Z) \vee A'f(B, \dots, Z)$
- в. $F(A, B, \dots, Z) = Af(1, B, \dots, Z) A'f(0, B, \dots, Z)$
- г. $F(A, B, \dots, Z) = Af(1, B, \dots, Z) \vee A'f(0, B, \dots, Z)$

338. Яка з логічних функцій відповідає схемі



- а. $f(A,B,C)=((ABC')\vee BC)'$
- б. $f(A,B,C)=(A\vee B\vee C)'\cdot BVC$
- в. $f(A,B,C)=(AB')\vee BC$
- г. $f(A,B,C)=((ABC')\text{sum_mod2}(BC))'$

339. Комутативний закон

- а. $AB=A(B)$
- б. $A\vee B=B\vee A$
- в. $AB=A\vee B$
- г. $A\vee B=AB'$

340. Асоціативний закон

- а. $ABC=CBA$
- б. $A(B\vee C)=(AB)\vee C$
- в. $ABC=(AB)C$
- г. $A\vee BC=AB\vee C$

341. Дистрибутивний закон

- а. $ABC=BAC$
- б. $A\vee B\vee C=AB\vee C$
- в. $A\vee AC=A$
- г. $A(B\vee C)=AB\vee AC$

342. Ідемпотентність

- а. $ABC=CBA$
- б. $A(B\vee C)=(AB)\vee C$
- в. $AAA=A$
- г. $A\vee BC=AB\vee C$

343. Закон поглинання (варіант 1)

- а. $A\vee A'=1$
- б. $AA'=0$
- в. $A(A\vee B)=A$
- г. $A(A\vee B)=B$

344. Закон поглинання (варіант 2)

- а. $A\vee A'=1$
- б. $AA'=0$
- в. $A\vee AB=A$
- г. $A(A\vee B)=B$

345. Закон склеювання (варіант 1)

- а. $AVA'=1$
- б. $AA'=0$
- в. $(AvB)(AvB')=A$
- г. $(AvB)(AvB')=B$

346. Закон склеювання (варіант 2)

- а. $AVA'=1$
- б. $AA'=0$
- в. $ABvAB'=A$
- г. $(AvB)(AvB')=B$

347. Закон тотожності (варіант 1)

- а. $AVA'=1$
- б. $AvA'B=AvB$
- в. $ABvAB'=A$
- г. $(AvB)(AvB')=B$

348. Закон тотожності (варіант 2)

- а. $AVA'=1$
- б. $A(A'B)=AB$
- в. $ABvAB'=A$
- г. $(AvB)(AvB')=B$

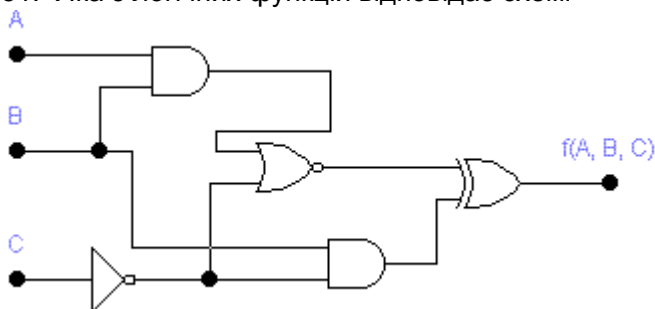
349. Функція $f=(BC'D'EF)v(DE'F)v(ABC)$ записана у вигляді

- а. ДНФ
- б. ДДНФ
- в. ДКНФ
- г. КНФ

350. Функція $f=(BvC'vD'vEvF)(DvE'vF)(AvBvC)$ записана у вигляді

- а. ДНФ
- б. ДДНФ
- в. ДКНФ
- г. КНФ

351. Яка з логічних функцій відповідає схемі



- а. $f(A,B,C)=((ABvC')'vBC')$
- б. $F(A,B,C)=((ABvC')'sum_mod2 BC')$
- в. $F(A,B,C)=((ABvC')'sum_mod2 BC'$
- г. $F(A,B,C)=((AvB)C')' sum_mod2 (BvC')$

352. Комбінаційною схемою називається така схема, вихідні сигнали якої

- а. залежать від сигналів в попередньому такті
- б. залежать виключно від вхідних сигналів і не залежать від їхніх значень в попередній

момент часу

- в. визначаються вхідними сигналами та їхніми значеннями в попередній момент часу
- г. поєднують (комбінують) сигнали різних типів кодувань

353. Головною умовою комбінаційної схеми є

- а. наявність елементів пам'яті - тригерів
- б. сукупність (поєднання) логічних елементів різних типів
- в. однаковий час проходження кожного сигналу від входу до виходу
- г. відсутність зворотних зв'язків

354. Складність (за Квайном) комбінаційної схеми визначає

- а. максимально можливу кількість логічних елементів, необхідних для реалізації логічної функції
- б. мінімально можливу кількість логічних елементів, необхідних для реалізації логічної функції;
- в. кількість логічних елементів, необхідних для реалізації конкретної форми подання логічної функції
- г. сумарну кількість входів логічних елементів необхідних для реалізації конкретної форми подання логічної функції.

355. Ранг (за Квайном) комбінаційної схеми визначається

- а. середньою кількістю логічних елементів, які вхідні сигнали проходять від входу комбінаційної схеми до виходу
- б. мінімальною кількістю логічних елементів, які вхідні сигнали проходять від входу комбінаційної схеми до виходу
- в. максимальною кількістю логічних елементів, які вхідні сигнали проходять від входу комбінаційної схеми до виходу
- г. сумарною кількістю входів всіх логічних елементів схеми

356. Операція неповного склеювання у методі Квайна

- а. $AVA'=1$
- б. $ABvAB'=AvABvAB'$
- в. $ABvAB'=A$
- г. $(AvB)(AvB')=B$

357. Величина енергоспоживання схеми визначається

- а. загальною кількістю логічних елементів схеми
- б. загальною кількістю входів логічних елементів схеми
- в. загальною кількістю входів комбінаційної схеми
- г. загальною кількістю входів логічних елементів та загальною кількістю логічних елементів

358. Булеві функції тотожні, якщо вони

- а. подані в одному і тому ж базисі
- б. мають однакову форму запису
- в. мають однакові таблиці істинності
- г. є мінімальними формами подання

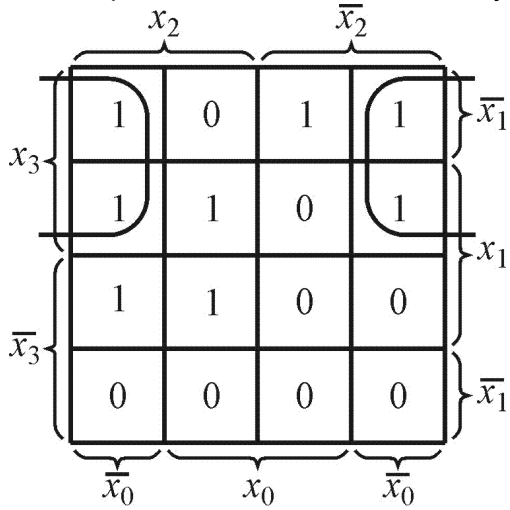
359. Імплікантою функції f називають

- а. частину цієї функції
- б. конституенту одиниці
- в. іншу функцію, яка набуває нульових значень на тих же вхідних наборах, що і функція f
- г. іншу функцію, яка набуває одиничних значень на тих же вхідних наборах, що і функція f .

360. Імпліцентовою функції називають

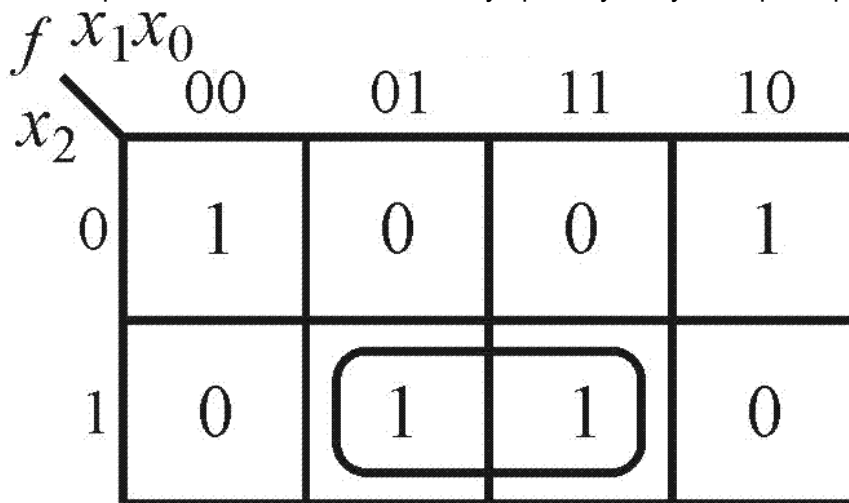
- а. частину цієї функції
- б. конституюнту нуля
- в. іншу функцію, яка набуває нульових значень на тих же вхідних наборах, що і функція f
- г. іншу функцію, яка набуває одиничних значень на тих же вхідних наборах, що і функція f

361. Терм, який відповідає вказаному прямокутнику на діаграмі Вейча



- а. $x_3 \vee x_0$
- б. $x_3 \vee x_0'$
- в. $x_3' x_0$
- г. $x_3 x_0'$

362. Терм, який відповідає вказаному прямокутнику на карті Карно (варіант 1)



- а. $x_2 x_0$
- б. $x_2' x_0'$
- в. $x_2 \vee x_0$
- г. $x_2' \vee x_0'$

363. Терм, який відповідає вказаному прямокутнику на карті Карно (варіант 2)

f	x_1x_0	00	01	11	10
x_3x_2	00	1	1	0	0
	01	0	0	1	0
	11	1	0	1	1
	10	0	0	1	1

- а. $x_1'vx_3'$
- б. x_1vx_3
- в. $x_1'x_3'$
- г. x_1x_3

364. Терм, який відповідає вказаному прямокутнику на карті Карно (варіант 3)

f	x_1x_0	00	01	11	10
x_3x_2	00	1	0	0	0
	01	0	0	1	0
	11	1	0	1	1
	10	0	0	1	1

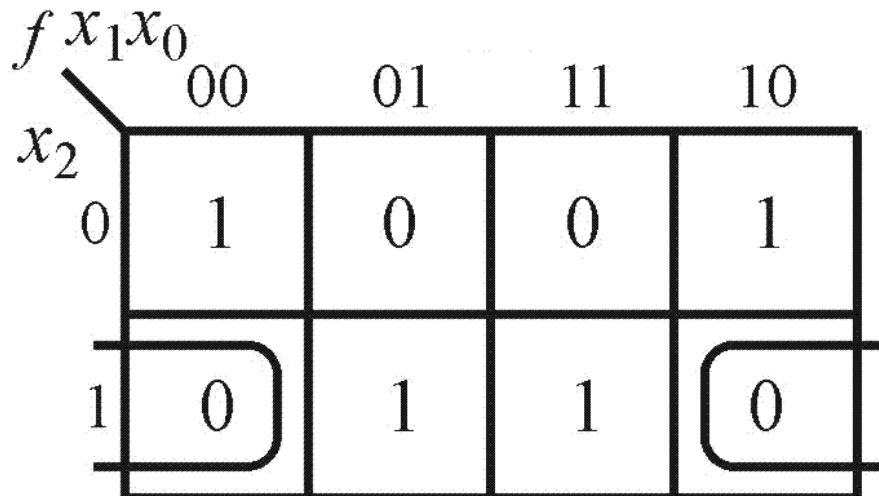
- а. $x_0'x_1'$
- б. $x_0'vx_1$
- в. x_0vx_1'
- г. x_0x_1

365. Терм, який відповідає вказаному прямокутнику на карті Карно (варіант 4)

f	x_1x_0	00	01	11	10
x_3x_2	00	1	1	0	0
	01	0	0	1	0
	11	1	0	1	1
	10	0	0	1	1

- а. $x_1x_2'x_3$
- б. $x_1vx_2'vx_3$
- в. $x_0vx_2'vx_3$
- г. $x_1'x_2x_3'$

366. Терм, який відповідає вказаному прямокутнику на карті Карно (варіант 5)



- а. x_2vx_0'
 - б. x_2x_0'
 - в. $x_2'vx_0$
 - г. x_2x_0
367. У комбінаційних схемах логічний стан виходів елементів залежить від
- а. комбінації вхідних і вихідних сигналів у даний момент часу
 - б. комбінації вхідних і вихідних сигналів улюбий момент часу
 - в. комбінації вхідних сигналів у даний момент часу
 - г. комбінації вхідних сигналів у попередній момент часу
368. Комбінаційна схема містить
- а. логічні елементи і елементи пам'яті
 - б. елементи пам'яті із зворотніми зв'язками
 - в. логічні елементи із зворотніми зв'язками
 - г. логічні елементи без зворотніх зв'язків
369. У послідовній схемі логічний стан виходів елементів залежить від
- а. вхідних сигналів і стану пам'яті у даний момент часу
 - б. вхідних і вихідних сигналів улюбий момент часу
 - в. вихідних сигналів і стану пам'яті у даний момент часу
 - г. вхідних сигналів і стану пам'яті у даний момент часу
370. Коефіцієнт об'єднання за входом визначає
- а. максимально можливу кількість входів логічного елемента
 - б. максимальну кількість логічних елементів, виходи яких об'єднуються на одному вході даного елемента
 - в. кількість входів логічного елемента
 - г. максимально можливу кількість входів логічного елемента, які можна з'єднати між собою
371. Коефіцієнт розгалуження за виходом визначає
- а. максимально можливу кількість виходів логічного елемента
 - б. максимально можливу кількість виходів комбінаційної схеми

- в. кількість виходів логічного елемента, які можна об'єднати між собою
- г. максимальну кількість типових входів логічних елементів, які можуть бути під'єднані до виходу базового логічного елемента

372. Час затримки логічного елемента

- а. тривалість такту синхронізації
- б. середній час перемикання "0" до "1" та навпаки
- в. проміжок часу між появою сигналу на входах логічного елемента та його виході
- г. час, упродовж якого сигнал на виході знаходиться в області невизначеності логічного рівня

373. Булева операція є елементарною, якщо

- а. не має операндів
- б. має мінімальну кількість змінних
- в. має одну змінну
- г. кожна змінна зустрічається не більше одного разу

374. Потенціальний сигнал

- а. змінюється на початку тактового імпульсу і має тривалість кратну тривалості машинного такту
- б. змінюється в кінці тактового імпульсу і має тривалість машинного такту
- в. змінюється незалежно від тактового імпульсу
- г. не змінюється

375. Імпульсний сигнал

- а. змінюється на початку тактового імпульсу і має тривалість кратну тривалості машинного такту
- б. змінюється в кінці тактового імпульсу і має тривалість машинного такту
- в. змінюється незалежно від тактового імпульсу
- г. змінюється на початку тактового імпульсу і має тривалість в межах машинного такту

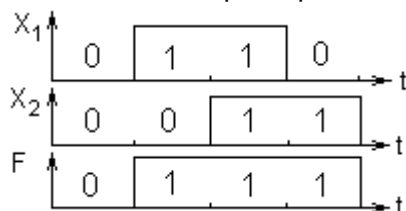
376. При позитивному способі кодування логічних сигналів

- а. більший рівень напруги з врахуванням знаку відображає лог. 0
- б. більший рівень напруги з врахуванням знаку відображає лог. 1
- в. менший рівень напруги без врахування знаку відображає лог. 0
- г. менший рівень напруги без врахування знаку відображає лог. 1

377. При негативному способі кодування логічних сигналів

- а. більший рівень напруги з врахуванням знаку відображає лог. 0
- б. більший рівень напруги з врахуванням знаку відображає лог. 1
- в. менший рівень напруги без врахування знаку відображає лог. 0
- г. менший рівень напруги без врахування знаку відображає лог. 1

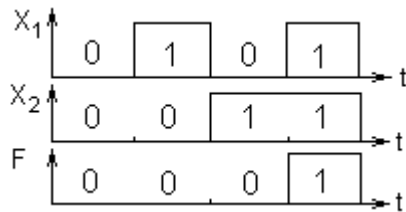
378. Часова діаграма роботи логічного елемента (варіант 1)



- а. АБО
- б. виключне АБО

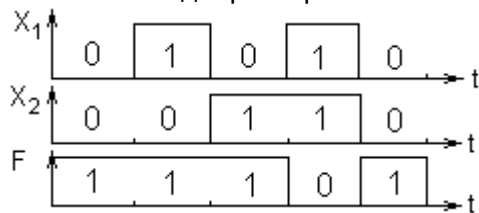
- в. І
- г. НЕ

379. Часова діаграма роботи логічного елемента (варіант 2)



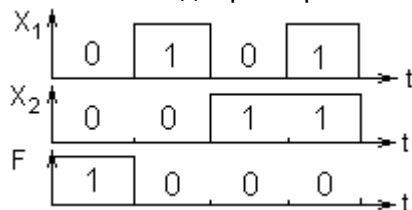
- а. АБО
- б. виключне АБО
- в. І
- г. НЕ

380. Часова діаграма роботи логічного елемента (варіант 3)



- а. АБО
- б. виключне АБО
- в. І
- г. НЕ-І

381. Часова діаграма роботи логічного елемента (варіант 4)



- а. АБО
- б. виключне АБО
- в. НЕ-АБО
- г. НЕ

382. Системою числення називається

- а. спосіб запису чисел
- б. сукупність засобів позначення чисел відповідно до їх величини
- в. сукупність засобів зображення чисел з допомогою цифрових знаків
- г. запис чисел за допомогою цифр

383. До позиційних належать такі систем числення

- а. двійкова
- б. римська
- в. двійково-десятькова
- г. унарна

384. Розряди числа нумеруються

- а. зліва направо починаючи з нульового
- б. справа наліво починаючи з нульового

- в. зліва направо починаючи з першого
- г. справа наліво починаючи з першого

385. Вагою розряду називається

- а. коефіцієнт, на який слід помножити цифру для того, щоб отримати її числове значення
- б. значення цифри, яка відповідає номеру розряду
- в. номер розряду
- г. величина основи системи числення

386. Неправильний запис

- а. 334,56q
- б. 333,56d
- в. 333,56b
- г. 333,56o

387. Помилка в обчисленнях

- а. $111,01b + 11,11b = 1011,00b$
- б. $111,01q + 11,11q = 122,12q$
- в. $10100,10q + 101,01q = 11001,11q$
- г. $355,24q + 73,3q = 450,54q$

388. Числу 456d відповідає

- а. 1_0010_0111b
- б. 1_1100_1000b
- в. 1_0011_1000b
- г. 1_0100_0101b

389. Числу 23,703125d відповідає

- а. 1_0111,1011_01b
- б. 1_0111,0101_101b
- в. 1_0111,0110_1b
- г. 1_1101,1011_01b

390. Числу 118,625d відповідає

- а. 101_0111,1011b
- б. 111_0110,1010b
- в. 100_0111,0110b
- г. 110_1101,1011b

391. Числу 1EB6,C6h відповідає

- а. 11_1110_1100_0110,1010_0110b
- б. 1_1110_1011_0110,1100_0110b
- в. 111_1110_1011_0110,1100_0110b
- г. 1010_0010_0100_0111,0100_0011b

392. Числу 305,42o відповідає

- а. 110_100_010,010_010b
- б. 111_101_011,110_110b
- в. 011_000_101,100_010b
- г. 100_010_010,0111,001b

393. Числу в прямому коді 1000_0101,01b відповідає

- а. 69,25
- б. -58,5
- в. -5,25
- г. 123,75

394. Числу в оберненому кодi 1111_0100,01b вiдповiдає

- а. 40,25
- б. -11,5
- в. 11,5
- г. -40,25

395. Числу в доповняльному кодi 1111_0111,11b вiдповiдає

- а. 8,25
- б. -9,00
- в. -9,25
- г. -23,75

396. Сума чисел 3 + -4 у прямому кодi

- а. 1000_0001b
- б. 1111_0001b
- в. 0000_0001b
- г. 1000_0000b

397. Сума чисел -3 + -4 у прямому кодi

- а. 1000_0111b
- б. 1111_0111b
- в. 0000_0111b
- г. 1000_1000b

398. Сума чисел 3 + -4 в оберненому кодi

- а. 1000_0001b
- б. 1111_1110b
- в. 0111_0001b
- г. 0000_0001b

399. Сума чисел -3 + -4 в оберненому кодi

- а. 1000_0111b
- б. 1111_1000b
- в. 0111_0001b
- г. 1000_0111b

400. Сума чисел 3 + -4 у доповняльному кодi

- а. 1000_0001b
- б. 1111_1111b
- в. 0111_0001b
- г. 0000_0001b

401. Сума чисел -3 + -4 у доповняльному кодi

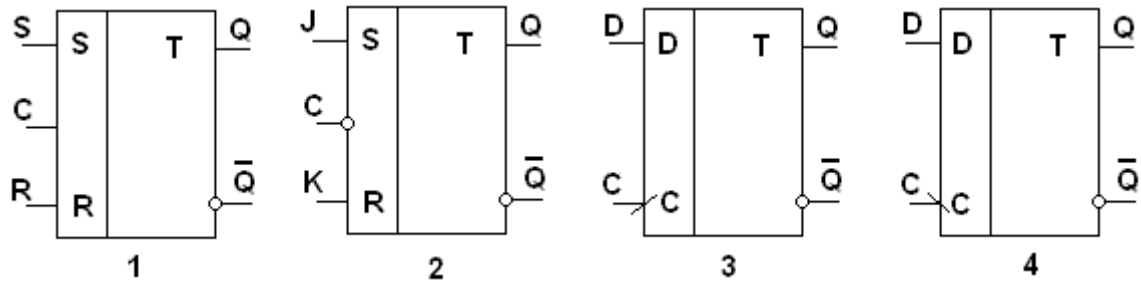
- а. 1000_0001b
- б. 1111_1001b
- в. 0111_0001b
- г. 0000_1111b

402. Для отримання оберненого коду від'ємного числа необхідно
- інвертувати всі розряди числа, записаного в прямому коді
 - інвертувати всі крім старшого розряди числа, записаного в прямому коді
 - інвертувати модуль числа
 - до числа слід додати одиницю молодшого розряду
403. Для отримання доповняльного коду від'ємного числа необхідно
- інвертувати всі розряди числа, записаного в прямому коді
 - інвертувати всі крім старшого розряди числа, записаного в прямому коді
 - якщо знаковий розряд числа 1, то всі інші розряди інвертувати, якщо 0 - число залишити без зміни
 - інвертувати модуль числа і додати одиницю
404. В оберненому коді з фіксованою кількістю розрядів
- існує єдине подання нуля
 - кількість від'ємних і додатних чисел однакова
 - від'ємних чисел на одне менше, ніж додатних
 - додатних чисел на одне менше, ніж від'ємних
405. Циклічне перенесення використовується у випадку
- додавання чисел в прямому коді
 - додавання чисел в оберненому коді
 - віднімання чисел в оберненому коді
 - додавання чисел в доповненому коді
406. Циклічне перенесення при додаванні додатних чисел в оберненому коді полягає
- в перенесенні всіх розрядів на одну позицію вліво
 - в перенесенні всіх розрядів на одну позицію вправо
 - в тому, що перенесення зі старшого в наступний неіснуючий розряд ігнорується
 - в тому, що перенесення зі старшого в наступний неіснуючий розряд додається до наймолодшого розряду числа
407. Циклічне перенесення при додаванні чисел в оберненому коді, одне з яких негативне, полягає
- в перенесенні всіх розрядів на одну позицію вліво
 - в перенесенні всіх розрядів на одну позицію вправо
 - в тому, що перенесення зі старшого в наступний неіснуючий розряд додається до наймолодшого розряду числа
 - в тому, що перенесення зі старшого в наступний неіснуючий розряд додається до нульового розряду числа
408. В доповняльному коді з фіксованою кількістю розрядів
- існує два способи подання нуля: +0 та -0
 - кількість від'ємних і додатних чисел однакова
 - додатних чисел на одиницю менше, ніж від'ємних
 - від'ємних чисел на одиницю менше, ніж додатних
409. Арифметичне переповнення при додаванні двох чисел в доповняльному коді має місце
- коли найстарші два біти рядка перенесення утворюють комбінацію "11"
 - коли найстарші два біти рядка перенесення утворюють комбінацію "00"

- в. коли найстарші два біти рядка перенесення утворюють комбінацію "10" або "01"
г. коли найстарші два біти рядка перенесення утворюють комбінацію "10" або "00"
410. Найоптимальніша для кодування інформації систем числення
- а. двійкова
 - б. трійкова
 - в. вісімкова
 - г. шістнадцяткова
411. Діапазон подання чисел без знаку у форматі байту
- а. 0...63
 - б. 0...127
 - в. 0...255
 - г. 0...511
412. Діапазон подання чисел із знаком у форматі байту
- а. -63...64
 - б. -128..127
 - в. -127...128
 - г. -254...255
413. Абсолютна похибка подання цілого числа з фіксованою крапкою
- а. 1
 - б. 0
 - в. 2^{-1}
 - г. $2^{-(n+1)}$, n-кількість розрядів
414. Абсолютна похибка подання дробового числа з фіксованою крапкою
- а. 1
 - б. 0
 - в. 2^{-1}
 - г. $2^{-(n+1)}$, n-кількість розрядів
415. Нормалізована мантиса числа з плаваючою крапкою
- а. 110.11101
 - б. 0.0011011101
 - в. 1.1011101
 - г. 0.11011101
416. Тригер
- а. комбінаційний елемент з двома входами і двома виходами
 - б. функціональний вузол для підрахунку вхідних імпульсів
 - в. запам'ятовувальний елемент з двома стійкими станами
 - г. запам'ятовувальний елемент із зворотнім зв'язком
417. В синхронний тригер інформація записується
- а. послідовно
 - б. паралельно
 - в. при співпадінні сигналів на інформаційному і синхронізуючому входах
 - г. в будь-який момент часу при надходженні сигналу на інформаційний вхід
418. В асинхронний тригер інформація записується

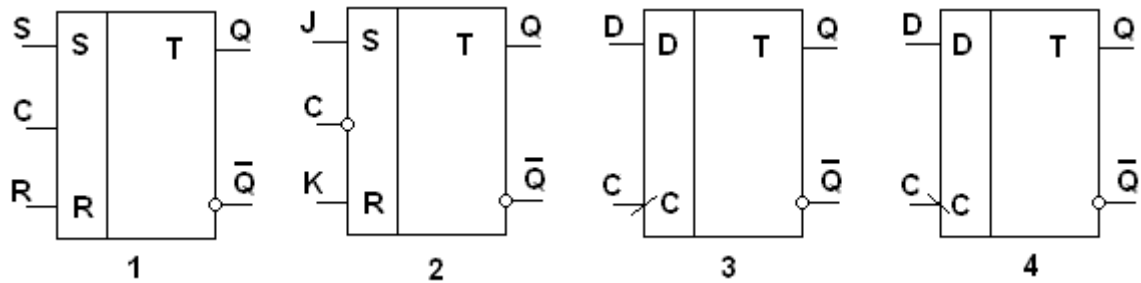
- а. послідовно
- б. паралельно
- в. при співпадінні сигналів на інформаційному і синхронізуючому входах
- г. в будь-який момент часу при надходженні сигналу на інформаційний вхід

419. Тригер прямиий статичний



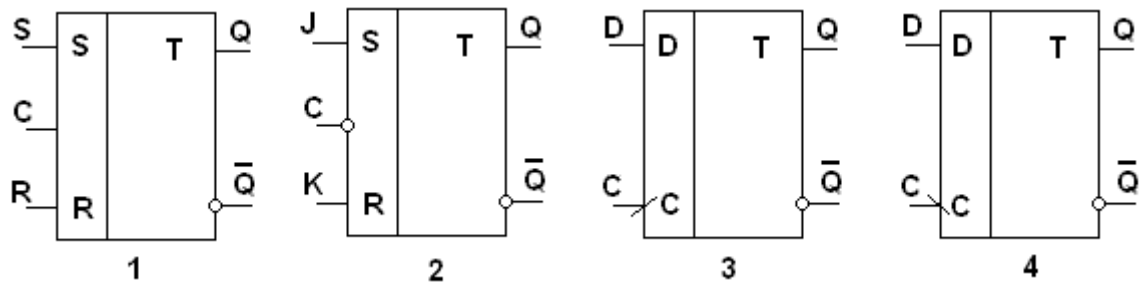
- а. 1
- б. 2
- в. 3
- г. 4

420. Тригер інверсний статичний



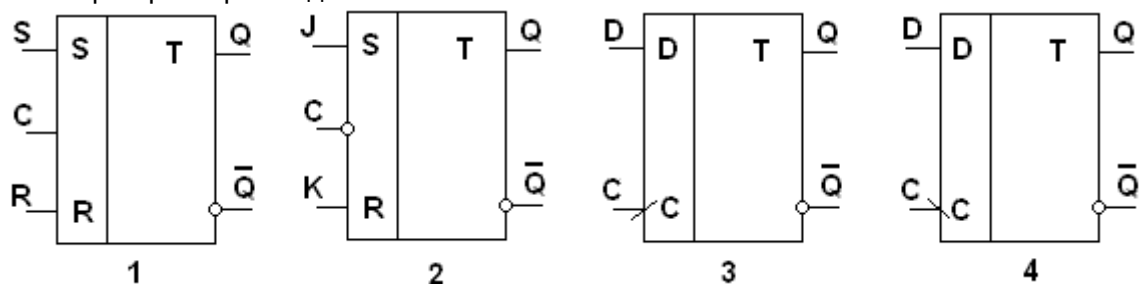
- а. 1
- б. 2
- в. 3
- г. 4

421. Тригер прямиий динамічний



- а. 1
- б. 2
- в. 3
- г. 4

422. Тригер інверсний динамічний



- а. 1
- б. 2
- в. 3
- г. 4

423. RS тригер має інформаційних входів

- а. 1
- б. 2
- в. 3
- г. 4

424. JK тригер має інформаційних входів

- а. 1
- б. 2
- в. 3
- г. 4

425. T тригер має інформаційних входів

- а. 1
- б. 2
- в. 3
- г. 4

426. D тригер має інформаційних входів

- а. 1
- б. 2
- в. 3
- г. 4

427. В RS тригера заборонена комбінація вхідних сигналів

- а. 00
- б. 01
- в. 10
- г. 11

428. JK тригер при комбінації вхідних сигналів 11

- а. перемикається в стан 0
- б. перемикається в стан 1
- в. перемикається у невизначений стан
- г. перемикається у протилежний стан

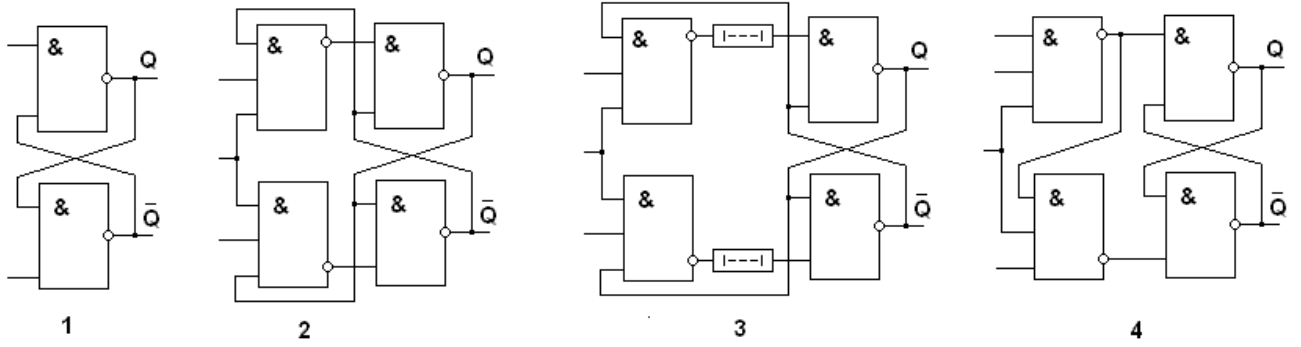
429. T тригер

- а. перемикається в стан вхідного сигналу
- б. перемикається у протилежний стан для 0-го вхідного сигналу
- в. перемикається у протилежний стан для кожного лічильного вхідного сигналу
- г. перемикається у протилежний стан для любого вхідного сигналу

430. У D тригера

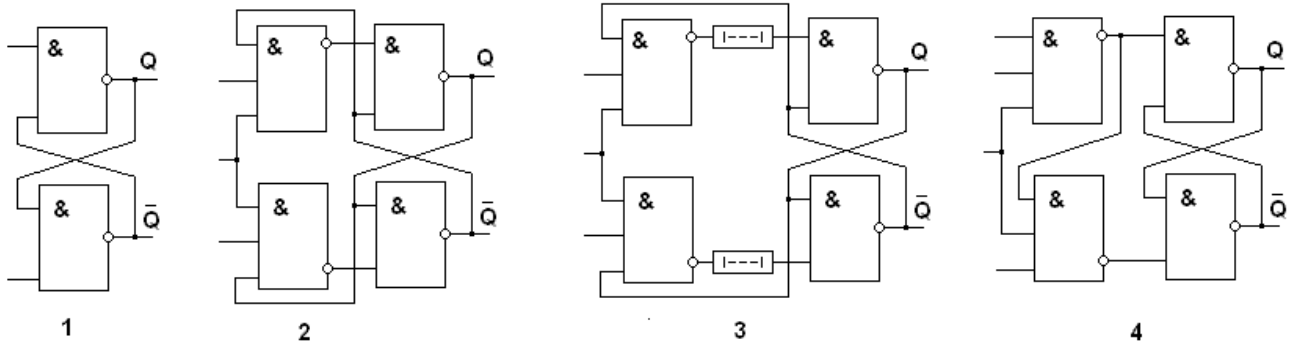
- а. вихідний сигнал в час t дорівнює вхідному сигналу в час t
- б. вихідний сигнал в час $t+1$ дорівнює вхідному сигналу в час t
- в. вихідний сигнал в час $t+1$ перемикається у протилежний стан до вхідного сигналу в час t
- г. вихідний сигнал перемикається у протилежний стан тільки для 1-го вхідного сигналу

431. RS триггер



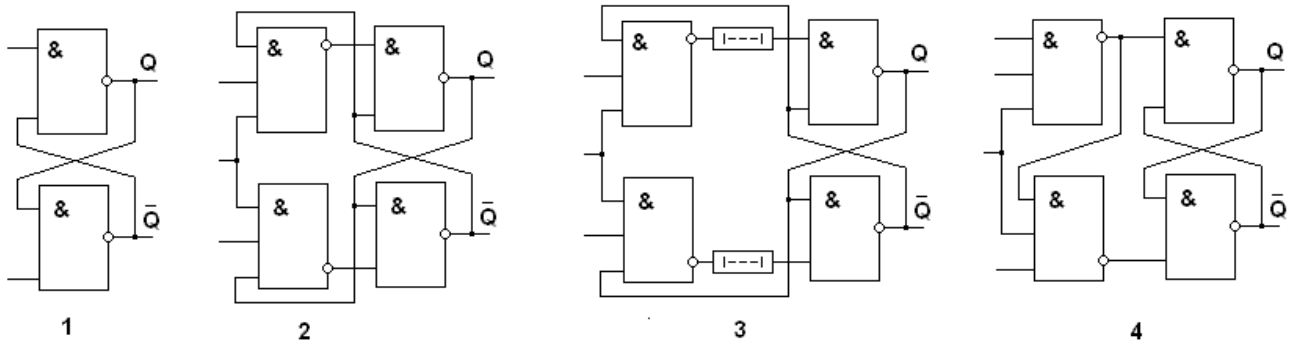
- а. 1
- б. 2
- в. 3
- г. 4

432. JK триггер



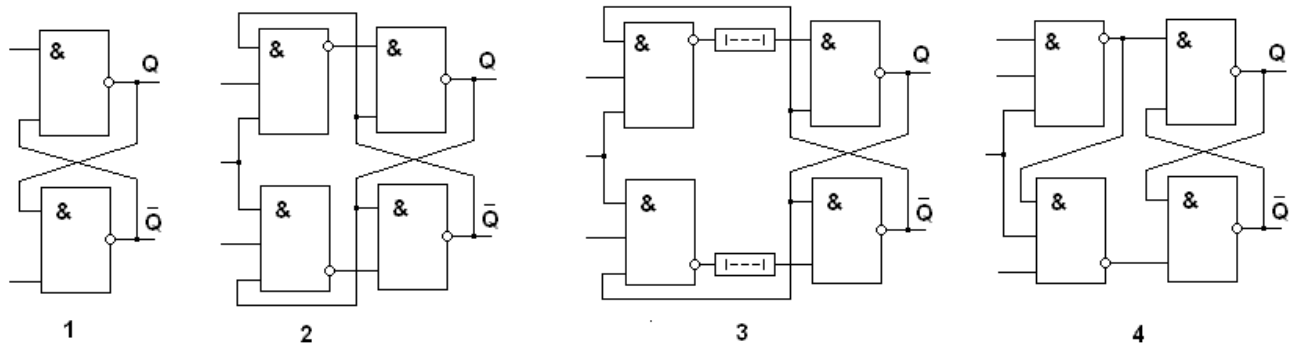
- а. 1
- б. 2
- в. 3
- г. 4

433. T триггер



- а. 1
- б. 2
- в. 3
- г. 4

434. D тригер



- а. 1
- б. 2
- в. 3
- г. 4

435. Двійковий дешифратор перетворює

- а. двійковий код в десятковий
- б. двійковий n -розрядний позиційний код в унітарний двійковий 2^n -розрядний код
- в. двійковий код в код "N з 1"
- г. двійковий код в шістнадцятковий

436. Двійковий шифратор перетворює

- а. двійковий код в десятковий
- б. двійковий код в унітарний код "1 з N"
- в. двійковий код в код "N з 1"
- г. унітарний двійковий 2^n -розрядний код у двійковий n -розрядний позиційний код

437. Пріоритетний шифратор перетворює

- а. двійковий код у двійковий номер молодшого розряду
- б. двійковий код у двійковий номер старшого розряду
- в. двійковий код у двійковий код двох старших розрядів
- г. двійковий код у двійковий код двох молодших розрядів

438. Вказівник старшої одиниці перетворює

- а. двійковий код у двійковий номер молодшого розряду
- б. двійковий код у двійковий номер старшого розряду
- в. двійковий код у двійковий номер старшого розряду у виді "1 з N"
- г. двійковий код у двійковий код двох старших розрядів

439. Однофазний дешифратор має

- а. один вхід і n виходів
- б. n входів і один вихід
- в. 2^n входів і n виходів
- г. n входів і 2^n виходів

440. Парафазний дешифратор має

- а. два входи і n виходів
- б. n входів і два виходи
- в. 2^n входів і 2^n виходів
- г. 2^n входів і 2^n виходів

441. Повний дешифратор має

- а. максимально можливе число входів
- б. максимально можливе число виходів
- в. максимально можливе число входів і виходів
- г. n входів і 2^n виходів

442. У лінійному дешифраторі "з n в m " кожна вихідна функція реалізується

- а. 1-вхідними логічними елементами при однофазному вхідному коді
- б. 2-вхідними логічними елементами при однофазному вхідному коді
- в. n -вхідними логічними елементами при парафазному вхідному коді
- г. n -вхідними логічними елементами при однофазному вхідному коді

443. Число ступенів у пірамідальному дешифраторі з розрядністю вхідного коду n

- а. n
- б. 2^n
- в. $n-1$
- г. $2n$

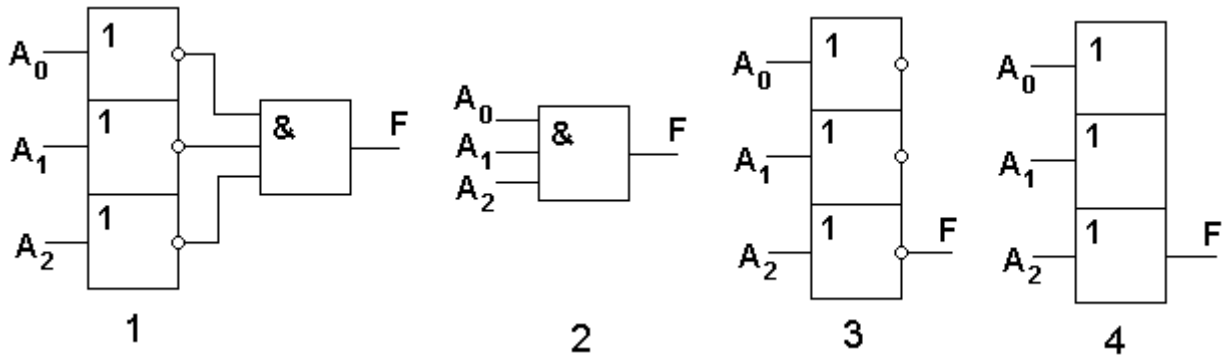
444. Число логічних елементів у кожному ступені пірамідального дешифратора

- а. однакове
- б. на одиницю більше від попереднього
- в. в два рази більше від попереднього
- г. в три рази більше від попереднього

445. Прямокутний дешифратор будується за схемою

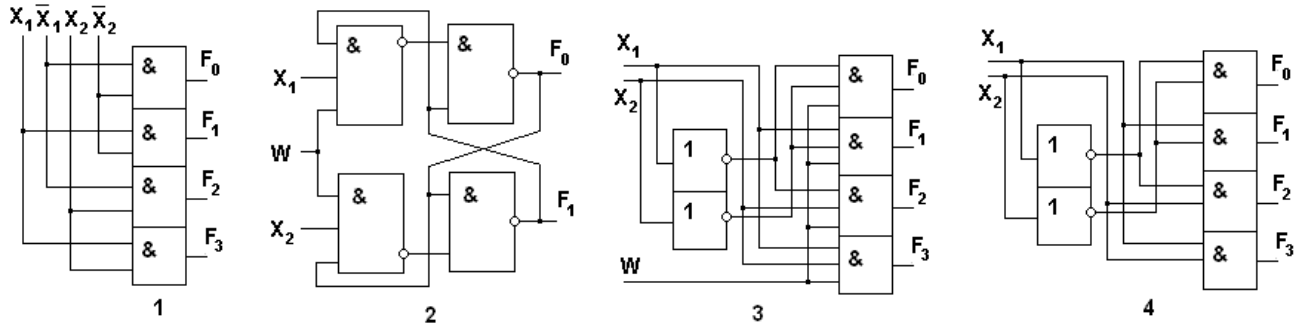
- а. одноступеневою
- б. двоступеневою
- в. триступеневою
- г. чотириступеневою

446. Дешифратор з парафазними входами



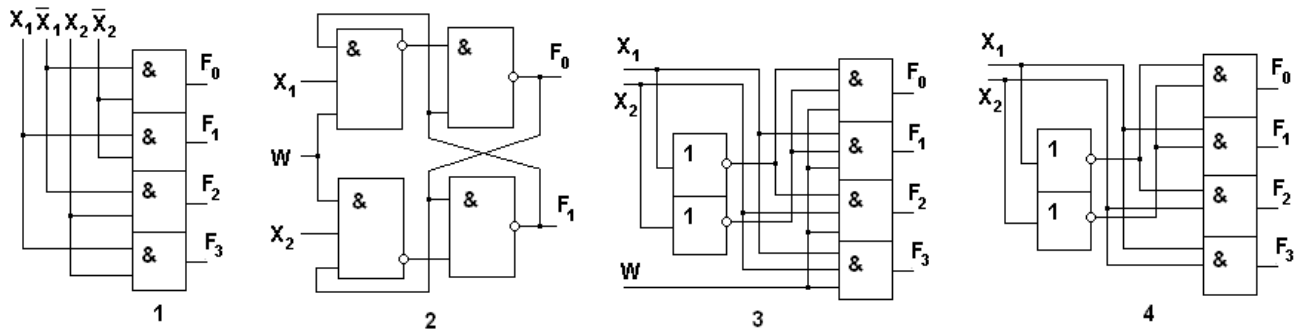
- а. 1
- б. 2
- в. 3
- г. 4

447. Дешифратор з однофазними входами



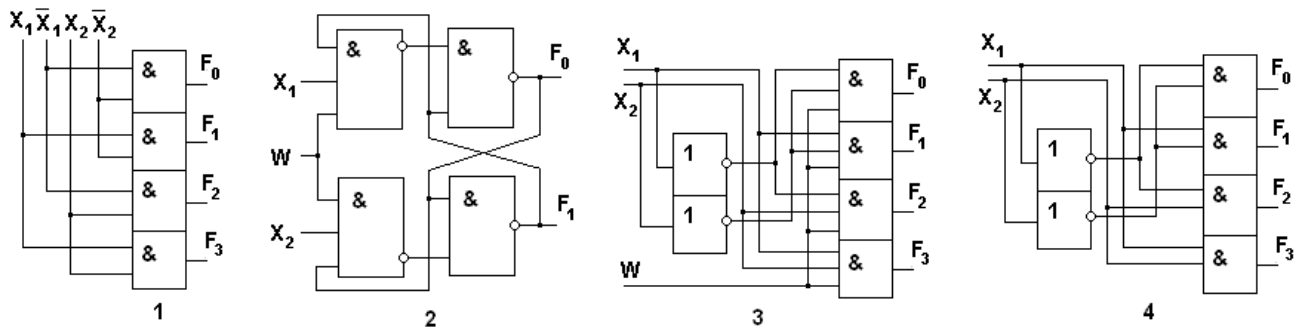
- а. 1
- б. 2
- в. 3
- г. 4

448. Дешифратор з однофазними входами і стробуванням



- а. 1
- б. 2
- в. 3
- г. 4

449. Не дешифратор



- а. 1
- б. 2
- в. 3
- г. 4

450. Пріоритетний шифратор

- а. перетворює двійковий код в десятковий
- б. перетворює двійковий код в унітарний код "1 з N"
- в. при наявності декількох вхідних одиничних розрядів формує код молодшого розряду
- г. при наявності декількох вхідних одиничних розрядів формує код старшого розряду

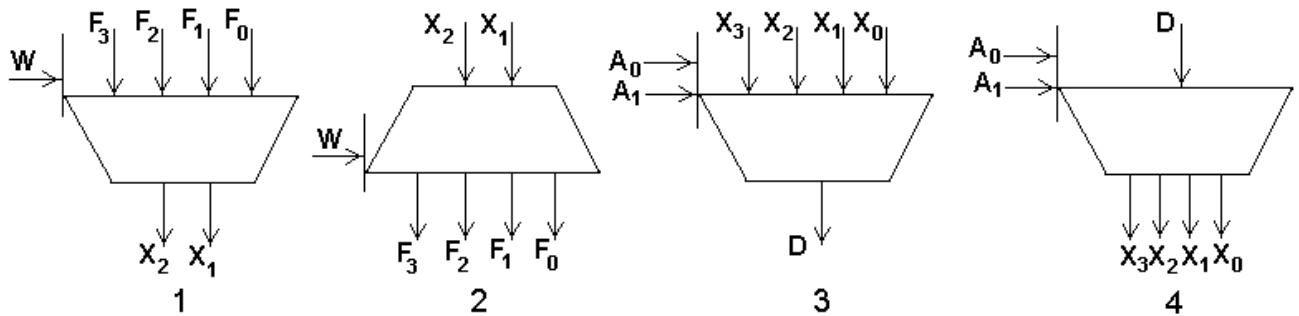
451. Мультиплексор

- а. перетворює двійковий n -розрядний позиційний код в унітарний двійковий 2^n -розрядний код
- б. перетворює унітарний двійковий 2^n -розрядний код у двійковий n -розрядний позиційний код
- в. перемикає один з входів на загальний вихід
- г. перемикає загальний вхід на один з виходів

452. Демультимплексор

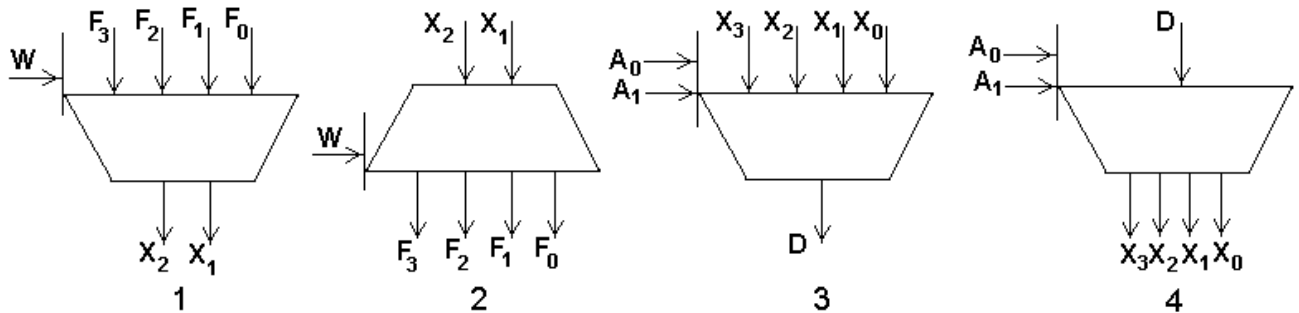
- а. перетворює двійковий n -розрядний позиційний код в унітарний двійковий 2^n -розрядний код
- б. перетворює унітарний двійковий 2^n -розрядний код у двійковий n -розрядний позиційний код
- в. перемикає один з входів на загальний вихід
- г. перемикає загальний вхід на один з виходів

453. Шифратор



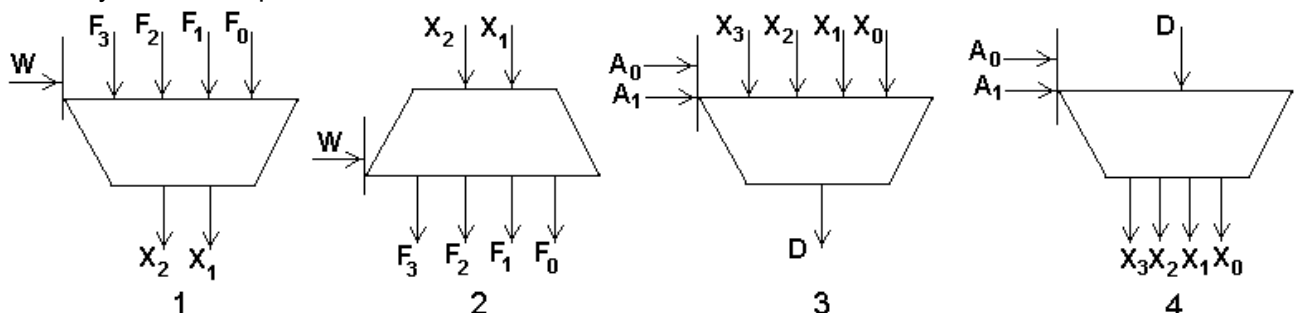
- а. 1
- б. 2
- в. 3
- г. 4

454. Дешифратор



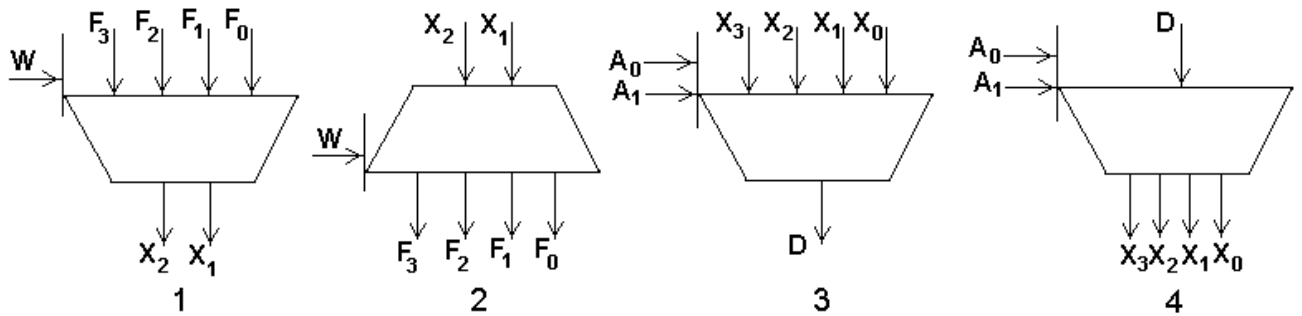
- а. 1
- б. 2
- в. 3
- г. 4

455. Мультиплексор



- а. 1
- б. 2
- в. 3
- г. 4

456. Демультимплексор

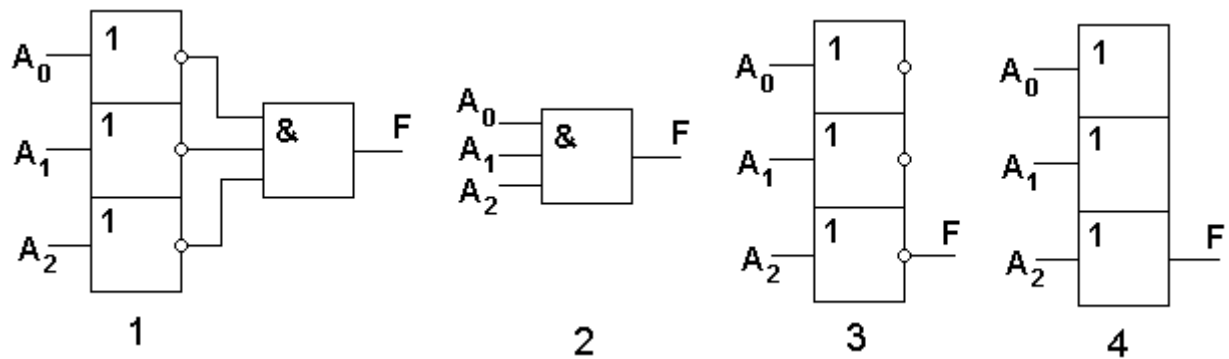


- а. 1
- б. 2
- в. 3
- г. 4

457. Схема порівняння двох двійкових чисел

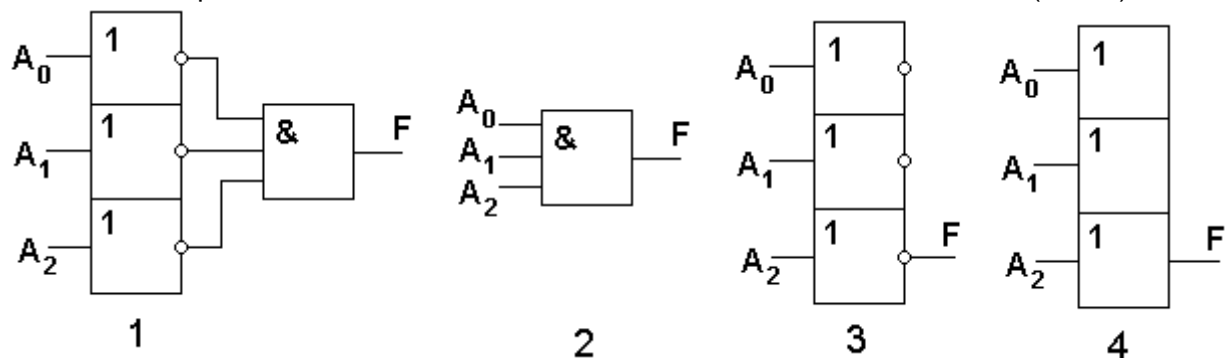
- а. віднімає два числа і порівнює з нулем
- б. віднімає два числа і аналізує знак
- в. виробляє ознаки відношень
- г. виконує порозрядну операцію XOR і аналізує її результат

458. Схема порівняння двійкового слова $A=A_2A_1A_0$ із заданою константою $F=(A=000)$



- а. 1
- б. 2
- в. 3
- г. 4

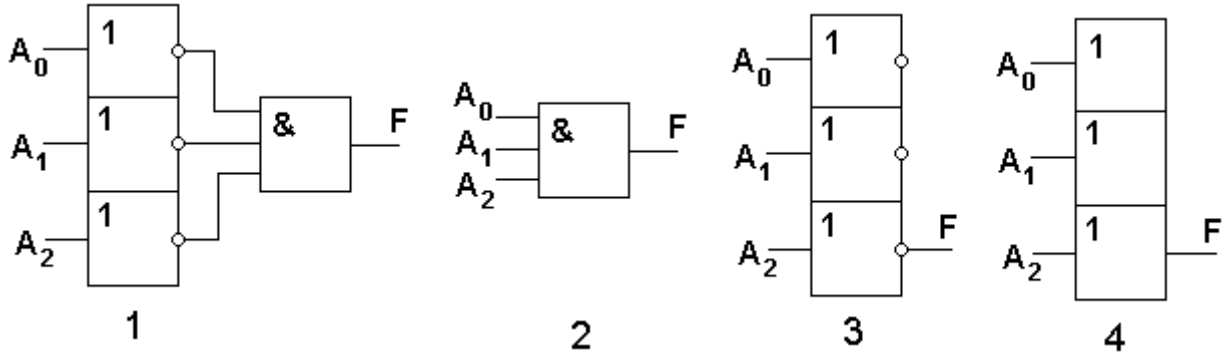
459. Схема порівняння двійкового слова $A=A_2A_1A_0$ із заданою константою $F=(A=111)$



- а. 1
- б. 2

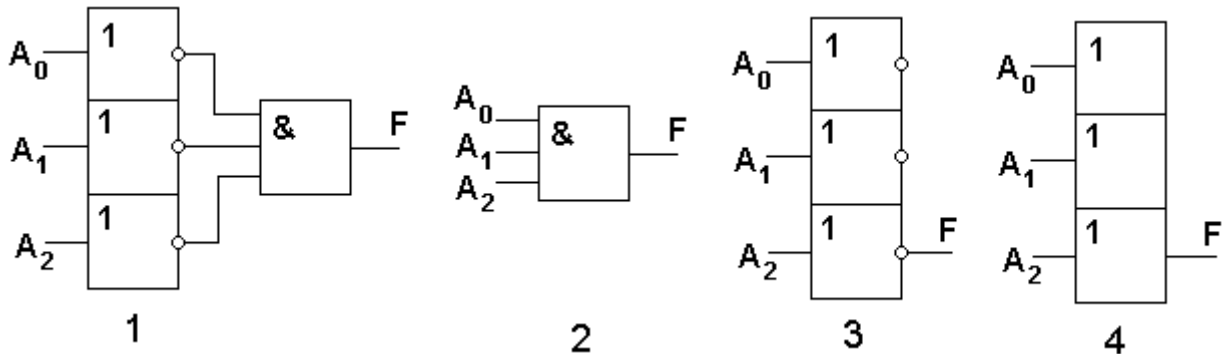
- в. 3
- г. 4

460. Схема порівняння двійкового слова $A=A_2A_1A_0$ із заданою константою $F=(A \leq 011)$



- а. 1
- б. 2
- в. 3
- г. 4

461. Схема порівняння двійкового слова $A=A_2A_1A_0$ із заданою константою $F=(A > 011)$



- а. 1
- б. 2
- в. 3
- г. 4

462. При контролі парності двійкового числа

- а. додаються всі розряди числа
- б. додаються за модулем 2 всі розряди числа
- в. додається контрольний розряд такий, щоб загальне число одиниць було непарне
- г. додається контрольний розряд такий, щоб загальне число одиниць було парне

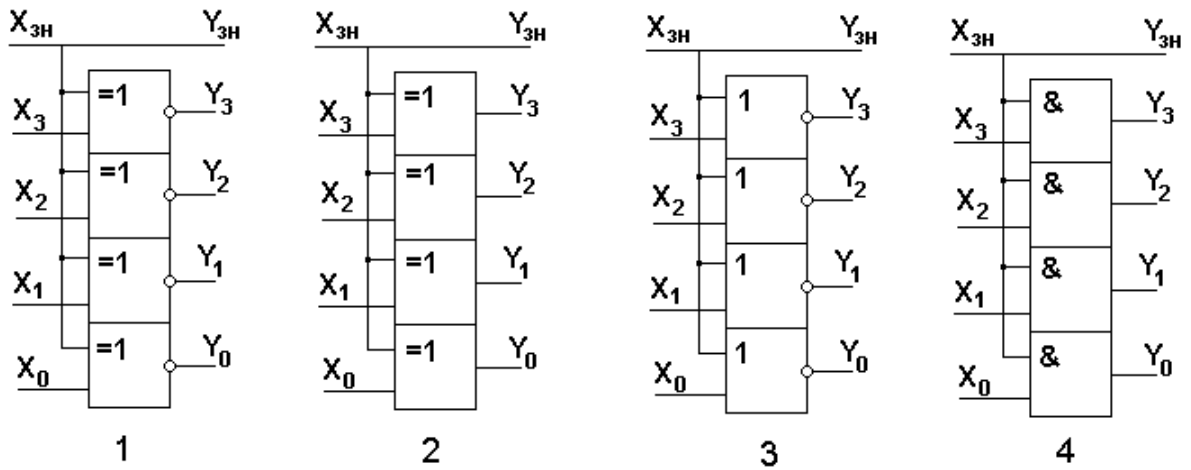
463. При контролі непарності двійкового числа

- а. додаються всі розряди числа
- б. додаються за модулем 2 всі розряди числа
- в. додається контрольний розряд такий, щоб загальне число одиниць було непарне
- г. додається контрольний розряд такий, щоб загальне число одиниць було парне

464. Перетворювач коду

- а. перетворює послідовний код у паралельний
- б. перетворює паралельний код у послідовний
- в. добавляє контрольний розряд
- г. перетворює двійковий код з однієї форми у іншу

465. Перетворювач прямого коду в обернений

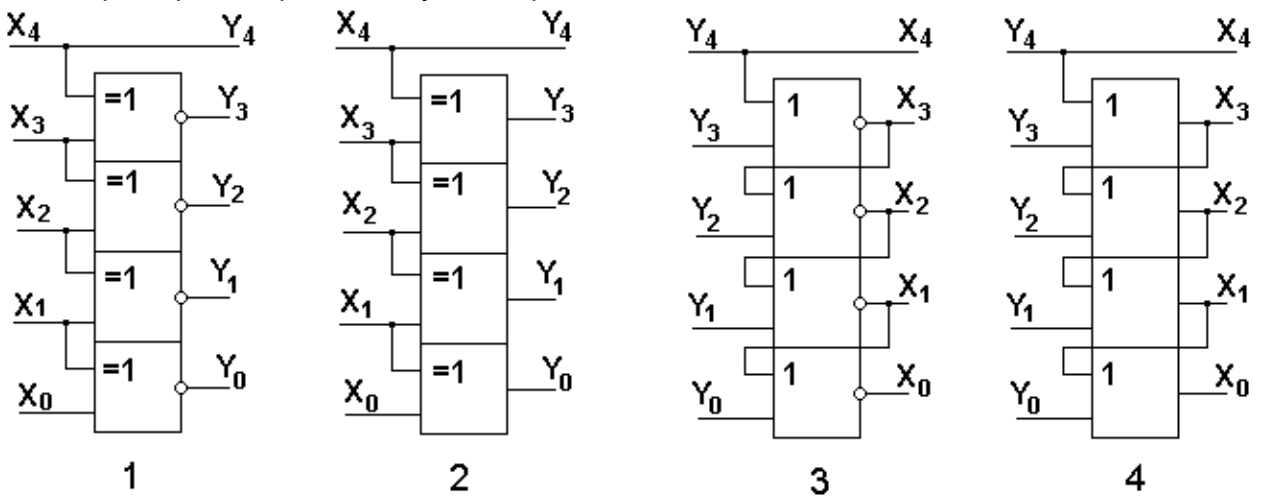


- а. 1
- б. 2
- в. 3
- г. 4

466. Код Грея утворений

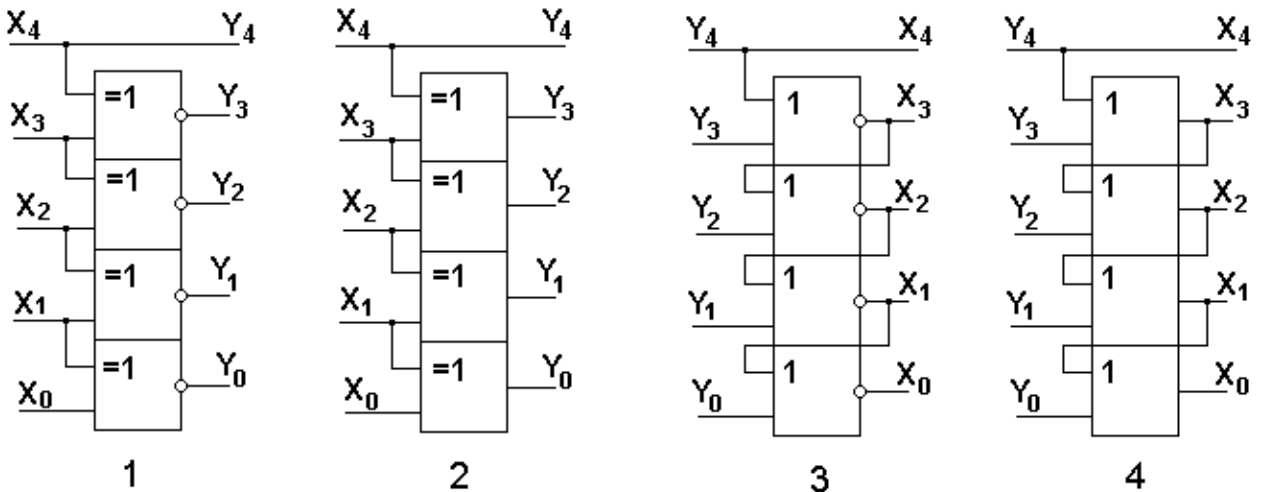
- а. послідовністю двійкових чисел, які відрізняються одним розрядом
- б. послідовністю двійкових чисел, які відрізняються одним розрядом в сусідніх числах
- в. послідовністю двійкових чисел, які відрізняються двома розрядами
- г. послідовністю двійкових чисел, які відрізняються двома розрядами в сусідніх числах

467. Перетворювач прямого коду в код Грея



- а. 1
- б. 2
- в. 3
- г. 4

468. Перетворювач коду Грея в прямий код



- а. 1
- б. 2
- в. 3
- г. 4

469. Прямий, обернений і доповняльний код для двійково-десятькового число 32

- а. 0011_0010, 0100_0110, 0100_1111
- б. 0011_0010, 0110_0101, 0111_0111
- в. 0011_0010, 1110_1000, 0111_1001
- г. 0011_0010, 0110_0111, 0111_1000

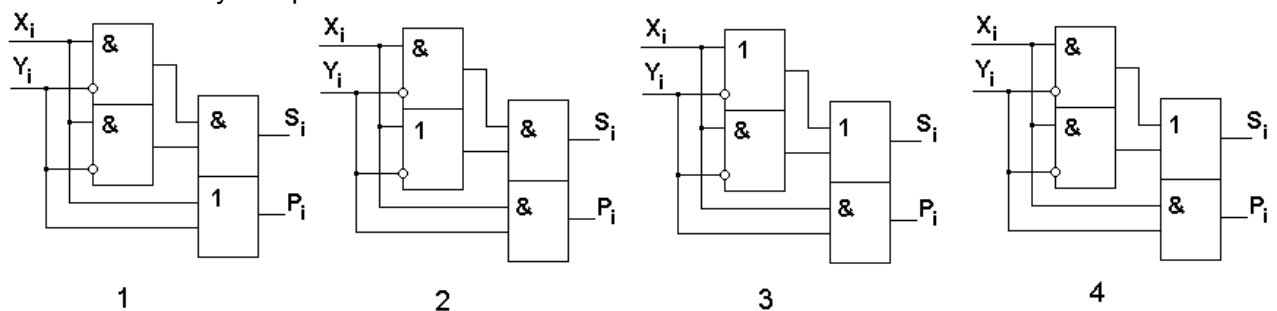
470. Однорозрядний півсуматор

- а. додає значення розрядів і на виході видає результат півсуми
- б. додає значення розрядів і на виході видає результат суми
- в. додає значення розрядів з врахуванням перенесення і на виході видає результат суми і перенесення в старший розряд
- г. додає значення розрядів і на виході видає результат суми і перенесення в старший розряд

471. Однорозрядний суматор

- а. додає значення розрядів і на виході видає результат суми
- б. додає значення розрядів з врахуванням перенесення і на виході видає результат суми і перенесення в старший розряд
- в. додає значення розрядів з врахуванням перенесення і на виході видає результат суми і перенесення в старший розряд
- г. додає значення розрядів і на виході видає результат суми і перенесення в старший розряд

472. Схема півсуматора

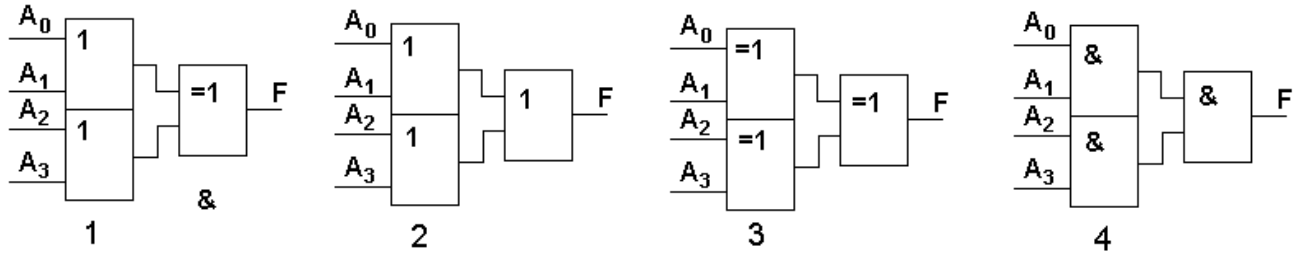


- а. 1
- б. 2

в. 3

г. 4

473. Схема згортки за модулем 2



а. 1

б. 2

в. 3

г. 4

474. Коди Хемінга дозволяють

а. виявити одиночні помилки

б. виявити подвійні помилки

в. виправити одиночні помилки

г. виправити подвійні помилки

475. Автомат Мура

а. виходи є функціями вхідних змінних

б. виходи є функціями стану автомата і вхідних змінних

в. виходи є функціями стану автомату

г. автономний автомат

476. Автомат Мілі

а. виходи є функціями вхідних змінних

б. виходи є функціями стану автомата і вхідних змінних

в. виходи є функціями стану автомату

г. автономний автомат

477. Сполучений С-автомат

а. виходи є функціями вхідних змінних

б. виходи є функціями стану автомата і вхідних змінних

в. виходи є функціями стану автомату

г. реалізує функції переходів і виходів властиві автоматам Мура і Мілі

478. Абстрактний автомат задається

а. множинами вхідних сигналів, множинами вихідних сигналів, множинами внутрішніх станів

б. множинами вхідних сигналів, множинами вихідних сигналів, множинами внутрішніх станів, функцією переходів

в. множинами вхідних сигналів, множинами вихідних сигналів, множинами внутрішніх станів, функцією переходів, функцією виходів

г. множинами вхідних сигналів, множинами вихідних сигналів, множинами внутрішніх станів, функцією переходів, функцією виходів, початковим станом автомату

479. Канонічний метод структурного синтезу цифрового автомата складається з етапів

а. кодування, вибір типу і структури абстрактного автомату

б. кодування, вибір типу і структури абстрактного автомату, вибір елементів пам'яті

- в. кодування, вибір типу і структури абстрактного автомату, вибір елементів пам'яті, побудова рівнянь булевих функцій збудження і виходу автомату
- г. кодування, вибір типу і структури абстрактного автомату, вибір елементів пам'яті, побудова рівнянь булевих функцій збудження і виходу автомату, побудова структурної схеми
480. Яку логічну функцію реалізує інвертуючий елемент на КМОН-транзисторах?
- а. інверсії вхідного сигналу
 - б. додавання;
 - в. підсилення вхідного сигналу
 - г. множення.
481. Яка оптимальна кількість і яких типів транзисторів необхідно для створення КМОН-інвертора?
- а. 1- n-канальний і 1 р- канальний
 - б. 2 n- канальних
 - в. 2 р- канальних
 - г. 2 n-канальних і 2 р –канальних
482. Як зміниться затримка сигналу на виході 3-послідовно з'єднаних інверторів відносно сигналу на вході першого інвертора?
- а. збільшиться з інверсією вхідного сигналу
 - б. не зміниться
 - в. зменшиться
 - г. не зміниться без інверсії вхідного сигналу
483. Яка основна перевага КМОН ІС?
- а. мала споживана потужність
 - б. висока швидкодія
 - в. висока завадостійкість
 - г. висока ступінь інтеграції
484. Що показує амплітудно-передавальна характеристика логічного елемента?
- а. як передається амплітуда сигналу з входу елемента на вихід
 - б. швидкодію елемента
 - в. завадостійкість елемента
 - г. залежність зміни амплітуди на виході від зміни напруги живлення
485. Як впливає збільшення ємності навантаження інвертора на тривалість заднього фронту вихідного імпульса?
- а. тривалість фронту збільшується
 - б. тривалість фронту зменшується
 - в. тривалість фронту не змінюється
 - г. не впливає
486. Якою є порогова напруга n- канального транзистора в КМОН-інверторі?
- а. позитивною
 - б. рівною напрузі живлення
 - в. рівною напрузі на загальній шині
 - г. негативною
487. Якою є порогова напруга р- канального транзистора в КМОН-інверторі?

- а. негативною
- б. рівною напрузі живлення
- в. рівною напрузі на загальній шині
- г. позитивною

488. Скільки електродів задіюється в n- канальному МОН-транзисторі?

- а. 4
- б. 2
- в. 3
- г. 1

489. Скільки електродів задіюється в р- канальному МОН-транзисторі?

- а. 4
- б. 2
- в. 3
- г. 1

490. Задано логічний елемент 2АБО-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 2 МОН р- канальних; 2 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

491. Задано логічний елемент 3АБО-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

492. Задано логічний елемент 2І-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 2 МОН р- канальних; 2 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

493. Задано логічний елемент 3І-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

494. Задано логічний елемент 2АБО на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

495. Задано логічний елемент ЗАБО на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 4 МОН р- канальних; 4 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

496. Задано логічний елемент 2І на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 3 МОН р- канальних; 3 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 3 МОН р- канальних; 3 МОН- п-канальних

497. Задано логічний елемент 3І на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 4 МОН р- канальних; 4 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 6 МОН р- канальних; 6 МОН- п-канальних

498. Задано логічний елемент 4АБО-НЕ на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 5 МОН р- канальних; 5 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 8 МОН р- канальних; 8 МОН- п-канальних

499. Задано логічний елемент 4АБО на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 5 МОН р- канальних; 5 МОН- п-канальних
- б. 2 МОН р- канальних; 4 МОН- п-канальних
- в. 4 МОН р- канальних; 2 МОН- п-канальних
- г. 8 МОН р- канальних; 8 МОН- п-канальних

500. Задано логічний елемент 4І на КМОН-транзисторах. Яку мінімальну кількість транзисторів потрібно для його схемної реалізації?

- а. 5 МОН р- канальних; 5 МОН- п-канальних
- б. 3 МОН р- канальних; 6 МОН- п-канальних
- в. 6 МОН р- канальних; 3 МОН- п-канальних
- г. 8 МОН р- канальних; 8 МОН- п-канальних

501. Задано логічний елемент 2АБО-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

- а. ключові паралельно, навантажувальні послідовно
- б. ключові паралельно, навантажувальні паралельно
- в. ключові послідовно, навантажувальні - послідовно
- г. навантажувальні паралельно, ключові послідовно

502. Задано логічний елемент ЗАБО-НЕ на КМОН-транзисторах. Як з'єднані у ньому ключові і навантажувальні транзистори?

509. Задано n-канальний МОН-транзистор. На затвор подано позитивну напругу, більшу від порогової напруги транзистора, а між стоком і витком прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?
- а. довжина провідного каналу зменшується при збільшенні напруги між стоком і витком
 - б. не впливає
 - в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витком
 - г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витком
510. Задано n-канальний МОН-транзистор. На затвор подано позитивну напругу, меншу від порогової напруги транзистора, а між стоком і витком прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?
- а. провідний канал у транзисторі не утворюється при збільшенні напруги між стоком і витком
 - б. не впливає
 - в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витком
 - г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витком
511. Задано p-канальний МОН-транзистор. На затвор подано негативну напругу, більшу від порогової напруги транзистора, а між стоком і витком прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?
- а. довжина провідного каналу зменшується при збільшенні напруги між стоком і витком
 - б. не впливає
 - в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витком
 - г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витком
512. Задано p-канальний МОН-транзистор. На затвор подано негативну напругу, меншу від порогової напруги транзистора, а між стоком і витком прикладено напругу, яка змінюється. Як впливає ця напруга на довжину провідного каналу транзистора?
- а. провідний канал у транзисторі не утворюється при збільшенні напруги між стоком і витком
 - б. не впливає
 - в. довжина провідного каналу збільшується при збільшенні напруги між стоком і витком
 - г. довжина провідного каналу не змінюється при збільшенні напруги між стоком і витком
513. Як визначають тривалість імпульсів?
- а. на рівні 50% його амплітуди
 - б. як тривалість вершини імпульсу
 - в. на рівні 90% його амплітуди
 - г. на рівні 10% його амплітуди
514. Як визначають тривалість переднього фронту імпульсу?
- а. як тривалість на рівнях 10% і 90% його амплітуди
 - б. як тривалість на рівнях 10% і 100% його амплітуди
 - в. як тривалість на рівнях 0% і 90% його амплітуди
 - г. як тривалість на рівнях 0% і 100% його амплітуди
515. Як визначають тривалість заднього фронту (спаду) імпульсу?
- а. як тривалість на рівнях 10% і 90% його амплітуди
 - б. як тривалість на рівнях 10% і 100% його амплітуди
 - в. як тривалість на рівнях 0% і 90% його амплітуди
 - г. як тривалість на рівнях 0% і 100% його амплітуди

516. Задано один біполярний транзистор р-п-р типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему ключа?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

517. Задано один біполярний транзистор п-р-п типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему ключа?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

518. Задано два біполярних транзистори р-п-р типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему логічного елемента 2АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

519. Задано два біполярних транзистори п-р-п типу провідності та один резистор 10кОм. Чи можна з цих елементів зібрати схему логічного елемента 2АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

520. Задано два біполярних транзистори р-п-р типу провідності та один резистор 5кОм. Чи можна з цих елементів зібрати схему логічного елемента 2І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. потрібен ще один резистор і транзистор

521. Задано два біполярних транзистори п-р-п типу провідності та один резистор 5кОм. Чи можна з цих елементів зібрати схему логічного елемента 2І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. потрібен ще один резистор і транзистор

522. Задано один біполярний транзистор р-п-р типу провідності та два резистори 5кОм. Чи можна з цих елементів зібрати елементарний парафазний підсилювач?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

523. Задано один біполярний транзистор п-р-п типу провідності та два резистори 5 кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач імпульсних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

524. Задано один біполярний транзистор n-p-n типу провідності та два резистори 5 кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач імпульсних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

525. Задано один біполярний транзистор p-n-p типу провідності та три резистори 5кОм. Чи можна з цих елементів зібрати елементарний парафазний підсилювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

526. Задано один біполярний транзистор n-p-n типу провідності та три резистори 5 кОм. Чи можна з цих елементів зібрати елементарний парафазний підсилювач?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

527. Задано один біполярний транзистор p-n-p типу провідності та три резистори 5кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

528. Задано один біполярний транзистор n-p-n типу провідності та три резистори 5 кОм. Чи можна з цих елементів зібрати елементарний емітерний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

529. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться затримка вихідного сигналу відносно вхідного?

- а. збільшиться
- б. не зміниться
- в. зменшиться
- г. зросте амплітуда сигналу

530. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході четвертого інвертора?

- а. зменшиться
- б. не зміниться

- в. збільшиться
- г. зросте амплітуда сигналу

531. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході третього інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

532. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході другого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

533. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість переднього фронту вихідного сигналу виході першого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

534. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході четвертого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

535. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході третього інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

536. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході другого інвертора?

- а. зменшиться
- б. не зміниться
- в. збільшиться
- г. зросте амплітуда сигналу

537. Задано ланцюжок із 4-х послідовно з'єднаних інверторів на КМОН-транзисторах. На вхід 1-го подано імпульсний сигнал. Як зміниться тривалість заднього фронту вихідного сигналу виході першого інвертора?
- а. зменшиться
 - б. не зміниться
 - в. збільшиться
 - г. зросте амплітуда сигналу
538. Які елементи, як правило, використовують для побудови схем затримки сигналів?
- а. інтегруючі кола
 - б. резистори
 - в. конденсатори
 - г. диференціюючі кола
539. Які елементи, як правило, використовують для побудови схем виділення фронтів імпульсів сигналів?
- а. диференціюючі кола
 - б. резистори
 - в. конденсатори
 - г. інтегруючі кола
540. Як задається зворотній зв'язок в кільцевих генераторах на послідовно-з'єднаних інверторах?
- а. з виходу останнього на вхід першого
 - б. з виходу другого на вхід першого
 - в. не задається
 - г. з виходу передостаннього на вхід другого
541. Скільки елементарних інверторів містить статична комірка пам'яті?
- а. два
 - б. один
 - в. три
 - г. чотири
542. Скільки біт інформації зберігає елементарна статична комірка пам'яті із 2-х інверторів?
- а. один біт
 - б. два біти
 - в. три біти
 - г. один байт
543. Як називаються виходи в тригері?
- а. прямий і інверсний
 - б. прямі
 - в. інверсні
 - г. синхронізуючі
544. Що описують таблиці істинності логічного елемента?
- а. логічні функції, які виконує елемент
 - б. логічні сигнали, які подаються на вхід
 - в. логічні сигнали, які є на виході
 - г. синхронізуючі сигнали на логічному елементі

545. Задано логічний елемент 2АБО-НЕ. На його входи подано 2 сигнали різної тривалості, які частково співпадають в часі. Яким буде сигнал на виході елемента?
- а. рівним накладеній сумі обох сигналів
 - б. рівним тривалості меншого сигналу
 - в. рівним тривалості більшого сигналу
 - г. рівним різниці тривалості сигналів
546. Задано логічний елемент 2АБО-НЕ. На його входи подано 2 сигнали різної тривалості, які не співпадають в часі. Яким буде сигнал на виході елемента?
- а. на виході буде інверсний перший або другий сигнали
 - б. рівним тривалості меншого сигналу
 - в. рівним тривалості більшого сигналу
 - г. рівним різниці тривалості сигналів
547. Задано логічний елемент 2І-НЕ. На його входи подано 2 сигнали різної тривалості, які частково співпадають в часі. Яким буде сигнал на виході елемента?
- а. рівним накладеній різниці обох сигналів
 - б. рівним тривалості меншого сигналу
 - в. рівним тривалості більшого сигналу
 - г. рівним накладеній сумі тривалостей сигналів
548. Яку інформацію можна отримати з умовного графічного позначення логічного елемента?
- а. виконувану функцію
 - б. тип транзисторів, на яких побудований елемент
 - в. тип логіки
 - г. тип технології виготовлення
549. D-тригер, це такий тип тригера, який містить
- а. проямий та інверсний виходи, один інформаційний і синхронізуючий входи
 - б. один синхронізуючий вхід і вихід
 - в. один синхронізуючий вхід
 - г. один інформаційний вихід
550. Задано дешифратор сигналів із 2 в 4 на елементах 2І-НЕ, реалізованих на КМОН-транзисторах. Яке число вихідних сигналів буде на виході такого дешифратора?
- а. чотири
 - б. два
 - в. вісім
 - г. один
551. Задано синхронний JK-тригер на елементах І-НЕ. Які оптимальні елементи необхідні для його схемної реалізації?
- а. два елементи 3І-НЕ і два елементи 2І-НЕ
 - б. чотири інвертори
 - в. два елементи два І-НЕ і два інвертори
 - г. чотири елементи 2І-НЕ
552. Задано асинхронний JK-тригер на елементах І-НЕ. Які оптимальні елементи необхідні для його схемної реалізації?
- а. чотири елементи 2І-НЕ
 - б. чотири інвертори

- в. два елементи два І-НЕ і два інвертори
- г. чотири інвертори і 2 елементи ЗІ-НЕ

553. На один вхід логічного елемента необхідно подати 3 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?

- а. діодами
- б. резисторами
- в. конденсаторами
- г. індуктивними елементами

554. На один вхід логічного елемента необхідно подати 2 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?

- а. діодами
- б. резисторами
- в. конденсаторами
- г. індуктивними елементами

555. На один вхід логічного елемента необхідно подати 4 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?

- а. діодами
- б. резисторами
- в. конденсаторами
- г. індуктивними елементами

556. На один вхід логічного елемента необхідно подати 4 сигнали, які були б електрично ізольовані між собою? Як це здійснити оптимально?

- а. діодами
- б. резисторами
- в. конденсаторами
- г. індуктивними елементами

557. Яке призначення елементів захисту на входах інтегральних схем?

- а. захист від статичної електрики і перевищення рівнів амплітуди вхідних сигналів
- б. захист від перевищення напруги живлення
- в. захист від підключення до напруги живлення
- г. захист тільки від статичної електрики

558. Схема електрична двонаправленого ключа на МОН-транзисторах, оптимально складається?

- а. одного р- і одного n-канального МОН-транзисторів
- б. двох р-канальних МОН-транзисторів
- в. двох n-канальних МОН-транзисторів
- г. двох р- і двох n-канальних МОН-транзисторів

559. Як змінюється споживана потужність цифрових логічних елементів при збільшенні частоти обробки інформації?

- а. збільшується
- б. не змінюється
- в. зменшується
- г. залежить тільки від напруги живлення

560. Як змінюється споживана потужність цифрових логічних елементів при зменшенні частоти обробки інформації?

- а. зменшується
- б. не змінюється
- в. збільшується
- г. залежить тільки від збільшення температури експлуатації

561. Задано інвертор на КМОН-транзисторах. Як визначити струм короткого замикання через навантажувальний р-канальний МОН- транзистор?

- а. на вхід подати лог.0 і закоротити ключовий транзистор
- б. на вхід інвертора подати лог.1
- в. на вхід подати лог.0
- г. на вхід подати лог.1 і закоротити ключовий транзистор

562. Задано інвертор на КМОН-транзисторах. Як визначити струм короткого замикання через ключовий n-канальний МОН- транзистор?

- а. на вхід подати лог.1 і закоротити навантажувальний транзистор
- б. на вхід інвертора подати лог.1
- в. на вхід подати лог.0
- г. на вхід подати лог.0

563. Яку напругу подають на кишеньку n-типу провідності в топології КМОН ІС з підкладкою р-типу провідності?

- а. позитивну від напруги живлення
- б. напругу вхідного сигналу
- в. не подають нічого
- г. від загальної шини

564. Яку напругу подають на кишеньку р-типу провідності в топології КМОН ІС з підкладкою n-типу провідності?

- а. негативну від земляної шини
- б. напругу вхідного сигналу
- в. не подають нічого
- г. від шини живлення

565. Чи можуть бути КМОН ІС з кишеньками двох типів провідності на підкладці р-типу провідності?

- а. можуть бути
- б. якщо на кишеньку подати нульовий потенціал
- в. якщо на кишеньку не подавати зміщень
- г. якщо на кишеньку подати напругу від шини живлення

566. Чи можуть бути КМОН ІС з кишеньками двох типів провідності на підкладці n-типу провідності?

- а. можуть бути
- б. якщо на кишеньку подати нульовий потенціал
- в. якщо на кишеньку не подавати зміщень
- г. якщо на кишеньку подати напругу від шини живлення

567. Як впливає товщина окислу під затвором р-канального МОН-транзистора на його порогову напругу?

- а. порогова напруга збільшується зі збільшенням товщини окислу
- б. не впливає
- в. порогова напруга зменшується зі збільшенням товщини окислу
- г. порогова напруга постійний параметр транзистора

568. Як впливає товщина окислу під затвором n-канального МОН-транзистора на його порогову напругу?

- а. порогова напруга збільшується зі збільшенням товщини окислу
- б. не впливає
- в. порогова напруга зменшується зі збільшенням товщини окислу
- г. порогова напруга постійний параметр транзистора

569. Як впливає збільшення ширини провідного каналу n-канального МОН-транзистора при заданій довжині на його внутрішній опір?

- а. опір каналу зменшується
- б. не впливає
- в. опір каналу збільшується
- г. опір каналу залежить тільки від його довжини каналу

570. Як впливає збільшення ширини провідного каналу p-канального МОН-транзистора при заданій довжині на його внутрішній опір?

- а. опір провідного каналу зменшується
- б. не впливає
- в. опір каналу збільшується
- г. опір каналу залежить тільки від довжини каналу

571. Як впливає збільшення довжини провідного каналу p-канального МОН-транзистора при заданій ширині на його внутрішній опір?

- а. опір провідного каналу збільшується
- б. не впливає
- в. опір каналу зменшується
- г. опір провідного каналу залежить тільки від його ширини

572. Як впливає збільшення довжини провідного каналу n-канального МОН-транзистора при заданій ширині на його внутрішній опір?

- а. опір провідного каналу збільшується
- б. не впливає
- в. опір зменшується
- г. опір провідного каналу залежить тільки від його ширини

573. Як впливає пропорційне збільшення співвідношення ширини каналу до його довжини на частотні характеристики p - канального МОН-транзистора?

- а. частотні характеристики погіршуються
- б. не впливає
- в. частотні характеристики покращуються
- г. частота залежить тільки від ширини каналу

574. Як впливає пропорційне збільшення співвідношення ширини каналу до його довжини на частотні характеристики n - канального МОН-транзистора?

- а. частотні характеристики погіршуються
- б. не впливає
- в. частотні характеристики покращуються
- г. частота залежить тільки від ширини каналу

575. Як впливає пропорційне зменшення співвідношення ширини каналу до його довжини на частотні характеристики n - канального МОН-транзистора?

- а. частотні характеристики покращуються
- б. не впливає
- в. частотні характеристики погіршуються
- г. частота залежить тільки від довжини каналу

576. Як впливає пропорційне зменшення співвідношення ширини каналу до його довжини на частотні характеристики р-канального МОН-транзистора при заданій ширині на його внутрішній опір?

- а. частотні характеристики покращуються
- б. не впливає
- в. частотні характеристики погіршуються
- г. частота залежить тільки від довжини каналу

577. Задано один n-канальний МОН-транзистор та два резистори 5кОм. Чи можна з цих елементів зібрати елементарний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

578. Задано один р-канальний МОН-транзистор та два резистори 5кОм. Чи можна з цих елементів зібрати елементарний повторювач синусоїдальних сигналів?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

579. Задано два р-канальних МОН-транзистори та два резистори 5кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 2АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

580. Задано два n-канальних МОН-транзистори та два резистори 5кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 2АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

581. Задано три n-канальних МОН-транзистори та один резистор 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 3АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

582. Задано три р-канальних МОН-транзистори та один резистор 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 3АБО-НЕ?

- а. можна
- б. недостатньо елементів

- в. потрібен ще один транзистор
- г. не можливо

583. Задано чотири n-канальних МОН-транзистори та один резистор 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 4АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

584. Задано чотири р-канальних МОН-транзистори та один резистор 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 4АБО-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

585. Задано два р-канальних МОН-транзистори та два резистори 5кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 2І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

586. Задано два n-канальних МОН-транзистори та два резистори 5кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 2І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

587. Задано три n-канальних МОН-транзистори та два резистори 5кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 2І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

588. Задано три р-канальних МОН-транзистори та два резистори 5кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 3І-НЕ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

589. Задано три р-канальних МОН-транзистори та два резистори 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 2І?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

590. Задано три n-канальних МОН-транзистори та два резистори 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 2АБО?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

591. Задано чотири n-канальних МОН-транзистори та два резистори 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 3АБО?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

592. Задано чотири р-канальних МОН-транзистори та два резистори 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 3АБО?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

593. Задано чотири р-канальних МОН-транзистори та два резистори 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 3 І?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

594. Задано чотири n - канальних МОН-транзистори та два резистори 10кОм. Чи можна з цих елементів зібрати логічну схему, що виконує функцію 3 І?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

595. Задано один n - канальний МОН-транзистор. Чи можливо реалізувати на ньому двонаправлений ключ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

596. Задано один р - канальний МОН-транзистор. Чи можливо реалізувати на ньому двонаправлений ключ?

- а. можна
- б. недостатньо елементів
- в. потрібен ще один транзистор
- г. не можливо

597. Що означає ступінь елементної інтеграції інтегральних схем?

- а. логарифм десятковий від кількості елементів на кристалі
- б. кількість елементів на кристалі
- в. логарифм натуральний від кількості елементів на кристалі
- г. кількість елементарних логічних елементів на кристалі

598. Що означає ступінь функціональної інтеграції інтегральних схем?

- а. логарифм десятковий від кількості елементарних логічних елементів на кристалі
- б. кількість функціональних елементів на кристалі
- в. логарифм натуральний від кількості елементів на кристалі
- г. кількість елементарних логічних елементів на кристалі

599. Задано вихідну ВАХ n-канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витоком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ внутрішній опір транзистора на прямій ділянці ВАХ?

- а. як відношення напруги в заданій точці до струму стоку у цій ж точці
- б. як відношення різниці напруги на стоці і порогової напруги до струму стоку у заданій точці ВАХ
- в. як відношення порогової напруги транзистора до величини струму стоку
- г. як відношення напруги на затворі до струму стоку у цій ж точці

600. Задано вихідну ВАХ n-канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витоком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ внутрішній опір транзистора на ділянці насичення ВАХ?

- а. як відношення напруги в заданій точці до струму стоку у цій ж точці
- б. як відношення різниці напруги на стоці і порогової напруги до струму стоку у заданій точці ВАХ
- в. як відношення порогової напруги транзистора до величини струму стоку
- г. як відношення напруги на затворі до струму стоку у цій ж точці

601. Задано вихідну ВАХ р-канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витоком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ внутрішній опір транзистора на прямій ділянці ВАХ?

- а. як відношення напруги в заданій точці до струму стоку у цій ж точці
- б. як відношення різниці напруги на стоці і порогової напруги до струму стоку у заданій точці ВАХ
- в. як відношення порогової напруги транзистора до величини струму стоку
- г. як відношення напруги на затворі до струму стоку у цій ж точці

602. Задано вихідну ВАХ р - канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витоком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ внутрішній опір транзистора на ділянці насичення ВАХ?

- а. як відношення напруги в заданій точці до струму стоку у цій ж точці
- б. як відношення різниці напруги на стоці і порогової напруги до струму стоку у заданій точці ВАХ
- в. як відношення порогової напруги транзистора до величини струму стоку
- г. як відношення напруги на затворі до струму стоку у цій ж точці

603. Задано вихідну ВАХ n - канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витоком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ динамічний опір транзистора на прямій ділянці ВАХ?

- а. як відношення зміни напруги на стоці транзистора до відповідної зміни струму стоку
- б. як відношення різниці напруги на стоці і порогової напруги до зміни струму стоку

- в. як відношення зміни порогової напруги транзистора до зміни величини струму стоку
- г. як відношення зміни напруги на затворі до зміни струму стоку

604. Задано вихідну ВАХ р - каналного МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ динамічний опір транзистора на прямій ділянці ВАХ?

- а. як відношення зміни напруги на стоці транзистора до відповідної зміни струму стоку
- б. як відношення різниці напруги на стоці і порогової напруги до зміни струму стоку
- в. як відношення зміни порогової напруги транзистора до зміни величини струму стоку
- г. як відношення зміни напруги на затворі до зміни струму стоку

605. Задано вихідну ВАХ n - каналного МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ динамічний опір транзистора на пологій ділянці ВАХ?

- а. як відношення зміни напруги на стоці транзистора до відповідної зміни струму стоку
- б. як відношення різниці напруги на стоці і порогової напруги до зміни струму стоку
- в. як відношення зміни порогової напруги транзистора до зміни величини струму стоку
- г. як відношення зміни напруги на затворі до зміни струму стоку

606. Задано вихідну ВАХ р - каналного МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як визначити із цієї ВАХ динамічний опір транзистора на пологій ділянці ВАХ?

- а. як відношення зміни напруги на стоці транзистора до відповідної зміни струму стоку
- б. як відношення різниці напруги на стоці і порогової напруги до зміни струму стоку
- в. як відношення зміни порогової напруги транзистора до зміни величини струму стоку
- г. як відношення зміни напруги на затворі до зміни струму стоку

607. Задано вихідну ВАХ р - каналного МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як вплине на динамічний опір транзистора на пологій ділянці ВАХ збільшення у два рази співвідношення ширини каналу до його довжини?

- а. динамічний опір транзистора зменшиться
- б. динамічний опір транзистора не залежить від співвідношення ширини каналу до його довжини
- в. динамічний опір транзистора не зміниться
- г. динамічний опір транзистора збільшиться

608. Задано вихідну ВАХ n - каналного МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як вплине на динамічний опір транзистора на пологій ділянці ВАХ збільшення у два рази співвідношення ширини каналу до його довжини?

- а. динамічний опір транзистора зменшиться
- б. динамічний опір транзистора не залежить від співвідношення ширини каналу до його довжини
- в. динамічний опір транзистора не зміниться
- г. динамічний опір транзистора збільшиться

609. Задано вихідну ВАХ n - каналного МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як вплине на динамічний опір транзистора на прямій ділянці ВАХ збільшення у два рази співвідношення ширини каналу до його довжини?

- а. динамічний опір транзистора зменшиться
- б. динамічний опір транзистора не залежить від співвідношення ширини каналу до його довжини
- в. динамічний опір транзистора не зміниться
- г. динамічний опір транзистора збільшиться

610. Задано вихідну ВАХ р - канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як вплине на динамічний опір транзистора на прямій ділянці ВАХ збільшення у два рази співвідношення ширини каналу до його довжини?

- а. динамічний опір транзистора зменшиться
- б. динамічний опір транзистора не залежить від співвідношення ширини каналу до його довжини
- в. динамічний опір транзистора не зміниться
- г. динамічний опір транзистора збільшиться

611. Задано вихідну ВАХ р - канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як вплине на внутрішній опір транзистора на прямій ділянці ВАХ збільшення у два рази співвідношення ширини каналу до його довжини?

- а. внутрішній опір транзистора зменшиться
- б. внутрішній опір транзистора не залежить від співвідношення ширини каналу до його довжини
- в. внутрішній опір транзистора не зміниться
- г. внутрішній опір транзистора збільшиться

612. Задано вихідну ВАХ п - канального МОН-транзистора, а саме залежність струму стоку від напруги між стоком і витком і заданій напрузі на затворі транзистора. Як вплине на внутрішній опір транзистора на прямій ділянці ВАХ збільшення у два рази співвідношення ширини каналу до його довжини?

- а. внутрішній опір транзистора зменшиться
- б. внутрішній опір транзистора не залежить від співвідношення ширини каналу до його довжини
- в. внутрішній опір транзистора не зміниться
- г. внутрішній опір транзистора збільшиться

613. Задано інвертуючий елемент на КМОН-транзисторах. На вхід інвертора подано прямокутний імпульс, а до виходу інвертора як навантаження - підключено конденсатор величиною 1пФ. Як зміниться затримка вихідного сигналу відносно вхідного при збільшенні ємності конденсатора у 8 разів?

- а. затримка збільшиться
- б. затримка не зміниться
- в. затримка зменшиться
- г. величина ємності навантаження не впливає на затримку вихідного сигналу

614. Задано інвертуючий елемент на КМОН-транзисторах. На вхід інвертора подано прямокутний імпульс, а до виходу інвертора як навантаження - підключено конденсатор величиною 1пФ. Як зміниться тривалість переднього фронту вихідного сигналу при збільшенні ємності конденсатора у 8 разів?

- а. тривалість переднього фронту вихідного сигналу збільшиться
- б. тривалість переднього фронту вихідного сигналу не зміниться
- в. тривалість переднього фронту вихідного сигналу зменшиться

г. величина ємності навантаження не впливає на тривалість переднього фронту вихідного сигналу

615. Задано інвертуючий елемент на КМОН-транзисторах. На вхід інвертора подано прямокутний імпульс, а до виходу інвертора як навантаження - підключено конденсатор величиною 1пФ. Як зміниться тривалість заднього фронту вихідного сигналу при збільшенні ємності конденсатора у 8 разів?

- а. тривалість заднього фронту вихідного сигналу збільшиться
- б. тривалість заднього фронту вихідного сигналу не зміниться
- в. тривалість заднього фронту вихідного сигналу зменшиться
- г. величина ємності навантаження не впливає на тривалість заднього фронту вихідного сигналу

616. Як графічно з амплітудно-передавальної характеристики (АПХ) визначити точку квантування неінвертуючого логічного елемента на КМОН- транзисторах?

- а. як перетин ліній одиничного підсилення та АПХ
- б. точка квантування знаходиться на АПХ і визначається величиною порогової напруги п-канального МОН-транзистора
- в. точка квантування знаходиться на АПХ і визначається величиною порогової напруги р-канального МОН-транзистора
- г. очку квантування графічно визначити неможливо

617. Яка кількість послідовно-з'єднаних інверторів необхідна для побудови кільцевого генератора?

- а. не парна кількість
- б. 6 інверторів
- в. парна кількість
- г. 4 інвертори

618. Як графічно з амплітудно-передавальної характеристики (АПХ) визначити точку квантування інвертуючого логічного елемента на КМОН- транзисторах?

- а. як перетин ліній одиничного підсилення та АПХ
- б. точка квантування знаходиться на АПХ і визначається величиною порогової напруги п-канального МОН-транзистора
- в. точка квантування знаходиться на АПХ і визначається величиною порогової напруги р-канального МОН-транзистора
- г. точку квантування графічно визначити неможливо

619. Задано ланцюжок послідовно з'єднаних 4-х інверторів. На вхід 1-го подано прямокутний імпульс. Яким буде сигнал на виході 3-го інвертора порівняно з виходом 1-го?

- а. такої ж полярності, але із затримкою порівняно з виходом 1-го
- б. такої ж полярності як і вхідний прямокутний імпульс
- в. протилежної полярності до вхідного прямокутного імпульсу і без затримки порівняно з цим же імпульсом
- г. протилежної полярності, але із затримкою порівняно з виходом 1-го

620. Задано ланцюжок послідовно з'єднаних 4-х інверторів. На вхід 2-го подано прямокутний імпульс. Яким буде сигнал на виході 4-го інвертора порівняно з виходом 2-го?

- а. такої ж полярності, але із затримкою порівняно з виходом 2-го
- б. такої ж полярності як і вхідний прямокутний імпульс на вході 2-го інвертора
- в. протилежної полярності до вхідного прямокутного імпульсу і без затримки порівняно з

цим же імпульсом

г. протилежної полярності, але із затримкою порівняно з виходом 2-го

621. Задано ланцюжок послідовно з'єднаних 4-х інверторів. На вхід 1-го подано прямокутний імпульс з тривалістю переднього фронту 2 нс. Якою буде тривалість фронту імпульсу на вході 4-го інвертора порівняно з вхідним на 1-му?

а. меншою аніж 2 нс

б. тривалість фронту не залежить від кількості інверторів при їх послідовному з'єднанні

в. рівною 2 нс

г. більшою, аніж 2 нс

622. Задано ланцюжок послідовно з'єднаних 4-х інверторів. На вхід 1-го подано прямокутний імпульс з тривалістю переднього фронту 2 нс. Якою буде затримка сигналу на виході 4-го інвертора порівняно з виходом 1-го?

а. більшою

б. сигнал на вихід 4-го інвертора буде переданий без затримки порівняно із вхідним сигналом

в. рівною із затримкою на виході 2-го інвертора

г. меншою

623. Коли споживається найбільша енергія КМОН - логічними елементами при подачі на їх вхід послідовних імпульсів?

а. в моменти зміни вхідних імпульсів від високого до низького рівнів і від низького до високого (під час перехідних процесів)

б. енергія споживання залежить тільки від напруги живлення

в. на вершині вихідного імпульсу

г. на вершині вхідного імпульсу

624. Що являє собою базовий елемент необхідний для побудови схем затримки сигналів?

а. інтегруючий елемент

б. буферний підсилювач

в. диференціюючий елемент

г. логічний елемент 2АБО-НЕ

625. Що являє собою базовий елемент необхідний для побудови схем виділення фронтів імпульсних сигналів?

а. диференціюючий елемент

б. буферний підсилювач;

в. інтегруючий елемент

г. логічний елемент 2АБО-НЕ

626. Як визначити постійну часу інтегруючого RC- елемента?

а. як добуток RC

б. як відношення $1/RC$

в. як відношення C/R)

г. як відношення R /C

627. Як визначити постійну часу диференціюючого RC- елемента?

а. як добуток RC

б. як відношення $1/RC$

в. як відношення C/R)

г. як відношення R /C

628. Що являє собою система автоматизованого проектування електронних пристроїв (САПР)?
- а. набір спеціальних для проектування програмних і апаратних засобів та відповідно підготовлені спеціалісти
 - б. набір спеціальних для проектування програмних засобів
 - в. набір спеціальних апаратних засобів
 - г. набір спеціальних апаратних засобів та відповідно підготовлені спеціалісти
629. Що являє собою система автоматизованого моделювання електронних пристроїв?
- а. набір спеціальних для моделювання програмних і апаратних засобів та відповідно підготовлені спеціалісти
 - б. набір спеціальних для моделювання програмних засобів
 - в. набір спеціальних апаратних засобів
 - г. набір спеціальних апаратних засобів та відповідно підготовлені спеціалісти
630. Що являє собою система автоматизованого технологічного моделювання інтегральних схем?
- а. набір спеціальних для технологічного моделювання програмних і апаратних засобів та відповідно підготовлені спеціалісти
 - б. набір спеціальних для технологічного моделювання програмних засобів
 - в. набір спеціальних апаратних засобів
 - г. набір спеціальних апаратних засобів та відповідно підготовлені спеціалісти
631. Що являє собою система автоматизованого схемотехнічного моделювання інтегральних схем?
- а. набір спеціальних для схемотехнічного моделювання програмних і апаратних засобів та відповідно підготовлені спеціалісти
 - б. набір спеціальних для схемотехнічного моделювання програмних засобів
 - в. набір спеціальних апаратних засобів
 - г. набір спеціальних апаратних засобів та відповідно підготовлені спеціалісти
632. Що являє собою система автоматизованого схемо-топологічного проектування інтегральних схем?
- а. набір спеціальних для схемо-топологічного проектування програмних і апаратних засобів та відповідно підготовлені спеціалісти
 - б. набір спеціальних для схемо-топологічного проектування програмних засобів ;
 - в. набір спеціальних апаратних засобів;
 - г. набір спеціальних апаратних засобів та відповідно підготовлені спеціалісти;
633. Чи дозволяють сучасні системи автоматизованого схемо-топологічного проектування інтегральних схем здійснювати верифікацію "із топології до схеми електричної"?
- а. так, дозволяють
 - б. це неможливо здійснити апаратно;
 - в. це неможливо здійснити програмно;
 - г. ні, не дозволяють;
634. Якою залежністю описується пряма вітка ВАХ р-п-переходу?
- а. експонентою
 - б. лінійна залежність
 - в. квадратична залежність
 - г. логарифмічна залежність
635. Якою залежністю описується пряма вітка ВАХ n-р-переходу?

- а. експонентою
- б. лінійна залежність
- в. квадратична залежність
- г. логарифмічна залежність

636. Що таке компонент в інтегральній схемі?

- а. це елемент, що має функції радіоелемента і його можна окремо випробувати як самостійний виріб
- б. це монолітно- інтегрований транзистор у кристалі інтегральної схеми
- в. це монолітно- інтегрований діодний елемент у кристалі інтегральної схеми
- г. це елемент, що має функції радіоелемента і його можна випробувати тільки у складі інтегральної схеми

637. Як змінюється споживана потужність логічних елементів в інтегральних схемах зі збільшенням частоти функціонування?

- а. збільшується
- б. це завжди постійна величина
- в. не змінюється
- г. зменшується

638. Що собою являє контакт в інтегральних схемах?

- а. з'єднання між двома рівнями металізацій
- б. контакт між металізацією і напівпровідником
- в. з'єднання між трьома рівнями металізацій
- г. з'єднання контактної площадки з шинами металізацій

639. Якими є оптимальні співвідношення розмірів ширина:довжина каналів в р- і n-канальних МОН-транзисторах для КМОН-логічних елементів?

- а. 2:1
- б. 1:2
- в. 1:1
- г. 3:1

640. Якими є оптимальні співвідношення розмірів ширина:довжина каналів в n- і p- канальних МОН-транзисторах для КМОН-логічних елементів?

- а. 1:2
- б. 2:1
- в. 1:1
- г. 3:1

641. Задано ланцюжок послідовно з'єднаних 5-ти інверторів. Як змінюється крутизна амплітудно- передавальної характеристики (АПХ) після кожного наступного інвертора?

- а. крутизна АПХ зростає
- б. крутизна АПХ не залежить від кількості інверторів
- в. крутизна АПХ не змінюється
- г. крутизна АПХ спадає

642. Задано ланцюжок послідовно з'єднаних 5-ти інверторів. Як змінюється тривалість затримки сигналу після проходження кожного наступного інвертора?

- а. затримка сигналу зростає після кожного наступного інвертора
- б. затримка сигналу зростає після 2-го інвертора і спадає після 3-го

- в. затримка сигналу є стабільною для ланцюжка інверторів
- г. затримка сигналу спадає кожного наступного інвертора

643. Задано схему затримки сигналів з використання інтегруючого RC-кола. Як буде впливати на затримку сигналів збільшення опору резистора R?

- а. затримка буде зростати
- б. на величину затримки впливає тільки конденсатор
- в. затримка не зміниться
- г. затримка буде спадати

644. Задано схему затримки сигналів з використання інтегруючого RC-кола. Як буде впливати на затримку сигналів збільшення ємності конденсатора C?

- а. затримка буде зростати
- б. на величину затримки впливає тільки резистор
- в. затримка не зміниться
- г. затримка буде спадати

645. Задано схему виділення фронтів імпульсів з використання диференціюючого RC-кола. Як буде впливати на тривалість виділених із фронтів імпульсів збільшення величини ємності конденсатора C?

- а. тривалість виділених імпульсів буде зростати
- б. на тривалість виділених імпульсів впливає тільки резистор
- в. тривалість виділених імпульсів не зміниться
- г. тривалість виділених імпульсів буде спадати

646. Задано схему виділення фронтів імпульсів з використання диференціюючого RC-кола. Як буде впливати на тривалість виділених із фронтів імпульсів збільшення величини опору резистора R?

- а. тривалість виділених імпульсів буде зростати
- б. на тривалість виділених імпульсів впливає тільки конденсатор
- в. тривалість виділених імпульсів не зміниться
- г. тривалість виділених імпульсів буде спадати

647. Скільки біт інформації може зберігати статична 6-ти транзисторна комірка пам'яті на КМОН-транзисторах?

- а. 1 біт
- б. тільки логічну "1"
- в. тільки логічний "0"
- г. 1 байт

648. Скільки біт інформації може зберігати динамічна 1-но транзисторна комірка на одному транзисторі і конденсаторі?

- а. 1 біт
- б. тільки логічну "1"
- в. тільки логічний "0"
- г. 1 байт

649. Яку оптимальну кількість транзисторів необхідно для керування процесом запису і зчитування інформації в статичній комірці пам'яті на КМОН - транзисторах?

- а. 2
- б. 4

- в. 6
- г. 1

650. Які типи і яка оптимальна кількість транзисторів необхідно для керування процесом запису і зчитування інформації в статичній комірці пам'яті на КМОН - транзисторах?

- а. 2– п–канальних
- б. 2 – р - канальних
- в. 2 – р – канальних і 2– п–канальних
- г. 1 – р – канальний і 1– п–канальний

651. Чи можливо зібрати статичну комірку пам'яті із 2-х резисторів і 4-х п - канальних МОН - транзисторів?

- а. можливо
- б. необхідно ще два транзистори
- в. необхідно ще два резистори
- г. не можливо

652. Що являє собою кільцевий генератор?

- а. генератор у якому сигнал подається з виходу на вхід 1-го інвертора і містить непарне число інверторів
- б. генератор у якому сигнал подається з виходу на вхід 1-го інвертора і містить парне число інверторів;
- в. генератор у якому сигнал подається з виходу на вхід 2-го інвертора і містить парне число інверторів; ;
- г. генератор у якому сигнал подається з виходу на вхід 2-го інвертора і містить непарне число інверторів;

653. Задано логічний елемент 2АБО-НЕ на КМОН- транзисторах. На його входи подано постійний рівень логічної "1" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

654. Задано логічний елемент 3АБО-НЕ на КМОН- транзисторах. На його 2 входи подано постійний рівень логічної "1", а на 3-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

655. Задано логічний елемент 4 АБО-НЕ на КМОН- транзисторах. На його 3 входи подано постійний рівень логічної "1", а на 4-й вхід імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

656. Задано логічний елемент 5 АБО-НЕ на КМОН- транзисторах. На його 3 входи подано постійний рівень логічної "1", а на 5-й вхід імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

657. Задано логічний елемент 2АБО на КМОН- транзисторах. На його входи подано постійний рівень логічної "1" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічного "0"

658. Задано логічний елемент 3АБО на КМОН- транзисторах. На його 2 входи подано постійний рівень логічної "1", а на 3-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічного "0"

659. Задано логічний елемент 4АБО на КМОН- транзисторах. На його 3 входи подано постійний рівень логічної "1", а на 3-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічного "0"

660. Задано логічний елемент 5АБО на КМОН- транзисторах. На його 4 входи подано постійний рівень логічної "1", а на 4-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. імпульсний сигнал логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічного "0"

661. Задано логічний елемент 2АБО-НЕ на КМОН- транзисторах. На його входи подано постійний рівень логічного "0" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

662. Задано логічний елемент 3АБО-НЕ на КМОН- транзисторах. На його 2 входи подано постійний рівень логічного "0", а на 3-й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

663. Задано логічний елемент 4 АБО-НЕ на КМОН- транзисторах. На його 3 входи подано постійний рівень логічного "0", а на 4-й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

664. Задано логічний елемент 5АБО-НЕ на КМОН- транзисторах. На його 4 входи подано постійний рівень логічного "0", а на 5-й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

665. Задано логічний елемент 2АБО на КМОН- транзисторах. На його входи подано постійний рівень логічного "0" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. постійний рівень логічної "1"

666. Задано логічний елемент 3АБО на КМОН- транзисторах. На його 2 входи подано постійний рівень логічного "0", а на 3-й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. постійний рівень логічної "1"

667. Задано логічний елемент 4АБО на КМОН- транзисторах. На його 3 входи подано постійний рівень логічного "0", а на 4-й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0";
- в. імпульсний сигнал логічного "0" ;
- г. постійний рівень логічної "1";

668. Задано логічний елемент 5АБО на КМОН- транзисторах. На його 4 входи подано постійний рівень логічного "0", а на 4-й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. постійний рівень логічної "1"

669. Задано логічний елемент 2I-HE на КМОН - транзисторах. На його входи подано постійний рівень логічної "1" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

670. Задано логічний елемент 3I-HE на КМОН - транзисторах. На його 2 входи подано постійний рівень логічної "1", а на 3-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

671. Задано логічний елемент 4I-HE на КМОН - транзисторах. На його 3 входи подано постійний рівень логічної "1", а на 4 - й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

672. Задано логічний елемент 5I-HE на КМОН - транзисторах. На його 4 входи подано постійний рівень логічної "1", а на 5 - й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічного "0"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічної "1"
- г. постійний рівень логічної "1"

673. Задано логічний елемент 2I на КМОН - транзисторах. На його входи подано постійний рівень логічної "1" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. постійний рівень логічної "1"

674. Задано логічний елемент 3I на КМОН - транзисторах. На його 2 входи подано постійний рівень логічної "1", а на 3-й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. постійний рівень логічної "1"

675. Задано логічний елемент 4I на КМОН - транзисторах. На його 3 входи подано постійний рівень логічної "1", а на 4 - й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. постійний рівень логічної "1"

676. Задано логічний елемент 5I на КМОН - транзисторах. На його 4 входи подано постійний рівень логічної "1", а на 5 - й - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. імпульсний сигнал логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. постійний рівень логічної "1"

677. Задано логічний елемент 2I-HE на КМОН - транзисторах. На його входи подано постійний рівень логічного "0" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

678. Задано логічний елемент 3I-HE на КМОН - транзисторах. На його один вхід подано постійний рівень логічного "0", а на інші 2 входи - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

679. Задано логічний елемент 4I-HE на КМОН - транзисторах. На його один вхід подано постійний рівень логічного "0", а на інші 3 входи - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

680. Задано логічний елемент 5I-HE на КМОН - транзисторах. На його один вхід подано постійний рівень логічного "0", а на інші 4 входи - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

681. Задано логічний елемент 2I на КМОН - транзисторах. На його входи подано постійний рівень логічного "0" та імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. постійний рівень логічної "1"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

682. Задано логічний елемент 3I на КМОН - транзисторах. На його 2 входи подано постійний рівень логічного "0", а на 3-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. постійний рівень логічної "1"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

683. Задано логічний елемент 4I на КМОН - транзисторах. На його 3 входи подано постійний рівень логічного "0", а на 4-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. постійний рівень логічної "1"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

684. Задано логічний елемент 5I на КМОН - транзисторах. На його 4 входи подано постійний рівень логічного "0", а на 5-й вхід - імпульсний сигнал логічної "1". Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. постійний рівень логічної "1"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

685. Задано логічний елемент 2I-HE на КМОН - транзисторах. На його 2 входи подано імпульсні сигнали логічної "1", які не перекриваються (не співпадають у часі). Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічної "1"
- б. постійний рівень логічного "0"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

686. Задано логічний елемент 2I на КМОН - транзисторах. На його 2 входи подано імпульсні сигнали логічної "1", які не перекриваються (не співпадають у часі). Який рівень сигналу буде на виході цього елемента?

- а. постійний рівень логічного "0"
- б. постійний рівень логічної "1"
- в. імпульсний сигнал логічного "0"
- г. імпульсний сигнал логічної "1"

687. Що розуміється під електричним колом ?

- а. Сукупність сполучених між собою провідниками резисторів, конденсаторів, котушок індуктивності, джерел струму й напруги, перемикачів тощо, через яку може проходити електричний струм.
- б. Сукупність сполучених між собою провідниками джерел струму.
- в. Сукупність сполучених між собою провідниками резисторів і конденсаторів.
- г. Сукупність сполучених між собою провідниками резисторів і котушок індуктивності.

688. Що значить Е.Р.С ?

- а. Кількісна міра роботи сторонніх сил із переміщення заряду, характеристика джерела струму, напруги.

- б. Кількісна міра роботи сторонніх сил із переміщення заряду, характеристика джерела напруги.
- в. Кількісна міра роботи сторонніх сил із переміщення заряду, характеристика лінійного кола.
- г. Кількісна міра роботи сторонніх сил із переміщення заряду, характеристика нелінійного кола.
689. Що описує дана формула $U = I \cdot R$?
- а. Закон Кірхгофа.
- б. Закон Ома в інтегральній формі.
- в. Закон Ома в диференціальній формі.
- г. Жодна із схем не є правильною
690. Перше правило Кірхгофа записується ?
- а. $\sum_{k=0} I_k = 0$
- б. $\sum_{k=1} I_k = 0$
- в. $\sum_i \epsilon_i = \sum_k I_k R_k$
- г. $\sum_i \epsilon_i I_k = \sum_k R_k$
691. Друге правило Кірхгофа записується ?
- а. $\sum_i \epsilon_i = \sum_k I_k R_k$
- б. $\sum_k I_k = 0$
- в. $\sum_k I_k = 1$
- г. $\sum_i \epsilon_i I_k = \sum_k R_k$
692. Аналоговим сигналом називається ?
- а. Сигнал (напруга, струм), неперервний на всьому проміжку часу.
- б. Сигнал який переривається на певних проміжках часу.
- в. Дискретний сигнал з певним значенням інформативного параметра.
- г. Жодна відповідь не вірна
693. Цифровим сигналом називається ?
- а. Сигнал (напруга, струм), неперервний на всьому проміжку часу.
- б. Сигнал який переривається на певних проміжках часу.
- в. Дискретний сигнал з певним значенням інформативного параметра.
- г. Жодна відповідь не вірна
694. Автогенератор являє собою генератор:
- а. У якого відбуваються гармонійні коливання
- б. Коливання певної частоти
- в. Генератор із самозбудженням
- г. Релаксаційний генератор
695. Які величини називають векторними ?
- а. Величина, яка характеризується числовим значенням і напрямком.
- б. Змінна або функція
- в. Дійсне число
- г. Тензор валентності
696. Негативний зворотний зв'язок приводить до?
- а. Збільшення коефіцієнту підсилення
- б. Зменшення коефіцієнту підсилення

- в. До зміни режиму роботи транзистора
 - г. Перетворення підсилювача у генератор
697. Різка зміна режиму роботи діода називається :
- а. Пробоєм
 - б. Пропуском
 - в. Застоєм
 - г. Перервою
698. Носіями якого заряду є електрони ?
- а. Негативного
 - б. Позитивного
 - в. Позитивного і негативного
 - г. Магнітного
699. Залежно від чого дірковий перехід буває відкритим або закритим ?
- а. Від напрямку електричного струму
 - б. Наявності перегородки
 - в. Від напруги
 - г. Від опору
700. Якими властивостями володіє р-п перехід?
- а. Випрямними
 - б. Електропровідними
 - в. Перехідними
 - г. Напівпровідниковими
701. Яка характеристика діода є основною ?
- а. Вольтамперна
 - б. Амплітудно - Частотна
 - в. Випрямна
 - г. Діодна
702. Які види провідності бувають ?
- а. Електронна і діркова
 - б. Електричних і неелектричних
 - в. Діркова і недіркова
 - г. Магнітна та електронна
703. Від чого залежить допустимий випрямлений струм ?
- а. Від температури навколишнього середовища
 - б. Від напруги, що подається
 - в. Від опору на резисторі
 - г. Свій варіант відповіді
704. Напівпровідниковий діод , призначений для стабілізації напруги в джерелах живлення - це:
- а. Стабілітрон
 - б. Транзистор
 - в. Підсилювач
 - г. Тріод
705. Які види пробою лежать в основі стабілітрона ?

- а. Лавинний і тунельний
- б. Тепловий та лавинний
- в. Лавинний і сніговий
- г. Тунельний і шахтний

706. В результаті чого виникає лавинний пробій ?

- а. Ударної іонізації
- б. Ударної хвилі
- в. Іонізації випромінювання
- г. Полярної іонізації

707. Речовини , питома електрична провідність яких менше , ніж у металів і більше, ніж у діелектриків - це:

- а. Напівпровідники
- б. Резистори
- в. Транзистори
- г. Стабілітрони

708. Пробій , обумовлений прямим переходом електронів з валентної зони в зону провідності суміжній галузі , що відбувається без зміни енергії електрона :

- а. Лавинний
- б. Електронний
- в. Тунельний
- г. Тепловий

709. Залежність струму I від напруги U при фіксованій величині другого - це:

- а. Вольтамперна характеристика
- б. Вихідна характеристика
- в. Вхідна характеристика
- г. Амплітудно-частотна характеристика

710. Що є перевагою біполярних транзисторів ?

- а. Відсутність наклеєного катода
- б. Наявність напруженого катода
- в. Можна використовувати в польових умовах
- г. Чутливість до підвищення температури

711. Коефіцієнт передачі струму емітера - це коефіцієнт :

- а. Пропорційності
- б. Перпендикулярності
- в. Поглинання
- г. Заломлення

712. У яких режимах можуть працювати польові транзистори ?

- а. Активному, відсічення і насичення
- б. Пасивному та активному
- в. Діркового і пробійна
- г. Лавинному і тепловому

713. У якому режимі транзистор використовується для посилення сигналу з малими спотвореннями ?

- а. Активному
 - б. Насичення
 - в. Відсічення
 - г. Робочому
714. Залежність струму колектора при постійному струмі бази - це:
- а. Вихідна характеристика
 - б. Вхідна характеристика
 - в. Вольтамперна характеристика
 - г. Амплітудно-частотна характеристика
715. Пристрій, що має 2 взаємодіючих р-п переходи називається :
- а. Біполярним транзистором
 - б. Підсилювачем
 - в. Синхронізатором
 - г. Діодом
716. На чому заснована робота польового транзистора ?
- а. Використанні основних носіїв заряду
 - б. Використанні інтегральних мікросхем
 - в. Наявності питомого опору
 - г. Наявності переходу
717. Напівпровідниковий прилад, підсилювальні властивості якого обумовлені потоком основних носіїв, що протікає через провідний канал і керований електричним полем - це:
- а. Польовий транзистор
 - б. Біполярний транзистор
 - в. Стабілітрон
 - г. Діод
718. Які параметри характеризують стійкість транзистора при роботі в діапазоні температур:
- а. Теплові
 - б. Амплітудні
 - в. Частотні
 - г. Шумові
719. База - це:
- а. Електрод, підключений до центрального шару
 - б. Електрод, підключений до зовнішнього шару
 - в. Місце, де зберігається важлива інформація
 - г. Свій варіант
720. Головна відмінність колектора від емітера :
- а. Велика площа р - п - переходу
 - б. Шар, до якого він підключений
 - в. Немає відмінностей
 - г. Вихідна характеристика
721. Скільки режимів роботи біполярного транзистора існує?
- а. 4
 - б. 3

- в. 2
- г. 1

722. У якому режимі емітерний перехід має зворотне включення, а колекторний перехід - пряме:
- а. Інверсному
 - б. Активному
 - в. Режимі насичення
 - г. Режимі відсічення
723. У чому перевага схеми із загальним колектором ?
- а. Великий вхідний опір
 - б. Мале вхідний опір
 - в. Велике вихідний опір
 - г. Посилення напруги
724. Які підсилювачі бувають за кількістю каскадів ?
- а. Мало - і багатокаскадні
 - б. Каскадні і некаскадні
 - в. Не знаю
 - г. Одно - і багатокаскадні
725. Перші пристрої для підсилення електричного сигналу були :
- а. Тріоди
 - б. Катоди
 - в. Аноди
 - г. Діоди
726. Відношення вертикального відхилення світлової плями на екрані осцилографа в міліметрах до значення вхідної напруги у вольтах це:
- а. Чутливість
 - б. Провідність
 - в. Розжарення
 - г. Вихідна напруга
727. Прилади, що використовуються для компенсації втрат при передачі сигналів на великі відстані :
- а. Підсилювач
 - б. Осцилограф
 - в. Стабілітрон
 - г. Генератор
728. За підсиленням сигналу підсилювачі поділяються на:
- а. Потужності, напруги і струму
 - б. Потужності і опору
 - в. Опори й індуктивності
 - г. Індуктивності та напруги
729. Які бувають тріоди ?
- а. Відкритий і закритий
 - б. Повний і неповний
 - в. Подвійною і потрійною
 - г. Одно - і двофазний

730. Чому зазвичай дорівнює коефіцієнт підсилення підсилювача?
- а. ≥ 1
 - б. 10
 - в. 100
 - г. 50
731. З чого складається триод ?
- а. Анод , катод і сітка
 - б. Катод і анод
 - в. Діод і сітка
 - г. Сітка і катод
732. Скільки видів підсилювачів по частотах існує?
- а. 4
 - б. 3
 - в. 5
 - г. 7
733. По смузі пропускання підсилювачі бувають:
- а. Широко - і вузькосмугові
 - б. Одно - і багатосмугові
 - в. Пропускають і затримують
 - г. Інший варіант
734. Залежність коефіцієнта підсилення підсилювача від частоти - це:
- а. АЧХ
 - б. ФЧХ
 - в. БЧХ
 - г. УЧХ
735. Як можна керувати струмом в ланці анода в електровакуумному триоді ?
- а. Змінюючи напругу на сітці
 - б. Змінюючи опір на сітці
 - в. Збільшуючи напругу на аноді
 - г. Зменшуючи потужність на катоді
736. Смуга пропускання підсилювача - це залежність пропускання підсилювача від :
- а. Частоти
 - б. Напруги
 - в. Потужності
 - г. Опору
737. Чим був з часом замінений електровакуумний триод ?
- а. Транзистором
 - б. Підсилювачем
 - в. Стабілітроном
 - г. Лампочкою
738. У чому недолік електровакуумного триода ?
- а. Велика споживана потужність
 - б. Великий опір струму

- в. Необхідність постійного джерела живлення
- г. Недостатність смуги пропускання

739. Чому дорівнює К.К.Д. в режимі роботи підсилювача А ?

- а. $< 0,5$
- б. 1,0
- в. 1,5
- г. 2,0

740. Переваги режиму роботи А ?

- а. Малі нелінійні спотворення
- б. Малі лінійні спотворення
- в. Високий ККД
- г. Відсутність ККД

741. Відношення вихідної потужності до потужності, споживаної вихідним каскадом - це:

- а. ККД
- б. ТТЛ
- в. КПС
- г. КПН

742. Режими роботи підсилювача виділяють ?

- а. А , В , С , D, E, F
- б. А , Б , В, Г
- в. Простий і складний
- г. Загальний і приватний

743. Режим роботи підсилювача , при якому струм вихідного кола протікає на протязі всього періоду вхідного сигналу?

- а. А
- б. АВ
- в. С
- г. D

744. В перебігу якого часу протікає струм через підсилювач в режимі В ?

- а. Півперіод вхідного сигналу
- б. Повний період вихідного сигналу
- в. Півперіод вихідного сигналу
- г. Повний період вхідного сигналу

745. Який режим роботи підсилювача використовується в резонансних підсилювачах ?

- а. А
- б. В
- в. С
- г. D

746. У яких станах може перебувати підсилювач в режимі D ?

- а. Відкритий - закритий
- б. Робочий - неробочий
- в. Спокійний - активний
- г. Ключ – Канал

747. У чому перевага режиму С ?

- а. Високий ККД
- б. Великі нелінійні спотворення
- в. Низький ККД
- г. Мале споживання енергії

748. Яка смуга частот підсилювача постійного струму (ППС) ?

- а. Від 0 до максимального значення
- б. Від 0 до
- в. Від до
- г. Від 0 до 1

749. Як називається підсилювач, призначений для забезпечення заданої потужності навантаження при заданому опорі навантаження ?

- а. Потужності
- б. Навантаження
- в. Постійного струму
- г. Змінного струму

750. Основний недолік ППС ?

- а. Наявність дрейфу напруги зміщення
- б. Низький ККД
- в. Високий ККД
- г. Відсутність дрейфу 0

751. Явище передачі сигналу з вихідного кола на вхід - це:

- а. Зворотні зв'язки підсилювача
- б. Кругові зв'язку підсилювача
- в. Провідність
- г. Каскадність

752. Замкнутий контур, який включає в себе зворотний зв'язок і частина підсилювача між точками його підключення, називається :

- а. Петлю
- б. Вузлом
- в. Контуром
- г. Кільцем

753. Що показує коефіцієнт зворотного зв'язку ?

- а. Частина вихідного сигналу, що подається на вхід
- б. Частина вхідного сигналу, що подається на вихід
- в. Зв'язок між входом і виходом
- г. Кількість струму на вході

754. Напівпровідниковий діод застосовується в пристроях електроніки для кіл :

- а. Випрямлення змінної напруги
- б. Підсилення напруги
- в. Стабілізації напруги
- г. Регулювання напруги

755. Тиристор використовується в колах змінного струму для ... ?

- а. Регулювання випрямленої напруги;
 - б. Підсилення напруги;
 - в. Підсилення струму;
 - г. Зміни фази напруги;
756. Входи операційного підсилювача мають назву :
- а. Інвертуючий і неінвертуючий ;
 - б. Прямий і зворотний ;
 - в. Прямий і інвертний ;
 - г. Позитивний і негативний;
757. Виходи тригера мають назву :
- а. Прямий і інверсний
 - б. Позитивний і негативний:
 - в. Прямий і зворотній
 - г. Інвертуючий і неінвертуючий ;
758. Логічні змінні можуть приймати значення:
- а. 0 і 1
 - б. Дійсні
 - в. Будь-які
 - г. Цілі
759. Основні характеристики дроселя :
- а. Індуктивність
 - б. Опір
 - в. Ємність
 - г. Частота
760. Який вид зв'язку між каскадами використовуються в підсилювачах постійного струму:
- а. Безпосередній
 - б. Паралельний
 - в. Ємнісний
 - г. Послідовний
761. Блокінг- генератор - це пристрій для формування:
- а. Коротких імпульсів
 - б. Постійної напруги
 - в. Синусоїдальної напруги
 - г. Випрямленої напруги
762. Найменшим вихідним опором володіє схема включення транзистора з :
- а. ЗК
 - б. КБ
 - в. ЗЕ
 - г. ЗБ
763. Тригер з рахунковим входом перемикається при:
- а. Поступленні на вхід наступного імпульсу
 - б. Зміні полярності вхідного імпульсу
 - в. Зміні амплітуди вхідного імпульсу
 - г. Зміні напруги живлення

764. Напівпровідниковий стабілітрон має структуру .
- а. p - n
 - б. p - n - p
 - в. n - p - n
 - г. p - n - p - n
765. Операційний підсилювач працює з вхідними сигналами
- а. Струмовими
 - б. Температурними
 - в. Напругою
 - г. Шумовими
766. Негативний зворотний зв'язок у підсилювачах використовується з метою
- а. Підвищення стабільності підсилювача;
 - б. Підвищення коефіцієнта підсилювача;
 - в. Зменшення розмірів підсилювача;
 - г. Зниження напруги живлення;
767. На вході мультівібратора формується напруга
- а. Прямокутна
 - б. Синусоїдальна
 - в. Лінійно змінна
 - г. Постійна
768. p-n перехід утворюється при контакті :
- а. Напівпровідник - напівпровідник
 - б. Металл - метал
 - в. Металл - напівпровідник
 - г. Металл – діелектрик
769. Напівпровідниковий діод має структуру .
- а. p - n
 - б. n - p - n
 - в. p - n - p
 - г. p - n - p - n
770. Електроди напівпровідникового діода мають назву :
- а. Катод , анод
 - б. База , емітер
 - в. Катод , керуючий електрод
 - г. База1 , база2
771. Електроди напівпровідникового транзистора мають назву :
- а. Коллектор , база , емітер
 - б. Анод , катод , керуючий електрод
 - в. Стік , витік , затвор
 - г. Анод , сітка , катод
772. При якій роботі транзистора в ключовому режимі струм колектора дорівнює нулю:
- а. Режим відсічення
 - б. Режим насичення

- в. В активному режимі
 - г. Режим А
773. На виході транзисторного мультивібратора формуються :
- а. прямокутні імпульси
 - б. синусоїдальна напруга
 - в. трикутні імпульси
 - г. випрямлена напруга
774. Частота імпульсів мультивібратора на операційному підсилювачі визначається
- а. Постійною часу RC ланки зворотного зв'язку
 - б. Напругою живлення
 - в. Температурою навколишнього середовища
 - г. Частотою імпульсів напруги живлення
775. Тригером називають пристрій :
- а. З двома стійкими станами
 - б. З одним стійким станом
 - в. З трьома стійкими станами
 - г. Без стійких станів
776. Основна характеристика резистора :
- а. Опір
 - б. Індуктивність
 - в. Емність
 - г. Індукція
777. Який елемент є стрілкою Пірса ?
- а. АБО-НЕ ;
 - б. АБО ;
 - в. І ;
 - г. І-НЕ ;
778. Який логічний елемент з пасивним виходом ?
- а. Діодний ;
 - б. Транзисторний ;
 - в. Транзисторний - діодний ;
 - г. ЛЕ на магнітних елементах ;
779. Яку логічну функцію виконує транзисторний ключ включений за схемою з загальним емітером ?
- а. НЕ ;
 - б. АБО ;
 - в. І ;
 - г. І-НЕ ;
780. В яких серіях логічних інтегральних мікросхемах застосовують багатоемітерний транзистор ?
- а. ТТЛ ;
 - б. МДП ;
 - в. МНОП ;
 - г. МДП ;

781. На базі елементарних логічних елементів можна побудувати більш складні логічні пристрої , такі як тригер , лічильник і ін ?
- а. немає
 - б. Так
 - в. Можливо
 - г. В деяких випадках
782. Який сигнал виробляється на виході логічного елемента в залежності від певних сполучень сигналів на вході ?
- а. Безперервний
 - б. Аналоговий
 - в. Дискретний
 - г. Постійний
783. Який елемент належить до фотоелектричного приймача випромінювання ?
- а. Фоторезистор
 - б. Світлодіод
 - в. Транзистор
 - г. Немає вірної відповіді
784. Багатошаровий перемикаючий прилад з симетричними ВАХ для прямої і зворотної напруги.
- а. Симістор
 - б. Тиристор
 - в. Транзистор
 - г. Тиристор, що замикається
785. Тиристор без керуючого електрода
- а. Диністор
 - б. Варістор
 - в. Стабістор
 - г. Триністор
786. JK-тригери, головним чином використовуються?
- а. в лічильниках
 - б. в регістрах типу "засувки"
 - в. в компараторах
 - г. в арифметичних пристроях
787. Паралельні обчислення – це:
- а. обчислення, які підтримуються стандартними чи закритими протоколами обміну та незалежними апаратними засобами, що представляються користувачу єдиним обчислювачем, придатним для вирішення складної задачі;
 - б. обчислення, які підтримуються стандартними чи закритими протоколами обміну та незалежними апаратними засобами і забезпечують можливість паралельного виконання задачі;
 - в. обчислення, що підтримуються на математичному, алгоритмічному, програмному чи апаратному рівні і забезпечують можливість паралельного виконання задачі;
 - г. бчислення, що підтримуються тільки на математичному рівні, які підтримуються стандартними чи закритими протоколами обміну і забезпечують можливість паралельного виконання задачі.
788. Розподілені обчислення – це:

- а. обчислення, що підтримуються на математичному, алгоритмічному, програмному чи апаратному рівні і забезпечують можливість паралельного виконання задачі;
- б. обчислення які затримують обчислення виразу до того моменту, поки воно не стане потрібним і уникають повторних обчислень;
- в. обчислення, що підтримуються тільки на математичному рівні, які підтримуються стандартними чи закритими протоколами обміну і забезпечують можливість паралельного виконання задачі;
- г. обчислення, які підтримуються стандартними чи закритими протоколами обміну та незалежними апаратними засобами, що представляються користувачу єдиним обчислювачем, придатним для вирішення складної задачі.

789. Які вимоги повинні забезпечити комп'ютери при використанні паралельної обробки:

- а. надвисока швидкодія, обробка великого об'єму інформації;
- б. великий об'єм оперативної пам'яті, зберігання великого об'єму інформації;
- в. велика кількість інформації, що передається;
- г. всі перелічені.

790. Виберіть засоби для проведення паралельних обчислень:

- а. апаратні;
- б. апаратні, програмні і паралельні;
- в. апаратні та програмні;
- г. програмні;

791. Виберіть рівні розпаралелювання:

- а. програмний;
- б. всі перелічені;
- в. процедурний;
- г. рівень формул і біт-рівень.

792. До якого рівня належить великоблокова паралельність:

- а. програмного і процедурного;
- б. рівня формул і біт-рівня;
- в. програмного і рівня формул;
- г. процедурного і біт-рівня.

793. До якого рівня належить дрібноблокова паралельність:

- а. програмного і процедурного;
- б. рівня формул і біт-рівня;
- в. програмного і рівня формул;
- г. процедурного і біт-рівня.

794. На якому з рівнів комп'ютер, що виконує програми може не мати паралельної структури:

- а. рівні процедур;
- б. рівні арифметичних виразів;
- в. програмному рівні;
- г. рівні двійкових розрядів.

795. Як розподіляються паралельні операції:

- а. на одномісцеві та двомісцеві;
- б. на програмні та процедурні;
- в. апаратні та програмні;
- г. всі перелічені.

796. Конвеєризація – це:

- а. метод, що забезпечує виконання різних дій за рахунок їх розбиття на підфункції з одночасним виконанням в часі;
- б. метод, який забезпечує виконання різних задач без розбиття їх на підфункції та одночасним їх виконанням;
- в. метод, який використовує двомісцеві операції для розрахунку різних дій зі зміщенням в часі, та одномісцеві з одночасним виконанням в часі;
- г. метод, що забезпечує сукупність різних дій за рахунок їх розбиття на підфункції зі зміщенням в часі.

797. Паралелізм – це:

- а. метод, що забезпечує виконання різних дій за рахунок їх розбиття на підфункції з одночасним виконанням в часі;
- б. метод, який забезпечує виконання різних задач без розбиття їх на підфункції та одночасним їх виконанням;
- в. метод, який використовує двомісцеві операції для розрахунку різних дій зі зміщенням в часі, та одномісцеві з одночасним виконанням в часі;
- г. метод, що забезпечує сукупність різних дій за рахунок їх розбиття на підфункції зі зміщенням в часі.

798. На скільки етапів поділяється розпаралелення задачі:

- а. два етапи;
- б. три етапи;
- в. чотири і більше етапів;
- г. кількість етапів залежить від складності задачі.

799. В чому полягає суть класифікації Базу:

- а. для класифікації паралельних обчислювальних систем використовується чотири характеристики;
- б. класифікація базується на понятті потоку, під яким розуміється послідовність елементів, чи команд даних, які обробляються процесором;
- в. будь-яку паралельну обчислювальну систему можна однозначно описати послідовністю рішень, прийнятих на етапі її проектування, а сам процес проектування представити у виді дерева;
- г. класифікація повинна бути погоджена з класифікацією Флінна, щоб показати правильність вибору ідеї потоків команд і даних.

800. З класу паралельних машин в класифікації Дункана повинні бути виключені ті, у яких паралелізм закладений лише на найнижчому рівні, включаючи:

- а. конвеєризацію на етапі підготовки і виконання команди;
- б. наявність в архітектурі декількох функціональних пристроїв, що працюють незалежно;
- в. всі перелічені;
- г. наявність окремих процесорів вводу/виводу, що працюють незалежно і паралельно з основними процесорами.

801. Що розуміють під паралельною архітектурою:

- а. спосіб організації обчислювальної системи, при якому допускається, щоб безліч процесорів могло б працювати одночасно, взаємодіючи в міру потреби один з одним;
- б. множинний потік команд і множинний потік даних;
- в. безліч процесорів, об'єднаних регулярним чином;
- г. множинний потік команд і одиночний потік даних.

802. Систолічні архітектури – це:

- а. спосіб організації обчислювальної системи, при якому допускається, щоб безліч процесорів могло б працювати одночасно, взаємодіючи в міру потреби один з одним;
- б. безліч процесорів, об'єднаних регулярним чином;
- в. група процесорів, що представляє собою підсистему, яка працює в режимі SIMD;
- г. архітектура поєднує в собі ідею паралельної обробки даних і модель обчислень, використовуваної в dataflow.

803. Під багатопроцесорністю на одному кристалі розуміють:

- а. фізичне розташування процесорних ядер на одному кристалі із використанням спільної або розподіленої кеш пам'яті
- б. перемикання процесора поміж програмними потоками через фіксовані проміжки часу
- в. виконання програмних потоків на одному процесорі "одночасно"
- г. пригальмовування повільного процесу, вивільняючи тим самим ресурси процесора на користь інших процесів

804. Під багатопотоковою обробкою з квантуванням часу розуміють:

- а. перемикання процесора поміж програмними потоками через фіксовані проміжки часу
- б. пригальмовування повільного процесу, вивільняючи тим самим ресурси процесора на користь інших процесів
- в. виконання програмних потоків на одному процесорі "одночасно"
- г. фізичне розташування процесорних ядер на одному кристалі із використанням спільної або розподіленої кеш пам'яті

805. Під багатопотоковою обробкою з перемиканням за подіями розуміють:

- а. пригальмовування повільного процесу, вивільняючи тим самим ресурси процесора на користь інших процесів
- б. фізичне розташування процесорних ядер на одному кристалі із використанням спільної або розподіленої кеш пам'яті
- в. виконання програмних потоків на одному процесорі "одночасно"
- г. перемикання процесора поміж програмними потоками через фіксовані проміжки часу

806. Під одночасною багатопотоковою обробкою розуміють:

- а. виконання програмних потоків на одному процесорі "одночасно"
- б. фізичне розташування процесорних ядер на одному кристалі із використанням спільної або розподіленої кеш пам'яті
- в. пригальмовування повільного процесу, вивільняючи тим самим ресурси процесора на користь інших процесів
- г. перемикання процесора поміж програмними потоками через фіксовані проміжки часу

807. Багатопотокові обчислення використовуються в:

- а. настільник ПК
- б. серверах
- в. робочих станціях
- г. в усіх випадках вірно

808. Продуктивність при використанні технології гіперпотокової обробки може знижуватися:

- а. до 20%
- б. до 10%
- в. до 15%
- г. до 30%

809. Технологія гіперпоточнової обробки ґрунтується на:

- а. використанні тільки частини ресурсів процесора на опрацювання програмного коду
- б. використанні всіх ресурсів процесора на опрацювання програмного коду
- в. використанні всіх ресурсів процесора на опрацювання тільки частини програмного коду
- г. використанні всіх ресурсів процесора на опрацювання половини програмного коду

810. Щоб ефективність використання процесора не зменшувалася у технології гіперпоточнової обробки передбачено:

- а. однозадачний режим роботи
- б. багатозадачний режим роботи
- в. однозадачний і багатозадачний режим роботи
- г. в усіх випадках не вірно

811. Архітектурний стан логічних процесорів при використанні технології гіперпоточнової обробки формується з:

- а. із станів регістрів загального призначення
- б. із станів керуючих регістрів
- в. із станів службових регістрів
- г. в усіх випадках вірно

812. Пригальмовування незадіяних логічних процесорів при використанні технології гіперпоточнової обробки покладено на:

- а. операційну систему
- б. систему переривань
- в. блок керування
- г. систему арбітражу

813. Класифікація М.Флина:

- а. базується на виділенні типових способів компонування комп'ютерних систем на основі фіксованого числа базових блоків
- б. базується на оцінці потоку інформації, яка поділена на потік даних між основною пам'яттю та процесором, та потік команд, які виконує процесор
- в. базується на обробці множинного потоку команд конвеєрним пристроєм обробки або кожен потік обробляється своїм власним пристроєм
- г. базується на оцінці потоку інформації, яка поділена на потік даних та їх адрес між основною пам'яттю та процесором

814. Класифікація Д.Шора:

- а. базується на виділенні типових способів компонування комп'ютерних систем на основі фіксованого числа базових блоків
- б. базується на оцінці потоку інформації, яка поділена на потік даних між основною пам'яттю та процесором, та потік команд, які виконує процесор
- в. базується на обробці множинного потоку команд конвеєрним пристроєм обробки або кожен потік обробляється своїм власним пристроєм
- г. базується на оцінці потоку інформації, яка поділена на потік даних та їх адрес між основною пам'яттю та процесором

815. Класифікація Р.Хокні:

- а. базується на виділенні типових способів компонування комп'ютерних систем на основі фіксованого числа базових блоків
- б. базується на оцінці потоку інформації, яка поділена на потік даних між основною

пам'яттю та процесором, та потік команд, які виконує процесор

в. базується на обробці множинного потоку команд конвеєрним пристроєм обробки або кожен потік обробляється своїм власним пристроєм

г. базується на оцінці потоку інформації, яка поділена на потік даних та їх адрес між основною пам'яттю та процесором

816. Вкажіть до якого класу паралельних комп'ютерних систем згідно класифікації М.Флино відносяться персональні комп'ютери:

а. множинний потік команд та одиночний потік даних

б. множинний потік команд та множинний потік даних

в. одиночний потік команд та одиночний потік даних

г. одиночний потік команд та множинний потік даних

817. Вкажіть до якого класу паралельних комп'ютерних систем згідно класифікації М.Флино відносяться векторні процесори:

а. множинний потік команд та одиночний потік даних

б. множинний потік команд та множинний потік даних

в. одиночний потік команд та одиночний потік даних

г. одиночний потік команд та множинний потік даних

818. Вкажіть до якого класу паралельних комп'ютерних систем згідно класифікації М.Флино відносяться багатопроцесорні системи:

а. множинний потік команд та одиночний потік даних

б. множинний потік команд та множинний потік даних

в. одиночний потік команд та одиночний потік даних

г. одиночний потік команд та множинний потік даних

819. Вкажіть до якого класу паралельних комп'ютерних систем згідно класифікації М.Флино частково відносяться спеціалізовані потокові процесори:

а. множинний потік команд та одиночний потік даних

б. множинний потік команд та множинний потік даних

в. одиночний потік команд та одиночний потік даних

г. одиночний потік команд та множинний потік даних

820. Назвіть прізвище вченого який запропонував розділити потоки команд та даних на скалярні та векторні потоки.

а. Р.Хокні

б. Д.Кук

в. А.Базу

г. Е.Кришнамарфі

821. Згідно класифікації Р.Хокні MIMD системи діляться на класи

а. конвеєрні

б. перемикальні

в. мережні

г. в усіх випадках вірно

822. На скільки класів розбиваються комп'ютери згідно класифікації Д.Шора

а. 6

б. 5

в. 4

г. 7

823. Згідно класифікації Д.Шора Машина I - це:

- а. комп'ютерна система, яка містить пристрій керування, паралельний АЛП, пам'ять команд і пам'ять даних із послідовною вибіркою
- б. комп'ютерна система, яка містить пристрій керування, послідовний АЛП, пам'ять команд і пам'ять даних із розрядно-секційною вибіркою
- в. комп'ютерна система, яка містить пристрій керування, послідовний і паралельний АЛП та модифіковану пам'ять даних
- г. комп'ютерна система, яка містить пристрій керування та пари АЛП і пам'яті даних

824. Згідно класифікації Д.Шора Машина II - це:

- а. комп'ютерна система, яка містить пристрій керування, паралельний АЛП, пам'ять команд і пам'ять даних із послідовною вибіркою
- б. комп'ютерна система, яка містить пристрій керування, послідовний АЛП, пам'ять команд і пам'ять даних із розрядно-секційною вибіркою
- в. комп'ютерна система, яка містить пристрій керування, послідовний і паралельний АЛП та модифіковану пам'ять даних
- г. комп'ютерна система, яка містить пристрій керування та пари АЛП і пам'яті даних

825. Згідно класифікації Д.Шора Машина III - це:

- а. комп'ютерна система, яка містить пристрій керування, паралельний АЛП, пам'ять команд і пам'ять даних із послідовною вибіркою
- б. комп'ютерна система, яка містить пристрій керування, послідовний АЛП, пам'ять команд і пам'ять даних із розрядно-секційною вибіркою
- в. комп'ютерна система, яка містить пристрій керування, послідовний і паралельний АЛП та модифіковану пам'ять даних
- г. комп'ютерна система, яка містить пристрій керування та пари АЛП і пам'яті даних

826. Згідно класифікації Д.Шора Машина IV - це:

- а. комп'ютерна система, яка містить пристрій керування, паралельний АЛП, пам'ять команд і пам'ять даних із послідовною вибіркою
- б. комп'ютерна система, яка містить пристрій керування, послідовний АЛП, пам'ять команд і пам'ять даних із розрядно-секційною вибіркою
- в. комп'ютерна система, яка містить пристрій керування, послідовний і паралельний АЛП та модифіковану пам'ять даних
- г. комп'ютерна система, яка містить пристрій керування та пари АЛП і пам'яті даних

827. При розгляді MIMD машин з мережевою структурою подальша їх класифікація проводиться відповідно:

- а. до топології мережі
- б. до масштабування мережі
- в. до поділу мережі
- г. до характеристик мережі

828. Перемикальні MIMD системи згідно класифікації Р.Хокні поділяють:

- а. на MIMD машини із загальною та розподіленою пам'яттю
- б. на MIMD машини із спільною та розподіленою КЕШ-пам'яттю
- в. на MIMD машини із загальною та локальною пам'яттю
- г. на MIMD машини із децентралізованою та розподіленою пам'яттю

829. Вибрати класи, які входять до структур зв'язку:

- а. шинні сітки;
 - б. всі перелічені;
 - в. сітки з комутаторами;
 - г. структури, що забезпечують зв'язок типу "пункт-пункт".
830. Для чого використовуються шинні сітки в паралельних комп'ютерах:
- а. для реалізації різноманітних варіантів спілкування процесорів перед початком виконання паралельної програми;
 - б. для з'єднання функціональних блоків комп'ютера;
 - в. щоб зменшити витрати порядку n^2 , що виникають під час побудови розподілювачів перехресних шин;
 - г. через неї можна з'єднати між собою процесори або модулі пам'яті.
831. Що являє собою комутуюча мережа Клоса:
- а. це мережева структура, вимога до якої є в забезпеченні зв'язків між процесорами, щоб в результаті отримати блокування;
 - б. це орієнтований, дводольний граф з мітками (марками);
 - в. це мережева структура, вимога до якої є в забезпеченні довільних комбінацій зв'язків між процесорами, тобто не допускається поява блокувань;
 - г. це мережева структура, основною вимогою до якої є забезпечення зав'язків між комп'ютерами.
832. Виберіть структури до забезпечують зв'язок типу "пункт-пункт":
- а. кільце, повний граф, гіперкуб, порівняння мереж;
 - б. решітки і тори, гексагональна решітка, кубічна решітка;
 - в. двійкове дерево, пірамідальне дерево, ротація-зміна;
 - г. всі перелічені.
833. Розмір мережі дорівнює:
- а. кількості вузлів, що входять в мережу;
 - б. кількості входів і виходів мережі
 - в. кількості каналів мережі
 - г. кількості входів управління мережі
834. Під кількістю зв'язків мережі розуміють;
- а. сумарну кількість каналів між всіма вузлами мережі;
 - б. сумарна кількість вузлів мережі
 - в. сумарна кількість вузлів та каналів мережі
 - г. в усіх випадках невірно
835. Пропускна здатність мережі характеризується:
- а. кількістю інформації, яка може бути передана по мережі за одиницю часу;
 - б. часом надходження вхідних даних;
 - в. часом видачі результатів
 - г. в усіх випадках невірно
836. Під затримкою мережі розуміють:
- а. час необхідний для проходження інформації через мережу;
 - б. час подачі вхідних даних мережі;
 - в. час формування проміжних результатів;
 - г. час видачі кінцевих результатів

837. Основною характеристикою комп'ютерної мережі є:
- а. розмір
 - б. пропускна здатність
 - в. тип
 - г. спосіб з'єднань вузлів
838. Скільки вершин буде містити топологія одномірного куба:
- а. 2
 - б. 4
 - в. 8
 - г. 16
839. Скільки вершин буде містити топологія двохмірного куба:
- а. 2
 - б. 4
 - в. 8
 - г. 16
840. Скільки вершин буде містити топологія трьохмірного куба:
- а. 2
 - б. 4
 - в. 8
 - г. 15
841. Скільки вершин буде містити топологія чотирьохмірного куба:
- а. 2
 - б. 4
 - в. 8
 - г. 16
842. Що являє собою гексагональна решітка:
- а. структура зв'язку, що має максимальну відстань між процесорними елементами.
 - б. решітка, що має дві координати і може розглядатися як видозміна квадратної решітки;
 - в. структура зв'язку, що має логарифмічну відстань між процесорними елементами;
 - г. решітка у якої зроблено перехід від двовимірної до тривимірної решітки;
843. Кількість зв'язків на один процесорний елемент в шинних сітках дорівнює:
- а. 1
 - б. 2
 - в. 3
 - г. 4
844. Скільки елементів містить триступенева дельта-сітка розміром 8x8:
- а. 4
 - б. 8
 - в. 12
 - г. 16
845. Скільки ліній зв'язку на кожний процесорний елемент має кільцева структура:
- а. 2
 - б. 4

- в. 8
- г. 1

846. Скільки ліній зв'язку має один процесорний елемент в квадратній решітці?

- а. 2
- б. 4
- в. 6
- г. 8

847. Скільки ліній зв'язку має один процесорний елемент в квадратному торі?

- а. 2
- б. 4
- в. 6
- г. 8

848. Скільки ліній зв'язку може мати процесорний елемент, який розміщено в центрі гексагональної решітки?

- а. 2
- б. 4
- в. 6
- г. 8

849. Дати визначення мережі Петрі:

- а. це мережева структура, основною вимогою до якої є забезпечення зав'язків між комп'ютерами
- б. це орієнтований, дводольний граф з мітками (марками)
- в. це мережева структура, основною вимогою до якої є забезпечення довільними комбінація зав'язків між процесорами, щоб не відбулася поява блокувань
- г. це неорієнтований граф з мітками

850. Що являє собою стан активізації в мережі Петрі:

- а. перехід t активізований, якщо всі вхідні вузли рі цього переходу марковані
- б. якщо одночасно активізовані декілька переходів
- в. мережа Петрі перебуває не блокована в жодному моменті часу
- г. мережа Петрі перебуває в блокованому стані

851. З яких вершин складається мережа Петрі

- а. вузлів та переходів
- б. вершин та ребер
- в. вузлів та ліній
- г. портів та вершин

852. Скільки ребер може міститися між кожною парою вузол/перехід в мережі Петрі?

- а. 2
- б. 1
- в. 3
- г. 4

853. Як позначаються марковані вузли в мережах Петрі?

- а. порожнім кружечком
- б. горизонтальною лінією

- в. вертикальною лінією
 - г. порожнім кружечком з крапочкою посередині
854. Стан активізації в мережі Петрі означає:
- а. властивість переходу, яка залежить від часу
 - б. властивість переходу, яка залежить від стану
 - в. властивість переходу, яка залежить від операції
 - г. властивість переходу, яка залежить від вузлів
855. Дуги-заперечення в мережах Петрі зображаються?
- а. кружечком на кінці лінії
 - б. стрілкою на кінці лінії
 - в. похилою рисою на кінці лінії
 - г. кружечком на початку лінії
856. При багаторазовому маркуванні в мережах Петрі перехід активізований у випадку:
- а. коли число, що відповідає кількості маркувань кожного його вхідного вузла є більшим або рівним одиниці
 - б. коли число, що відповідає кількості маркувань кожного його вхідного вузла є більшим або рівним нулю
 - в. коли число, що відповідає кількості маркувань кожного його вхідного вузла є більшим або меншим одиниці
 - г. коли число, що відповідає кількості маркувань кожного його вхідного вузла є більшим або рівним двійці
857. Під час перемикання активізованого переходу числа маркування усіх вхідних вузлів
- а. збільшуються на одиницю
 - б. зменшуються на одиницю
 - в. не змінюються
 - г. збільшуються вдвічі
858. Під час перемикання активізованого переходу числа маркування усіх вихідних вузлів
- а. збільшуються на одиницю
 - б. зменшуються на одиницю
 - в. не змінюються
 - г. збільшуються вдвічі
859. За допомогою мереж Петрі описують:
- а. синхронізацію асинхронних паралельно виконуваних процесів
 - б. синхронізацію синхронних паралельно виконуваних процесів
 - в. синхронізацію асинхронних послідовно виконуваних процесів
 - г. синхронізацію синхронних послідовно виконуваних процесів
860. Декомпозиція - це:
- а. можливість розбити задачу на підзадачі (ступінь розпаралелення задачі).
 - б. можливість конвеєризації системи
 - в. можливість паралельного доступу до системи
 - г. в усіх випадках не вірно
861. При проектуванні комунікацій визначаються:
- а. комунікації, необхідні для пересилання вихідних даних, проміжних результатів виконання підзадач.

- б. комунікації, необхідні для пересилання вхідних даних для виконання підзадач.
- в. комунікації, необхідні для пересилання вихідних даних для виконання підзадач.
- г. комунікації, необхідні для пересилання проміжних результатів виконання підзадач.

862. Укрупнення - це

- а. об'єднання підзадач в крупніші блоки
- б. розподіл задач системи
- в. об'єднання ресурсів системи
- г. в усіх випадках вірно

863. Планування обчислень - це

- а. розподілення підзадач між процесорами.
- б. розподілення підзадач між периферійними пристроями.
- в. розподілення підзадач між собою.
- г. в усіх випадках вірно

864. У комунікаційній мережі процесорів комп'ютера ILLIAC IV, кожний процесор може безпосередньо зв'язуватися із:

- а. 4 сусідніми процесорами
- б. 2 сусідніми процесорами
- в. 1 сусіднім процесором
- г. 6 сусідніми процесорами

865. До комп'ютерних систем класу ОКМД в першу чергу належать:

- а. векторні та матричні процесори
- б. суперскалярні процесори
- в. суперкомп'ютери і трансп'ютери
- г. універсальні та гібридні процесори

866. Аббревіатурою СОМА позначають системи

- а. з однорідним доступом до пам'яті
- б. з неоднорідним доступом до пам'яті
- в. з КЕШ-пам'яттю
- г. із спільним доступом до пам'яті

867. У системі UMA

- а. спільна пам'ять доступна всім процесорам через комунікаційну мережу однаковою чином
- б. кожен процесор має частину спільної пам'яті з єдиним адресним простором
- в. кожен процесор має частину спільної пам'яті у вигляді КЕШ-пам'яті
- г. кожен процесор має різну пам'ять з різними адресними просторами

868. У системі NUMA

- а. спільна пам'ять доступна всім процесорам через комунікаційну мережу однаковою чином
- б. кожен процесор має частину спільної пам'яті з єдиним адресним простором
- в. кожен процесор має частину спільної пам'яті у вигляді КЕШ-пам'яті
- г. кожен процесор має різну пам'ять з різними адресними просторами

869. У системі СОМА

- а. спільна пам'ять доступна всім процесорам через комунікаційну мережу однаковою чином
- б. кожен процесор має частину спільної пам'яті з єдиним адресним простором
- в. кожен процесор має частину спільної пам'яті у вигляді КЕШ-пам'яті
- г. кожен процесор має різну пам'ять з різними адресними просторами

870. Найпростіша система із спільною пам'яттю має:
- а. один модуль пам'яті
 - б. два модулі пам'яті
 - в. три модулі пам'яті
 - г. чотири модулі пам'яті
871. Аббревіатурою UMA позначають системи
- а. з однорідним доступом до пам'яті
 - б. з неоднорідним доступом до пам'яті
 - в. з КЕШ-пам'яттю
 - г. з спільним доступом до пам'яті
872. Аббревіатурою NUMA позначають системи
- а. з однорідним доступом до пам'яті
 - б. з неоднорідним доступом до пам'яті
 - в. з КЕШ-пам'яттю
 - г. з спільним доступом до пам'яті
873. Комп'ютерні системи класу МКМД складаються з
- а. багатьох процесорів та багатьох модулів пам'яті з'єднаних за допомогою комунікаційної мережі
 - б. багатьох процесорів та одного модуля пам'яті з'єднаних за допомогою комунікаційної мережі
 - в. одного процесора та багатьох модулів пам'яті з'єднаних за допомогою комунікаційної мережі
 - г. одного процесора та одного модуля пам'яті, які з'єднані за допомогою комунікаційної мережі
874. В чому полягає ідея класифікації Кришнамарфі:
- а. будь-яку паралельну обчислювальну систему можна однозначно описати послідовністю рішень, прийнятих на етапі її проектування, а сам процес проектування представити у виді дерева;
 - б. класифікація базується на понятті потоку, під яким розуміється послідовність елементів, чи команд даних, які обробляються процесором;
 - в. класифікація повинна бути погоджена з класифікацією Флінна, щоб показати правильність вибору ідеї потоків команд і даних.
 - г. для класифікації паралельних обчислювальних систем пропонує використовувати чотири характеристики, які подібні до характеристик класифікації А.Бази.
875. Найвищий фактор паралельності мають:
- а. скалярні машини;
 - б. суперскалярні та VLIW-машини;
 - в. машини потоку даних;
 - г. векторні машини.
876. Найнижчий фактор паралельності мають:
- а. скалярні машини;
 - б. суперскалярні та VLIW-машини;
 - в. машини потоку даних;
 - г. векторні машини.
877. У яких одиницях вимірюють продуктивність комп'ютерної системи:

- а. біт за секунду;
- б. ГГц;
- в. MIPS;
- г. в усіх випадках вірно.

878. Назвіть переваги розподілених систем

- а. поділ (спільне використання) ресурсів
- б. надійність
- в. зв'язок
- г. правильної відповіді немає

879. Яка з даних бібліотечних функцій, призначена для підтримки роботи паралельних процесів у термінах передачі повідомлень.

- а. MFC
- б. SFML
- в. MPI
- г. API

880. Паралелізм даних - це

- а. застосування однієї операції до кількох елементів масиву даних
- б. застосування декількох операцій до одного елемента масиву даних
- в. застосування однієї операції до одного елемента масиву даних
- г. в усіх випадках не вірно

881. Основні особливості паралелізму даних:

- а. обробкою даних керує одна програма;
- б. простір є глобальним (для програміста є одна єдина пам'ять, а деталі структури даних доступні до пам'яті і міжпроцесорного обміну для програміста скриті);
- в. паралельні операції над елементами масиву виконується на всіх допустимих даних програмі процесорах.
- г. в усіх випадках вірно

882. Топологія "батерфляй" була розроблена:

- а. Рабінером і Гоулдом;
- б. Хеннесі і Патернсоном;
- в. Еккартом і Моучлі;
- г. Фон Нейманом.

883. Топологія на основі формули реверсних бітів дозволяє:

- а. інвертувати нульові біти адреси;
- б. виконати перестановку бітів адреси в зворотньому порядку;
- в. інвертувати одиничні біти адреси;
- г. в усіх випадках вірно

884. Який закон демонструє обмеження на зростання продуктивності при розпаралелюванні обчислень

- а. Закон Г. Мура;
- б. Закон Густавсона;
- в. Закон Д. Амдаля;
- г. Закон Ома

885. Що являє собою одиниця вимірювання продуктивності паралельних систем MFLOPS:

- а. мільйон операцій з рухомою крапкою за секунду;
 - б. мільйон команд в секунду;
 - в. мільйон операцій з рухомою крапкою за хвилину;
 - г. швидкість виконання операцій за одиницю часу.
886. При оцінці продуктивності необхідно враховувати:
- а. тип алгоритму;
 - б. тип програмного забезпечення;
 - в. всі перелічені;
 - г. протокол каналів передач і структуру окремого процесора.
887. Вбудований базовий тип даних мови програмування Сі:
- а. complex
 - б. string
 - в. double
 - г. class
888. Кваліфікатор типу даних мови програмування Сі:
- а. const
 - б. register
 - в. static
 - г. extern
889. Специфікатор зберігання даних мови програмування Сі:
- а. internal
 - б. double
 - в. static
 - г. global
890. Глобальна статична змінна мови програмування Сі видима:
- а. в межах функції
 - б. в межах основної функції
 - в. в межах поточного файлу
 - г. в інших файлах
891. Арифметична операція мови програмування Сі:
- а. %%
 - б. *
 - в. **
 - г. \$
892. Логічна операція мови програмування Сі:
- а. \$\$
 - б. &&
 - в. <<
 - г. %%
893. Операція з найвищим пріоритетом у мові програмування Сі:
- а. *
 - б. <=
 - в. &
 - г. ++

894. Операція взяття адреси у мові програмування Cі:

- а. *
- б. \$
- в. &
- г. #

895. Вираз істинний у мові програмування Cі, якщо він:

- а. менший нуля
- б. дорівнює нулю
- в. більший нуля
- г. не дорівнює нулю

896. Умовна інструкція мови програмування Cі:

- а. `if a>5: a=0;`
- б. `if (a>5) a=0;`
- в. `if a>5 {a=0;}`
- г. `a=0 if a>5;`

897. Цикл `for` мови програмування Cі:

- а. `do (x=0,i=0:5,1) x++;`
- б. `do (x=0;i=0,5,1;x++) {}`
- в. `for(x=0:5;x++) {}`
- г. `for(x=0,i=0;i<5;i++) x++;`

898. Цикл `while` мови програмування Cі:

- а. `while(x=0,i=0;i<5;i++) x++;`
- б. `x=0,i=0;while(++i<5) x++;`
- в. `x=0;i=0;while[i<5] i++,x++;`
- г. `x=i=0;while(++i<5) ++x;`

899. Інструкція `break` мови програмування Cі:

- а. завершує виконання функції
- б. зупиняє цикл
- в. перериває цикл
- г. пропускає поточну ітерацію

900. Інструкція `continue` мови програмування Cі:

- а. завершує виконання функції
- б. зупиняє цикл
- в. перериває цикл
- г. пропускає поточну ітерацію

901. Оголошення двовимірного масиву у мові програмування Cі:

- а. `int a[5,5];`
- б. `int a(0:5);`
- в. `int a[5][5];`
- г. `int a{5,5};`

902. Оголошення символьного рядка в мові програмування Cі:

- а. `string &c[5];`
- б. `char c[5];`

- в. `string c(5);`
 - г. `str c(5);`
903. Оголошення вказівника типу `int` у мові програмування Cі:
- а. `int i;`
 - б. `int *i;`
 - в. `int &i;`
 - г. `int @i;`
904. Вказівник у мові програмування Cі це:
- а. змінна
 - б. адреса пам'яті
 - в. елемент структури
 - г. синонім змінної
905. Операція для роботи з вказівником у мові програмування Cі:
- а. `%`
 - б. `*`
 - в. `<<`
 - г. `~`
906. Непрямий вказівник `**p` у мові програмування Cі вказує на:
- а. змінну
 - б. функцію
 - в. інший вказівник
 - г. константу
907. Що задає вираз `int (*p)()` у мові програмування Cі:
- а. вказівник типу `int`
 - б. вказівник на змінну типу `int`
 - в. функція з параметром вказівник
 - г. вказівник на функцію, яка повертає тип `int`
908. Що задає вираз `int *p[5]` у мові програмування Cі:
- а. вказівник на вектор типу `int` з п'яти елементів
 - б. п'ять вказівників типу `int`
 - в. вказівник типу `int` ініціалізований значенням 5
 - г. вказівник на змінну типу `int` ініціалізовану значенням 5
909. Що задає вираз `int (*p) [5]` у мові програмування Cі:
- а. адреса вектора типу `int` з п'яти елементів
 - б. п'ять вказівників типу `int`
 - в. вказівник типу `int` ініціалізований значенням 5
 - г. вказівник на вектор з п'яти елементів типу `int`
910. Аргументи функції `main(argc, char *argv[]) {...}` у мові програмування Cі:
- а. `argc` - перший параметр, `argv` - решта параметрів командного рядка
 - б. `argc` - кількість аргументів, `argv` - параметри командного рядка
 - в. `argc` - кількість аргументів, `argv` - вказівник на масив символічних вказівників
 - г. `argc` - кількість аргументів, `argv` - вказівник на безрозмірний масив

911. У мові програмування Cі функція

```
char *fun(char *s) {  
s++;  
return(s);  
}
```

повертає:

- а. змінну s
- б. вказівник на змінну типу char
- в. вказівник на перший символ символного рядка s
- г. вказівник на другий символ символного рядка s

912. У мові програмування Cі при передачі аргументів у функцію за значенням:

- а. формальному параметру присвоюється фактичний аргумент
- б. формальному параметру присвоюється копія аргумента
- в. формальному аргументу присвоюється фактичний параметр
- г. формальному аргументу присвоюється копія параметра

913. У мові програмування Cі при передачі аргументів у функцію за посиланням:

- а. формальному параметру присвоюється фактичний аргумент
- б. формальному параметру присвоюється копія аргумента
- в. формальному параметру присвоюється адреса фактичного аргумента
- г. формальному аргументу присвоюється копія параметра

914. Який виклик функції забезпечить зміну значень елементів структури у мові програмування Cі:

```
struct test {  
int i;  
char s[10];  
} t;
```

- а. fun(t,i,t.s);
- б. fun(t);
- в. fun(&t);
- г. fun(*t);

915. Що таке об'єднання у мові програмування Cі:

- а. сукупність змінних
- б. сукупність змінних і функцій
- в. область пам'яті, де розміщуються дані різних типів з перекриттям
- г. логічна операція

916. Який тип даних оголошує вираз у мові програмування Cі:

```
struct test {  
int i:1;  
signed j:1;  
unsigned k:1;  
} t;
```

- а. структура
- б. перелічення
- в. бітове поле
- г. відображення

917. Яка функція вводить дані за специфікацією формату у мові програмування Cі:

- a. getc()
- б. scanf()
- в. fread()
- г. cin

918. Яка функція виводить дані за специфікацією формату у мові програмування Сі:

- a. putc()
- б. fwrite()
- в. printf()
- г. cout

919. Правильна інструкція введення даних за специфікацією формату у мові програмування Сі:

```
int i;  
float f;  
char s[5];  
char c;  
char *p;
```

- a. scanf("%d%f%c%s%a",i,f,c,s,p);
- б. scanf("%i%f%c%s%a",i,f,c,s[5],p);
- в. scanf("%d%f%c%s%p",&i,&f,&c,s,&p);
- г. scanf("%d%f%c%s%p",&i,&f,c,s,&p);

920. Яке значення матиме змінна x у мові програмування С++:

```
int x=10;  
void main() {  
int x=20;  
cout << ::x++ < endl;  
}
```

- a. 10
- б. 20
- в. 11
- г. 21

921. Які значення будуть виведені в результаті виконання програми С++:

```
void main() {  
int x,y;  
x=y=5;  
cout<<-x<<','<<y++<<','<<y<<endl;  
}
```

- a. 5,5,5
- б. 5,6,5
- в. 5,5,6
- г. 4,5,6

922. Яке значення матиме змінна a в результаті виконання фрагменту програми С++:

```
int a=5;  
int &b=a; b++;  
int &c=a; c+=2;  
cout << a << endl;
```

- a. 5
- б. 8

- в. 6
- г. 7

923. Що таке клас у мові програмування C++:

- а. структура
- б. структура, членами якої є функції
- в. вбудований тип даних, який оголошується ключовим словом `class`
- г. тип даних користувача, який зв'язує код і дані між собою

924. Дружня функція у мові програмування C++ дає доступ:

- а. до інших функцій
- б. до інших дружніх функцій
- в. до відкритих членів, визначених у іншому класі
- г. до закритих членів, визначених у іншому класі

925. Що таке посилання у мові програмування C++:

- а. змінна
- б. вказівник на функцію
- в. явний вказівник
- г. неявний вказівник

926. Яка інструкція оголошує масив об'єктів класу A у мові програмування C++:

- а. `A a(3,4);`
- б. `A a[5];`
- в. `A *p = new A(3,4);`
- г. `A &r = * new A(5);`

927. Мікропроцесор Intel IA-32 має регістрів загального призначення:

- а. 4
- б. 8
- в. 16
- г. 32

928. Мікропроцесор Intel IA-32 має регістр з плаваючою крапкою:

- а. `eax`
- б. `esp`
- в. `mmx`
- г. `xmm`

929. У асемблері використовується як лічильник регістр:

- а. `esp`
- б. `ecx`
- в. `esi`
- г. `edi`

930. У асемблері адресу сегмента коду задає регістр:

- а. `ds`
- б. `cs`
- в. `ss`
- г. `es`

931. У асемблері адресу сегмента стеку задає регістр:

- а. cs
- б. ds
- в. ss
- г. fs

932. У асемблері реєстр вказівник команд:

- а. eax
- б. ebx
- в. eip
- г. esi

933. У асемблері прапор af реєстра flags:

- а. прапор нуля
- б. прапор переповнення
- в. прапор перенесення позики з молодшої тетради при роботі з BCD-числами
- г. прапор пріоритету

934. У асемблері прапор df реєстра flags:

- а. прапор перенесення
- б. прапор напрямку
- в. прапор паритету
- г. прапор пріоритету

935. У асемблері прапор cf реєстра flags:

- а. прапор пріоритету
- б. прапор перенесення
- в. прапор перенесення-позики з молодшої тетради при роботі з BCD-числами
- г. прапор нуля

936. У асемблері прапор zf реєстра flags:

- а. прапор перенесення
- б. прапор напрямку
- в. прапор нуля
- г. прапор пріоритету

937. У асемблері прапор sf реєстра flags:

- а. прапор знаку
- б. прапор напрямку
- в. прапор нуля
- г. прапор пріоритету

938. У асемблері прапор of реєстра flags:

- а. прапор знаку
- б. прапор переповнення
- в. прапор нуля
- г. прапор пріоритету

939. Тип даних асемблера байт (byte) має бітів:

- а. 4
- б. 8
- в. 16
- г. 32

940. Тип даних асемблера слово (word) має бітів:

- а. 4
- б. 8
- в. 16
- г. 32

941. Тип даних асемблера подвійне слово (dword) має бітів:

- а. 8
- б. 16
- в. 32
- г. 64

942. Тип даних асемблера четверне слово (qword) має бітів:

- а. 8
- б. 16
- в. 32
- г. 64

943. У асемблері розмір пам'яті параграф (paragraph) має байтів:

- а. 16
- б. 32
- в. 64
- г. 128

944. У асемблері розмір пам'яті сторінка (page) має байтів:

- а. 64
- б. 128
- в. 256
- г. 512

945. У асемблері розмір пам'яті сегмент (segment) має кілобайтів:

- а. 64
- б. 128
- в. 256
- г. 512

946. Двійкове число в асемблері:

- а. 11110110b
- б. 12345678o
- в. 01234567d
- г. 1A2B3C4Dh

947. Вісімкове число в асемблері:

- а. 11110110b
- б. 12345678o
- в. 01234567d
- г. 1A2B3C4Dh

948. Порядок розміщення байтів числа 8421 (8 - самий старший байт, 1 - самий молодший байт) в оперативній пам'яті мікропроцесора IA-32:

- а. 8421
- б. 1248
- в. 4812
- г. 2184

949. Псевдоінструкція асемблера:

- а. `mov ax,10`
- б. `mas dd 1,2,3`
- в. `loop label`
- г. `inc ecx`

950. Що виконує команда асемблера `mov eax,[label]`:

- а. копіює значення регістра `label` в регістр `eax`
- б. копіює значення адреси `label` в регістр `eax`
- в. копіює значення за адресою `label` в регістр `eax`
- г. індексує регістр `eax` значенням `label`

951. Команда асемблера копіювання даних з джерела в отримувач:

- а. `inc eax`
- б. `mov eax,edx`
- в. `add eax,edx`
- г. `lea eax,[ebx+32]`

952. Компілювання програми асемблера NASM в ОС Linux:

- а. `gc 1.asm -o 1`
- б. `g++ 1.asm -o 1`
- в. `nasm 1.asm -o 1`
- г. `bash 1.asm -o 1`

953. Непряма адресація в асемблері:

- а. `mov eax,12`
- б. `mov eax,ebx`
- в. `mov eax,[ebx]`
- г. `mov eax,label`

954. Команда асемблера “доповнення значення до 1”:

- а. `dec reg16`
- б. `div reg16`
- в. `not reg16`
- г. `neg reg16`

955. Команда асемблера “доповнення значення до 2”:

- а. `dec reg16`
- б. `div reg16`
- в. `not reg16`
- г. `neg reg16`

956. Що виконує команда асемблера `str eax,ebx`:

- а. копіює дані з регістра `eax` в регістр `ebx`
- б. додає значення двох регістрів
- в. порівнює значення двох регістрів
- г. множить значення двох регістрів

957. Що виконує команда асемблера `jc label`:
- а. безумовний перехід на позначку `label`
 - б. умовний перехід на позначку `label` за значенням прапора переповнення
 - в. умовний перехід на позначку `label` за значенням прапора нуля
 - г. умовний перехід на позначку `label` за значенням прапора перенесення
958. Що виконує команда асемблера `jl label`:
- а. умовний перехід на позначку `label` за умовою $a = b$
 - б. умовний перехід на позначку `label` за умовою $a < b$

 - в. умовний перехід на позначку `label` за умовою $a > b$
 - г. безумовний перехід на позначку `label`
959. Який регістр як лічильник циклу використовує команда асемблера `loop`:
- а. `eax`
 - б. `ebx`
 - в. `ecx`
 - г. `edx`
960. Команда асемблера арифметичний зсув:
- а. `adc`
 - б. `shr`
 - в. `ror`
 - г. `sar`
961. Скопіювати значення з регістра у стек можна командою асемблера:
- а. `div eax`
 - б. `push eax`
 - в. `mul eax`
 - г. `pop eax`
962. Для повернення з підпрограми асемблера використовується команда:
- а. `jmp`
 - б. `jcc`
 - в. `ret`
 - г. `lea`
963. Стек розміщується в оперативній пам'яті:
- а. у нижній частині
 - б. у верхній частині
 - в. посередині
 - г. довільно
964. Команда Linux `ls`:
- а. виводить перелік користувачів поточного сеансу
 - б. виводить перелік каталогів і файлів
 - в. виводить список процесів
 - г. створює м'який зв'язок
965. Команда Linux `cp`:

- а. порівнює файли
- б. виводить перелік каталогів і файлів
- в. копіює файли
- г. очищує екран

966. Команда Linux cat:

- а. виводить вміст файлу
- б. виводить атрибути файлу
- в. копіює файл
- г. очищує файл

967. Команда Linux pwd:

- а. виводить поточний шлях
- б. виводить інформацію про процеси
- в. виводить атрибути файлу
- г. запитує пароль

968. Команда Linux mv:

- а. вилучає файл
- б. перейменовує файл
- в. створює файл
- г. виводить атрибути файлу

969. Команда Linux rm:

- а. вилучає файл
- б. перейменовує файл
- в. створює файл
- г. виводить атрибути файлу

970. Команда Linux ps:

- а. виводить файл на друк
- б. виводить інформацію про процеси
- в. виводить атрибути файлу
- г. створює пароль

971. Команда Linux chmod:

- а. міняє біти доступу до файлу
- б. виводить атрибути файлу
- в. міняє назву файлу
- г. міняє дату і час

972. Команда Linux file:

- а. міняє біти доступу до файлу
- б. виводить тип файлу
- в. створює файл
- г. міняє дату і час створення файлу

973. Команда Linux nl:

- а. очищує файл
- б. виводить файл з нумерованими рядками
- в. створює файл
- г. міняє дату і час створення файлу

974. Команда Linux ping:

- а. тестує мережеву карту
- б. перевіряє мережеве з'єднання
- в. присвоює IP адресу
- г. міняє мережевий протокол

975. Команда Linux touch:

- а. створює мережеве з'єднання
- б. створює новий каталог
- в. створює новий файл
- г. створює новий пристрій

976. Що таке операційна система:

- а. апаратні засоби комп'ютера
- б. прикладна програма
- в. системне програмне забезпечення
- г. програмне забезпечення для зв'язку між прикладними програмами і апаратними засобами комп'ютера

977. Файл це:

- а. послідовність бітів
- б. послідовність байтів
- в. іменованний набір даних
- г. індексований набір даних

978. Файлова система це:

- а. набір файлів
- б. підсистема ОС, яка підтримує організований набір файлів
- в. набір файлів і каталогів
- г. набір файлів, каталогів і інформаційних вузлів

979. Каталог це:

- а. таблиця файлів в основній пам'яті
- б. спеціальний файл, який містить інформацію про набір файлів
- в. розділ жорсткого диску
- г. елемент інформаційного вузла

980. Кожний каталог містить спеціальний елемент ".", який посилається на:

- а. кореневий каталог
- б. поточний каталог
- в. каталог рівнем нище
- г. каталог рівнем вище

981. Кожний каталог містить спеціальний елемент "..", який посилається на:

- а. кореневий каталог
- б. поточний каталог
- в. каталог рівнем нище
- г. каталог рівнем вище

982. Жорсткий зв'язок (hard link) у POSIX:

- а. зв'язує два файли в один
 - б. задає декілька імен для одного файлу
 - в. створює канал між файлами
 - г. закріплює файл за каталогом
983. Жорсткий зв'язок (hard link) у POSIX створюється системним викликом:
- а. createlink()
 - б. link()
 - в. newlink()
 - г. hardlink()
984. Символічний зв'язок (soft link) у POSIX:
- а. зв'язує два файли в один
 - б. задає декілька імен для одного файлу
 - в. задає декілька дескрипторів для одного файлу
 - г. це спеціальний файл, який містить ім'я іншого файлу або каталогу
985. Символічний зв'язок (soft link) у POSIX створюється системним викликом:
- а. symlink()
 - б. link()
 - в. newlink()
 - г. softlink()
986. Файл з правом доступу 741 в ОС Linux має позначення:
- а. rwx r- -x
 - б. -x r- rwx
 - в. xwr -r x-
 - г. x- -r xwr
987. Системне програмне забезпечення призначене для
- а. вирішення конкретних задач фахової діяльності користувача
 - б. розроблення трансляторів мов програмування
 - в. міжшаровий інтерфейс між апаратурою і застосунками користувача
 - г. розроблення системи керування базами даних
988. Функція операційної системи
- а. запуск задачі на виконання та повернення результату
 - б. керування обчислювальним процесом та розподіл ресурсів між процесами
 - в. керування виконанням задачі та розподіл ресурсів між потоками
 - г. керування компіляцією програм
989. Інтерфейс API гарантує сумісність програмного забезпечення на рівні
- а. сирцевого коду
 - б. об'єктного коду
 - в. виконуваного коду
 - г. операційної системи
990. Інтерфейс AVI гарантує сумісність програмного забезпечення на рівні
- а. сирцевого коду
 - б. об'єктного коду
 - в. виконуваного коду
 - г. операційної системи

991. Класична модель життєвого циклу розроблення ПЗ

- а. послідовна
- б. паралельна
- в. каскадна
- г. спіральна

992. Процес

- а. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання однієї програми
- б. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання всіх програм
- в. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання одного потоку
- г. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання всіх потоків

993. Потік

- а. набір інструкцій, які виконуються у незахищеному адресному просторі процесу
- б. набір інструкцій, які виконуються у захищеному адресному просторі процесу
- в. абстракція ОС, яка об'єднує всі необхідні ресурси для виконання одного потоку
- г. абстракція ОС, яка не використовує ресурси процесу для виконання одного потоку

994. Авторське право на програмне забезпечення

- а. це домовленості щодо захисту інтелектуальної власності
- б. стаття кримінального кодексу
- в. надпис Copyright
- г. реквізити автора інтелектуальної власності

995. До ресурсів ОС відноситься

- а. кількість процесорів, каналів введення/виведення, периферійних пристроїв
- б. процеси, потоки
- в. процесорний час, пам'ять, канали введення/виведення, периферійні пристрої
- г. швидкодія процесорів, каналів введення/виведення, периферійних пристроїв

996. В однопроцесорних системах ресурсом є

- а. процесор
- б. процесорний час
- в. пам'ять
- г. канали введення/виведення

997. У багатопроцесорних системах ресурсом є

- а. процесор
- б. процесорний час
- в. пам'ять
- г. канали введення/виведення

998. Довготермінове планування визначає

- а. коли завантажити ОС
- б. яку програму потрібно завантажити у пам'ять
- в. який процес запустити
- г. переходи потоків між станами готовність-очікування

999. Середньотермінове планування визначає

- а. коли завантажити ОС
- б. яку програму потрібно завантажити у пам'ять

- в. який потік перервати і який потік з черги готових запустити на виконання
 - г. переходи потоків між станами готовність-очікування
1000. Короткотермінове планування визначає
- а. коли завантажити ОС
 - б. яку програму потрібно завантажити у пам'ять
 - в. який потік перервати і який потік з черги готових запустити на виконання
 - г. переходи потоків між станами готовність-очікування
1001. Функціональне програмування ґрунтується на
- а. концепції виклику процедур
 - б. суперпозиції функцій
 - в. використанні трьох структурних елементів
 - г. концепції інкапсуляції, успадкування та поліморфізму
1002. О'єктно-орієнтоване програмування ґрунтується на
- а. концепції виклику процедур
 - б. суперпозиції функцій
 - в. використанні трьох структурних елементів
 - г. концепціях інкапсуляції, успадкування та поліморфізму
1003. Системи керування версіями призначені для
- а. компіляції програм
 - б. розроблення баз даних
 - в. розроблення веб-сторінок
 - г. зберігання і маніпулювання різними версіями документів
1004. Віртуальна пам'ять
- а. відображає адреси пам'яті процесу на фізичну пам'ять
 - б. розширяє стек
 - в. розширяє область динамічної пам'яті
 - г. зберігає статичні змінні
1005. Адреси в командах мікропроцесора
- а. фізичні
 - б. логічні
 - в. віртуальні
 - г. абсолютні
1006. Для захисту пам'яті процесів використовується
- а. реєстр прапорів
 - б. індексний реєстр
 - в. сегментний реєстр
 - г. базовий і межовий реєстри
1007. Сторінка пам'яті це
- а. сегмент логічної пам'яті
 - б. блок пам'яті змінної довжини
 - в. блок пам'яті фіксованої довжини
 - г. сегмент асоціативної пам'яті
1008. Асоціативна пам'ять має

- а. послідовну організацію
- б. буфер
- в. кеш адрес фреймів пам'яті, що відповідає підмножині сторінок
- г. стек

1009. Файлова система

- а. частина ОС, що забезпечує роботу з даними на диску
- б. фізична структура даних на диску
- в. логічна структура даних у пам'яті
- г. структурований набір даних на диску

1010. У Microsoft Windows MBR (головний завантажувальний запис) містить основних розділів

- а. 4
- б. 8
- в. 16
- г. 32

1011. Жорсткий зв'язок

- а. зв'язує декілька файлів в один
- б. зв'язує основний і розширений розділ диску
- в. встановлює зв'язок між іменем файлу і самим файлом
- г. зв'язує файл з каталогом

1012. Символьний зв'язок

- а. зв'язує декілька файлів в один
- б. зв'язує основний і розширений розділ диску
- в. спеціальний файл, що вказує на ім'я файлу
- г. зв'язує файл з каталогом

1013. Основний завантажувальний запис (MBR)

- а. таблиця розділів диску
- б. початковий сектор на диску
- в. перший фізичний сектор на жорсткому диску
- г. програма, яка завантажує ОС

1014. Сучасний метод завантаження ОС на заміну BIOS-MBR

- а. Grab
- б. Loader
- в. UEFI-GPT
- г. Fork-Exec

1015. Linux команди для отримання системної інформації

- а. ls, cd, rm, touch
- б. arch, uname, date, lsusb
- в. cd, pwd, mkdir, mv
- г. ps, nice, kill, pgrep

1016. Linux команди для роботи з каталогами

- а. ls, cd, rm, touch
- б. arch, uname, date, lsusb
- в. cd, pwd, mkdir, mv
- г. ps, nice, kill, pgrep

1017. Linux команди про використання ресурсів і пристроїв
- а. ls, cd, rm, touch
 - б. arch, uname, date, uptime
 - в. cd, pwd, mkdir, mv
 - г. lsdev, df, du, nmap
1018. Linux команди для створення користувачів і груп, підтримка паролів
- а. chmod, chown, chgrp, passwd
 - б. netstat, ping, host, route
 - в. cd, pwd, mkdir, mv
 - г. lsdev, df, du, nmap
1019. Право доступу до Linux файлу 741
- а. rwx r- -x
 - б. -x r- rwx
 - в. xwr -r x-
 - г. x- -r xwr
1020. Linux каталог /bin містить
- а. утиліти
 - б. завантажувач ОС
 - в. файли для роботи з ресурсами і пристроями
 - г. каталоги і файли користувача
1021. Linux каталог /dev містить
- а. системні утиліти
 - б. завантажувач ОС
 - в. файли для роботи з системними ресурсами і пристроями
 - г. каталоги і файли користувача
1022. Linux каталог /lib містить
- а. бібліотеки стандартних функцій
 - б. завантажувач ОС
 - в. файли для роботи з ресурсами і пристроями
 - г. каталоги і файли користувача
1023. Linux каталог /root містить
- а. бібліотеки стандартних функцій
 - б. віртуальні файли з інформацією про процеси
 - в. домашній каталог адміністратора системи
 - г. каталоги і файли користувача
1024. Linux каталог /tmp містить
- а. тимчасові каталоги і файли
 - б. віртуальні файли з інформацією про процеси
 - в. каталоги і файли адміністратора системи
 - г. системні утиліти
1025. Команда переходу у каталог рівнем вище
- а. cd
 - б. cd ..

- в. cd ../.
- г. cd -

1026. Команда створення файлу

- а. cp file1 file2
- б. touch file
- в. rm file
- г. mv file1 file2

1027. Команда перевірки доступності IP адреси

- а. ptables
- б. ping 192.168.2.1
- в. iptables -d 192.168.0.1
- г. ps

1028. Команда отримання списку усіх відкритих портів

- а. netstat -an | grep LISTEN
- б. tcpdump tcp port 80
- в. wlist scan
- г. ethtool eth0

1029. Змінні Bash зберігаються як

- а. цілі
- б. стрічки
- в. безтипові
- г. об'єкти

1030. Команда виведення значення змінної у Bash

- а. echo var
- б. echo \$(var)
- в. echo \$var
- г. echo \${var}

1031. Оголошення цілої змінної в Bash

- а. int var
- б. declare -i var
- в. declare +i var
- г. declare int var

1032. Синонім команди test у Bash

- а. [[...]]
- б. (...)
- в. [...]
- г. ((...))

1033. Інструкція циклів у Bash

- а. for var in list
do
commands
done
- б. for var in list:
commands

```
в. for (i=1;i<=M;i++)  
  commands  
г. for var in list  
(  
  commands  
)
```

1034. Результат виконання інструкцій Bash

```
declare SUM=0  
SUM=SUM+5  
printf '%s\n' $SUM
```

- а. 5
- б. 0
- в. SUM+5
- г. 0+5

1035. Присвоєння змінній var результату виконання функції name() у Bash

- а. var = name()
- б. var = `name`
- в. var = @name()
- г. var = \$name()

1036. Передача трьох параметрів a, b, c у функцію name() у Bash

- а. name(a, b, c)
- б. name (\$a, \$b, \$c)
- в. name a, b, c
- г. name(\$(a, b, c))

1037. Число параметрів, які передаються у функцію Bash визначає змінна

- а. \$1
- б. \$#
- в. #
- г. \$@

1038. Пристрій утилізації любых даних які направлені на його вхід в Linux

- а. /dev/stdin
- б. /dev/null
- в. /dev/zero
- г. /dev/tty

1039. Термінал або консоль в якій виконується програма в Linux

- а. /dev/stdin
- б. /dev/null
- в. /dev/zero
- г. /dev/tty

1040. Оболонка Bash дозволяє відкрити файлових дескрипторів

- а. 0
- б. 1
- в. 9
- г. 99

1041. Тимчасове перенаправлення файлового дескриптора в Bash

- а. `exec 1> file`
- б. `&1> file`
- в. `exec >1 file`
- г. `echo "Привіт" >&1`

1042. Постійне перенаправлення файлового дескриптора в Bash

- а. `exec 1> file`
- б. `&1> file`
- в. `exec >1 file`
- г. `echo "Привіт" >&1`

1043. Сигнал Linux для безумовного завершення процесу

- а. `SIGHUP`
- б. `SIGINT`
- в. `SIGQUIT`
- г. `SIGKILL`

1044. Сигнал Linux для продовження зупиненого процесу

- а. `SIGTERM`
- б. `SIGSTOP`
- в. `SIGTSTP`
- г. `SIGCONT`

1045. Послати у Linux сигнал TERM виконуваному процесу

- а. `kill`
- б. `echo`
- в. `ping`
- г. `dmesg`

1046. У сценарії Bash сигнал можна захопити командою

- а. `tcpdump`
- б. `trap`
- в. `tar`
- г. `touch`

1047. Запуск сценарію `test` у фоновому режимі в Bash

- а. `./test @`
- б. `./test #`
- в. `./test $`
- г. `./test &`

1048. Команда запуску на виконання сценарію Bash у заданий час

- а. `arch`
- б. `at`
- в. `jobs`
- г. `ip`

1049. Команда створення віконних віджетів у сценарії Bash

- а. `date`
- б. `dialog`

- в. du
- г. dd

1050. Ідентифікатори у мові Python

- а. змінні
- б. адреси змінних
- в. об'єкти
- г. посилання на об'єкти

1051. Оператор зрізу у стрічках Python

- а. s[початок:кінець:крок]
- б. s[початок:крок:кінець]
- в. s[початок]:[кінець]:[крок]
- г. s[початок]:[крок]:[кінець]

1052. Виведення стрічки s="Привіт" з кінця зрізом у Python

- а. print(s[-1 : :])
- б. printf("%s",s[:-1 :])
- в. print(s[: :-1])
- г. echo s[::]

1053. Заміна стрічки s='abc' на 'aBc' у Python

- а. s[1]='B'
- б. s[1].upper()
- в. s[0]+'B'+s[2]
- г. s[1].swapcase

1054. Створення порожнього кортежу у Python

- а. (), tuple()
- б. (), list()
- в. [], tuple()
- г. [], list

1055. Створення порожнього списку у Python

- а. (), tuple()
- б. (), list()
- в. [], tuple()
- г. [], list

1056. Створення порожньої множини у Python

- а. (), tuple()
- б. [], list()
- в. set()
- г. {}, set()

1057. Створення порожнього словника у Python

- а. (), tuple()
- б. [], list()
- в. set()
- г. {}, dict()

1058. Доступ до елемента словника D у Python

- a. D[key]
- б. D.key
- в. D.key()
- г. D(key)

1059. Інструкція циклу у Python

- a. for var in list
do
commands
done
- б. for var in list:
commands
- в. for var in list
commands
- г. for (i=1;i<=N;i++)
commands

1060. Програмне збудження винятків у Python

- a. raise
- б. throw
- в. break
- г. terminate

1061. Що означають символи ** перед аргументом функції def fun(**L): pass у Python

- a. оператор розпакування словника L
- б. після символу ** не може бути інших позиційних параметрів
- в. параметр ігнорується
- г. параметр вказівник

1062. Результат виклику функції у Python

```
def fun(*args):  
    assert all(args), "err"  
    return args  
fun(0,1)
```

- a. 0
- б. 1
- в. 0,1
- г. err

1063. Імпортування модуля os у Python

- a. #include
- б. #include
- в. load os
- г. import os

1064. Пакет у Python

- a. містить стандартні модулі
- б. абстрактний клас
- в. простий каталог, який містить модулі і файл __init__.py
- г. функція користувач

1065. Python відрізняє виконуваний модуль від імпортованого за допомогою спеціальної змінної

- a. `if name == module:`
- б. `if __name__ == \"__main__\":`
- в. `if __name == \"__module__\":`
- г. `if name__ == \"__main__\":`

1066. Клас Python створюється за допомогою інструкції

- a. `def`
- б. `class`
- в. `cls`
- г. `self`

1067. Статичний метод класу Python

- a. звичайна функція
- б. звичайна функція включена в простір імен класу
- в. `static fun():`
- г. функція екземпляру

1068. Метод класу Python

- a. звичайна функція включена в простір імен класу і позначена декоратором `@staticmethod`
- б. `static fun():`
- в. `fun(self)`
- г. метод позначений `@classmethod`

1069. Приватний атрибут `b` класу Python

- a. `self.b`
- б. `self._b`
- в. `self.__b`
- г. `self.__b__`

1070. У Python екземпляри класів містять посилання на свої класи у спеціальному атрибуті

- a. `__slots__`
- б. `__class__`
- в. `__dictl__`
- г. `__privat__`

1071. Функція генератор Python містить вираз

- a. `assert`
- б. `raise`
- в. `yield`
- г. `try`

1072. Декоратор функції у Python

- a. рекурсивна функція
- б. локальна функція, яка викликає і модифікує оригінальну функцію
- в. глобальна функція, яка викликає локальну функцію
- г. метод класу

1073. Менеджер контексту в Python

- a. перемикає контекст між процесами
- б. виконує деякі операції до і після виконання блоку програми
- в. виконує функції деструктора
- г. обробляє винятки

1074. У Python одним із елементів функціонального програмування є спрощення

- а. `(x**2 for x in [1, -2, 3, -4])`
- б. `map(lambda x: x**2, [1, -2, 3, -4])`
- в. `filter(lambda x: x > 0, [1, -2, 3, -4])`
- г. `reduce(lambda x,y: x*y, [1, -2, 3, -4])`

1075. Результат виклику елемента функціонального програмування відображення у Python `map(lambda x: x**2, [1,-2, 3,-4])`

- а. `[4,144]`
- б. `[1, 4, 9, 16]`
- в. `[36,16]`
- г. `[576]`

1076. Результат виклику елемента функціонального програмування фільтрування у Python `filter(lambda x: x>0, [1,-2, 3,-4])`

- а. `[-4, -2, 1, 3]`
- б. `[-2, -4]`
- в. `[1, 3]`
- г. `[-2, -4, 1, 3]`

1077. Дочірній процес у Python створюється

- а. при виклику підпрограми
- б. за допомогою функції `child()`
- в. за допомогою функції `os.fork()`
- г. за допомогою функції `os.exec()`

1078. Канал у Python створюється функцією

- а. `os.walk()`
- б. `os.exec()`
- в. `os.fork()`
- г. `os.pipe()`

1079. Анонімні канали використовуються для для обміну даними

- а. процесів
- б. батьківського і дочірнього процесу
- в. потоків
- г. батьківського і дочірнього процесу та потоків

1080. Сокет

- а. апаратний пристрій
- б. програма
- в. об'єкт
- г. це мережева структура даних, що реалізує поняття кінцевої точки зв'язку

1081. Сокети, що підтримують роботу в мережі

- а. `AF_UNIX`
- б. `AF_NETLINK`
- в. `AF_TIPC`
- г. `AF_INET`

1082. Сокети із встановленням з'єднання

- а. TCP/UDP
- б. UDP/TCP
- в. TCP/IP
- г. UDP/IP

1083. Сокети без встановлення з'єднання

- а. TCP/UDP
- б. UDP/TCP
- в. TCP/IP
- г. UDP/IP

1084. Сокет у Python створюється функцією

- а. `socket.socket()`
- б. `function.partial()`
- в. `pickle.load()`
- г. `subprocess.Popen()`

1085. Метод, який встановлює адресу (імя хоста і номер порта) сокета

- а. `bind()`
- б. `listen()`
- в. `accept()`
- г. `connect()`

1086. Метод сокета, який приймає клієнтський запит на встановлення з'єднання

- а. `bind()`
- б. `listen()`
- в. `accept()`
- г. `connect()`